Final 59

1. ช้อย30 ข้อ มีทุกเรื่อง

2. ออกแบบวงจรจาก MUX เปรียบเทียบกับ k-map

3. ออกแบบบล็อคไดอะแกรม และ วงจร เปิดปิดไฟเมื่อมีคนเข้าออกห้อง อธิบายละเอียด

4. ให้วงจร อนาล็อคทูดิจิตอลมาแล้วอธิบาย

5. ให้บล็อคไดอะแกรมนาฬิกาดิจิตอลมา ให้อธิบาย แล้ว ให้เขียน วงจร หารความถี่60Hz ให้เหลือ 1 pps

6. วงจรนับ Mod 5 อธิบายและใช้ D FF วาดวงจร

Final Digital 2555

1.ออกแบบวงจร shift in shift around โดยใช้ JK -FF พร้อมทั้งอธิบายหลักการทำงานโดยละเอียด

2.ออกแบบวงจรนับ Mod 6 Synchornous โดยใช้SR-FF โดยแสดงวิธีและการออกแบบโดยละเอียด

3.ออกแบบวงจรนับ Mod 5 Asychornous พร้อมทั้งเขียน Timing Diagram

4.1 อธิบายหลักการของ First In First Out : FIFO และตัวอย่างการนำไปใช้งาน

4.2 อธิบายหลักการของ Last In First Out : LIFO และตัวอย่างการนำไปใช้งาน

5.ออกแบบวงจรนาฬิกาดิจิตอล(เขียนบล็อกไดอะแกรม) โดยกำหนดให้มีหลักชั่วโมง2หลัก (0-23)หลักนาที 2 หลัก(0-59) หลักวินาที 2 หลัก( 0-59 ) พร้อม อธิบายโดยละเอียด

6.1วิเคราะห์วงจร Sequence เขียน State Table & State Diagram (อาจาร์ออกในสไล ที่เป็น T-FF)

6.2 ให้แสดง Output Sequence โดยโจทย์กำหนด input และ start state มาให้

7.1 อธิบายวงจรที่ให้มา (เป็น ROM เก็บข้อมูลมั้ง) 64K x 4

7.2 ขยายขนาดวงจรที่ให้มา เป็น 128K x 4

7.3 ขยายขนาดวงจรที่ให้มา เป็น 64K x 16

By MoCca 2D/2

---------------------------------------------------------

2554

1 ) อธิบาย 5 ข้อ

2 ) Chip register อธิบายวงจร

3 ) หน่วยความจำมีกี่ประเภทอย่างไร

4 ) Design counter Syn,Asyn

5 ) วิเคราห์วงจร Syn Sequenำ

6 ) ใป Digital system แล้วอธิบายห้รู

--------------------------------------------------------------

2553

1)รีจิสเตอร์

2)เค้าเตอร์

3)เมมโมรี่

4)ซีเควนเชี่ยว วิเคราะห์ ออกแบบ

5)ระบบดิจิตอล

6) บวกเลข 2's completement

มี 6 ข้อเลือกทำ 5 ข้อเพิ่มเติม 1.ข้อสอบมี 2 flipflop ให้

เขียนตาราง next stata

2.ขยาย word ออกทุกปี

-----------------------------------------------------------------

แนวข้อสอบ Digital

1 ) อธิบาย 5 ข้อ

2 ) Chip register อธิบายวงจร

3 ) หน่วยความจำมีกี่ประเภทอย่างไร

4 ) Design counter Syn,Asyn

5 ) วิเคราห์วงจร Syn Sequen

6 ) ให้รูป Digital system แล้วอธิบาย

Credit [TheLazy Cat](http://www.facebook.com/mim.anc) [เรืองศักดิ์ แก้วอยู่](http://www.facebook.com/profile.php?id=100000048375306)

อันนี้ของปีที่แล้ว(2010)

ดูเป็นแนวๆละกันพี่เค้าจดไว้ในหนังสือ

1)รีจิสเตอร์

2)เค้าเตอร์

3)เมมโมรี่

4)ซีเควนเชี่ยว วิเคราะห์ ออกแบบ

5)ระบบดิจิตอล

6) บวกเลข 2's completement

มี 6 ข้อเลือกทำ 5 ข้อ

เพิ่มเติม

1.ข้อสอบมี 2 flipflop ให้เขียนตาราง next stata

2.ขยาย word ออกทุกปี

แนวของปี 2011

ของอ.SEC 1 จ้า

1.เขียนคำอธิบาย ประมาณ 5 ข้อ ไม่เกิน 5 บรรทัด

2.ให้วงจร(Shift Register) อาจจะเป็น S-L,S-R แล้วให้อธิบายว่าเป็นวงจรอะไร เป็นLIFO หรือ...... ฯลฯ L หรือ R ให้ input มา แล้วเขียนตารางความจริง

3.(มี2ข้อ)หน่วยความจำ ให้อธิบายว่ามีกี่ประเภท ทำงาอะไรยังไง เอาวงจรมาขยาย

4.(มี2ข้อ)วงจรcounter syn&asyn

5.วิเคราะห์วงจร synchronize frequencial หา state table state diagram