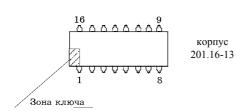


10-разрядный умножающий ЦАП

Конструктивно микросхема выполняется в корпусах двух типов: $572\Pi A1 - B$ корпусе 201.16-13 ($U_{CC} = 15B \pm 10\%$) KP572 $\Pi A1 - B$ корпусе 238.16-2 ($U_{CC} = 15B \pm 5\%$)

Схема расположения выводов

Содержание драгоценных металлов в 1000 штук

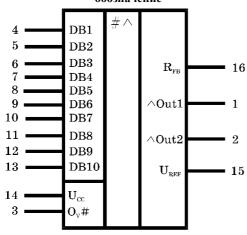


	201.16-13	238.16-2		
Золото	33,6294	0,5456		
	В том числе на			
	выводах			
	0,0001254			
Серебро	43,920	0,7158		
Цветные	_	-		

Назначение выводов

Контакт	Цепь		
1	Выход аналоговый ∧Out 1		
2	Выход аналоговый ∧Out 2		
3	Общий O _V #		
4	Вход цифровой DB1		
5	Вход цифровой DB2		
6	Вход цифровой DB3		
7	Вход цифровой DB4		
8	Вход цифровой DB5		
9	Вход цифровой DB6		
10	Вход цифровой DB7		
11	Вход цифровой DB8		
12	Вход цифровой DB9		
13	Вход цифровой DB10		
14	Питание U _{CC}		
15	Вход опорного напряжения U _{REF}		
16	Выход резистора обратной связи R _{FB}		

Условное графическое обозначение



Металл Корпус

Основные электрические параметры при поставке (25⁰C)

Параметр		Норма				
	Обозначе- ние	572ПА1		КР572ПА1		Единица
		He менее	Не более	Не менее	Не более	измерения
Ток потребления	I_{CC}	_	2	-	2	мА
Выходной ток смещения нуля	I _{IO}	-100	100	-100	100	нА
Дифференциальная нелинейность	E_D	-1	1	-2	2	МЗР (ед. младшего значения разряда)
Нелинейность	E_L	-1	1	-2	2	МЗР (ед. младшего значения разряда)
Абсолютная погрешность преобразования в конечной точке шкалы	E_{PS}	-3	0,5	-3	0,5	% от полной шкалы
Ток утечки цифровых входов	$I_{\rm L}$	-1	1	-1	1	мкА

Допустимое значение статического потенциала 200В.