

Sharing and Binding for General Circuits

Benedikt Lipinski
Interaktionstechnik und Design)
Hochschule Hamm Lippstadt
Lippstadt, Germany
benedikt.lipinski@stud.hshl.de

Abstract

I. INTRODUCTION

- A. *Problemstellung*
- B. *Logische Bausteine*
- C. *Allocation*
- D. *Binding*
- E. *Sharing*

II. GRUNDLEGENDES

- A. *Kompatibilitäts- und Konfliktgraphen*
- B. *Strategien zur Architektur Optimierung*
- C. *Resource Dominated circuits*

III. GENERAL CIRCUITS

- A. *Allgm.*
- B. *Baugruppen*

IV. SHARING AND BINDING FOR GENERAL CIRCUITS

- A. *Unconstrained minimum - Area Binding*
- B. *Performance Constrained Binding*
- C. *Performance Directed Binding*

V. GLEICHNIS,VORGESTELLTER ALGORITHMEN

VI. AUSBLICK

REFERENCES