

## CURS 4 ~16 mai. 2022

10 dec:

În ce mod  
se adresează op.  
direct/indir./etc.

• Orice fel de conținut al  
registrelor sunt modificabile la  
momentul asamblării.

• adresarea a 2 pointeri  $\rightarrow$  val. oarec.

### Utilizarea operatorilor

operator = pt. combinarea, compunerea, modificarea  
și analiza operandilor

$\rightarrow$  operatorii efectuează calcule cu valori constante  
SCALARE determinabile la momentul asamblării.

ex: `mov eax, ebx + ecx`  $\Rightarrow$  **SyntaxError**.  
operator

**exceptie**

`[ebx + ecx]`

$\rightarrow$  formula de calcul a  
offsetului în operand.

le este cunoscut în curs  
nu trebuie știut.

### Operatorii logici pe biți

`u << n`  $\rightarrow$  deplasare biți către stânga

`u >> n`  $\rightarrow$  deplasare biți către dreapta.

`u & n`  $\rightarrow$  și bit cu bit

`u | n`, `u ^ n`  $\rightarrow$  sau bit cu bit.

2)

examples

$$\boxed{X \text{ AND } 0 = 0}$$

$$X \text{ AND } 1 = X.$$

$$X \text{ AND } X = X.$$

$$X \text{ AND } \sim X = 0$$

Operația **AND** este utilă pt. forțarea valorii anumitor biți la val. 0.

$$X \text{ or } 0 = X$$

$$\boxed{X \text{ or } 1 = 1}$$

$$X \text{ or } X = X$$

$$X \text{ or } \sim X = 1$$

Operația **OR** este utilă pt. forțarea valorii anumitor biți la val 1.

$$X \text{ xor } 0 = X$$

$$\boxed{X \text{ xor } 1 = \sim X}$$

$$X \text{ xor } X = 0$$

$$X \text{ xor } \sim X = 1.$$

Operația **XOR** este utilă pt. complementarea anumitor biți.

!  $\rightarrow$  negare logică

!x = 0 dacă x  $\neq$  0 altfel 1.

$\sim \rightarrow$  complementare

example 2

a db ---

b dw . . .

mov eax, !eax  $\Rightarrow$  Syntax Error (nu e const la mov. asm).

mov eax, !a  $\Rightarrow$  Syntax Error (not a scalar value)

mov eax, !a  $\Rightarrow$  " "

mov eax, !(a+7)  $\Rightarrow$  " "

mov eax, !b-a  $\checkmark$  (pointer arithmetic + scalar values)

mov eax, !eax+7  $\Rightarrow$  Syntax Error (nu e const. la mov. asm).

mov eax, !7 ; eax = 0

example 3

AA egu 2.

mov ah, !AA  $\checkmark$ .

example 4

mov ah, 14  $\wedge$  ( $\sim 14$ ) = ffh.

mov cx, value  $\wedge$  ( $\sim$  value) 0 ff ff h.

Date ed pețim  
12 modele de inițializare  
a lui constructor  
registru cu 0

(Introduceți examen)



4

# example 5

v db 10, -101, 'x'  
a dw 0ffh, -1, 42  
b dd 12345678h, -1.

push v ; stack ← offset(v)

push CVI ⇒ Syntax Error, push word CVI / dword CVI

mov eax, v ⇒ eax ← offset de v pe 32 bits

mov eax, CVI

push eax ← ia conținutul lui eax și îl pune în stivă

push [eax] ⇒ Syntax Error.

push 15 ⇒ Dword 15 (deci 4 bytes)

push byte CVI ⇒ Syntax Error (push nu operează cu byte)

pop CVI ⇒ Syntax Error : pop word CVI / dword CVI

pop v ; &v:23 v is not a L-value ⇒ Syntax Error.

pop dword v ⇒ Syntax Error.

pop [eax] ⇒ Syntax Error (size off).

pop 15 ⇒ Syntax Error. (not a L-value)

pop CVI ⇒ Syntax Error (lipsa dim.)

Syntax Error

mov CVI, 0

byte, word, dword

mov v, 0

Explicăm efectele  
representării little  
endian la registru  
la nivelul arhitecturii  
x86 ~~aproximativ~~ se  
aplică la registru

mov CVI, byte 0 ✓

div CVI ⇒ Syntax Error

word, byte, dword

Se va  
testa pe  
10 dec  
↓

### Example 6

a db ---

b dw ---

mov a, b → S.E. (syntax error) not L-value

mov [a], b → S.E. , ~~mov byte [a], b~~ X

mov a [b] → S.E. not L-value   
 ~~mov word [a], b~~  
 ~~dword~~

mov [a], [b] → nu putem avea 2. operanzi din mem.

mul v → S.E. → nu poate fi const.

mul [v] → S.E. → sintaxa lui mul nu e respectată

byte  
word  
dword

mul [eax] → S.E. → nu se specifică mărimea

mul 15 → S.E. → nu respectă sintaxa mul

pop byte [v] → S.E.

pop dword [v] → instruction not supported as 32 bit  
S.E.

### Clasificarea erorilor

• erorile de sintaxă → diagnosticată de  
compilator / assembler  
"erorile de asamblare"

• run-time error (erorile de execuție) →  
→ programul "creează" - crash.

• erorile logice → programul rulează, dar nu primește  
rezultatele așteptate

pe 10 dec:  
formularea  
erorilor