

[실습] 스위치 장비 초기화

1. NVRAM에 저장되어 있는 'startup-config' 파일이 있다면, 삭제를 실시한다.

SWx>**enable**

SWx#**erase startup-config**

Erasing the nvram filesystem will remove all configuration files! Continue? [confirm] (엔터)

[OK]

Erase of nvram: complete

%SYS-7-NV_BLOCK_INIT: Initialized the geometry of nvram

2. Flash 메모리에 'vlan.dat' 파일이 있다면, 삭제를 실시한다. (만약, 없다면 '4'번 과정을 실시한다.)

SWx#**show flash**

System flash directory:

File	Length	Name/status
3	8662192	c3560-advipservicesk9-mz.122-37.SE1.bin
2	28282	sigdef-category.xml
1	227537	sigdef-default.xml
4	616	vlan.dat

[8918627 bytes used, 55097757 available, 64016384 total]

63488K bytes of processor board System flash (Read/Write)

SWx#**delete flash:vlan.dat**

Delete filename [vlan.dat]? (엔터)

Delete flash:/vlan.dat? [confirm] (엔터)

3. 'vlan.dat' 파일만 삭제되었는지 확인하도록 한다.

(만약, flash 메모리 전체가 삭제되었다면, '4'번 과정을 실시하지 않고 강사에게 꼭 얘기한다.)

SWx#**show flash**

System flash directory:

File	Length	Name/status
3	8662192	c3560-advipservicesk9-mz.122-37.SE1.bin
2	28282	sigdef-category.xml
1	227537	sigdef-default.xml

[8918011 bytes used, 55098373 available, 64016384 total]

63488K bytes of processor board System flash (Read/Write)

4. 스위치 재부팅을 실시한다. (만약, Save 질문이 나오면 'no'를 실시한다.)

SWx#**reload**

System configuration has been modified. Save? [yes/no]: **no**

Proceed with reload? [confirm] **(엔터)**

~~ 스위치 재부팅 ~~

--- System Configuration Dialog ---

Would you like to enter the initial configuration dialog? [yes/no]: **no**

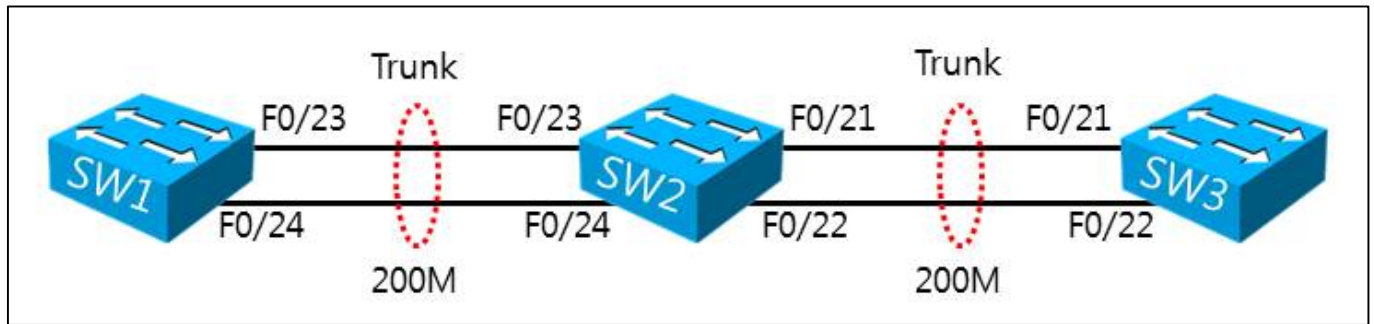
% Please answer 'yes' or 'no'.

Press RETURN to get started! **(엔터)**

Switch>**enable**

Switch#

[실습] 이더체널



1. SW1~SW3에서 기본 설정을 실시한다. (모든 실습 진행시 설정하는 것을 권장함)

@ SW1, SW2, SW3 (y는 스위치 번호)

```
en
conf t
hostname SWy
!
no ip domain-lookup
!
line con 0
  exec-timeout 0 0
  logg syn
!
line vty 0 15
  no login
  privilege level 15
!
int vlan 1
  ip address 192.168.100.y 255.255.255.0
  no shutdown
!
ip default-gateway 192.168.100.254
!
```

2. SW1~SW3 연결 구간에 트렁크를 구성하여라.

@ SW1 int range fa0/23 - 24 switchport trunk encapsulation dot1q switchport mode trunk	@ SW2 int range fa0/21 - 24 switchport trunk encapsulation dot1q switchport mode trunk
@ SW3 int range fa0/21 - 22 switchport trunk encapsulation dot1q switchport mode trunk	SW1,SW2,SW3#show int trunk

3. 다음 조건에 맞게 이더체널을 구성하도록 한다.

3-1. SW1과 SW2 구간은 PAgP 이더체널 프로토콜을 이용하여 이더체널을 구성하여라.

3-2. SW2와 SW3 구간은 LACP 이더체널 프로토콜을 이용하여 이더체널을 구성하여라.

@ SW1, SW2 int range fa0/23 - 24 channel-group 12 mode desirable	@ SW2, SW3 int range fa0/21 - 22 channel-group 23 mode active
SW1,SW2#show etherchannel summary SW1,SW2#show int port-channel 12 SW2,SW3#show etherchannel summary SW2,SW3#show int port-channel 23	