

所有: ① Abstraction ② Moore's Law ③ Make common case fast  
④ Memory Hierarchy ⑤ Parallelism ⑥ Pipeline

CS110 Review: ↑ ⑦ Dependability with redundancy ⑧ Performance Evaluation

Great ideas in CA:

Moore's Law: The number of transistors on microchips doubles every two years. **It's a prediction, not Law!**

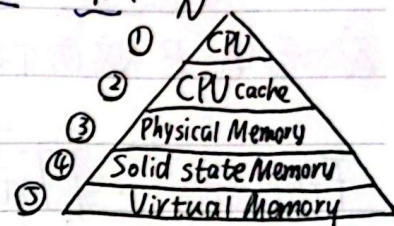
Amdahl's Law: 
$$S(N) = \frac{1}{\frac{1-p}{N} + p}$$
  
优化后:  $S(N) = (1-p) + \frac{p}{N}$  ← 处理器数量 =  $\frac{1}{\frac{1-p}{N} + p}$   
加速比: 1, 可并行化部分占总任务比例, 不可并行部分比例

Principle of Locality / Memory Hierarchy

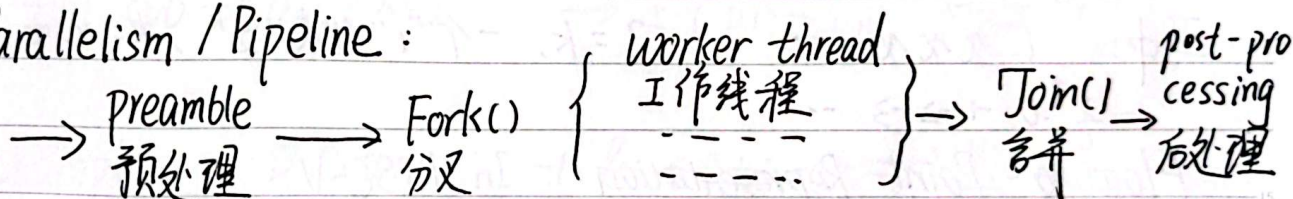
右图从上至下: 存储速度变慢, 但容量逐渐增大

每一层更详细地: ①: Register ② On-chip cache: L1, L2 & L3

③ Main memory; RAM; 内存条 ④ 固态内存; SSD; 闪存; NVM



Parallelism / Pipeline:



Dependability via Redundancy:

Increasing transistor density reduces the cost of redundancy & Redundancy so that a failing piece doesn't make the system fails

Info-Representation:

(LSB) least significant bit: 最右边一位 (0号) RISC-V double:

(MSB) most: 最左边一位 (63号) 64 bits long

若是 unsigned number, range 则为  $[0, 2^{64}-1]$

欲表示负数? 法一: sign & magnitude, abandoned

法二: One's complement: 正数不变, 负数所有位翻转, LSB 为 sign bit

但 range:  $0 \sim 2^{n-1}-1$ ;  $-0 \sim -(2^{n-1}-1)$ ; 0 两种表达! 不太好!





法三: Two's Complement: 正数不变, 负数各位反转并加1

在2补码下的表示数  $(a_n a_{n-1} \dots a_1 a_0)_2$ , 它表示:

$$-a_n \cdot 2^n + a_{n-1} \cdot 2^{n-1} + \dots + a_1 \cdot 2^1 + a_0 \cdot 2^0$$

Arithmetically Friendly! But remind to check overflow!

$$\begin{array}{r} +5 \quad 0101 \\ -3 \quad \boxed{A} \boxed{B} 01 \\ \hline 10010 = 2, \checkmark \end{array}$$

$$\begin{array}{r} -7 \quad 1001 \\ -2 \quad \boxed{A} \boxed{B} 110 \\ \hline 11011 = 7, ? \end{array}$$

☆: 若 A, B 这两个进位不同, 则 overflow!

Fractional: Floating Point!

normalized

A number in scientific notation that has no leading 0 is called:

Eg:  $3.14 \times 10^{-9}$  ✓,  $0.314 \times 10^{-8}$  or  $31.4 \times 10^{-10}$  X

用二进制角度: 则能不能也:  $1.xxx \dots x_{two} \times 2^{yyy}$  呢?

其中:  $1.xxx \dots$   $? = k$ , 一个 "i" 代表  $2^k$ ,  $k = -1, -2, \dots$   
 $2^{-1} 0 -1 -2 -3 \dots$

Floating-Point Representation: In RISC-V:

bit: 1  $8(\text{含 sign bit})^* 23$

meaning: sign exponents fraction (mantissa)  
 number =  $(-1)^s \times \text{Fraction} \times 2^E$

☆ Floating-Point Representation: In IEEE 754 implied

使 leading 1 bit of normalized binary numbers implicit

因此, 实际数是 24 bits long in single precision (1+23)

正因有隐性 1, "0" 如何表示? 则令 exponent 为 0, 硬件识别到则不加

因此  $00 \dots 00_{two}$  代表 0, 其余的数表示法为:

$$(-1)^s \times (1 + \text{Fraction}) \times 2^E$$

详细地: 若 fraction 部分左至右为  $s_1, s_2 \dots$ , 则值为:

$$(-1)^s \times (1 + s_1 \times 2^{-1} + s_2 \times 2^{-2} + \dots) \times 2^E$$

即:  $E=0$  & Fraction  $\neq 0$   
 $\Rightarrow 0$





它还可表示  $\pm\infty$ , 当 fraction 为 0, exponent 全 1 时, 代表  $\infty$  (sign bit 决定是  $+\infty$  还是  $-\infty$ )

进一步还可表示 NaN: exponent 全 1, fraction 不为 0

至于 Exponent, 若采用 2's complement form, 则比大小还要多看一步 E 的 sign bit (如负 E 比正 E 的比大小). 但计算机算正数二进制大小很友好。故 IEEE754 采用 a bias of 127 for single precision. Eg. -1 指数, 则 E 应为  $-1+127=126_{\text{ten}} = 01111110_{\text{two}}$  则 "E" 8-bit range:  $[0, 255] \Rightarrow E \text{ range } [-127, 128]$

但之前提过: "E" 8 位 全为 0 / 1 (0/255) 有意义, 故实则: Exponent  $\in [-126, 127]$ , 则 IEEE normalized \* FP32 范围:

$$\pm 1.\overset{23\text{个}}{000\dots 0}_{\text{two}} \times 2^{-126} \rightarrow \pm 1.\overset{23\text{个}}{111\dots 1}_{\text{two}} \times 2^{127}$$

Example:  $-0.75_{\text{ten}} : -1 \& 0.5+0.25 \Rightarrow 0.11_{\text{two}} \times 2^0$

$\Rightarrow 1.\overset{1}{0} \times 2^{-1} \xrightarrow{\text{fraction}} \text{"E"} = -1+127 = 126_{\text{ten}} = 01111110_{\text{two}}$

则: 31 30 29 28 27 26 25 24 23 22 - - - - 0  
1 0 1 1 1 1 1 0 1 0 0 - - - 0

FP32: 1 1 0 0 0 0 0 1 0 1 0 0 - - -

$$S = -1, E = 129-127=2, \text{ 则: } (-1) \times 1.01_{\text{two}} \times 2^2 \\ = (-1) \times (1+0.25) \times 4 = -0.5$$

之前说 E=0 时且 Fraction=0 代表 0, 那么 Fraction  $\neq 0$  呢?

代表 subnormal / denormalized 数!  $\Rightarrow$  zero E but nonzero fraction

当 E  $\neq 0$  时, 表达最小数为:

$$1.00\dots 0_{\text{two}} \times 2^{-126}$$





## Subnormal

但通过“Exponent为0会触发 implicit为0”，则可表达的最小数  
为： $0.000 \dots 1_{\text{two}} \times 2^{-?}$ ，这一类数最大为：

$$0.111 \dots 1_{\text{two}} \times 2^{-?}$$

-? 应是多少？是 -127 么？（因为  $0 - \text{bias} = -127$ , i.e.,  $\text{bias} = 127$ ）

但！ $0.11 \dots 1_{\text{two}} \times 2^{-?}$  应能与  $1.00 \dots 0_{\text{two}} \times 2^{-126}$  接上！

则：？固定为 126 !!  $\star$

Subnormal 范围：

$$\pm 0.00 \dots 1_{\text{two}} \times 2^{-126} \sim 0.11 \dots 1_{\text{two}} \times 2^{-126}$$

↓ 即  $1.0 \times 2^{-149}$

总结：normal:  $\pm 1.00 \dots 0_{\text{two}} \times 2^{-126} \sim \pm 1.11 \dots 1_{\text{two}} \times 2^{127}$   
subnormal:  $\pm 0.00 \dots 1_{\text{two}} \times 2^{-126} \sim \pm 0.11 \dots 1_{\text{two}} \times 2^{-126}$

①：非常接近！ ②  $1.0_{\text{two}} \times 2^{-126}$  ③  $1.0 \times 10^{-149}$  ④  $< \approx 1.0_{\text{two}} \times 2^{128}$

Special Cases:	Exponent	Mantissa(Fraction)	Value.
全1		0	$\pm \infty$
全1		$\neq 0$	NaN
全0		0	Zero (0)
全0		$\neq 0$	Subnormal

