الباب الثاني : اساسيات برمجة المعالج

ما المقصود ببرمجة المعالج الدقيق

هو إعطاء المعالج مجموعة من الأوامر والتعليمات لعمل وظائف معينة وتختلف هذه الأوامر من معالج الى اخر حيث يعتبر الامر هو الوحدة الأساسية في عملية المعالجة ويتكون الامر من جزئين

٢- الجزء الثاني يخص المعاملات

١- الجزء الأول يخص شفرة العملية

قارن بين مستويات لغات البرمجة

لغات منخفضة المستوى	لغات عالية المستوى	
هي لغات تتطلب من المبرمج ان يكون على دراية	هي لغات تتميز بسهولة الكتابة وتتميز أيضا بسهولة اكتشاف	
جيدة بمكونات المعالج وهي لغات صعبة في الكتابة	وتصحيح الأخطاء	
وهناك أيضا صعوبة في اكتشاف وتصحيح الاخطاء		
مثل: لغة التجميع Assembly ولغة الآله	BASIC , C , C++ , FORTRAN , PASCAL , JAVA : مثل	

عرف

A.R

الامر: هو الكود أو الشفرة الثنائية التي تعطى للمعالج وعلى اثر ها يقوم المعالج بعمل معين

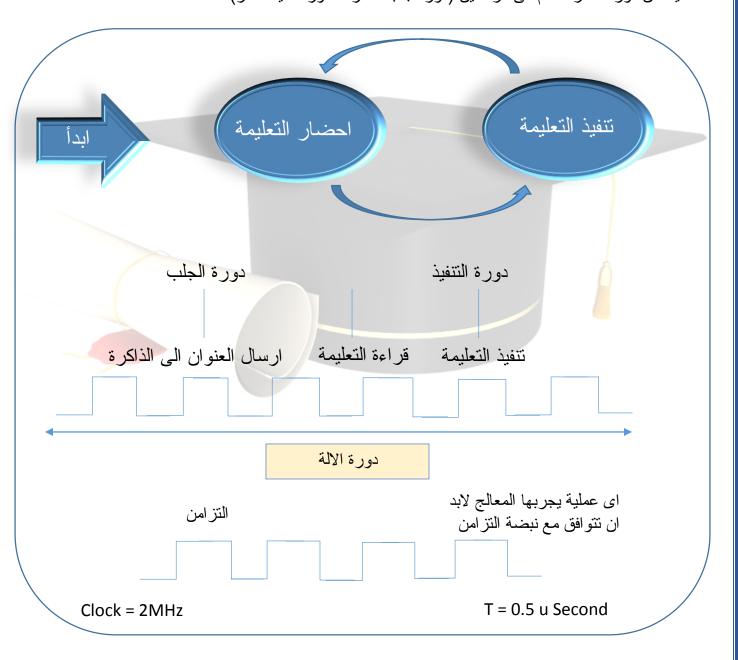
البرنامج: عبارة عن مجموعة من الأوامر التي ينتج عن تنفيذها هدف او عمل معين

المترجمات: هي نوع خاص من البرامج يقوم بتحويل لغات المستوى العالى الى لغة الاله وهناك نوعين من المترجمات

- 1- المفسر: يقوم هذا النوع من البرامج المترجمة بفحص وترجمة جملة جملة يتم تحديدها في البرنامج وتحويلها الى لغة الحاسب اى انه يقوم بفحص جملة محددة للتأكد من خلوها من الأخطاء البرمجية قبل تحويلها الى لغة الحاسب
 - ٢- المترجم: يقوم هذه النوع من البرامج الخاصة بالترجمة بفحص البرنامج ككل من البداية حتى النهاية للتأكد من خلوه من الأخطاء البرمجية ثم يقوم بتحويلها الى لغة الحاسب

اذكر خطوات تنفيذ البرنامج داخل المعالج

- ١- يقوم المعالج بقراءة الامر الأول من الذاكرة وتخزين عنوانه في مسجل الأوامر ١٦
- ٢- يقوم المعالج بفك شفرة هذا الامر ويتعرف عليه من بين قائمة أو امر المعالج و على ضوء هذا التعارف يقرر المعالج
 اذا كان هذا الامر سيحتاج لمعلومات أخرى من الذاكرة لكى تتم عملية التنفيذ ام لا
- ٣- بمجرد الانتهاء من مرحلة الاحضار تبدأ مرحلة التنفيذ حيث تقوم وحدة التحكم بارسال الإشارات المناسبة الى وحدة الحساب والمنطق لتنفيذ الامر
 - ٤- بعد الانتهاء من مرحلة تنفيذ الامر يرجع المعالج الى الخطوة الأولى حيث يبدأ في عملية احضار الامر التالى
 حيث ان دورة الامر تنقسم الى مرحلتين (دورة جلب الامر دورة تنفيذ الامر)



۲

A.R

EDUCATIONAL ENCYCLOPEDIA

اذكر خطوات تنفيذ امر داخل المعالج

۱- FETCH : يتم تحميل الامر من الذاكرة الى المعالج

۲- DECODE : يتم فك شفرة الامر حتى يستطيع المعالج تتفيذه

-- FETCH OPERAND : يتم جلب البيانات اللازمة لتتفيذ الامر

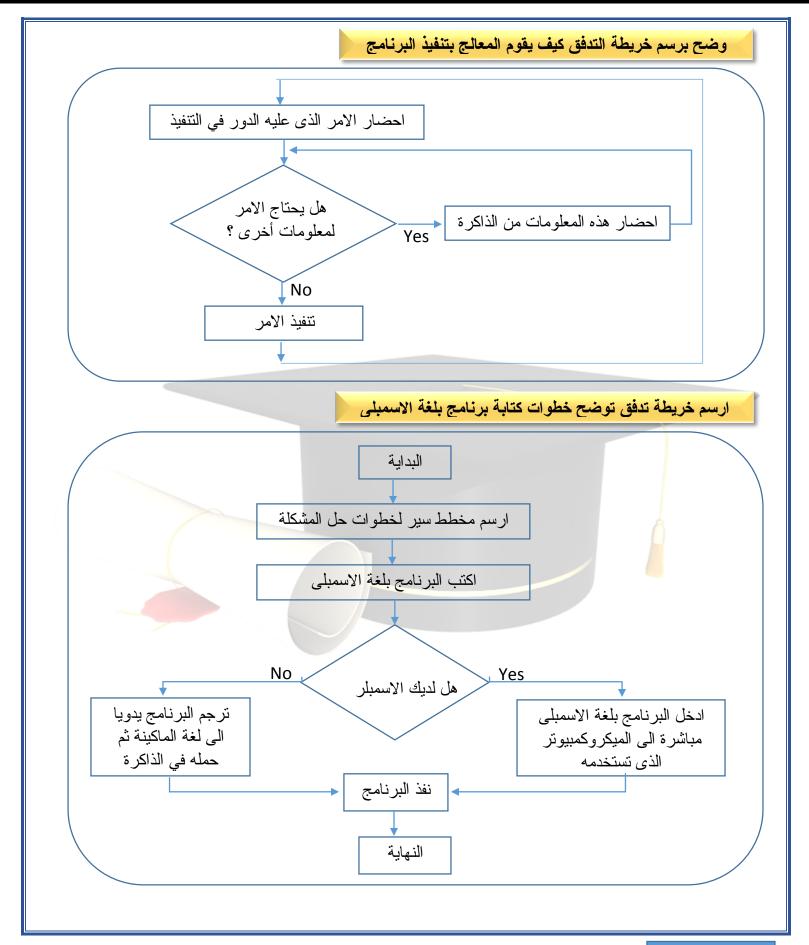
٤- EXECUTE : تتفيذ الأمر

-- STORE OPERAND : تخزين الناتج

الرموز المستخدمة لعمل خريطة التدفق

وظيفته	الرمز
يوضح السهم طريق تدفق البرنامج	→
تتفيذ الامر من قبل المعالج	
البرنامج الفرعى المذكور ينفذ من قبل المعالج	
اتخاذ القرار ــ وهي تشير الى الحالة المعرفة داخل المعين	
ادخال وإخراج – لبيان ادخال وإخراج المعلومات من والى الحاسب	
طرف – بدایة او نهایة البرنامج الرئیسی او الفرعی	

A.R



٤ A.R

قارن بين الشفرات المستخدمة لكتابة البرنامج للمعالج

لا يستطيع ان يفهم السهل من لغة الأله لكن المشكلة المتحميع: هي مجموعة من الأوامر تشبه الله (1, 0) لذلك المعالج لا يفهم سوى لغة المتخدام الأله فكان من اللازم استخدام الثنائية البرنامج المتحديل الشفرات المتحديدة المتحد	سوى ل لابد من
غة الاله (1, 0) لذلك ان المعالج لا يفهم سوى لغة كلمات اللغة الإنجليزية وهي ذات إمكانيات جيدة الاله الله فكان من اللازم استخدام واسهل من البرمجة للمعالج بلغة الماكينة برنامج لتحويل الشفرات	سوى ل لابد من
ر كتابة البرنامج الآله فكان من اللازم استخدام و اسهل من البر مجة للمعالج بلغة الماكينة ت الثنائية برنامج لتحويل الشفرات	لابد من
ت الثنائية برنامج لتحويل الشفرات	ll l
	1 11
1	بالسفرا
الستعشرية الى الشفرات الثنائية الابد من تحويل مجموعة الأوامر بلغة التجميع الى	
ذه الكتابة عيوب : فبل إدخالها الى الذاكرة ولكن لغة الماكينة وذلك عن طريق برنامج يسمى	لكن لهذ
نذ وقتا طويلا في إدخالها المشكلة ان البرنامج ليس له (Assembler)	۱- تأخ
اکر ة مدلول	للذا
الصعب فهمها او يتم إعطاء كل امر شفرة مكونة من 3 او 4	۲_ من
بعتها او تصحیح ای	متا
لأ يقوم به المعالج مثل امر ADD	خط
ل البرنامج لا يعطى اى	٣- شک
لة من الغرض منه عيوب لغة الاسمبلي :	アプ
١- الاختصار ات الحرفية لا تدل دلالة كافية على	
معنى الامر	
٢- لاستخدام هذه اللغة يجب ان تكون على	
معرفة كاملة بمكونات المعالج	
 ۳- كل معالج له لغة اسمبلى خاصة به لا يمكن 	
تطبيقها على معالج اخر	

برنامج مكتوب بلغة الاسمبلى "برنامج المصدر"

برنامج الاسمبلر

برنامج مكتوب بلغة الماكينة "برنامج الهدف"