المعالجات و المتحكمات الدقيقة

(4.)

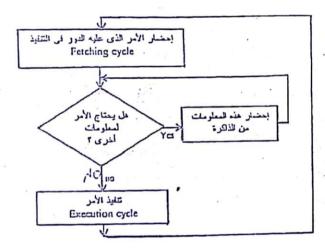
شكل (2-2)

ه ما هو الأم ؟

هو الكود أو الشفرة الثنانية التي تعطى للمعالج والتي على أثر ما يقوم بعمل فعل معين .

ه ما هو البرتامج ؟

هو عبارة عن مجموعه من الأوامر التي ينتج عن تنفيذها هنف أو عمل معين مثل التحكم في إدارة،



شكل (2- 3)برضح خريطة الندفق والتي يتضح منها خطوات تنفيذ البرنامج داخل المعالج

* خطوات تنفيذ البراامج داخل المعالج :

1- يقوم المعالج (و. شة التحكم بداخله) بقراءة الأمر الأول من الذاكرة وتخزين عنوانة في مسجل الأوامر

2- يقوم المعالج بفك شفرة هذا الأمر أو بمعنى أخر يتم التعرف على هذا الأمر من بين قائمة أوامر المعالج

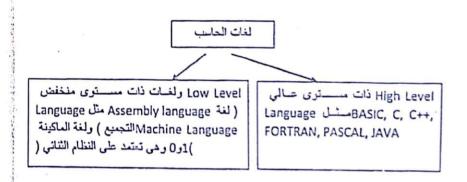
المعالجات و المتحكمات الدقيقة (٩)

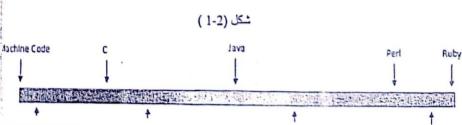
الباب الثاني

اسلميات برمجة المعالجات الدقيقة

High level Language من حيث المستوى فيوجد لغات ذات مستوى عالى BASIC, C, C++, FORTRAN, PASCAL, JAVA مثل عالم منتوى منخفض

Low Level Language من Assembly language (لغة التجميع) وهي تتطلب أن يكون المبرمج المراجع والمبرمج المعالج المعالج والغة الماكينة Machine Language وهي تعتمد على النظام الثنائي (0 و1) وهي صفى الكتابة ولذلك نلجا الى اللغات ذات المسترى العالى أو لغة التجميع .





المتاجات و المتدكمات الدقيقة أي عملية يجريها المعالج (٣٢)

النتراص لابد أن تتوافق مع نبضة تزامن المعالج T=0.5 u Second

شكل 2-6

1- خطرات تنفيذ أي امر داخل المعالج:

- FETCH في هذه المرحله يتم تحميل الأمر من الذاكرة الى المعالج
 - DECODE يتم فك شفره الأمر جتى يتسنى للمعالج تنفيذه
 - FETCH OPERAND يتم جلب البيانات اللازمة لتنفيذ الامر
 - EXECUTE تتفيذ الأمر
 - STORE OPERAND خزن الناتج

ثانيا: طريقة كتابة البرنامج للمعالج:

1- الشفرات الثنانية :-

من المعلوم أن المعالج لا يستطيع أن يفيم سوي لغة الماكينة وهي (1,0) لذلك يجب أن يكون البرا بالشفرات الثنائية ولكن كتابة برنامج بلغة الماكينة (الشفرات الثنائية) لها عيوب وهي:

- اد دده البرامج الخذ وقتاً طوياد في إدخالها للذاكرة.
- ب- هذه البرامج ، ن الصعب فهمها أو متابعتها أو تصديح أي خطأ.
 - ج شكل البرنام لا يعتلي أي دلالة عن النرس منه.

2- الشفرات الستعشرية :-

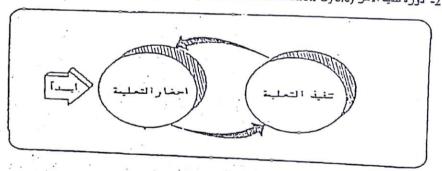
من الممكن تسبيل عملية كتابة البرنامج بلغة الآلة (الماكينة) عن طريق استخدام نظام آخر غير النظام أا السداسي عشر ولكن هذاك مشكلة وهو أن المعالج لا يفهم إلا الصفر والواحد وهنا نستخدم برنامج لتحويل وعلى ضوء هذا التعارف يقرر المعالج إذا كان هذا الأمر سيحناج لمعلومات أخرى من الذاكرة لكى تتم عملية التنفيذ أ أم لا . وإذا كان الأمر سيحتاج لمثل هذه المعلومات يقوم المعالج باحضارها أيضا من الذاكرة .

3- بمجرد الإنتهاء من مرحلة الإحتمار (Fetching) تبدأ مرحلة التنفيذ حيث يقوم مشفر الأوامر مع رحدة التحكم بإرسال الإشارات المناسبة إلى وحدة الحساب والمنطق التي تقوم متنفيذ هذا الأمر .

4 بعد الإنتهاء من مرحلة التنفيذ (Execution) للأمر الأول يرجع المعالج إلى الخطوة الأولى حيث يبدأ فى عملية إحضار الأمر التالى .

أى ان دورة الامر تنقسم اساسا الى مرحلتين هما:

1- دورة جلب الامر (Instruction Fetch Cycle) 2- دورة تنفيذ الامر (Instruction Execution Cycle) كما يتضح بالشكل التالي (2-4)



شكل (2-4) يوضح تسلسل الإحضار و التنفيذ



المعالجات والمتحكمات الدقيقة

المترجم Compiler : يقوم هذا النوع من البرامج الخاصة بالترجمة بفحص البرنامج ككل من البداية حا

(بدون تحديد معين) للتأكد من خلوه من الإخطاء البرمجية ثم يقوم بتحويلها الى لغة الحاسية.

(2-8) شكل

الرمجة المعالج Programming MP برمجة المعالج Machine codes

High level	Assembly codes	HEX cod	cs ·	لغة الالة
X=A+B	MOV A.M MOV C.A INX HL ADD M MOV M.A	CC 55 E3 00 F8		11001100 01010101 11100011 00000000 11111000
To Too	ompiles Assen	pbler	Loader	10

رية إلى شفرات ثنانية قبل إدخالها للذاكرة وهذا اللَّرُنامج يسمي محمل النظام السداسي عشر ولكن هناك مشكلة . البرنامج ليدر له مطول .

أرات الحرفية (لغة التجميع Assembly language

جميع هي مجهوعة من الاوامر تشبة الكلمات الانجليزية تسمى minemonics وهي ذات إمكانات جيدة من البرمجة للمعالج بلغة الماكينة . ولكن يجب تحويل مجموعة الأوامر بلغة التجميع إلى لغة الماكينة وذلك يق برنامج يسمى Assembler وشكل (9- 2) يوضح عمليه البرمجة بلغة التجميع.

، إعطاء كل أمر شفرة مكونة من ثلاثة أو أربعة حروف على الأكثر وهذه الشفرات تدل تقريباً على ما يقوم به مثل أمر ADD وهو الجمع وهذا ما يسمى بلغة الأسمبلي ولكن هناك مشكلة وهي ترجمة هذه الشفرات إلي _ ووحايد ويتم ذلك عن طريق برنامج الأسمبلر الذي يحول الشفرات الحرفية إلى شفرات ثنائية ولكن لغة ي لها عيوب:

المتصارات الحرفية لا تدل دلالة كافية على معنى الأمر استخدام هذه اللغة يجب أن تكون على معرفة كاملة بمكونات المعالج.

كل معالج له لغة اسمبلي خاصة به لا يمكن تطبيقيا على معالج آخر .

حظة: المعالج أيضا لا يعرف مسوى الشفرة الثنائية أذن لابد من وجود برنامج يحول الشفرة الحرفية إلى رة الثنائية وهذا ما يقوم به برنامج الأسعبار



شكل(2-7) يوضح وظيفة برنامج الأسمبلر

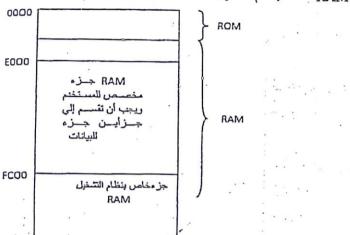
لى لغات المستوى عالى الى لغة الحاسبة بواسطة نوع خاص من البرامج يدعى المترجمات.

نوعين من المترجمات:

(F 7)

قبل الشروع في كتابة البرنامج يجب أولاً معرفة تخطيط الذاكرة وغالباً ما تكون مقسمة إلى ثلاثة

انسام RAM - ROM خاصة بنظام التشغيل - RAM خاصة بالمستخدم.



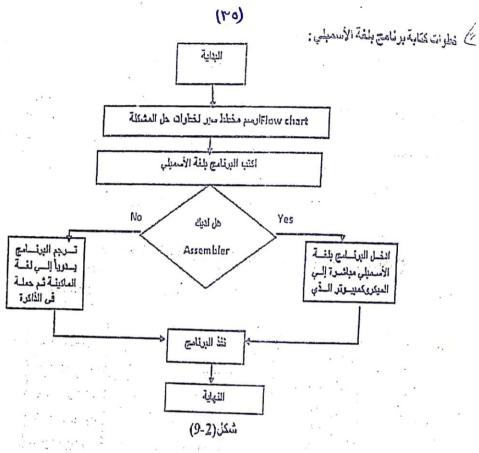
شكل (2-10)

**برمجة المعالج

تختلف مجموعة الاوامر (Instruction Set) من معالج الى اخر وكتابة برامج الحاسب هى عبارة من قالد الاوامر الهذف منها القيام بوظيفة معينة و الأمر هو الوحدة الاساسية فى عملية المعالجة والامر يتكون من . الاولى يسمى شفرة العملية Operation code و الثانية تسمى المعاملات Oprands .

الرالرموز المستخدمة لعمل غريطة التدفق

قبل كتابة البرنامج يجب التعرف على المشكلة المراد حليا عن طريق المعالج و تعريف الوظائف اللا هذا البرنامج وعلى المستخدم ان يقوم يتنظيم عمل البرنامج وذلك عن طريق خريطة التدفق وهى خريطة توط البرنامج وتنفيذة وهى مجموعة من الرموزموضحة بالشكل التالى:



(rn)

استلة على الباب الثاني

س، 1: قارن بين مستويات لغات الحاسب ؟

س2: عرف كل من: الأمر - النرنامج؟

س3: ارسم الرمور المستخدمة لعمل خريطة تدفق و وضح وظيفة كل رمز ؟

س4: وضح برسم خريطة التدفق كيف يقوم المعالج بتنفيذ البرنامج؟

س5: أذكر خطوات تتفيد امر داخل المعالج ؟

س6: قارن بين الشفرات المستخدمة لكتابة البرنامج للمعالج؟

س7: أرسم شكل يوضح وظيفا برنامج الأسمبلر؟

س8: أرسم خريطة تدفق توضح خطوات كتابة برنامج بلغة الأسميلي؟

س9: أرسم خريطة تدفق ترضع خطوات كتابة برنامج لجمع رقمين X, Y وتخزين الناتج؟

	(PV)
رصفة	الرمز
يوضح السهم طريق تدفق	
البرنامج	* * * * * * * * * * * * * * * * * * * *
تنفيذ الامر من قبل المعالج	
البرنامج الفرعى المنكور ينفذ	
من قبل المعالج	
اتخاذ القرار - وهي تشير	
الى الحالة المعرفة داخل	\sim \sim \sim \sim
المعين	
طرف - بداية او نهاية	
البرنامج الرئيسي او الفرعي	
شكل2-2ك	