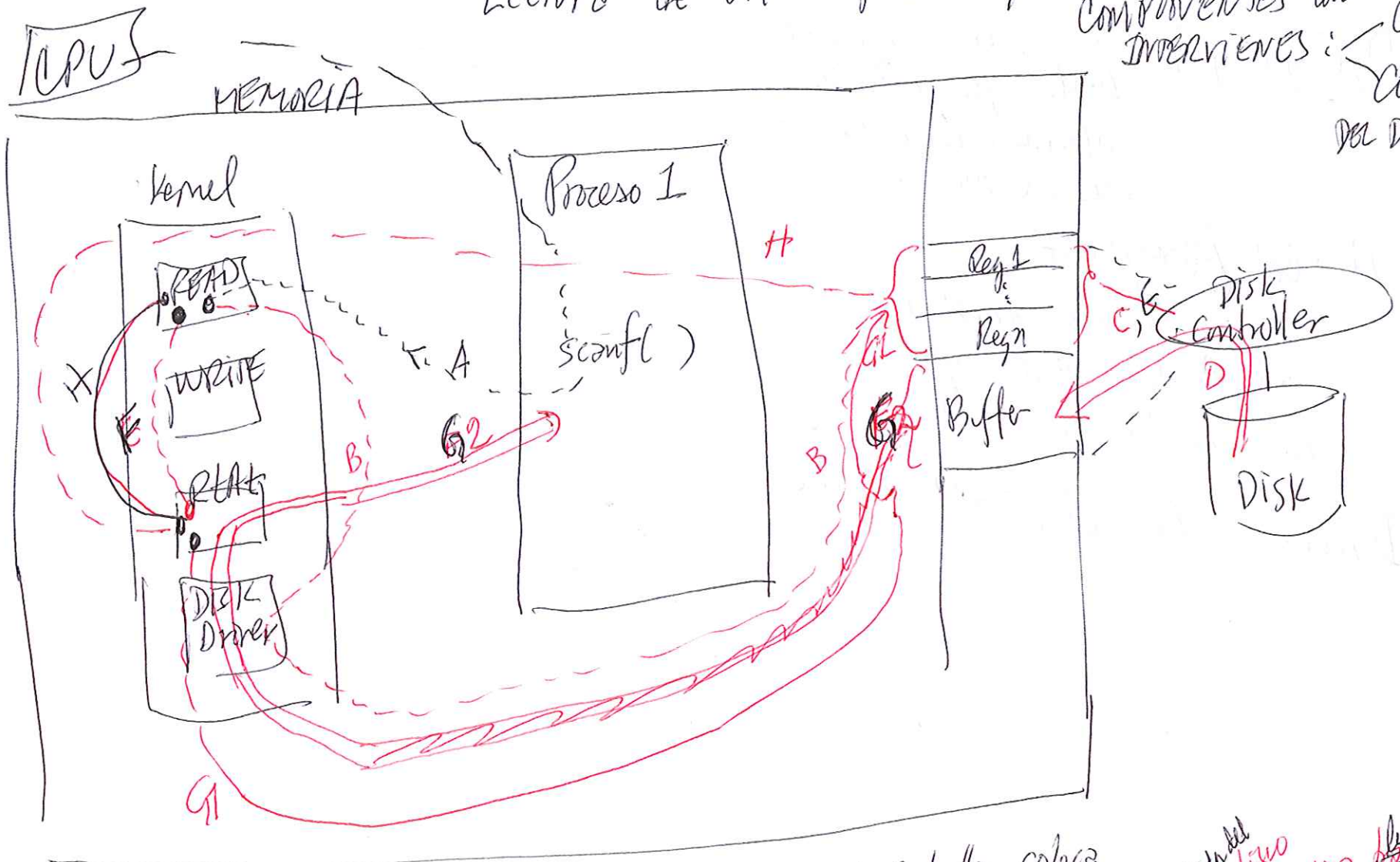


# Lechura de un dispositivo I/O

COMPONENTES PRINCIPALES QUE INTERVIENEN: CPU, Controlador del dispositivo



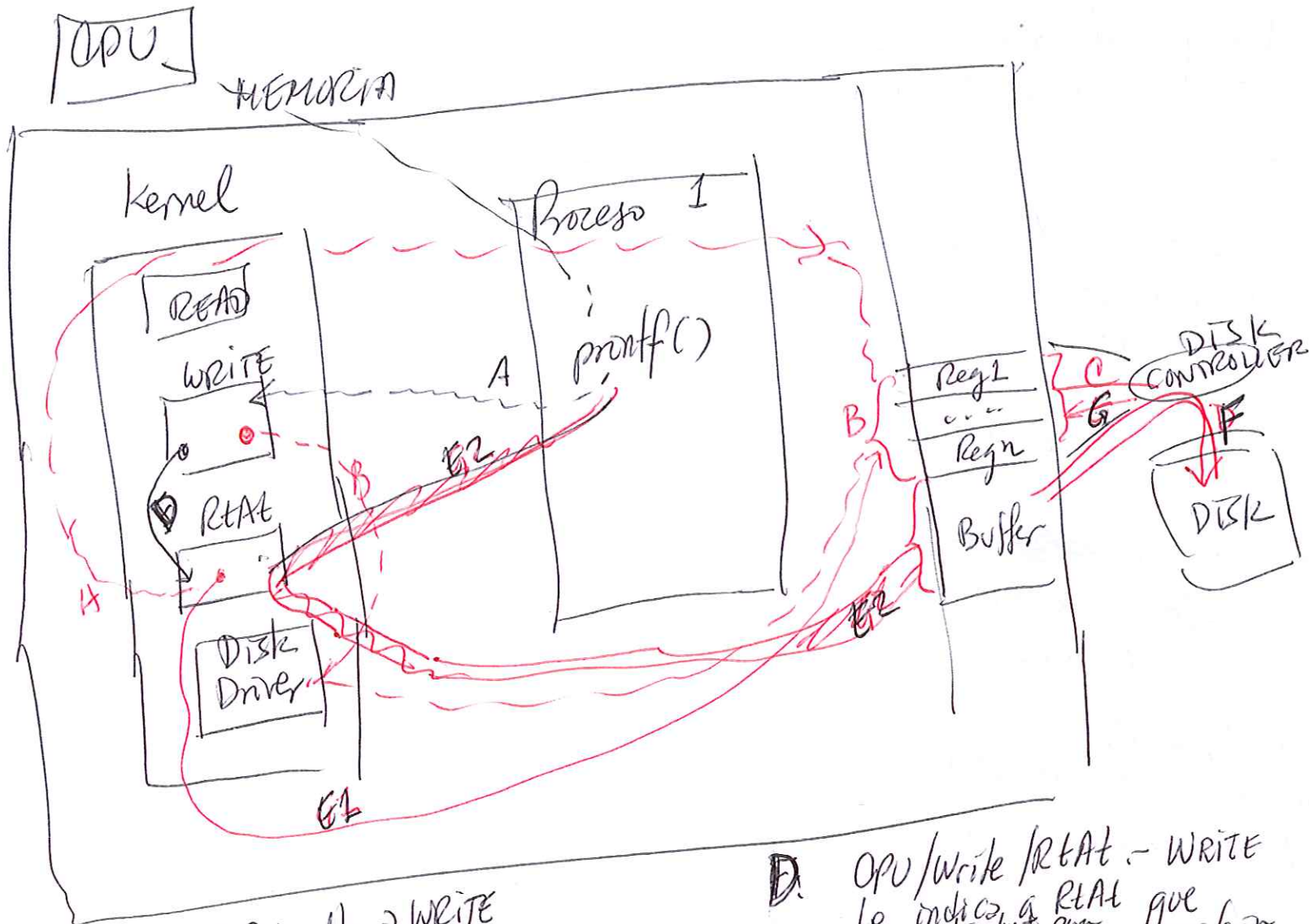
- A: CPU Salta a READ
- B: CPU/READ/Disk Driver; Inicializa los Regs del Dispositivo para lectura (I/O)
- Disk Controller se da cuenta del pedido, pone estado enicia
- D: Disk Controller coloca en el buffer total o parcialmente la información del disco
- E: CPU/READ RTAT le indica a sus Registros que READ alerta a RTAT de posible lectura del buffer
- G1, G2: Si el Controlador termina parcial o totalmente a I/O, el CPU/RTAT transfiere a memoria del proceso, desde el buffer una ~~transfiriendo~~ <sup>lectura de</sup> ~~se realiza~~ <sup>transfiriendo</sup>

- D, E y F, G : Se seguirán repitiendo  
hasta que toda la  
información leída  
este en memoria

- H : CPU/READ/READY  
le indica a los registros  
del Disk Controller que  
la I/O ha terminado

- I: Termina la I/O (READ) pedida

# Escritura en un dispositivo E/O



A: CPU solo a WRITE

B: CPU/WRITE/Disk Driver  
Inicializa los registros  
del controlador para  
Escritura (I/O)

C: ~~Disk~~ El ~~controlador~~ Disk Controller  
da cuenta del pedido

D: CPU/Write/RTAT - WRITE

le indica a RTAT que  
debe <sup>por primera vez</sup> comenzar a transferir  
de memoria al buffer del controlador

E (E1, E2): Si el Disk Controller está listo se  
inicia la transferencia (CPU/Write/RTAT) <sup>completa</sup> totalmente  
de memoria al buffer.

→  
prime estado inicial



~~F~~: Disk Controller ~~lee~~ toma  
del buffer (total o parcialmente)  
la información y la escribe en  
el disco

G: El disk Controller le indica a  
sus registros que una escritura  
en disco es terminada

D, E, F, G  
~~F, G, D, E~~: se seguirán repitiendo  
hasta que toda la  
información ~~leída~~ de  
memoria (procesos) se haya  
escrito en el disco

H: CPU/WRITE/READ  
Le indica a los registros  
del disk Controller que la  
I/O ha terminado.

I: ~~Termin~~ Finaliza la ip (write) pedida