

توضیح پروژه :

مدار جمع کننده و منطقی از ۱۶ قسمت تشکیل شده که هر قسمت ۱ بیت از AC هست

۱ طبقه از این مدار دارای ۷ گیت AND و ۱ گیت OR و یک تمام جمع کننده FA هستش

عمل AND با AND کردن AC_i با بیت متناظر آن در ثبات داده DR_i صورت می گیرد

عمل ADD هم با جمع کننده مشابه آن انجام می شود

در طبقه ای که جمع صورت می گیرد از یک تمام جمع کننده با ورودی و خروجی نقلی استفاده شده است

انتقال از INPR به AC فقط از بیت ۰ تا ۷ امکان پذیر هست

عمل NOT با معکوس کردن مقادیر بیت های AC انجام می شود

شیفت به راست از $AC(i+1)$ به $AC(i)$

شیفت به چپ از $AC(i-1)$ به AC انجام می شود .