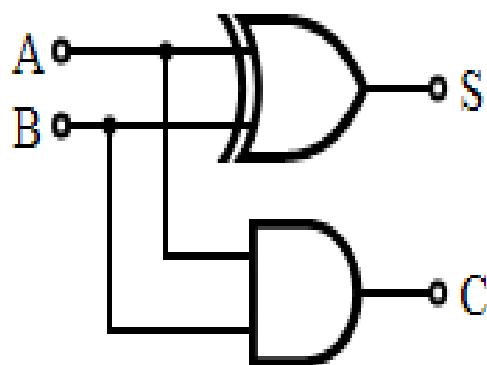
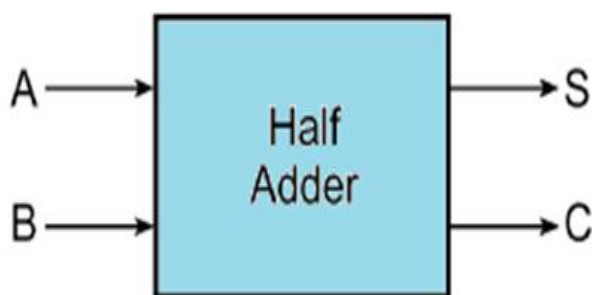


به نام خدا

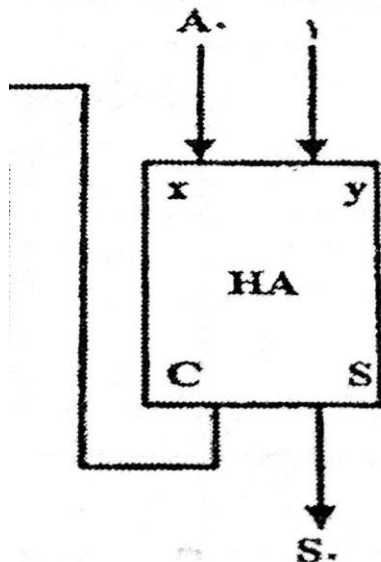
درس آزمایشگاه مدار منطقی و معماری کامپیوتر

طراح پروژه : امیرسالار خلیلی

در این پروژه از ما خواسته شده است که چهار تا ماژول half adder طراحی کنیم.



ماژول اول ورودی 1 و $a[0]$ میگیرد و خروجی $s[0]$ و $c[0]$ را میدهد اما خروجی $c[0]$ به عنوان ورودی ماژول بعدی است



همین چرخه ادامه دارد تا اینکه به ماژول آخر رسیده و کار به اتمام برسد.

