1, TTRX 資料

soh. suzuki@kek. jp wrote on Fri, 16 Aug 2013 20:14:19 +0900:

cprtb01 Ø /home/yamagata/ttrxprogs-20060413/driver

あたりです。COPPER側はその後あちこち修正されつつあるのですが、 TTRXについては僕はナニもいじっていません。

使い方としては

~yamagata (= init.sh

#!/bin/sh
/sbin/rmmod copper
cd /home/yamagata/cprdist-0.1.0/drv
/sbin/insmod ./copper.ko
../src/mkdevs.sh
echo 8 > /proc/copper/FINESSE_STA
#echo -1 > /proc/copper/debug_flag
cd /home/yamagata/ttrxprogs-20060413/driver
./load
./load_fifo

なかんじです。

On 2013/08/16, at 19:03, Mikihiko Nakao wrote:

2.6 kernel 用の ttrx 用のドライバはどこかにありますでしょうか? ECL の人た

ちのために roeclO2 を SL5.7 + new CPU で configure したのですが

2, FTSW 関連資料

```
(2013/09/10 10:49), Mikihiko Nakao wrote:
> 今野さん、みなさん、
> Belle II trigger timing (b2tt) の core の beta 版がだいぶ出来上がってき
> て pocketdaq でテストが始められそうです。そこで、現状のファイルを
   bdaq:work/b2tt-beta/
> にいろいろと置きました。各ディレクトリは
   bit/
           --- FTSW (v2.1) と TTRX (v4.5) の firmware の bit file
>
           --- FTSW 用のプログラム
   ftprogs/
   b2tt\_core/ --- B2TT core
            --- CDC v3 用 firmware のソース
>
   cdcv3/
         --- FTSW (ft2u) の firmware のソース
   ft2u/
>
>
> です。
> で、ftprogs の中のプログラム内でいろいろと作った機能を pocketdaq 用のプロ
> グラムに反映する作業を開始してもらえませんでしょうか?
> - bootft
   以前のものに対して、boot 時に時間を設定する機能 (utime setup) が加わっ
   ています。
>
> - trigft
   dummy trigger を generate できるようになりました。トリガソースは
    0 なし
    1 IN
    2 TLU
    3 (reserve)
    4 pulse
    5 revo (revolution)
>
    6 random (uniform)
```

- > 7 poisson
- > と選べて、その他に 8 一発だけと 9 止めるというのがあります。

>

- > testfifo-ft2u.c
- > 1 イベントごとに fifo に 2 word 書かれるので、それを読み出さないといけ
- > ません (disable も出来ます)

>

- > check-ft2u020.pl
- > レジスタダンプです。たくさんの知りたい情報がとれます。この中から有用な
- > ものを GUI で見えるようにしたいです。CUI 版を perl から C にしたものは
- > 自分で作る予定です。

>

- > どんなレジスタがあるかは ftsw.h を見ると少し説明が書いてあります。より
- > 正確に知りたい場合に、一応 firmware (ft2u) のソースも置きました。

>

- > Mikihiko Nakao KEK (High Energy Accelerator Research Organization)
- > IPNS (Institute of Particle and Nuclear Studies)
- > 中尾 幹彦 高エネルギー加速器研究機構・素粒子原子核研究所

>