jasmine集成手册

2024年09月22日

**版本历史**

|  |  |  |
| --- | --- | --- |
| **版本** | **描述** | **日期** |
| **01** | **第一版** | **2024.09.22** |

# 概述

1.1处理器简介

jasmine是一款基于Cortex\_M4F内核，XUANTIEe906内核，Qinling内核的异构多核SoC,主要面向雷达，高端MCU，定位，多任务等领域。

向授权用户提供包含了e906核心，Qinling核心，m4f核心的集成，调试环境，如图1.1所示。

busmatrix

m4f

busmatrix

Qinling

ahbslv

e906

sram

图1.1:jasmine顶层集成接口概览

# 仿真平台介绍

# 处理器集成总览

# 时钟集成

# 复位集成

# 地址分配

jasmine采用32位地址位宽设计，每个内核都具有独立的4GB地址空间，，推荐的地址空间分配为：

|  |  |  |
| --- | --- | --- |
| 地址范围 | 区域 | 描述 |
| 0x0000\_0000 0x1fff\_ffff | 代码 |  |
| 0x2000\_0000 0x3fff\_ffff | SRAM |  |
| 0x4000\_0000 0x5fff\_ffff | 外设 | 片内外设 |
| 0x6000\_0000 0x7fff\_ffff | RAM | 可用于片外RAM |
| 0x8000\_0000 0x9fff\_ffff | SHARE MEMORY | 用于共享数据传输 |
| 0xa000\_0000 0xdfff\_ffff | 设备 | 用于片外外设或其他存储器 |