



## **FORMULÁRIO PROPOSTA PARA PROJETO INTEGRADOR 1**

**Semestre 2010/2**

### **1. IDENTIFICAÇÃO DO PROJETO**

#### **A. Título do Projeto** (Indicar o título do projeto, que deve ser conciso)

Sistema Amplificador de Áudio

#### **B. Equipe de Projeto**

Nome:	Bruno Engelbert	Assinatura:	
E-Mail:	<a href="mailto:Bruno.engelbert@gmail.com">Bruno.engelbert@gmail.com</a>	Fone:	9910-2820
Nome:		Assinatura:	
E-Mail:		Fone:	
Nome:		Assinatura:	
E-Mail:		Fone:	
Professor Orientador (opcional):			
Assinatura do Professor:			



## 2. METODOLOGIA

**A. Diretrizes Metodológicas** (Descrever a metodologia a ser seguida para a pesquisa salientando seu aspecto inovador)

Será feita a seguinte metodologia:

- Pesquisa do gabinete para acomodar todas as estruturas do PI 1.
- Simulação do circuito amplificador apresentado.
- Montagem e testes do protótipo do circuito amplificador.
- Simulação do controle de volume.
- Simulação dos circuitos periféricos (proteções, fontes, partida).
- Desenho da placa do projeto contendo todos os circuitos.
- Montagem e testes de cada circuito montado parcialmente na placa.
- Elaboração do relatório final.

**B. Etapas do Projeto** (Listar e descrever as principais atividades do projeto)

Nº	Nome etapa	Descrição	Produto
1	Pesquisa do gabinete		Gabinete
2	Simulação do Amplificador		Simulação
3	Protótipo do Amplificador	Protótipo do amplificador montado e testado	Protótipo
4	Simulação do controle de volume		Simulação
5	Simulação dos periféricos	Proteções, fontes, partida	Simulação
6	Desenho da PCI final	Placa única com todas as estruturas	PCI
7	Montagem e testes		PCI Montada e testada
8	Divulgação	Desenvolvimento dos documentos do projeto	Relatório e slides



### 3. CRONOGRAMA FÍSICO (dispor, no tempo, as principais atividades listadas no item anterior)

Nº	Etapa (aquelas listadas no item 2.B.)	Semanas															
		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
1	Pesquisa do gabinete	X	X	X	X	X	X	X	X								
2	Simulação do amplificador	X															
3	Protótipo do amplificador		X	X	X	X	X										
4	Simulação do controle de volume		X	X													
5	Simulação dos periféricos				X	X	X										
6	Desenho da PCI final							X	X	X	X						
7	Montagem e testes										X	X	X	X	X	X	
8	Divulgação	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X

Florianópolis, 12 de Agosto de 2010.