



UNIVERSIDAD TÉCNICA
FEDERICO SANTA MARÍA

UNIVERSIDAD TÉCNICA FEDERICO SANTA MARÍA
CAMPUS SANTIAGO
DEPARTAMENTO DE INFORMÁTICA
PRIMER SEMESTRE 2016

Arquitectura de Computadores (ILI-245) /
Arquitectura y Organización de Computadores (INF-245)
Tarea 3: Lenguajes de Descripción de Hardware (HDLs)

Profesor:

Mauricio Solar
(`msolar@inf.utfsm.cl`)

Ayudantes:

Camilo Pérez
(`camilo.perez@alumnos.inf.utfsm.cl`) Constanza Soto
(`constanza.soto.12@sansano.usm.cl`)
Catherin Vargas
(`catherin.vargas.13@sansano.usm.cl`)

1 Tarea

Ejercicio 1

Para abrir una caja fuerte se necesita hacer la siguiente secuencia indefinidamente: 10 2 8 1 6 12 3 0. Realice el circuito que muestre esta situación.

Ejercicio 2

Escriba un módulo en HDL (Verilog o VHDL, el que prefiera) para el circuito anterior.

2 Consideraciones para la entrega

Se deberá trabajar de forma individual. La tarea deberá ser entregada en Moodle a más tardar el 27/05/16 a las 23:55 horas (se recibirán tareas por un plazo máximo de 4 días de atraso). Se descontará 1 punto por cada hora o fracción de atraso. Las copias serán evaluadas con nota 0. Al momento de la entrega se deberán subir:

- Archivo .circ para el ejercicio 1.
- Un informe explicando sus supuestos y que contenga el código.

3 Apelaciones

Las apelaciones serán aceptadas por un plazo máximo de 3 días luego de publicadas las notas en Moodle.