

variable v0, v1, v2, v3, v4, v5, v6: **array**[0..7] of **word**; *// vectores de 8 palabras de 32 bits*

v0 **in** Block₀ := (1, 2, 4, 8, 12, 16, 20, 24); *// se encuentra en Bloque 0 de memoria RAM*

v1 **in** Block₁ := (10, 20, 30, 40, 50, 60, 70, 80); *// se encuentra en Bloque 1 de memoria RAM*

v2 **in** Block₂; *// se encuentra en Bloque 2 de memoria RAM*

v3 **in** Block₃; *// se encuentra en Bloque 3 de memoria RAM*

v4 **in** Block₄; *// se encuentra en Bloque 4 de memoria RAM*

v5 **in** Block₅; *// se encuentra en Bloque 5 de memoria RAM*

v6 **in** Block₆; *// se encuentra en Bloque 6 de memoria RAM*

begin *//comienzo de program 3*

 v2 := v0;

 v3 := v1;

 v0 := v2 + v3;

 v6 := v0 + v1;

 v5 := v6;

 Registers[9-15] := v0;

 Registers[16-23] := v5;

 Registers[9-15] := v2;

 Registers[16-23] := v3;

end.