



Benjamin UWIZEYE

Développeur informatique Java JEE.

COORDONNEES

Tél : +33 6 05 70 43 90

Email :

benjaminuwizeye@ymail.com

Adresse : 31100 Toulouse

Permis B : Véhiculé

COMPETENCES

1. Gestion de projet :
 - Méthode agile.
2. Programmation
 - Front-End: HTML/CSS/JavaScript
 - Angular: site web dynamique & responsive
 - Back-End: Java JEE, MySQL
 - C#.Net: Développement d'application.
 - Qt5, C++: Interface graphique
3. Environnement technique
 - Eclipse/ Visual Studio Code
 - Git Bash/Git Hub
4. Analyse de base donnée avec Python & Apprentissage automatique.
5. Conception de circuits numérique
 - VLSI-CMOS
 - VHDL-FPGA
6. Instrumentation
 - Matlab-Simulink
 - Capteurs sur Bus I2C_ CAN & régulation embarquée sous MBED

LANGUES

- Anglais : Courant
- Français : Courant

CENTRE D'INTERET

- Musique Piano : Méthode rose
- Voyage : Allemagne, Algérie

LIENS

- **Git Hub:**
<https://github.com/benjaminuwizeye>
- **LinkedIn :**
<https://www.linkedin.com/in/uwzybeni/>

EXPERIENCES PROFESSIONNELLES

- **POEC Développeur Java JEE (en cours) / Ib – Groupe Cegos**

Occitanie, 31000 Toulouse

- Traduction des besoins client en spécifications fonctionnelles.
- Définition des architectures techniques adaptées aux besoins.
- Programmation des applications (Back-End: SPRING, MySQL & Front-End: JavaScript- Angular.
- Conception, développement & test des applications en environnement agile.
- Rédaction des documentations technique.

- **Ingénieur Informatique industrielle (Stage de fin d'étude):/ Pfeiffer Vacuum**

98 Avenue de Brogny, 74000 Annecy

De Février 2020 à Juillet 2020(5mois)

Etude d'une solution intelligence artificielle pour la maintenance prédictive de défaillance de pompe à vide de type load-lock destinée au marché des semi- conducteurs.

- **Conception et Validation d'un réseau des neurones en C/C++/ Institut Jean Lamour**

Campus Artem, 2 allée André Guinier, 54011 Nancy

De septembre 2019 à Décembre 2019(4mois)

Description comportementale d'un réseau SOM (Self Organizing Map) en langage C/C++, le tester & le synthétiser en utilisant l'outil CtoS de la suite logiciel Cadence.

- **Conception d'un processeur jeu vidéo sur FPGA**

/ **Université de Lorraine** Campus des aigillettes 54506 Vandœuvre-lès-Nancy

De novembre 2017 à mars 2018(5mois)

Description en VHDL d'un jeu vidéo "Swing Copter" & l'implémenter sur la plateforme FPGA d'Altera de type Cyncone II : EP2C20F484C7.

FORMATION

- **Master2 Capteurs Intelligents & Micro nanotechnologies / Institut Jean Lamour Campus Artem Campus Artem**

2 allée André Guinier, 54011 Nancy

Depuis septembre 2018 à septembre 2020

- **Master1 Électronique Embarqué & Microsystèmes / Université de Lorraine Faculté de Science**

Campus Aigillettes, 54506 Vandœuvre-lès-Nancy

De septembre 2016 à septembre 2018