

Concepção de Circuitos Integrados *ELC 138*

Trabalho sobre
Fabricantes/Processos CMOS

Prof. Cesar Augusto Prior
cesar.prior@ufsm.br

▶ Trabalho da disciplina de Concepção de Circuitos Integrados:

Título: *Tecnologias avançadas de fabricação de CIs CMOS*

Objetivo: *Obter uma visão dos atuais fabricantes de CIs, seus processos e produtos.*

Metodologia:

- *utilizando ferramentas de busca na internet documentar a pesquisa com as informações solicitadas no desenvolvimento.*
- .

▶ Trabalho da disciplina de Concepção de Circuitos Integrados:

Título: Tecnologias avançadas de fabricação de CIs CMOS

Desenvolvimento:

- ***Pesquisar sobre fabricantes de CIs e seus processos e coletando informações como:***
 - ***Apresentação da empresa, localização e dados econômicos;***
 - ***Processos de fabricação e suas características;***
 - ***Áreas de atuação, produtos, parcerias e clientes;***
 - ***Projeções tecnológicas e pesquisa.***

Resultados esperados:

- ***Proporcionar uma visão dos processos de fabricação atuais, seus principais fabricantes, suas áreas de atuação, seus principais produtos e suas projeções tecnológicas para o futuro.***

▶ Trabalhos e Grupos:

- G1 – TSMC - Fabio, Felipe S
- G2 – Global Foundry – Eduardo, Nelson
- G3 – Intel – Lucas C,
- G4 – Samsung – Lucas, Felipe
- G5 – MAS – Giuliano,
- G6 – XFAB – José H, Felipe GP
- G7 – ST Microelectronics – Keli, Victor
- G8 – IBM – Tiago, Yuri
- G9 – UMC – Moises, Rodrigo D
- G10 – NXP – Charles , Marcos
- **G11 – Hitachi – Victor, Michel**

► Organização:

Datas e prazos importantes para todos:

- ***Apresentação e discussão dos resultados:***
04/09/2018 - G1, G2, G3, G4 e G5;
06/09/2018 - G6, G7, G8, G9 e G10;
- ***Prazo final entrega relatórios e apresentação (moodle);***
06/09/2018