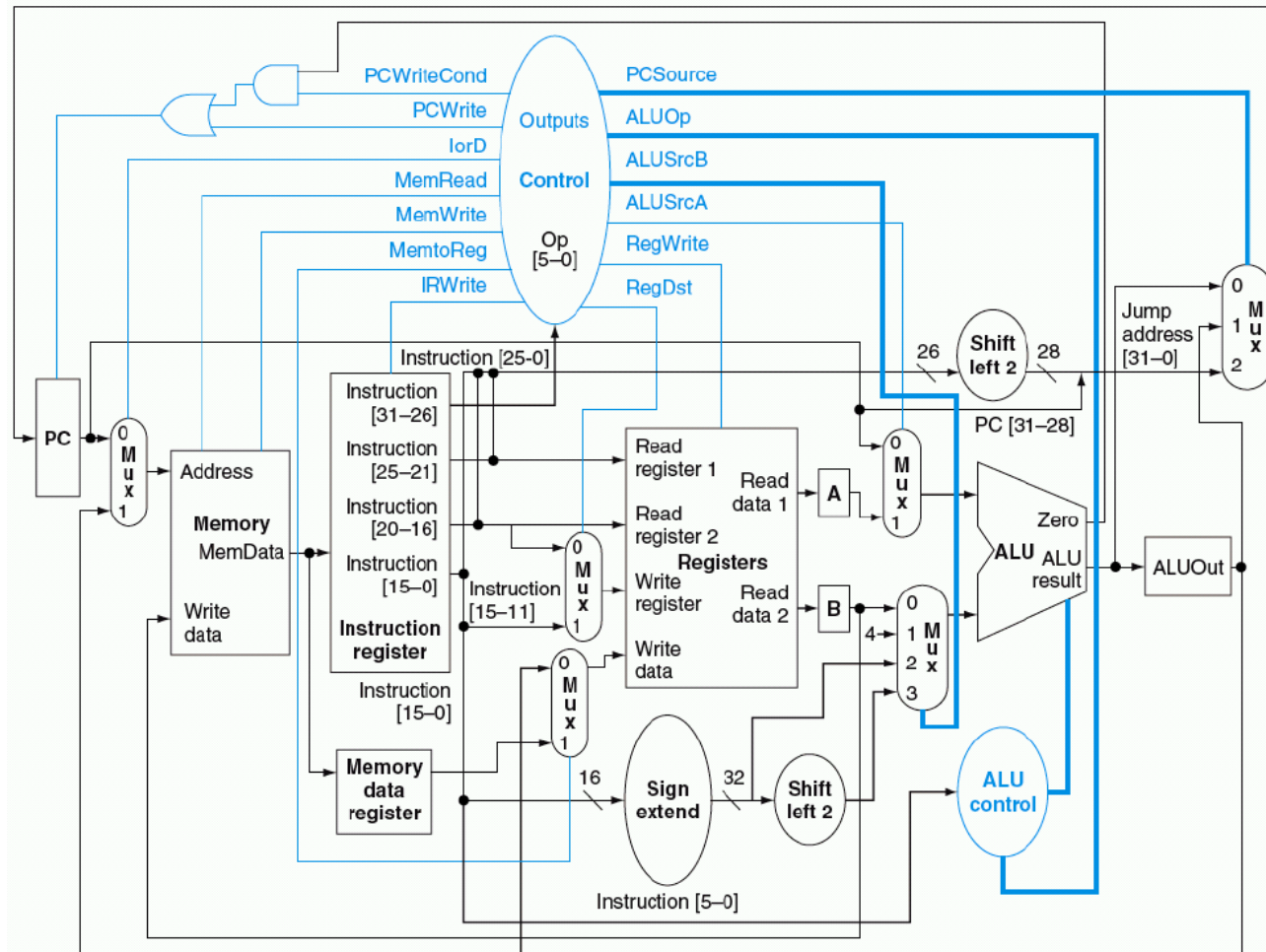


Trabalho 2

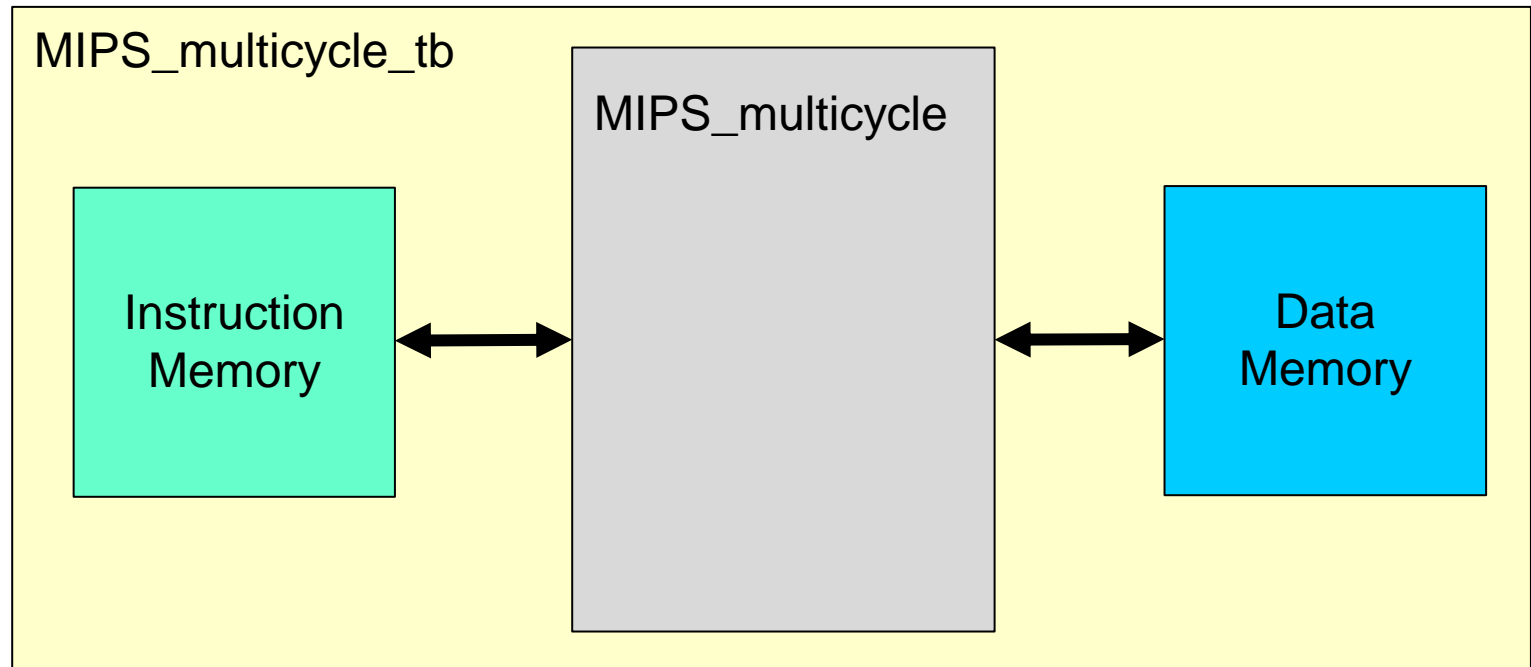
❑ MIPS Multiciclo



Trabalho 2

❑ MIPS Multiciclo

- Implementar uma descrição totalmente comportamental baseado no esquemático RTL do slide anterior utilizando *um único process*
- A implementação deve ter duas memórias como a versão monociclo



Trabalho 2

☐ MIPS Multiciclo

- Implementar na descrição VHDL as instruções necessárias para a execução do algoritmo CORDIC em software
- Cada grupo deve implementar sua própria versão do CORDIC em *assembly*
- Manter o mesmos grupos dos trabalhos anteriores

☐ Dicas

- Começar pela implementação *assembly* do CORDIC a fim de verificar quais instruções deverão ser implementadas
 - Ao partir para a descrição VHDL do MIPS monociclo, implementar instrução por instrução
 - ☐ A cada instrução implementada, testar!
-