

Universidade Federal de Santa Maria

Departamento de Eletrônica e Computação

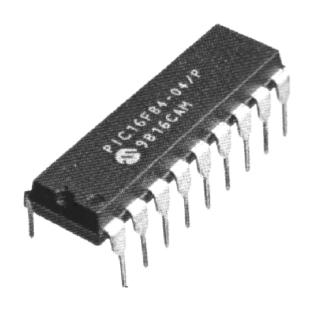
PROJETO DE SISTEMAS EMBARCADOS

Acesso ao hardware em microcontroladores

Prof. Carlos Henrique Barriquello barriquello@gmail.com

Objetivos

 Compreender como é feita a interface entre microcontrolador e o mundo externo





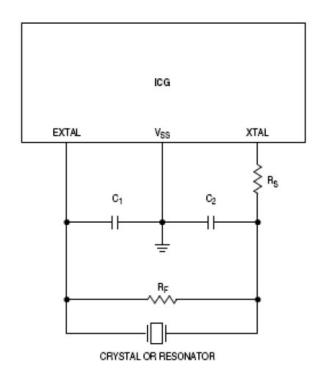
Tema e conteúdo

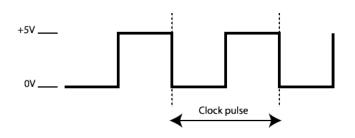
 Dispositivos periféricos (timer e PWM).

• Interrupções.

Sinal de *clock*

 O módulo interno de geração de clock é utilizado para gerar o clock do microcontrolador



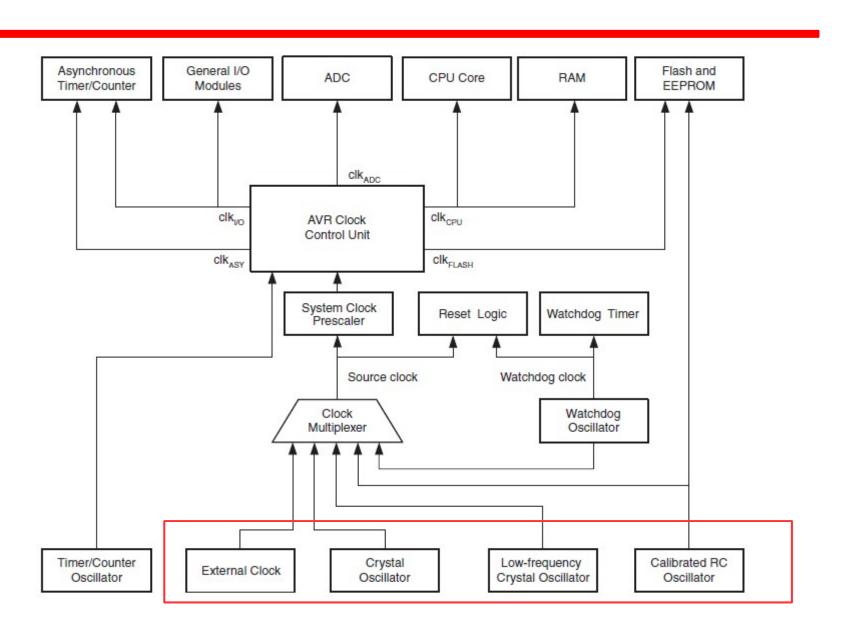


Sinal de *clock*

- Várias possibilidades de fonte primária para o clock:
 - Cristal ou ressonador cerâmico
 - Cristal de baixa frequência externo
 - Clock externo
 - Oscilador RC interno
- Em geral, cada instrução (com algumas exceções) leva um ciclo de clock para ser executada.

!!! Exemplo referente a um microcontrolador AVR da Microchip/Atmel-http://www.atmel.com/products/microcontrollers/avr/

Sinal de clock



ATmega328P – Faixa de Operação

Tensão de operação: 1,8 a 5,5V;

Faixa de temperatura: -40°C a 85°C;

Máxima frequência:

0 - 4MHz@1,8 - 5,5V,

0 - 10MHz@2,7 - 5,5V,

0 - 20MHz @4,5 - 5,5V.

Consumo a 1MHz, 1,8V, 25°C:

Active Mode: 0,2mA;

Power-down Mode: 0,1µA;

Power-save Mode: 0,75µA (incluindo 32kHz RTC).

Temporizador (*Timer*)

- É um periférico do microcontrolador.
- É utilizado para contagem de tempo sem uso da CPU.
- O ATmega328 possui três circuitos independentes de temporizadores, chamados de Timer0, Timer1 e Timer2.
- Timer0: contador de 8 bits.
- Timer1: contador de 16 bits.
- Timer2: contador de 8 bits.

Watchdoo PROGRAM Oscillator Oscillator Flash SRAM Circuits / Generation AVR CPU **EEPROM** 16bit T/C 1 A/D Conv. USART O TWI PORT D (8) PORT B (8) PORT C (7) XTAL[1.2] PD[0..7] ADC[6..7]

Supervision POR / BOD & debugWIRE

Watchdog

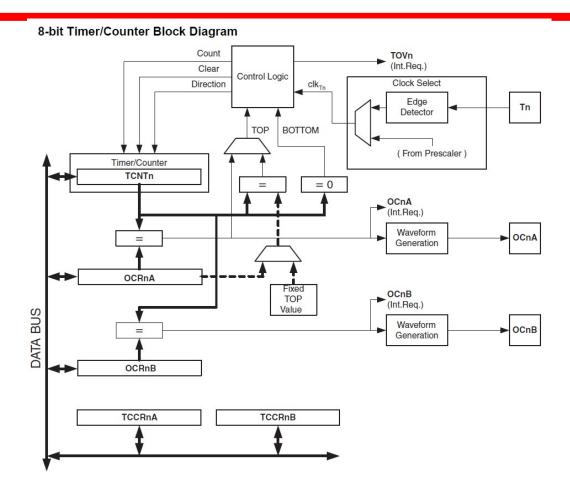
!!! Exemplo referente a um microcontrolador AVR da Microchip/Atmel

Temporizador (*Timer*)

- Existem três funções principais para o módulo temporizador de um microcontrolador:
 - Contagem/estouro de Tempo

- Modo Captura de Entrada
- PWM (Modulação por largura de pulso)

Temporizador (Timer)



- Esta função do periférico de temporização possibilita criar tempos determinados para um certa tarefa ser realizada.
 - Ex: Contagem de tempo de um relógio, atualização de display, varredura de portas, etc
- A configuração do timer é feita por registradores especiais.
- Por exemplo, Timer/Counter Control Register A e B (TCCRxA e TCCRxB), onde x é o número do Timer.

Alguns microcontroladores possuem mais de um módulo temporizador. Neste caso, o "X" deve ser substituído pelo número do módulo de *timer*.

 Considerando um clock de 16MHz, qual é o menor período possível entre incrementos de contagem para um timer?

- O registrador do timer é incrementado a cada ciclo de clock (ou a cada 8, 64, 1024... ciclos). Logo, o período mínimo de incremento é de: 1/(16*10^6) = 62,5 ns.
- Esse valor representa a **resolução** do timer.

 Considere um clock de 16MHz. Qual é o período máximo para estouro de um timer de 8 bits que é incrementado a cada 1024 ciclos? E se o timer for de 16 bits? E se for de 32 bits?

- Considere um clock de 16MHz. Qual é o período máximo para estouro de um timer de 8 bits que é incrementado a cada 1024 ciclos? E se o timer for de 16 bits?
- Incremento a cada $1024/(16*10^6) = 64$ us.
- Para 8 bits: estouro ocorre após 256 incrementos:
 256 * 64 us = 16,38 ms.
- Para 16 bits: estouro ocorre após 65.536 incrementos:
 65.536 * 64 us = 4,194 s.

Registradores de configuração (ex. T/C 0, Timer0)

TCCR0A - Timer/Counter Control Register A

Bit	7	6	5	4	3	2	1	0	_91
0x24 (0x44)	COM0A1	COM0A0	COM0B1	COM0B0	-	-	WGM01	WGM00	TCCR0A
Read/Write	R/W	R/W	R/W	R/W	R	R	R/W	R/W	•
Initial Value	0	0	0	0	0	0	0	0	

TCCR0B – Timer/Counter Control Register B

Bit	7	6	5	4	3	2	1	0	_
0x25 (0x45)	FOC0A	FOC0B	-	-	WGM02	CS02	CS01	CS00	TCCR0B
Read/Write	W	W	R	R	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

 Os 3 LSBs de TCCRxB configuram o período de incremento do timer:

CS02	CS01	CS00	Description
0	0	0	No clock source (Timer/Counter stopped)
0	0	1	clk _{I/O} /(No prescaling)
0	1	0	clk _{I/O} /8 (From prescaler)
0	1	1	clk _{I/O} /64 (From prescaler)
1	0	0	clk _{I/O} /256 (From prescaler)
1	0	1	clk _{I/O} /1024 (From prescaler)
1	1	0	External clock source on T0 pin. Clock on falling edge.
1	1	1	External clock source on T0 pin. Clock on rising edge.

 Modos de operação (normal ou contador, contador com reinício e PWM)

Table 15-8. Waveform Generation Mode Bit Description

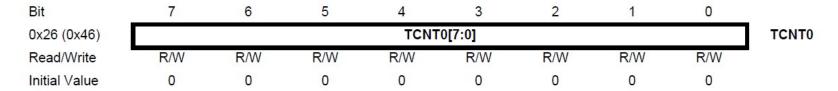
name to the state of the state											
Mode	WGM02	WGM01	WGM00	Timer/Counter Mode of Operation	ТОР	Update of OCRx at	TOV Flag Set on ⁽¹⁾⁽²⁾				
0	0	0	0	Normal	0xFF	Immediate	MAX				
1	0	0	1	PWM, Phase Correct	0xFF	TOP	воттом				
2	0	1	0	СТС	OCRA	Immediate	MAX				
3	0	1	1	Fast PWM	0xFF	воттом	MAX				
4	1	0	0	Reserved	_	_	_				
5	1	0	1	PWM, Phase Correct	OCRA	TOP	воттом				
6	1	1	0	Reserved	_	_					
7	1	1	1	Fast PWM	OCRA	воттом	TOP				

Notes: 1. MAX = 0xFF

2. BOTTOM = 0x00

Registrador TCNT0

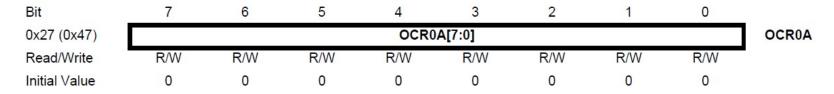
TCNT0 - Timer/Counter Register



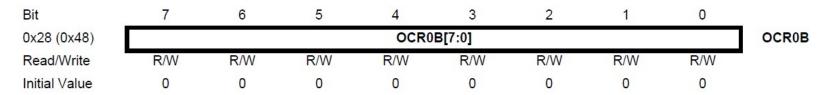
O VALOR CONTADO PELO TEMPORIZADOR FICA ARMAZENADO NESTE REGISTRADOR

Comparadores OCR0A e OCR0B

OCR0A - Output Compare Register A



OCR0B - Output Compare Register B



O VALOR CONTADO PELO TEMPORIZADOR É CONTINUAMENTE COMPARADO COM ESTES REGISTRADORES

Registrador TIFR0

TIFR0 - Timer/Counter 0 Interrupt Flag Register

Bit	7	6	5	4	3	2	1	0	
0x15 (0x35)	=	-	-	-	-	OCF0B	OCF0A	TOV0	TIFR0
Read/Write	R	R	R	R	R	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

Quando:

TCNT0 == 0xFF, bit TOV0 = 1
TCNT0 == OCR0A, bit OCF0A = 1
TCNT0 == OCR0B, bit OCF0B = 1
TOV → Timer overflow

Registrador TIFR0

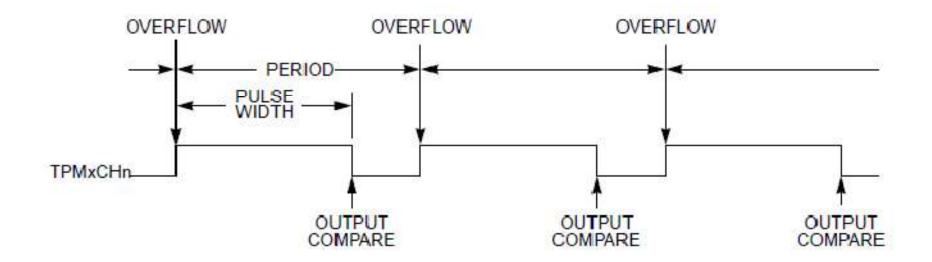
TIMSK0 - Timer/Counter Interrupt Mask Register

Bit	7	6	5	4	3	2	1	0	_
(0x6E)	-	-	19-1	(-)	-	OCIE0B	OCIE0A	TOIE0	TIMSK0
Read/Write	R	R	R	R	R	R/W	R/W	R/W	•
Initial Value	0	0	0	0	0	0	0	0	

É possível habilitar interrupções para cada evento de comparação!

Exemplo p/ Timer 0

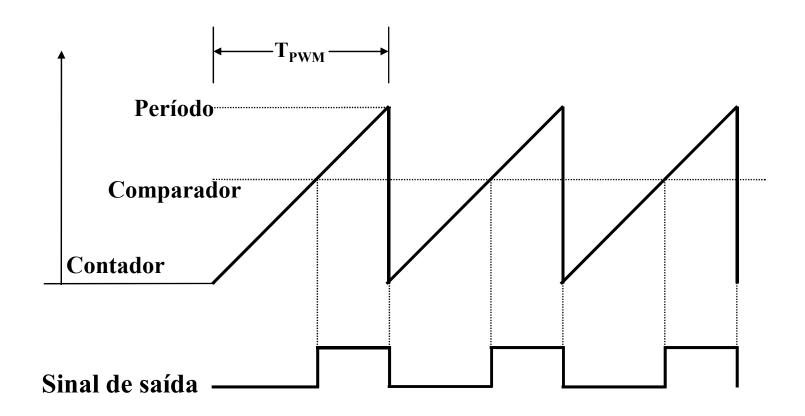
Modulação por largura de pulso:



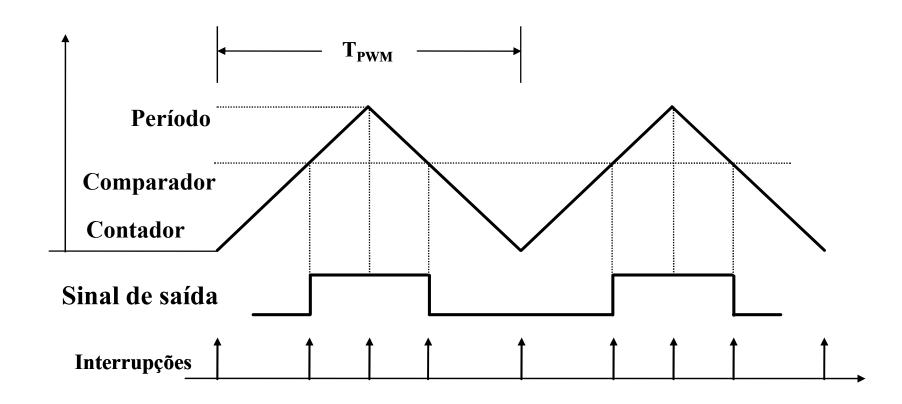
Razão cíclica:

razão entre tempo que o sinal permanece alto (lógico 1) pelo tempo total de um período

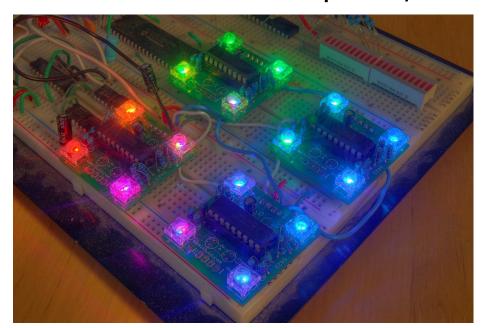
PWM assimétrico

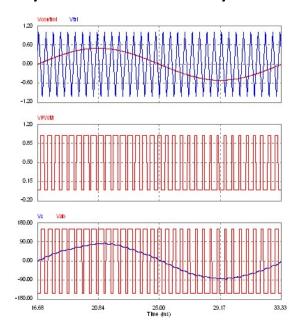


PWM simétrico

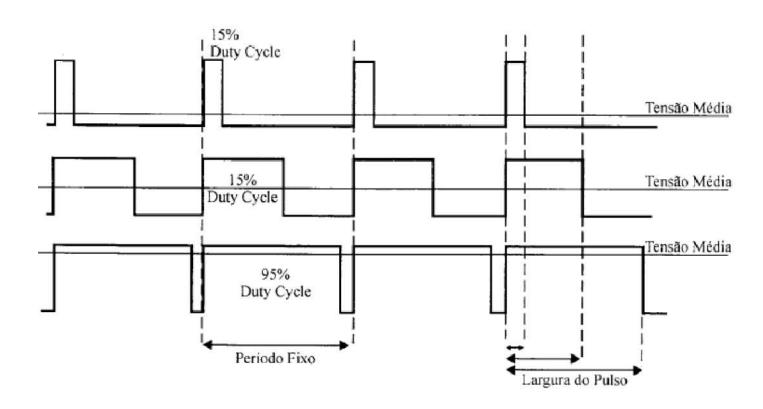


- Exemplos de aplicações:
 - Controle de intensidade (ex.: brilho de um LED)
 - Sintetização de sinais analógicos (ex.: um sinal senoidal)
 - Controle de máquinas, motores, conversores, etc...

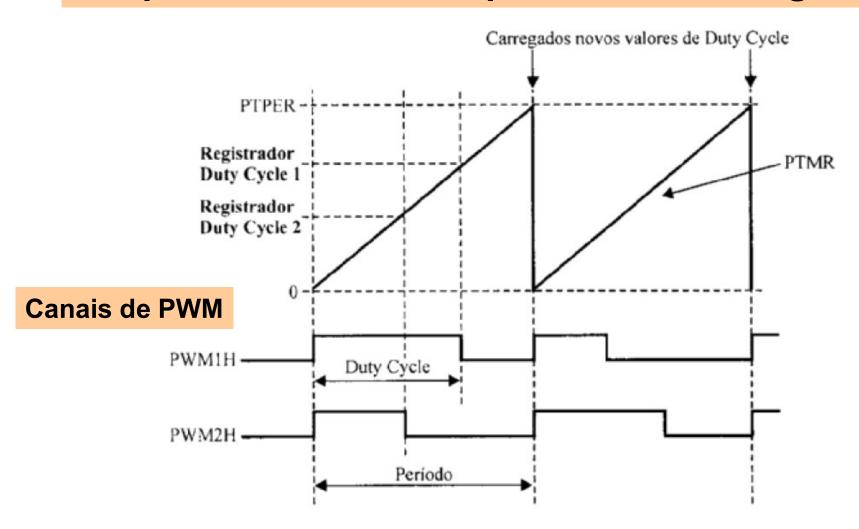




Princípio: Variação do valor médio de tensão



Frequência do PWM → período de contagem



!!! Exemplo referente a um microcontrolador AVR da Microchip/Atmelhttp://www.atmel.com/products/microcontrollers/avr/

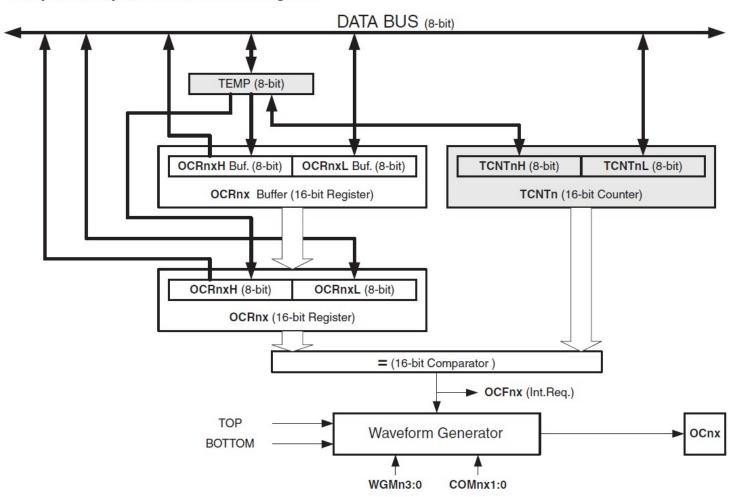
Canais de PWM

```
(PCINT14/RESET) PC6 ☐ 1
                                    28 PC5 (ADC5/SCL/PCINT13)
      (PCINT16/RXD) PD0 ☐ 2
                                    27 PC4 (ADC4/SDA/PCINT12)
      (PCINT17/TXD) PD1 ☐ 3
                                    26 PC3 (ADC3/PCINT11)
      (PCINT18/INT0) PD2 ☐ 4
                                    25 ☐ PC2 (ADC2/PCINT10)
 (PCINT19/OC2B/INT1) PD3 ☐ 5
                                    24 ☐ PC1 (ADC1/PCINT9)
    (PCINT20/XCK/T0) PD4 ☐ 6
                                    23 PC0 (ADC0/PCINT8)
                   VCC 7
                                    22 GND
                   GND ☐ 8
                                    21 AREF
                                   20 AVCC
(PCINT6/XTAL1/TOSC1) PB6 ☐ 9
(PCINT7/XTAL2/TOSC2) PB7 ☐ 10
                                    19 ☐ PB5 (SCK/PCINT5)
   (PCINT21/OC0B/T1) PD5 ☐ 11
                                    18 ☐ PB4 (MISO/PCINT4)
(PCINT22/OC0A/AIN0) PD6 ☐ 12
                                    17 PB3 (MOSI/OC2A/PCINT3)
      (PCINT23/AIN1) PD7 ☐ 13
                                    16 ☐ PB2 (SS/OC1B/PCINT2)
  (PCINTO/CLKO/ICP1) PB0 ☐ 14
                                    15 PB1 (OC1A/PCINT1)
```

Cada timer pode ter mais de um canal! No Atmega328P são 2 canais por timer (A e B). !!! Exemplo referente a um microcontrolador AVR da Microchip/Atmel-http://www.atmel.com/products/microcontrollers/avr/

Timer1 – 16 bits

Output Compare Unit, Block Diagram



Timer1 – 16 bits

```
C Code Example(1)

void TIM16_WriteTCNT1( unsigned int i )
{
    unsigned char sreg;
    unsigned int i;
    /* Save global interrupt flag */
    sreg = SREG;
    /* Disable interrupts */
    _CLI();
    /* Set TCNT1 to i */
    TCNT1 = i;
    /* Restore global interrupt flag */
    SREG = sreg;
}
```

Por operar com registradores de 16 bits usando uma CPU de 8 bits, a escrita e a leitura devem ser **atômicas**!

Para isto, desabilita-se interrupções temporariamente.

TCCR1A - Timer/Counter1 Control Register A

Bit	7	6	5	4	3	2	1	0	
(0x80)	COM1A1	COM1A0	COM1B1	COM1B0	-	, — , , , , , , , , , , , , , , , , , ,	WGM11	WGM10	TCCR1A
Read/Write	R/W	R/W	R/W	R/W	R	R	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

TCCR1B - Timer/Counter1 Control Register B

Bit	7	6	5	4	3	2	1	0	
(0x81)	ICNC1	ICES1	_	WGM13	WGM12	CS12	CS11	CS10	TCCR1B
Read/Write	R/W	R/W	R	R/W	R/W	R/W	R/W	R/W	-Ja
Initial Value	0	0	0	0	0	0	0	0	

PWM assimétrico – Fast PWM

Table 16-2. Compare Output Mode, Fast PWM⁽¹⁾

COM1A1/COM1B1	COM1A0/COM1B0	Description
0	0	Normal port operation, OC1A/OC1B disconnected.
0	1	WGM13:0 = 14 or 15: Toggle OC1A on Compare Match, OC1B disconnected (normal port operation). For all other WGM1 settings, normal port operation, OC1A/OC1B disconnected.
1	0	Clear OC1A/OC1B on Compare Match, set OC1A/OC1B at BOTTOM (non-inverting mode)
1	1	Set OC1A/OC1B on Compare Match, clear OC1A/OC1B at BOTTOM (inverting mode)

PWM simétrico – Phase Correct PWM

Table 16-3. Compare Output Mode, Phase Correct and Phase and Frequency Correct PWM⁽¹⁾

COM1A1/COM1B1	COM1A0/COM1B0	Description
0	0	Normal port operation, OC1A/OC1B disconnected.
0	1	WGM13:0 = 9 or 11: Toggle OC1A on Compare Match, OC1B disconnected (normal port operation). For all other WGM1 settings, normal port operation, OC1A/OC1B disconnected.
1	0	Clear OC1A/OC1B on Compare Match when up- counting. Set OC1A/OC1B on Compare Match when downcounting.
1	1	Set OC1A/OC1B on Compare Match when up- counting. Clear OC1A/OC1B on Compare Match when downcounting.

!!! Exemplo referente a um microcontrolador AVR da Microchip/Atmel-http://www.atmel.com/products/microcontrollers/avr/

Configuração de PWM

Table 16-4. Waveform Generation Mode Bit Description⁽¹⁾

Mode	WGM13	WGM12 (CTC1)	WGM11 (PWM11)	WGM10 (PWM10)	Timer/Counter Mode of Operation	ТОР	Update of OCR1x at	TOV1 Flag Set on
0	0	0	0	0	Normal	0xFFFF	Immediate	MAX
1	0	0	0	1	PWM, Phase Correct, 8-bit	0x00FF	TOP	воттом
2	0	0	1	0	PWM, Phase Correct, 9-bit	0x01FF	TOP	воттом
3	0	0	1	1	PWM, Phase Correct, 10-bit	0x03FF	TOP	воттом
4	0	1	0	0	стс	OCR1A	Immediate	MAX
5	0	1	0	1	Fast PWM, 8-bit	0x00FF	воттом	TOP
6	0	1	1	0	Fast PWM, 9-bit	0x01FF	воттом	TOP
7	0	1	1	1	Fast PWM, 10-bit	0x03FF	воттом	ТОР
8	1	0	0	0	PWM, Phase and Frequency Correct	ICR1	воттом	воттом
9	1	0	0	1	PWM, Phase and Frequency Correct	OCR1A	воттом	воттом
10	1	0	1	0	PWM, Phase Correct	ICR1	TOP	воттом
11	1	0	1	1	PWM, Phase Correct	OCR1A	TOP	воттом
12	1	1	0	0	стс	ICR1	Immediate	MAX
13	1	1	0	1	(Reserved)	-	1 - 1	_
14	1	1	1	0	Fast PWM	ICR1	воттом	TOP
15	1	1	1	1	Fast PWM	OCR1A	воттом	TOP

Figure 16-7. Fast PWM Mode, Timing Diagram

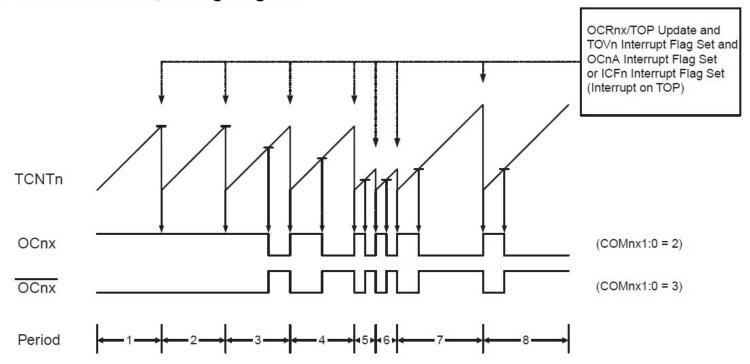
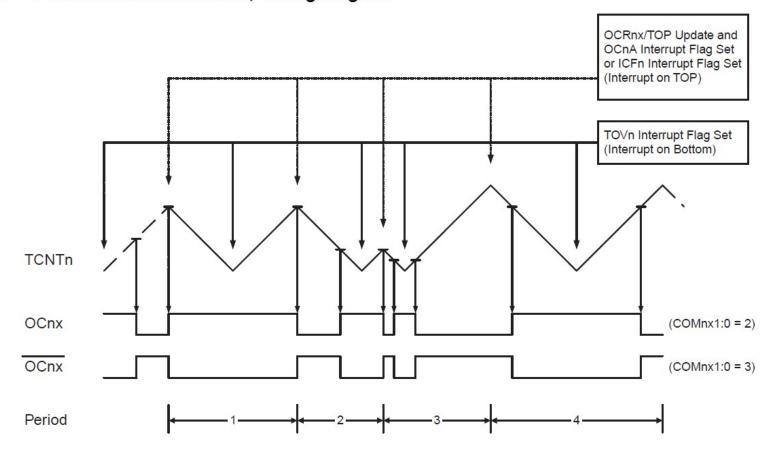


Figure 16-8. Phase Correct PWM Mode, Timing Diagram



Registradores de PWM

- Registradores do temporizador 1:
 - Controle: TCCR1A e TCCR1B
 - Contador: TCNT1H eTCNT1L
- Comparadores:
 - Canal A: OCR1AH e OCR1AL
 - Canal B: OCR1BH e OCR1BL

Exemplo PWM assimétrico (fast PWM)

 Exemplo PWM simétrico (phase correct PWM)

Bibliografia e sugestões de leitura

 ATMEL 8-BIT MICROCONTROLLER WITH 4/8/16/32KBYTES IN-SYSTEM PROGRAMMABLE FLASH DATASHEET