



POWER4 – Um Exemplo de Arquitetura de Processador

SCE 200 – Arquiteturas de
Computadores Avançadas

Regina Helena Carlucci Santana
2o. Sem. 2005

Temas

- **G1 - Visão Geral do Processador POWER4 e Previsão de Desvios**
- **G2 - Pipeline do POWER4**
- **G3 - Hierarquia de Memória – Organização e Cachê nível L1 e L2**
- **G4 - Hierarquia de Memória – Cachê nível L3 e Subsistema de Memória**
- **G5 - Utilizando o POWER4 como SMP**