Geração de Código para LALG

Ambiente de execução para LALG Máquina hipotética Repertório de instruções

Prof. Thiago A. S. Pardo

Geração de código para LALG

- Código-alvo será um código de montagem
 - □ Portanto, requer interpretação posterior

Geração de código para LALG

- Técnica para geração de código
 - Ad hoc: geração de código atrelada aos procedimentos sintáticos
 - Geração <u>diretamente dos procedimentos sintáticos</u> ou...
 - via chamada a <u>procedimentos/funções de geração</u> com argumentos específicos
 - Tabela de símbolos dará o suporte necessário para a geração

Geração de código para LALG

- Máquina hipotética e seu ambiente de execução
 - MaqHipo, com ambiente baseado em pilhas simplificado
 - Basicamente, <u>área de código</u> e de <u>dados</u>
 - Área de código: simulada em um vetor nomeado C
 - □ Área de dados: simulada em um vetor nomeado D
 - Ponteiros/registradores
 - Contador de programa i
 - Topo da pilha s

Geração de código para LALG

- Área de código C
 - A geração consiste no preenchimento deste vetor conforme o programa for sendo compilado
 - Posição atual marcada por C[i]
 - Ao final, o vetor C é gravado em um arquivo de saída
 - As instruções <u>não podem</u> ir direto para o arquivo conforme forem sendo geradas
 - Ainda poderão ser modificadas
 - O processo pode parar por algum motivo e o tempo de escrita em arquivo seria perdido

5

Geração de código para LALG

- Área de código C
 - <u>Cada posição</u> do vetor contém <u>uma instrução</u> na linguagem de montagem
 - Tabela de símbolos acrescida de 2 campos para suporte à geração
 - Endereço relativo de identificadores na pilha
 - Endereço da <u>primeira instrução de procedimentos</u>
 - Esse vetor será interpretado posteriormente

Geração de código para LALG

- Área de dados D
 - Vetor que se comporta como uma pilha
 - Topo marcado por D[s]
 - Só existirá realmente durante a execução
 - As <u>instruções</u> funcionarão sobre seu <u>topo</u> e, muitas vezes, sobre a <u>posição imediatamente</u> <u>abaixo do topo</u> (no caso de uma operação binária)

7

Geração de código para LALG

- Uma vez gerado código no vetor C, a execução é simples (via um interpretador)
 - As <u>instruções indicadas pelo registrador i são executadas</u> até que seja encontrada a instrução de parada ou ocorra algum erro
 - Conforme as instruções são executadas, a pilha é manipulada
 - A <u>execução de cada instrução aumenta de 1 o valor de i,</u> exceto as instruções que envolvem desvios
 - Como só há os tipos inteiro e real na LALG, a pilha D pode ser um vetor de reais

Geração de código para LALG Interpretador Dados de entrada Código de Interpretador Programa montagem Compilador (com vetor D + em LALG (vetor C) registradores) Dados de Tabela de saída símbolos

Repertório de instruções

- Grupos de instruções que funcionam para LALG, mas que funcionariam também para o básico de outras linguagens, como <u>Pascal</u> e <u>C</u>
 - Avaliação de expressões
 - Atribuição
 - Comandos condicionais e iterativos
 - Entrada e saída
 - Alocação de memória
 - Inicialização e finalização de programa
 - Procedimentos
- Junto com cada instrução
 - interpretação durante a execução em cor verde
 - ações durante compilação em cor vermelha

CRCT k

{carrega constante k na pilha D}

s := s + 1

D[s]:=k

CRVL n

{carrega valor de endereço n na pilha D}

s:=s+1

D[s]:=D[n]

11

Instruções para avaliação de expressões

SOMA

{soma topo da pilha com seu antecessor, desempilha-os e empilha resultado}

D[s-1]:=D[s-1]+D[s]

s:=s-1

SUBT

{subtrai o elemento do topo do antecessor, desempilha-os e empilha o resultado}

D[s-1]:=D[s-1]-D[s];

s := s-1

MULT

{multiplica elemento do topo pelo antecessor, desempilha-os e empilha resultado}

```
D[s-1]:=D[s-1]*D[s]
s:=s-1
```

DIVI

{divide elemento do antecessor pelo do topo, desempilha-os e empilha resultado }

```
D[s-1]:=D[s-1] div D[s]
s:=s-1
```

13

Instruções para avaliação de expressões

INVE

```
{inverte sinal do topo}
D[s]:= - D[s]
```

CONJ

```
{conjunção de valores lógicos: F=0 e V=1} se D[s-1]=1 e D[s]=1 então D[s-1]:=1 senão D[s-1]:=0 s:=s-1
```

DISJ

```
{disjunção de valores lógicos}
se D[s-1]=1 ou D[s]=1 então D[s-1]:=1
senão D[s-1]:=0
s:=s-1
```

NEGA

```
{negação lógica}
D[s]:=1-D[s]
```

15

Instruções para avaliação de expressões

CPME

```
{comparação de menor}
se D[s-1]<D[s] então D[s-1]:=1
senão D[s-1]:=0
s:=s-1
```

CPMA

```
{comparação de maior}
se D[s-1]>D[s] então D[s-1]:=1
senão D[s-1]:=0
s:=s-1
```

CPIG

```
{comparação de igualdade}
se D[s-1]=D[s] então D[s-1]:=1
senão D[s-1]:=0
s:=s-1
```

CDES

```
{comparação de desigualdade}
se D[s-1]<>D[s] então D[s-1]:=1
senão D[s-1]:=0
s:=s-1
```

17

Instruções para avaliação de expressões

CPMI

```
{comparação <= }
se D[s-1]<=D[s] então D[s-1]:=1
senão D[s-1]:=0
s:=s-1
```

CMAI

```
{comparação >= }
se D[s-1]>=D[s] então D[s-1]:=1
senão D[s-1]:=0
s:=s-1
```

- Exemplo
 - □ 1 a + b
 - CRCT 1
 - CRVL a*
 - SUBT
 - CRVL b*
 - SOMA

19

Instrução de atribuição

ARMZ n

{armazena o topo da pilha no endereço n de D} D[n]:=D[s]

s:=s-1

^{*} endereços na pilha D obtidos da tabela de símbolos

Instrução de atribuição

Exemplo

```
a := a + 1
```

- CRVL a*
- CRCT 1
- SOMA
- ARMZ a*

21

Instruções para comandos condicionais e iterativos

DSVI p

{desvio incondicional para a instrução de endereço p} i:=p

DSVF p

{desvie para a instrução de endereço p caso a condição resultante seja falsa}

???

- DSVI p
 {desvio incondicional para a instrução de endereço p}
- DSVF p

{desvie para a instrução de endereço p caso a condição resultante seja falsa}

```
se D[s]=0 então i:=p
senão i:=i+1
s:=s-1
```

23

Instruções para comandos condicionais e iterativos

- Sequência de instruções
 - □ If E then C1 else C2

Sequência de instruções?

- Sequência de instruções
 - □ If E then C1 else C2

... } E DSVF k1 ... } C1 DSVI k2 k1 ... } C2 k2 ... No lugar de k1 e k2 devem aparecer índices reais de C

k1 é determinado quando se encontra o else, e k2 quando termina o comando if

> →necessidade de se voltar no vetor C para substituir k1 e k2 por índices reais

> > 25

Instruções para comandos condicionais e iterativos

- Sequência de instruções
 - If E then C

... } E DSVF k1 ... } C k1 ...

- Sequência de instruções
 - While E do C

```
k1 ... } E
DSVF k2
... } C
DSVI k1
k2 ...
```

27

Instruções para comandos condicionais e iterativos

- Sequência de instruções
 - □ Repeat C until E

???

- Sequência de instruções
 - □ Repeat C until E

```
k1 ... } C
E
DSVF k1
```

29

Instruções para entrada e saída

LEIT

```
{lê um dado do arquivo de entrada}
s:=s+1
D[s]:=próximo valor da entrada
```

IMPR

```
{imprime valor inteiro no arquivo de saída}
Imprime D[s]
```

s:=s-1

Instruções para entrada e saída

- Exemplo
 - □ Read a, b
 - LEIT
 - ARMZ a*
 - LEIT
 - ARMZ b*

31

Instruções para entrada e saída

- Exemplo
 - □ Write x, x*y
 - CRVL x*
 - IMPR
 - CRVL x*
 - CRVL y*
 - MULT
 - IMPR

Instrução de alocação de memória

ALME m

{reserva m posições na pilha D, sendo que m depende do tipo da variável}

o valor de s é armazenado no campo de endereço relativo da variável correspondente na tabela de símbolos (em tempo de compilação)

s:=s+m

- Na LALG, por simplicidade, todos os tipos ocuparão uma única posição
 - \rightarrow m=1

33

Instrução de alocação de memória

Exemplo



 Tabela de símbolos

 Cadeia x
 Token id
 ...
 End. relativo 0

 y
 id
 1

Instruções para inicialização e finalização de programas

INPP

{inicia programa - será sempre a 1ª instrução} s:= -1

PARA

{termina a execução do programa}

35

Exemplo completo PROGRAM EXE1; INPP DO ALME 1 VAR n,k: integer; begin ALME 1 CRVL 2 ALME 1 CRVL 3 VAR f1,f2,f3: real; ALME 1 SOMA ALME 1 ARMZ 4 BEGIN CRVL 3 READ(n); ARMZ 2 CRVL 4 CRCT 0 ARMZ 3 ARMZ 2 CRVL 1 CRCT 1 ARMZ 3 SOMA CRCT 1 ARMZ 1 k = 1: end; ARMZ 1 ${\tt DSVI}\, l_1$ WHILE 12 CRVL 0 1₁ CRVL 1 WRITE (n, f₁); CRVL 0 - TMPR CRVL 2 CPMI IMPR. $\texttt{DSVF} \ 1_2$ END. PARA

No lugar dos rótulos simbólicos I1 e I2 devem aparecer endereços reais que serão calculados após sua geração, tendo-se que voltar no vetor C

Exercício

 Gere código para o programa abaixo e interprete o código gerado

```
program exemplo1;
var a, b: integer;
begin
read(a,b);
write(a,b);
end.
```

37

Exercício

 Gere código para o programa ao lado e interprete o código gerado

```
program exemplo2;
var a, b: integer;
var c: real;
begin
read(a,b);
c:=5;
while a<b do
begin
a:=a+1;
c:=c*a;
end;
write(c);
end.
```