## Project Vesper of 12 Be and a...

MS 에게 속았어요 >.<

노용환 (a.k.a. somma) fixbrain@gmail.com

Code F Engn

### # 저는...



-) 말(~: by samma

윈도우 쪼물딱거리기 (http://somma.egloos.com)





네이버 책

다른 사이트를 보시려면 여기를 누르세요.



32세 32명 만들기 | | | | 미리보기

노용환 저 | 국일증권경제연구소 | 2004.02.25

\*\*\* 7.55 | HIELECT # [147]

소개 전세금 2천8백만원으로 시작하여 30대 중반에 노후준비를 끝만 제자의 노하우가 담겨있다. 제자는 '물고 기 잡는 법은 이부에게 배우고 부동산 투자법은 전자...

연천도서 출시(돈 앞에 당당한 경제자유인 프로...)

#### https://github.com/somma/vesper



바닥 칠 때 거지 먹는 재테크 (韓미리부기

노용환 제 국일출판사 2004,07,25

★★★★ 8.0 | L1티즌리뷰[6건] | 도서구에 42,000원 → 9,480원(-21%)

소개 28세에 진제공 2,800만 원으로 결혼해서 1년 만에 내 집 대령에 성공한 재태크 컨설턴트 노용환의 재태크 전문 서적, 새로운 시각과 분석을 보여주고, 재태크 정보를...

연판도서 홍세(본 앞에 당당한 경제자유인 프로...)



나는 편도 투자로 5,000만원 벌였다 (새로 용까 같이맣까 편도 두자 테크닉)

노용환 저 | 국일대디어(국일출판사) | 2005.12.19

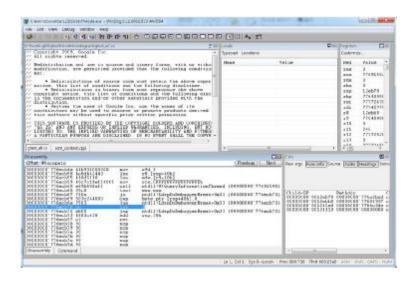
★★★1 = 7.0 | 너티즐러뷰[[건] | 도서구매 40.000원 → 7.500원(-25%)

소기 (32세, 32행 만들기), (바닥칠 때 가져먹는 제태크)로 유명한 '노용환(드래곤)' 컨설턴트의 '전도 투자기 '다. 저자는 '펀드를 아는 것'과 '펀드에 투자해서 돈을 버는 것'은 별개라고 말한다. 이 럭에는 노 소장이 겪은 다중다양한 경험과 존자 때달은 노하우들이 오릇이 높아 있다.



#### **VMCraft**

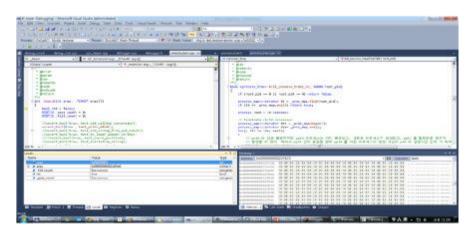
```
| The content of the
```



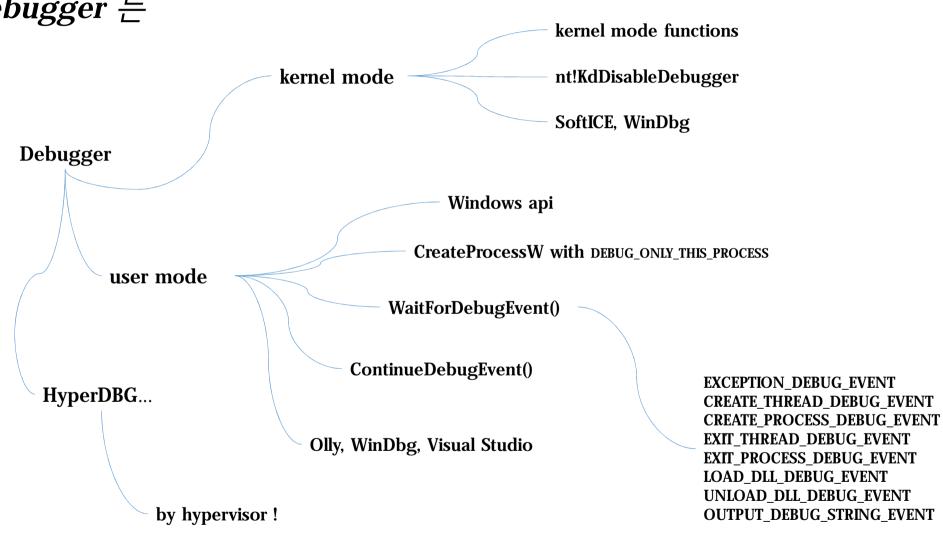
## Debugger를 만들면서 겪었던 일을 이야기 하고자 합니다.

+ windows kernel 분석 방법도... + Vesper project 얘기 쬐~끔...





## Debugger <u></u> ⊢



Vesper 는 branch tracing 에 특화된 Debugger ▮만들고자 하요...

네, 이미 많이 있습니다. process stalker 도 있고, olly 에서도 다 될 껄요?

그냥 하는...

#### Windows 살펴보기 - CONTEXT structure

```
context.Eflags |= TRAP_FLAG; // set single step
typedef struct DECLSPEC ALIGN(16) CONTEXT {
                                                                SetThreadContext(current_thread, &context);
   WORD
         SegCs;
   DWORD EFlags;
   DWORD64 Dr6;
   DWORD64 Dr7;
   DWORD64 DebugControl;
   DWORD64 LastBranchToRip;
   DWORD64 LastBranchFromRip;
   DWORD64 LastExceptionToRip;
   DWORD64 LastExceptionFromRip;
 CONTEXT, *PCONTEXT;
                                                                  어떻게 쓰는
                                                                     거지?
```

GetThreadContext(current\_thread, &context);

#### Windows 살펴보기 - SetThreadContext

```
1: kd> uf /c /D nt!NtSetContextThread
nt!NtSetContextThread (fffff800`02f2d760)
 nt!NtSetContextThread+0x43 (fffff800`02f2d7a3):
  call to nt!ObReferenceObjectByHandle (fffff800`02fb19a0)
 nt!NtSetContextThread+0x63 (fffff800`02f2d7c3):
  call to nt!PsSetContextThread (fffff800`02f2d740)
 nt!NtSetContextThread+0x74 (fffff800`02f2d7d4):
  call to nt!ObfDereferenceObject (fffff800`02ce1d80)
1: kd> uf /c /D 0xfffff800`02f2d740
nt!PsSetContextThread (fffff800`02f2d740)
 nt!PsSetContextThread+0xc (fffff800`02f2d74c):
  call to nt!PspSetContextThreadInternal (fffff800`02fca4b4)
1: kd> uf /c /D 0xfffff800`02fca4b4
nt!PspSetContextThreadInternal (fffff800`02fca4b4)
  ... 생략 ...
  call to nt!KeInsertQueueApc (fffff800`02cb9624)
  ... 생략 ...
```

## Windows (좀 더 깊이) 살펴보기 - KiDebugtrapOrFault

```
* INIT:0000000140555120 KiInterruptInitTable dq 0
  INIT:0000000140555128 off 140555128 dq offset KiDivideErrorFault
  INIT:0000000140555128
                                                               : DATA XREF: KiInitializeBootStructures+119 to
 INIT:0000000140555138
                                       dq offset KiDebugTrapOrFault
                                                                         void hand ray KiDebugTrapOrFault()
 INIT:0000000140555148
                                       dg offset KiNmiInterruptStart
 INIT:0000000140555150
 INIT:0000000140555158
                                       dq offset KiBreakpointTrap
  INIT:0000000140555160
                                           .. . ... .. . . .
                                                                                  if (2 != gs:[4d4a])
                                                                                                                 break;
                                                                                  1f (0 == (dr7 && 0x200))
                                               Hand-Ray
                                                                                  1f (0 == (dr7 && 0x100))
                                                                                  if (0 == ntoskrnl KiLastBranchTOMSR) break;
 text:0000000140072827
                                                                                  local KiLastBranchTOMSR value = read msr(ntoskrn1 KiLastBranchTOMSR);
 text:0000000140072830
                                               loc 140072BC7
                                       jz.
 text:0000000140072B36
                                       test
                                               [rbp+0E8h+arg 0], 1
                                                                                  local KiLstBranchFromBaseMSR value = read msr(ntoskrnl KiLstBranchFromBaseMSR);
                                               short loc 14007288E
 text:000000014007283D
                                       inz
 text:0000000140072B3F
                                               rax, dr7
                                       mov
                                                                                  생략
                                               ax, 200h
 text:0000000140072842
                                       test
 text:0000000140072846
                                       jz
                                               short loc 140072BC7
 text:0000000140072848
                                       test
                                               ax, 100h
                                                                             } while(false);
 .text:0000000140072B4C
                                       jz.
                                               short loc 140072BC7
 text:0000000140072B4E
                                       mov
                                               r8d, cs:KiLastBranchTOSMSR
 .text:0000000140072855
                                       or
                                               r8d, r8d
 .text:0000000140072858
                                       jz
                                               short loc 140072862
                                               ecx, r8d
 .text:000000014007285A
                                       mov
 text:000000014007285D
                                       rdmsr
 .text:000000014007285F
                                       mov
                                               r8d, eax
 text:0000000140072862
                                                               : CODE XREF: KiDebugTrapOrFault+1181j
 .text:0000000140072862 loc 140072862:
 text:0000000140072862
                                               ecx, cs:KiLastBranchFromBaseMSR
                                       mov
 .text:0000000140072868
                                       add
                                               ecx, r8d
 text:0000000140072B6B
                                       rdmsr
```

## Windows (조금 더~더 깊이) 살펴보기 - KiSaveDebugRegisterState

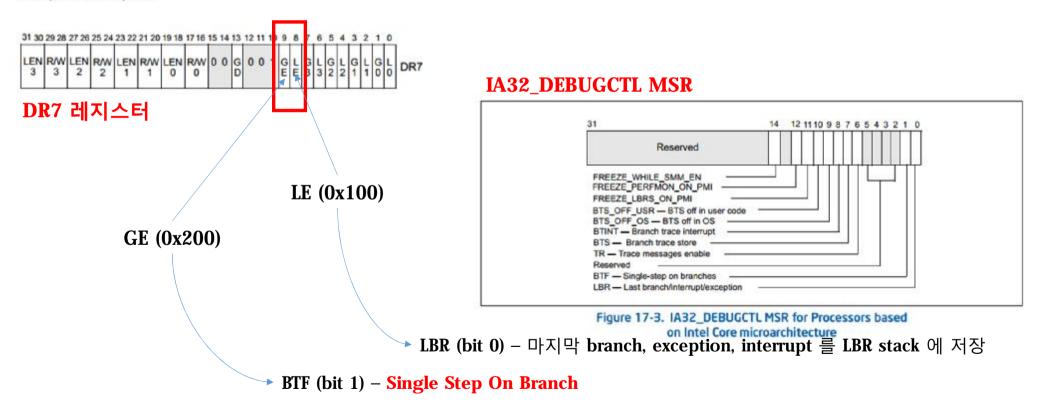
```
1: kd> uf nt!KiSaveDebugRegisterState
nt!KiSaveDebugRegisterState:
...
nt!KiSaveDebugRegisterState+0xcf:
fffff800'02cd913f 498b81e0010000 mov
                                           rax, gword ptr [r9+1E0h]
fffff800'02cd9146 498b91e8010000 mov
                                           rdx, gword ptr [r9+1E8h]
fffff800'02cd914d 0f23c0
                                           dro, rax
ffffff800'02cd9150 0f23ca
                                           dr1, rdx
fffff800'02cd9153 498b81f0010000 mov
                                           rax, gword ptr [r9+1F0h]
                                           rdx, gword ptr [r9+1F8h]
fffff800'02cd915a 498b91f8010000 mov
ffffff800'02cd9161 0f23d0
                                           dr2, rax
ffffff800' 02cd9164 0f23da
                                           dr3, rdx
fffff800' 02cd9167 498b9108020000 mov
                                           rdx, gword ptr [r9+208h]
fffff800'02cd916e 33c0
                                   xor
                                           eax, eax
ffffff800'02cd9170 0f23f0
                                           dr6.rax
                                   mov
fffff800'02cd9173 0f23fa
                                           dr7, rdx
                                   mov
fffff800 02cd9176 65f604254a4d000002 test byte ptr gs:[4D4Ah],2
fffff800'02cd9181 66f7c20002
                                           dx, 200h
                                   test
fffff800'02cd9188 83c802
                                           eax, 2
fffff800'02cd918b 66f7c20001
                                           dx,100h
fffff800'02cd9192 83c801
                                           eax,1
nt!KiSaveDebugRegisterState+0x129:
ffffff800' 02cd9199 448bc0
                                           r8d, eax
                                   mov
fffff800'02cd919c b9d9010000
                                           ecx, 109h
                                   mov
ffffff800'02cd91a1 0f32
                                   rdmsr
ffffff800'02cd91a3 83e0fc
                                           eax, OFFFFFFFCh
                                   and
fffff800'02cd91a6 410bc0
                                           eax, r8d
fffff800'02cd91a9 0f30
```



```
dr0 = some struct.dr0;
dr1 = some struct.dr1;
dr6 = some struct.dr6;
dr7 = some struct.dr7;
  (gs:[4d4a] -- 2)
    uint32 t msr value new = 0;
    1f (dr7 & 0x200)
       msr value new |= 2;
      (DR7 & 0x100)
       msr value new |= 1;
   msr value = read msr(0x01d9);
   // 최 하위 두 비트 클리어
   msr_value &= 0xFFFFFFFC;
   msr value |= msr value new;
   write msr(0x01d9, msr value);
```

#### 정리 - DR7 과 IA32\_DEBUGCTL MSR 간의 관계

**LE and GE (local and global exact breakpoint enable) flags (bits 8, 9)** — This feature is not supported in the P6 family processors, later IA-32 processors, and Intel 64 processors. When set, these flags cause the processor to detect the exact instruction that caused a data breakpoint condition. For backward and forward compatibility with other Intel processors, we recommend that the LE and GE flags be set to 1 if exact breakpoints are required.



#### 그렇다면...

#### #1 enable IA32\_DEBUGCTL MSR.BTF

```
bool write IA32 DEBUGCTL msr( In DWORD msr value)
   if (true != set_privilege(SE_DEBUG_NAME, true))
       _tprintf(_T("set_privilege() failed \n"));
       return false;
   HMODULE nt = GetModuleHandleW(L"ntdl1.dl1");
   fnNtSystemDebugControl func = (fnNtSystemDebugControl)
                                   GetProcAddress(
                                       nt,
                                       "NtSystemDebugControl"
   //> write msr
   ULONG ReturnLength = 0;
   msr.Data |= MSR_IA32_DEBUGCTL_BTF;
   NTSTATUS status = func(
                         SysDbgWriteMsr,
                         &msr,
                         sizeof(msr),
                         &msr,
                         sizeof(msr),
                         &ReturnLength
                         );
```

#### #2 DR7.GE = 1 & ELFAGS.TF = 1

```
bool set 1br enable()
    #define TF BIT
                                0x100
    #define DR7 TRACE BRANCH
                                0x200
   #define DR7 LAST BRANCH
                                0x100
    CONTEXT context = {0};
    context.ContextFlags = CONTEXT_ALL;
    if (TRUE != GetThreadContext(GetCurrentThread(), &context))
       return false;
    context.EFlags |= TF BIT;
    context.Dr7
                    |= (DR7 TRACE BRANCH);
    if (TRUE != SetThreadContext(GetCurrentThread(), &context))
        return false;
    return true;
```



### 다시 보기 - KiDebugtrapOrFault

```
text:0000000140072827
                                             loc 140072BC7
text:0000000140072830
                                     jz
text:0000000140072B36
                                     test
                                           void hand_ray_KiDebugTrapOrFault()
text:000000014007283D
                                     jnz
.text:0000000140072B3F
                                     mov
text:0000000140072842
                                     test
text:0000000140072846
                                     1z
text:0000000140072848
                                     test
.text:000000014007284C
                                     jz
                                                   if (2 != gs:[4d4a])
text:0000000140072B4E
                                     mov
                                                   1f (0 == (dr7 && 0x200)) break;
text:0000000140072855
                                     or
                                     iz
                                                   if (0 == (dr7 && 0x100))
text:0000000140072858
.text:000000014007285A
                                     mov
.text:000000014007285D
                                     rdmsr
                                                   if (0 == ntoskrnl KiLastBranchTOMSR) break;
.text:0000000140072B5F
                                     mov
                                                   local KiLastBranchTOMSR value = read msr(ntoskrnl KiLastBranchTOMSR);
text:0000000140072862
.text:0000000140072862 loc 140072862:
.text:0000000140072862
                                                   local_KiLstBranchFromBaseMSR_value = read_msr(ntoskrnl_KiLstBranchFromBaseMSR);
                                     mov
.text:0000000140072868
                                     add
.text:0000000140072868
                                     rdmsr
                                                   생략
                                              } while(false);
```

GS:[4D4A] 의 값이 2가 아니면 BTF, LBR 기능이 동작하지 않습니다. 저게 대체 뭘까요?

#### GS:[4D4A] 가 뭐길래...

```
1: kd> r gs
gs=002b
1: kd> rdmsr 0xc0000101 ; IA32_GS_BASE msr 에 GS 의 주소가 있습니다.
msr[c0000101] = ffffff880`009ea000 + 0x4d4a L1
fffff880`009eed4a 19 .

1: kd> db gs:[4d4a] L1 ; 간단히 이렇게 해도 됩니다.
002b:00000000`00004d4a 19
```

0x19 != 2 이므로안 되는 것이 맞는 것 같긴 하지만,CPU 에서 LBR, BTF 를 지원하는데...?

분석 전략 - GS:[4d4a]

# reboot system

# set memory break point at GS:[4D4A]

사실은...

**bp** 를 설치한 채로 부팅을 계속하면 **BSOD** 가 발생...

```
: 시스템 부팅 후 initial brakpoint 시점
; gs 세그먼트의 베이스 주소를 알아냅니다.
kd> rdmsr 0xc0000101
msr[c0000101] = fffff800 02e0cd00
; 현재 0x19 가 들어있습니다.
kd> db ffffff800'02e0cd00 + 4d4a L1
ffffff800 02e11a4a 19
; gs:[4d4a] 에 1바이트 쓰기 브레이크 포인트를 걸어줍니다.
kd> ba w1 ffffff800`02e0cd00 + 4d4a
kd> bl
0 e fffff800 02e11a4a w 1 0001 (0001) nt!KiInitialPCR+0x4d4a
; 브레이크 포인트를 사용할 일도 없습니다.
; gs:[0] 은 nt!KiInitialPCR 의 포인터입니다.
; 참고로 x86 에서는 FS:[0] 가 nt!KiInitialPCR 포인터였습니다.
kd> ln ffffff800~02e0cd00 + 4d4a
Browse module
Clear breakpoint 0
(fffff800`02e0cd00)
                   nt!KiInitialPCR+0x4d4a
                                            (fffff800°02e15b40)
                                                               nt!KiCacheFlushTimeStamp
```

## GS:[4D4A] 좀 더 자세히...

```
1: kd> dt _KPCR
ntdll!_KPCR
+0x000 NtTib : _NT_TIB
...
+0x180 Prcb : _KPRCB
```



```
0: kd> dt KPRCB (fffff800`02dfad00 + 0x180)
ntdll! KPRCB
  +0x000 MxCsr
                         : 0x1f80
                         : 6 ''
   +0x5f0 CpuType
  +0x5f1 CpuID
  +0x5f2 CpuStep
                         : 0x3a09
                         : 0x9 ''
  +0x5f2 CpuStepping
                         : 0x3a ':'
  +0x5f3 CpuModel
                          : [13] "GenuineIntel" ; 뭔가 제대로 들어있습니다.
  +0x4bb8 VendorString
                                                 : 얘가 범인입니다.
  +0x4bc8 FeatureBits
                          : 0x21193ffe
  +0x4c80 RequestMailbox : [1] _REQUEST_MAILBOX
```

```
1: kd> dt KPRCB
ntdll! KPRCB
  +0x000 MxCsr
                          : Uint4B
  +0x5f0 CpuType
                          : Char
  +0x5f1 CpuID
                          : Char
  +0x5f2 CpuStep
                          : Uint2B
  +0x5f2 CpuStepping
                          : UChar
  +0x5f3 CpuModel
                          : UChan
  +0x5f4 MHz
                          : Uint4B
  +0x4bb8 VendorString
                           : [13] UChar
  +0x4bc5 PrcbPad10
                           : [3] UChar
  +0x4bc8 FeatureBits
                           : Uint4B
                                                  ; !! 여기입니다 !!
  +0x4bd0 UpdateSignature : LARGE INTEGER
  +0x4c80 RequestMailbox : [1] REQUEST MAILBOX
```

```
0: kd> db (fffff800^02dfed20 + 0x180 + 0x4bc8) L4
fffff800^02dffe48 fe 3 19 21 .?.!
```

#### 실제 주소로 매핑 해보니...

- 4바이트 변수의 3번째 바이트
- 비트 필드 스트럭처 일것이다!
- 각 비트가 CPU 의 특정 기능을 나타낼 것으로 예상...
- 대체 어떤 기능일까?

#### 이걸... 계속 해야 하나?...

#### \_KPCR.Prcb.FeatureBits ...

#### 분석 전략

# KiInitialPCR 포인터이므로 KiInitialXXXX 류의 함수들이 접근할 것 # KiInitialXXX 함수들 몽땅 읽어보면 되겠습니다:-)

```
0: kd> x nt!KiInitial*
...

fffff800`02fff9d0 nt!KiInitializeProcessorState = <no type information>
...

fffff800`02ec29f0 nt!KiInitializeProcessorState = <no type information>
fffff800`02ecefd0 nt!KiInitializeBootStructures = <no type information>
...

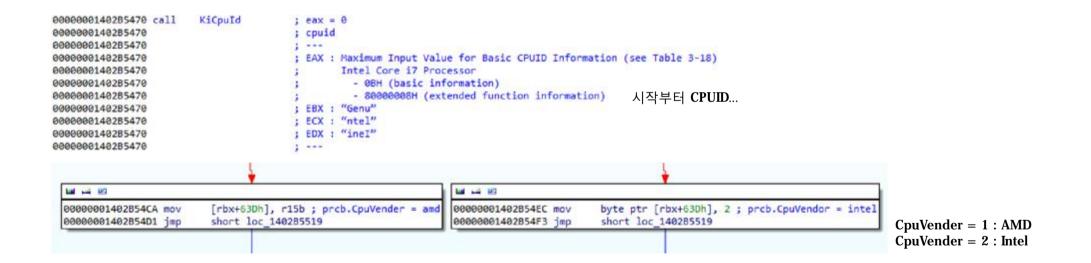
fffff800`02dfad00 nt!KiInitialPCR = <no type information> << 얘는 확실히 아님
...
```

#### nt!KiSetFeatureBits ...

이걸...계속 해야 하나?...그만할까...

#### 분석 전략

- # 왕도는 없다. 집중해서 보는 것 말고는...
- # cpuid 명령어를 많이 호출할 것이고, cpu vender, cpu type, cpu family 등의 값을 이용해 특정 기능 사용 여부 등을 저장하는 기능일 것이다.



#### nt!KiSetFeatureBits ...

이걸...계속 해야 하나?...그만할까...그만하고 싶다...

```
0: kd> dt _KPRCB (fffff800`02dfad00 + 0x180)
ntdll!_KPRCB
...
+0x5f0 CpuType : 6 ''
...
+0x5f3 CpuModel : 0x3a ':'
```

IvyBridge, Core i7 - BTF, LBR 지원합니다!!!

intel cpu type & model <a href="http://goo.gl/l8nrnW">http://goo.gl/l8nrnW</a>

#### 그래서...결론은...

## MS 가 구현해 둔 LBR/BTF 는 쓸 수 없습니다.

AMD CPU 도 아니고, 제 CPU 는 최신이거든요.

의도된 버그일까요? 아님 그냥 사소한 실수일까요? windows 8.1 도 동일하던데...

좋다가 말았습니다.

결국 Driver 를 구현해야 겠군요...

아... 귀찮아...인증서도 없는데...

```
NTSTATUS enable btf()
                                                                               NTSTATUS disable_btf()
       MSR msr = {0}:
       NTSTATUS status = read_msr(MSR_IA32_DEBUGCTL, &msr);
                                                                                       MSR msr = {0};
       if (TRUE!=NT_SUCCESS(status))
                                                                                       NTSTATUS status = read_msr(MSR_IA32_DEBUGCTL, &msr);
                                                                                       if (TRUE!=NT_SUCCESS(status))
               log_err "read_msr(MSR_IA32_DEBUGCTL), status = 0x%08x", status
               return status;
                                                                                               log_err "read_msr(MSR_IA32_DEBUGCTL), status = 0x%08x", status log_end
                                                                                               return status;
       if (MSR_IA32_DEBUGCTL_BTF != (msr.low & MSR_IA32_DEBUGCTL_BTF))
                                                                                       if (MSR_IA32_DEBUGCTL_BTF == (msr.low & MSR_IA32_DEBUGCTL_BTF))
               msr.low |= MSR_IA32_DEBUGCTL_BTF;
               status = write_msr(MSR_IA32_DEBUGCTL, &msr);
                                                                                               msr.low &= ~MSR_IA32_DEBUGCTL_BTF;
               if (TRUE I= NT_SUCCESS(status))
                                                                                               status = write msr(MSR IA32 DEBUGCTL, &msr);
                                                                                               if (TRUE != NT_SUCCESS(status))
                       log_err "write_msr(IA32_DEBUGCTL_BTF), status = 0x%08x*
                       return status;
                                                                                                       log_err "write_msr(IA32_DEBUGCTL_BTF), status = 0x%08x", status log_end
                                                                                                       return status;
#ifdef DBG
               //read_msr(MSR_IA32_DEBUGCTL, &msr);
                                                                               #ifdef DBG
               //Log_info "set msr Low = 0x%08x, high = 0x%08x", msr.low, msr.
                                                                                               read msr(MSR IA32 DEBUGCTL, &msr);
#endif
                                                                                               log_info "set msr low = 0x%08x, high = 0x%08x", msr.low, msr.high log_end
                                                                               #endif
       return STATUS_SUCCESS;
                                                                                       return STATUS_SUCCESS;
```

https://github.com/somma/vesper/blob/master/vesper\_support/vesper\_support.cpp

흠... 얻어걸렸네!?

#### **VMEvasion**

```
void check vm by msr()
   set privilege(SE DEBUG NAME, true);
   HMODULE nt = GetModuleHandleW(L"ntdll.dll");
   fnNtSystemDebugControl func = (fnNtSystemDebugControl) GetProcAddress(nt, "NtSystemDebugControl");
   ULONG ReturnLength - 0;
   msr.Data |= MSR IA32 DEBUGCTL BTF;
   NTSTATUS status = func(SysDbgWriteMsr, &msr, sizeof(msr), &msr, sizeof(msr), &ReturnLength);
   if (TRUE != NT_SUCCESS(status))
       _tprintf(_T("SysObgWriteMsr failed, status = 0x%08x \n"), status);
   status = func(SysDbgReadMsr, &msr, sizeof(msr), &msr, sizeof(msr), &ReturnLength);
   if (TRUE != NT_SUCCESS(status))
       _tprintf(_T("SysDbgReadMsr failed, status = 0x%08x \n"), status);
     (MSR IA32 DEBUGCTL BTF == (msr.Data & MSR IA32 DEBUGCTL BTF))
      _tprintf(_T("real machine!!!\n");
      _tprintf(_T("virtual machine!!!\n");
```

그래서...

*Vesper 는 VM* 환경에서는 사용할 수 없어요...

IA32\_DEBUGCTL 기능 지원하도록 하이퍼바이저를 고쳐봐야겠어요.

같이 하실 분??

성능이 나오겠냐... 아니한 만 못하겠네...

## 질문 있으신가요?

재미없는 얘기 ....

들어주셔서 ...

# 감사합니다.

이제 다들 일어나세요. 집에 가야죠~

