

Aula VI: 1 de 10

Aula 06 – Comandos Sequenciais básicos

Aula VI: 2 de 10

Tópicos da aula

- Lista de sensibilidade
- Comandos sequenciais básicos

Aula VI: 3 de 10

Lista de sensibilidade em processos

- Logo após a palavra reservada PROCESS, podem ser definidos os sinais que permitirão a execução da sequência dentro do processo
- A sequência só ocorrerá se uma das variáveis da lista de sensibilidade for alterada



Aula VI: 4 de 10

Exemplo: lista de sensibilidade

```
1
   ENTITY sens_tes IS
     PORT (a, b : IN BIT;
           sa, sb : OUT BIT);
   END sens_tes;
   ARCHITECTURE teste OF sens_tes IS
   BEGIN
     abc: PROCESS (a) -- executado na alteração do valor de "a"
8
 9
     BEGIN
10
       sa <= a;
11
       sb <= b;
     END PROCESS abc:
13
   END teste;
```

Descrição para o teste de uma lista de sensibilidade em um processo.



Aula VI: 5 de 10

Construção IF ELSE

Formato da construção " IF ELSIF " " ELSE ".



Aula VI: 6 de 10

Exercícios

Implemente um MULTIPLEXADOR 4x1 utilizando o comando sequencial IF ELSE



Aula VI: 7 de 10

Construção CASE WHEN

```
CASE expressao_de_escolha IS -- expressao_de_escolha =

WHEN condicao_1 => comando_a; -- condicao_1

WHEN condicao_2 => comando_b; comando_c; -- condicao_2

WHEN condicao_3 | condicao_4 => comando_d; -- condicao_3 ou condicao_4

WHEN condicao_5 TO condicao_9 => comando_d; -- condicao_5 ate condicao_9

WHEN OTHERS => comando_e; comando_f; -- condicoes restantes

END CASE;
```

Formato da construção " CASE WHEN ".



Aula VI: 8 de 10

Exercícios

Implemente um MULTIPLEXADOR 8x1 utilizando o comando sequencial CASE WHEN



Aula VI: 9 de 10

Comando NULL

- Comando NULL não realiza nenhuma operação. A execução é passada para o próximo comando
- Útil na construção CASE WHEN, que deve cobrir todos os valores da expressão de escolha

```
1
   ENTITY null_3a IS
 2
              : IN BIT_VECTOR(2 DOWNTO 0);
     PORT (z
 3
           sel : IN BIT_VECTOR(1 DOWNTO 0);
           s : OUT BIT);
   END null_3a;
 6
   ARCHITECTURE teste OF null_3a IS
 8
   BEGIN
 9
     abc: PROCESS(z, sel)
10
     BEGIN
       s \le z(2) NOR z(0);
11
12
       CASE sel IS
13
                    => s <= z(0) AND z(1);
         WHEN "00"
                    => s <= z(2) XOR z(0);
14
         WHEN "10"
15
         WHEN OTHERS => NULL:
16
       END CASE:
17
     END PROCESS abc;
18
   END teste:
```

```
ENTITY null_3b IS
              : IN BIT_VECTOR(2 DOWNTO 0);
     PORT (w
                  IN BIT_VECTOR(1 DOWNTO 0);
           s : OUT BIT);
   END null_3b;
   ARCHITECTURE teste OF null_3b IS
   BEGIN
     abc: PROCESS(w, sel)
10
     BEGIN
11
       s \le w(2) NOR w(0);
12
             sel = "00" THEN s \le w(0) AND w(1);
13
       ELSIF sel ="10" THEN s \leq w(2) XOR w(0);
14
       ELSE
                        NULL:
15
       END IF:
16
     END PROCESS abc:
   END teste;
17
```



Aula VI: 10 de 10

FIM AULA VI