ALT SEVİYE PROGRAMLAMA

Hafta 1

Dr. Öğr. Üyesi Erkan USLU

MİKROİŞLEMCİLERİN TARİHSEL GELİŞİMİ

- İlk mikroişlemci Intel firmasının geliştirdiği 4004'tür
 - 4 bitlik mikoişlemci
 - Adresleme kapasitesi: 4096 x 4 bit
 - Komut seti 45 komuttan oluşuyor
 - 30 gram ağırlığında
 - Saniyede 50000 işlem (30 ton ENIAC saniyede 100000 işlem)
 - Oyun ve küçük kontrol sistemlerinde kullanıldı
 - RTL (direnç –transistör lojiği ile tasarlanmış)
- Sonrasında daha yüksek frekanslı 4040 mikroişlemci geliştirildi

- 1971'de Intel 8008 mikroişlemciyi tanıttı
 - 8-bitlik bir mikroişlemci
 - 16KB adresleme kapasitesi
 - Toplamda 48 farklı komut yürütebiliyordu
- Mikroişlemcilerin daha karmaşık sistemlerde kullanımı mümkün oldu

- 1973 yılında Intel 8080 mikroişlemciyi tanıttı
- İlk modern 8 bitlik mikroişlemci olarak kabul edilir
- 8080
 - 64KB adresleme kapasitesi
 - 8008'e göre yaklaşık 10 kat daha hızlı
 - TTL (transistör- transistör lojiği ile tasarlamış)

- 8080'in sunumundan 6 ay sonra Motorola MC6800 mikroişlemciyi sundu
- Diğer firmalar tarafından da 8 bitlik mikroişlemciler piyasaya sunuldu
- Fairchild F8, MOS tech 6502, National Semiconductors IMP8,
 Zilog Z8
- 1974'te MITS Altair 8800 sunuldu
 - 1975'te Bill Gates ve Paul Allen Altair 8800 için BASIC dilini geliştirdi

- 1977 yılında Intel 8085 mikroişlemciyi sundu
- Intel'in son 8 bitlik mikroişlemcisi
- Saniyede 769230 işlem
- Dahili saat üreteci kullanımı
- Entegre komponent sayısında artış

- 1978 yılında 8086 ve bir yıl sonra 8088 mikroişlemciler tanıtıldı
- 16 bitlik mikroişlemciler
- Komut yürütme süresi 400 ns (saniyede 2,5 milyon işlem)
- Adresleme kapasitesi 1MB
- 4 veya 6 byte'lık komut kuyruğu mevcut (sıradaki birkaç komutun birlikte okunması)
- Çarpma bölme gibi komutların sunulması
- Varyasyonları ile 20000'i bulan komut sayısı

- 8086/8088 CISC (complex instruction set computers) mimarisindedir
- Yazmaç sayısında artış söz konusu
- 8086 ve 8088: 20 adet adres ucuna sahip
- 8086: 16 veri ucuna sahip
- 8088: 8 veri ucuna sahip

- 1983 yılında 80286 tanıtıldı
- 16MB adresleme kapasitesine sahip
- Komutlar 8086'ya benzer şekilde olmakla birlikte 16MB hafıza için komutlarda güncelleme var
- Saat frekansı 8MHz → saniyede 4 milyon işlem

- 1986 yılında 80386 sunuldu
- 32 bit adres yolu, 32 bit veri yolu
- 4GB adresleme kapasitesi

- 1989 yılında 80486
- 32 bit adres yolu, 32 bit veri yolu
- Cache kullanımı
- DX modelinde matematik işlemci ana işlemci ile birleştirilmiştir.

• Pentium, Celeron, Itanium, Core, Core 2, Core i

SAYI SİSTEMLERİ VE DÖNÜŞÜM KURALLARI

SAYI SİSTEMLERİ

- Mikroişlemciler ile çalışılırken sayı sistemlerinin
 - İkili taban
 - Onluk taban
 - Onaltılık taban

Ve bunlar arasındaki dönüşümlerin nasıl sağlandığının bilinmesini gerektirir

Rakamlar

- Onluk tabanda kullanılan rakamlar 0-9 arasındadır
- Sekizli tabanda kullanılan basamaklar 0-7 arasındadır
- İkili tabanda kullanılan basamaklar 0,1'dir
- Onluk tabandan daha büyük tabanlarda eklenen herbir basamak alfabede A ve sonraki harfler ile gösterilir
 - Oniki tabanında kullanılan basamaklar 0-9,A,B'dir
- Bilgisayar sistemlerinde onluk, ikili ve onaltılı tabanlar yaygın olarak kullanılır

Sayıların Gösterimi

- Sayı gösterimlerinde iki önemli kavram var
 - Basamak
 - Basamakların sayıdaki konumsal gösterimi
- Onluk tabanda yazılan 132 sayısı;
 - Soldan sağa 1,3,2 basamaklarından oluşmakta
 - 2 sayısı 1'ler basamağında (10°)
 - 3 sayısı 10'lar basamağında (10¹)
 - 1 sayısı 100'ler basamağında (10²)
 - $132 = 10^2 *1 + 10^1 *3 + 10^0 *2$

Sayıların Gösterimi

- İkili tabanda
 - $(11)_2 = 2^1 * 1 + 2^0 * 1 = 2 + 1 = 3$
- Sekizli tabanda
 - $(11)_8 = 8^1 * 1 + 8^0 * 1 = 8 + 1 = 9$
- Onluk tabanda
 - $(11)_{10} = 10^1 * 1 + 10^0 * 1 = 10 + 1 = 11$

Sayıların Gösterimi

- Sayıların gösteriminde virgülden sonraki sayılar ise negatif üs ile ifade edilir
- Onluk tabanda

•
$$(0.1)_{10} = 10^0 * 0 + 10^{-1} * 1 = 0 + 0.1 = 0.1$$

- İkili tabanda
 - $(0.1)_2 = 2^0 * 0 + 2^{-1} * 1 = 0 + 0.5 = 0.5$

- Onluk tabandan ikili tabana dönüşüm
 - $(10)_{10} = (?)_2$
 - 10/2 = 5, kalan 0
 - 5/2 = 2, kalan 1
 - 2/2 = 1, kalan 0
 - Kalan 1
 - \rightarrow (1010)₂

- Onluk tabandan sekizli tabana dönüşüm
 - $(10)_{10} = (?)_8$
 - 10/8 = 1, kalan 2
 - Kalan 1
 - \rightarrow (12)₈

- Onluk tabandan onaltılık tabana dönüşüm (onaltılık tabanda 0-9,A,B,C,D,E,F basamakları kullanılır)
 - $(109)_{10} = (?)_{16}$
 - 109/16 = 6, kalan D
 - Kalan 6
 - \rightarrow (6D)₁₆

- Virgüllü sayılarda tabanlar arası dönüşüm
 - Sayı basamak değeri ile çarpılır
 - 0 elde edilene kadar işlem tekrarlanır
 - Bazı virgüllü sayılar için sonuçta 0 elde edilemeyebilir

- $(0.625)_{10} = (?)_2$
- 0.625, tam kısım 0
- 0.625*2 = 1.25, tam kısım 1
- 0.25*2 = 0.5, tam kısım 0
- 0.5*2 = 1.0, tam kısım 1
- Virgülden sonra 0 değerine ulaşıldı
- \rightarrow (0.101)₂

- $(0.2)_{10} = (?)_2$
- 0.2, tam kısım 0
- 0.2*2 = 0.4, tam kısım 0
- 0.4*2 = 0.8, tam kısım 0
- 0.8*2 = 1.6, tam kısım 1
- 0.6*2 = 1.2, tam kısım 1
- 0.2*2 = 0.4, tam kısım 0
- ...
- Virgülden 0 değerine asla ulaşılamaz
- \rightarrow (0.00110011...)₂

İşaretli ve İşaretsiz Sayılar

- İşaretsiz sayılarda tüm basamaklar konumsal gösterimine göre değerlendirilerek sayının genliği hesaplanır
- İkili işaretli sayılarda 3 farklı gösterim söz konusudur
 - İşaretli genlik gösterimi
 - 1'e tümleyen işaretli sayı
 - 2'ye tümleyen işaretli sayı

$b_3b_2b_1b_0$	Sign and magnitude	1's complement	2's complement
0111	+7	+7	+7
0110	+6	+6	+6
0101	+5	+5	+5
0100	+4	+4	+4
0011	+3	+3	+3
0010	+2	+2	+2
0001	+1	+1	+1
0000	+0	+0	+0
1000	-0	- 7	-8
1001	-1	-6	- 7
1010	-2	-5	-6
1011	-3	-4	-5
1100	-4	-3	-4
1101	-5	-2	-3
1110	-6	-1	-2
1111	-7	-0	-1

- Bilgisayarlarda alfanümerik verinin tutulması için farklı formatlar kullanılmaktadır
- ASCII
- Unicode
- BCD
- İşaretli, işaretsiz sayılar
- Kayan noktalı sayılar

- ASCII (American Standard Code for Information Interchange)
- Alfanümeric karakterler 7 bitlik gösterim ile ifade edilirler

	0	1	2	3	4	5	6	7	8	9	Α	В	С	D	E	F
0	0 ^@	1 ^A	2 ^ B	3 ^ C	4 ^ D	5 ^ E	6 ^ F	7 ^ G	8 ^ H	9 ^ I	10 ^ J	11 ^ K	12 ^L	13 ^M	14 ^N	15 ^ 0
ſ	NUL	SOH	STX	ETX	ЕОТ	ENQ	ACK	BEL	BS	нт	LF	VT	FF	CR	S0	SI
NU	JLL	START OF HEADING	START OF	END OF TEXT	END OF TRANSM.	ENQUIRY	ACKNOWL - EDGE	BELL	BACKSP.	CHARACT. TAB'TION	LINE FEED	LINE TAB'TION	FORM FEED	CARRIAGE RETURN	SHIFT OUT	SHIFT IN
1	16 ^ p	17 ^ Q	18 ^R	19 ^ S	20 ^ T	21 ^U	22 ^ V	23 ^W	24 ^X	25 ^Y	26 ^ Z	27 ^[28	29 ^]	30	31 ^
[DLE	DC1	DC2	DC3	DC4	NAK	SYN	ETB	CAN	EM	SUB	ESC	FS	GS	RS	US
	ATALINK SCAPE	DEVICE CONTROL1	DEVICE	DEVICE	DEVICE CONTROL4	NEG.ACK-	SYNCHR.	END OF TRANS.	CANCEL	END OF MEDIUM	SUBS- TITUTE	ESCAPE	INFO. SEP. 4	INFO. SEP. 3	INFO. SEP. 2	INFO. SEP. 1
2 &	#32;	! excl:	"	#	\$ dollar;	%	& &	' '	())	* *	+	,	-	.	%#47; %sol;
		l l	I I	#	\$	%	&	I	(1	*	+	o.comma ,	_		/
SF		■ EXCLAM.	QUOT.	NUMBER	DOLLAR	PERCENT	AMPER-	APOS-	LEFT	RIGHT	ASTERISK		COMMA	HYPHEN-	■ FULL	SOLIDUS
3 &	48;	MARK 1	MARK 2	%# 51 ;	%#52;	%#53;	6	#55;	%#56;	%#57;	&# 58 ;	%#59;	<	MINUS =	>	&#63;</td></tr><tr><td></td><td>0</td><td>1</td><td>2</td><td>3</td><td>1</td><td>5</td><td>6</td><td>7</td><td>8</td><td>9</td><td>: ■</td><td>; ■</td><td>alt;</td><td>@equals;</td><td>@gt;</td><td>equest;</td></tr><tr><td>ומ</td><td></td><td>DIGIT</td><td>DIGIT</td><td>DIGIT</td><td>DIGIT</td><td>DIGIT</td><td>DIGIT</td><td>DIGIT</td><td>DIGIT</td><td>DIGIT</td><td>COLON</td><td>SEMI-</td><td>LSTHAN</td><td>FOUAL S</td><td>GRTHAN</td><td>OUEST-</td></tr><tr><th></th><th></th><th>ONE A:</th><th>TW0</th><th>THREE</th><th>FOUR</th><th>FIVE</th><th>SIX F</th><th>SEVEN</th><th>EIGHT</th><th>NINE I</th><th>&#74:</th><th>COLON</th><th>SIGN L</th><th>sign M</th><th>SIGN N</th><th>ION MARK</th></tr><tr><th>&c</th><th>commat</th><th>_</th><th>_</th><th></th><th></th><th></th><th></th><th></th><th></th><th> _</th><th>-</th><th>12</th><th></th><th>NA.</th><th></th><th></th></tr><tr><th></th><th>@ </th><th>А</th><th>В</th><th></th><th>$\mid D \mid$</th><th> ⊨</th><th> -</th><th>G</th><th> H</th><th> ⊥</th><th>J</th><th>K</th><th>L</th><th>M</th><th> IV</th><th> U </th></tr><tr><th>ΑT</th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th></tr><tr><th>5 &</th><th>#80;</th><th>&#81;</th><th>R</th><th>S</th><th>&#84;</th><th>&#85;</th><th>V</th><th>&#87;</th><th>&#88;</th><th>&#89;</th><th>Z</th><th>[[</th><th>\ \</th><th>]]</th><th>^ &hat;</th><th>_ _</th></tr><tr><th></th><th>Р</th><th>Q</th><th>R</th><th>S</th><th> T</th><th>U</th><th>V</th><th>W</th><th>X</th><th>Y</th><th>Z</th><th> [</th><th></th><th>]</th><th>Λ</th><th></th></tr><tr><th></th><th></th><th>,</th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th>LEFT SQ. BRACKET</th><th>REVERSE SOLIDUS</th><th>RT. SQR. BRACKET</th><th>CIRCUM'X ACCENT</th><th>LOW LINE</th></tr><tr><td>6 &:</td><td>96; jrave;</td><td>a</td><td>b</td><td>c</td><td>&#100;</td><td>&#101;</td><td>&#102;</td><td>&#103;</td><td>&#104;</td><td>&#105;</td><td>&#106;</td><td>&#107;</td><td>&#108;</td><td>&#109;</td><td>&#110;</td><td>&#111;</td></tr><tr><th></th><th>`</th><th>a</th><th>h</th><th>С</th><th>d</th><th>е</th><th>f</th><th>a</th><th>h</th><th> i</th><th>i</th><th>k</th><th>1</th><th>m</th><th>n</th><th>വ</th></tr><tr><th>GF</th><th>RAVE CCENT</th><th></th><th></th><th></th><th></th><th></th><th>•</th><th>9</th><th> • •</th><th>_</th><th>ر</th><th></th><th></th><th> •••</th><th>••</th><th></th></tr><tr><td></td><td>#112;</td><td>&#113;</td><td>&#114;</td><td>&#115;</td><td>&#116;</td><td>&#117;</td><td>&#118;</td><td>&#119;</td><td>&#120;</td><td>&#121;</td><td>&#122;</td><td>&#123;</td><td>&#124;</td><td>&#125;</td><td>&#126;</td><td>127 ^?</td></tr><tr><td></td><td>р</td><td>a</td><td>r</td><td>S</td><td>t</td><td>u</td><td>\/</td><td>W</td><td>X</td><td>\/</td><td>Z</td><td>Ĺ</td><td>ı</td><td>Ţ</td><td>~</td><td>DEL</td></tr><tr><td></td><td>۲</td><td>Ч</td><td>'</td><td></td><td> </td><td> 4</td><td> •</td><td> ""</td><td></td><td>y</td><td>_</td><td></td><td>VERTICAL VERTICAL</td><td></td><td>TILDE</td><td>DELETE</td></tr><tr><td>L</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>LINE</td><td>BRACKET</td><td></td><td></td></tr></tbody></table>

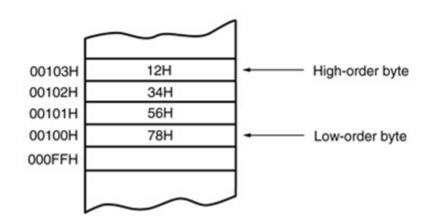
- Unicode: alfanümerik karakterler 16 bitlik bir sayı ile kodlanır
- Farklı alfabeler ve yazı sistemlerini destekler
- http://www.unicode.org

- BCD (Binary-Coded Decimal): Onluk gösterimdeki herbir basamak 4bit ile ifade edilir
- BCD gösterim üzerinden işlemleri destekleyen assembly komutları mevcuttur
- Karmaşık işlemler için çok uygun değildir
- $(526)_{10} = (0101\ 0010\ 0110)_{BCD}$

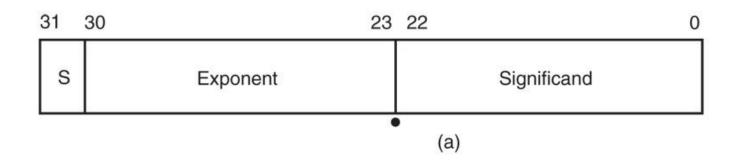
- 8-bitlik ikili sayılar
 - İşaretli, işaretsiz sayıların gösteriminde kullanılır
- En anlamlı bit
 - işaretsiz sayılarda $2^7 = 128$ kuvvetindedir
 - İşaretli sayılarda $-2^7 = -128$ kuvvetindedir
- 8 bit işaretsiz sayılar 0 ile 255 arasındaki değerleri gösterebilir
- 8 bit işaretli sayılar -128 ile 127 arasındaki değerleri gösterebilir
- Bilgisayarlarda işaretli sayılar 2'ye tümleyen yapıdadır

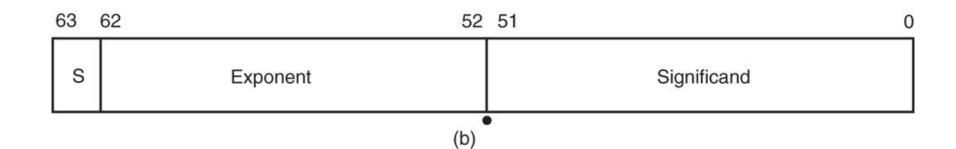
- 16-bitlik ikili sayılar (Word sized data)
- 32-bitlik ikili sayılar (Double word sized data)
- 16-bit, 32-bit sayılarda herbir byte değerinin saklanma yerine göre → little endian, big endian

Little endian →



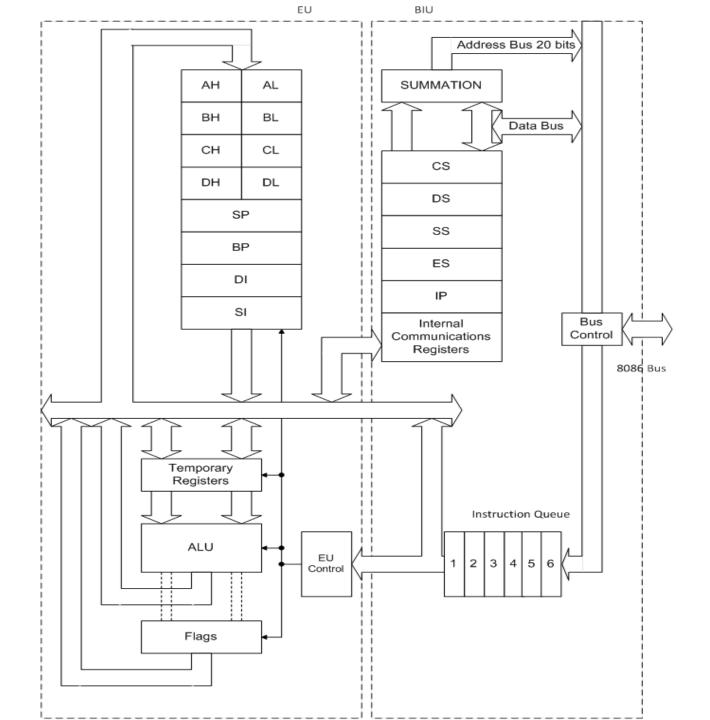
- Gerçel sayılar aşağıdaki 2 hassasiyette ifade edilebilir:
 - 4-byte single precision
 - 8-byte double precision



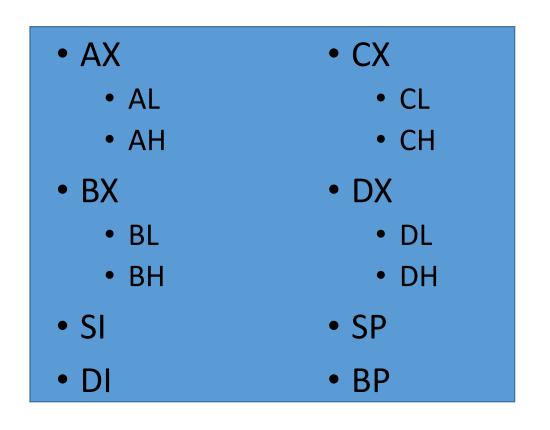


8086 İÇ YAPISI

8086 İç Yapısı



8086 Yazmaçları



SSCSDSESIP

• FLAGS • CF • PF AF • ZF • SF • TF • IF • DF • OF

Genel amaçlı yazmaçlar Segment yazmaçları Özel amaçlı yazmaç Bayrak yazmacı

8086 Yazmaçları – AX, AL, AH

- AX : 16 bitlik akümülatör yazmaç
- AH, AL: 8 bitlik akümülatör yazmaçlar
- Aritmetik, lojik ve veri transferi işlemlerinde kullanılabilir
- Çarpma ve bölme işlemlerinde gizli operand olark kullanılır
- Giriş çıkış komutlarında kullanılır

8086 Yazmaçları – BX, BL, BH

- BX: 16 bitlik genel amaçlı yazmaç, (base register)
- BL, BH: 8 bitlik genel amaçlı yazmaçlar
- Dizi şeklindeki veri erişiminde kullanılır

8086 Yazmaçları – CX, CL, CH

- CX : 16 bitlik genel amaçlı yazmaç
- CL, CH: 8 bitlik genel amaçlı yazmaçlar
- Tekrarlı işlemlerde tekrar sayısını saklar (CX)
- Öteleme ve kaydırma işlemlerinde tekrar sayısını saklar (CL)

8086 Yazmaçları – DX, DL, DH

- DX : 16 bitlik genel amaçlı yazmaç
- DL, DH: 8 bitlik genel amaçlı yazmaçlar
- Çarpma ve bölme komutlarında bölünen sayıyı oluşturmak için kullanılır
- Giriş çıkış işlemlerinde port numarasını saklar

8086 Yazmaçları – SP

- SP: yığın yazmacı (stack pointer)
- Yığının en üst adresini işaretlemek için kullanılır
- SS ile birlikte kullanılır
- Her zaman çift bir değer gösterir
- WORD tipinde veriyi gösterir

8086 Yazmaçları – BP

- BP : Base pointer
- Fonksiyona parametre aktarılırken kullanılır
- SS ile birlikte kullanılır

8086 Yazmaçları – SI

- SI: kaynak indisi yazmacı (source index)
- Dizi komutlarında kaynak indisini tutar
 - DS ile birlikte kullanılır

8086 Yazmaçları – DI

- DI: hedef indisi yazmacı (destination index)
- Dizi komutlarında hedef indisini tutar
 - ES ile birlikte kullanılır

8086 Kesim (Segment) Yazmaçları

- CS: Kod segment, IP ile kullanılır
- DS: Data segment, BX, SI, DI ile kullanılır
- ES: Extra segment, DS gibi
- SS: Stack segment, BP ve SP ile kullanılır

- DS=1230H, SI=0045H ikilisi ile erişilen fiziki adres
- 12300H+0045H = 12345H

8086 Yazmaçları – IP

- IP : Instruction pointer
- Sıradaki işlenecek komutu gösterir
- CS ile birlikte kullanılır

- Efektif program adresi:
- CSx10H+IP

8086 Bayrak Yazmacı

- Carry Flag (CF): İşaretsiz işlemlerde taşma olursa 1 değerini alır
- Parity Flag (PF): İşlem sonucunda 1 olan bitlerin sayısı tek ise 0, çift ise 1 değerini alır
- Auxiliary Flag (AF): 4 bitlik kısımların toplama-çıkarma sonucu elde değerini tutar
- Zero Flag (ZF): İşlem sonucu 0 ise ZF=1 olur
- Sign Flag (SF): İşlem sonucu negatif ise SF=1 olur

8086 Bayrak Yazmacı

- Trap Flag (TF): Her komuttan sonra kesme oluşmasını sağlar
- Interrupt enable Flag (IF): Kesme kaynaklarının kesme oluşturmasına izin verir
- **Direction Flag (DF)**: Dizi işlemlerinde başlangıç adresinden itibaren arttırarak/azaltarak sıradaki göze erişimi belirler
- Overflow Flag (OF): İşaretli işlemlerde taşma durumunda 1 değerini alır

32 bit μ P Yazmaçları (80386)

• ECX EAX SS AX • CX • CS • CL AL • DS AH • CH • ES • EBX • EDX BX • DX • EIP BL • DL • FS • BH • DH • **GS** • ESI • ESP

• EBP

• EDI

• EFLAGS

64 bit μ P Yazmaçları

RAX • RDI RSP • EAX • RCX • RBP AX • ECX SS • AL • CX AH • CS • CL • RBX • CH • DS • EBX • RDX • ES • BX • EDX • BL • FS • DX • BH DL • **GS** RSI • DH

- RIP
- R8-R15
- RFLAGS

REAL – PROTECTED MOD

Real Mod Hafiza Adresleme

- 8086 real modda hafıza adresleme yapar
- Real modda sadece 1MB alan adreslenebilir
- 8086 hafıza uzayı 1MB (20 adres ucu → 1MB)
- Tüm bilgisayarlar açıldığında real modda açılır

Real Mod Hafiza Adresleme

- Real modda segment adres ve ofset adres değerlerinin birleşimiyle hafızada istenen alana erişilir
- Bir segment değeri 64KB'lık alanı gösterir (NEDEN?)
- Ofset değeri 64KB'lık alan içinde bir yeri gösterir
- Örnek: Segment değeri 1000H, ofset değeri 2000H ise mikroişlemcide erişilen fiziki adres ne olur?
- 1000Hx10H+2000H=12000H (1000H:2000H)

Real Mod Hafiza Adresleme

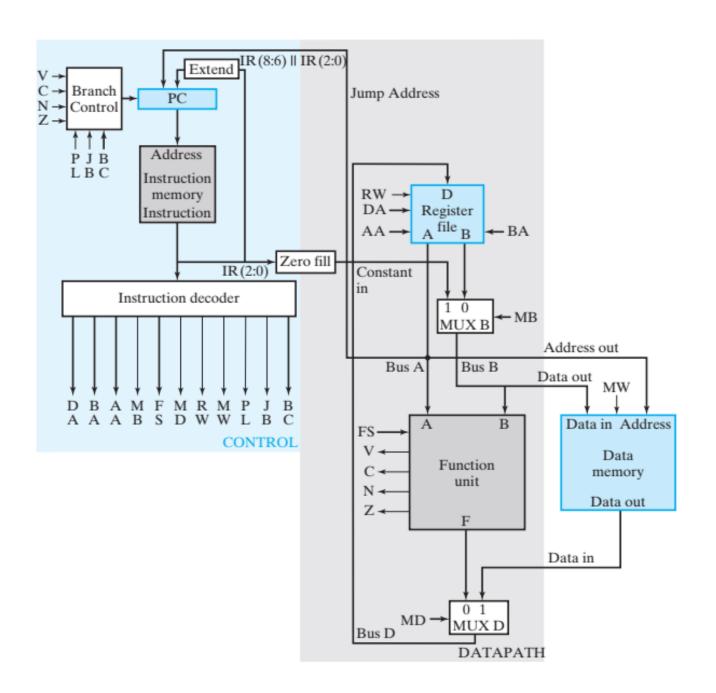
- Varsayılan Segment ve Ofset yazmaçları
- Program hafızasına erişimde CS:IP birlikte kullanılır
- Yığın (stack) erişiminde SS:SP veya SS:BP kullanılır
- Veri erişiminde DS:BX, DS:DI, DS:SI kullanılır
- String işlemlerinde ES:DI ile kullanılır

Protected Mod Hafiza Adresleme

- 1MB'tan daha geniş hafızayı adreslemede kullanılır
- Segment adres değeri bir tablonun (descriptor table) bir satırını gösterir
- Bu tablonun herbir gözünde kullanım için ayrılmış segmentin boyu, yeri, erişim izinleri yazılıdır
- Tabloların global ve yerel versiyonları vardır
- Global descriptor tablosunda tüm programlar için kullanılabilecek segment bilgisi yer alır
- Yerel descriptor tablosunda ise uygulamaya özel segment bilgisi yer alır

EK – Komut nasıl değerlendirilir:

Basit bir işlemci iç yapısı



Basit bir işlemciye ilişkin komut çözümleme devresi

