İsim Soyisim/Öğrenci No:

Ders Kodu (265 mi 264 mü):

1) [12 puan] Aşağıdaki taban dönüşümlerini gerçekleştiriniz.

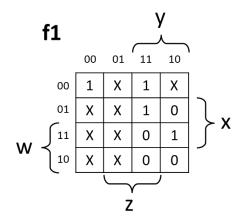
a) 
$$(10011)_3 = (____)_{10}$$

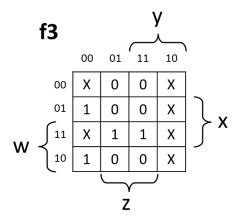
2) [8 puan] (0.623)<sub>10</sub> sayısını 2'lik tabanda, virgülden (ya da noktadan) sonra toplamda 8 bit ile ifade etmek istiyoruz.

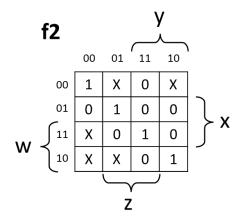
a)  $(0.623)_{10} = (0._____)_2$ Onluk tabanda verilen 0.623 sayısını 2'lik tabanda virgülden sonra 8 bit olacak şekilde hesaplayıp yazınız.

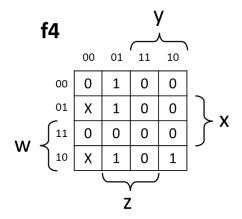
b) a şıkkında virgülden sonra 8-bit ile ifade ettiğiniz ve 2'lik tabanda hesapladığınız sayıyı 10'luk tabana geri dönüştürünüz. 10'luk tabana geri dönüştürüldüğünde bilgi kaybı yaşanıyor mu?

3) [20 puan] Aşağıda verilen fonksiyonlar için Karnough haritalarını en sade olacak şekilde gruplamaları gerçekleştirerek sadeleştiriniz ve fonksiyonları yazınız. Gruplamaları Karnough üzerinde anlaşılır şekilde gösteriniz!









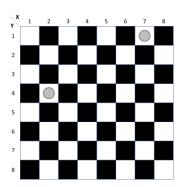
İsim Soyisim/Öğrenci No:

Ders Kodu (265 mi 264 mü):

- 4) [20 puan] Aşağıda verilen Verilog kodu için
- a) Kodun üreteceği devreyi kapı seviyesinde çiziniz.
- b) Devrenin doğruluk tablosunu 3 giriş 2 çıkış için çiziniz.

```
module my_module
(
input a,b,c,
ouput d,e
)
wire wire1, wire2, wire3;
xor G1 (d,a,b,c);
and G2 (wire1,a,b);
and G3 (wire2,a,c);
and G4 (wire3,b,c);
or G5 (e,wire1,wire2,wire3);
endmodule
```

- 5) **[40 puan]** 8x8 siyah beyaz dama tahtasında oynanacak olan bir oyunda yapay zeka eğitimi için bir sayısal tasarım gerçekleştirilecektir. Oyunun kuralları aşağıdaki gibidir:
- Oyunda bir taş, her elde sırasıyla DÜZ veya ÇAPRAZ, 1 komşuluk kadar hareket edilecektir.
- Oyuna DÜZ hareket ile başlanacaktır. Örnek olarak, taş ilk elde DÜZ, ikinci elde ÇAPRAZ, üçüncü elde DÜZ, dördüncü elde ÇAPRAZ olarak hareket edebilecektir.
- DÜZ hareket, DOĞU,BATI,KUZEY,GÜNEY yönlerde 1 kare mesafede hareket edebilmek demektir. ÇAPRAZ hareket, KUZEYDOĞU,KUZEYBATI,GÜNEYDOĞU,GÜNEYBATI yönlerinde 1 kare mesafede hareket edebilmek demektir. Örnek olarak ilk konumu (X,Y) = (2,4) olan bir taş, 1. elde DOĞU'ya giderse (3,4) konumuna gidecektir. 2. elde GÜNEYBATI'ya giderse konumu (2,5) olacaktır.
- Yapay zeka algoritması eğitimi amacıyla, <u>tasarıma mevcut bulunduğu ele göre</u> DÜZ\_HAREKET veya ÇAPRAZ\_HAREKET girişi uygulanabilecektir. Tasarımın çıkışı taşın bulunduğu konumun X ve Y koordinatlarıdır. Giriş ve çıkış sinyallerinin <u>bit genişliği</u> ve <u>alabileceği değerler</u> hakkında fikir yürütmeniz beklenmektedir.
- Oyunda taşın ilk konumu rastgele atanacaktır. Konum X ve Y koordinatlarında 1'den başlayarak 8'e kadar olan sayılardır. Örnek olarak aşağıda (X,Y) = (2,4) ve (X,Y) = (7,1) konumlarında 2 adet taş gösterilmiştir:

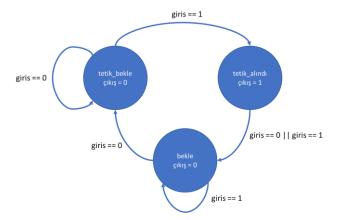


İsim Soyisim/Öğrenci No:

Ders Kodu (265 mi 264 mü):

- a) (1,1) konumunda oyuna başlanıldığı durumda, toplamda 2 el oyun için (1. ve 2. el), tasarımın <u>durum</u> <u>geçiş diyagramını</u> (dairelerle gösterin, tablo oluşturarak değil) çiziniz.
- b) (2,7) konumunda oyuna başlanıldığı durumda, toplamda 2 el oyun için (1. ve 2. el), tasarımın <u>durum</u> <u>geçiş diyagramını</u> (dairelerle gösterin, tablo oluşturarak değil) çiziniz.
- c) Devrenin giriş sinyallerini kaç bitle ifade edebilirsiniz? Neden?
- d) Devrenin çıkış sinyallerini kaç bitle ifade edebilirsiniz? Neden?

<u>iPUCU:</u> Derste daireler çizerek giriş sinyallerinin değerine göre durumlar arası geçişler ve çıkış sinyallerinin değerleri gösterildiği şekilde yapınız. Aşağıda durum geçiş diyagramını göstermek amacıyla derste kullanılan bir örnek verilmiştir:



6) [15 puan] Aşağıda verilen sayısal devre için w1,w2 ... w9 kablo bağlantı (routing) gecikmelerini ifade etmektedir, bütün kablo gecikme değerleri eşit ve 0.5 ns'dir. Bir VE (AND) kapısının gecikmesi 1 ns'dir. a,b,c,d sinyalleri başka FF'ların çıkışlarıdır (FF'lar resimde fazlalık olmaması adına gösterilmemiştir ama mevcutturlar) ve FF çıkışından doğrudan gösterilen yerlere bağlıdırlar. Sistemdeki bütün FF'lar aynı saat (clock) sinyali ile beslenmektedir ve saat sinyali bütün FF'lara tam aynı anda varmaktadır. Her bir FF için clock-to-q gecikmesi (Tcq) 0.3 ns, setup bekleme süresi (Tsetup) 0.2 ns ve hold bekleme süresi (Thold) 0.5 ns'dir. Verilenler ışığında sistemin minimum periyot ve maksimum frekans değerlerini hesaplayınız.

