

به نام خدا

آزمایشگاه مدار منطقی و معماری کامپیوتر

پیش گزارش ۷

آزمایش ۶

موعد تحویل: ۱۴۰۱/۰۸/۲۹ (تا قبل از ساعت شروع کلاس)

طراحی شمارنده موج گونه بالا-پایین شمار

طراحی شمارنده سنکرون ۴بیتی

بررسی آی سی 7490

۱. مدار یک شمارنده موج گونه بالا-پایین شمار (دوبیتی) را طراحی کنید.
۲. مدار یک شمارنده سنکرون چهاربیتی بوسیله ۷۴۹۵۰ یا ۷۴۷۶ و حداقل تراشه‌های اضافی لازم طراحی کنید.
۳. آی سی ۷۴۹۰ را به طور کامل تشریح کنید و سپس طرز کار اتصالات مورد نیاز آن را در چهار مد بنویسید.

موفق باشید