

به نام خدا

آزمایشگاه مدار منطقی و معماری کامپیوتر

گزارشکار ۷

(آزمایش ۶)

موعد تحویل: ۱۴۰۱/۰۹/۰۶

شبیه سازی مدارات زیر و بررسی نتایج خروجی (ها)

۱. مدار یک شمارنده سنکرون چهاربیتی بوسیله ۷۴۹۵۰ یا ۷۴۷۶ و حداقل تراشه‌های اضافی لازم شبیه سازی کنید.

۲. با استفاده از آی سی ۷۴۹۰، مقسم فرکانسی ۲، ۵ و ۱۰ را شبیه سازی کنید (هر سه مد را در کنار هم با یک کلاک مشترک ورودی شبیه سازی کنید).

پس از شبیه سازی، بوسیله برنامه‌های screen recorder و یا دوربین موبایل از خروجی هر سوال، فیلم

بگیرید. برای هر سوال آزمایش فیلم جداگانه ای تهیه شود و شماره سوال را به فایل تان اختصاص بدهید.

سپس فیلم‌ها را به همراه فایل گزارشکارتان ارسال کنید.

۳. می‌توانید همه‌ی موارد فوق را یک فایل زیپ کنید و سپس ارسال کنید.

موفق باشید