

به نام خدا

آزمایشگاه مدار منطقی و معماری کامپیوتر

گزارشکار ۶

(آزمایش ۵)

موعد تحویل: ۱۴۰۱/۰۸/۲۹

شبیه سازی مدارات زیر و بررسی نتایج خروجی (ها)

۱. یک فلیپ فلاپ D حساس به لبه بالارونده شبیه سازی کنید.
۲. بوسیله آی سی های ۷۴۱۰ و ۷۴۰۰ یک فلیپ فلاپ JK را شبیه سازی کنید.
۳. آی سی ۷۴۱۰۹ را تست کنید.

موفق باشید