به نام خدا

آزمایشگاه مدار منطقی و معماری کامپیوتر

پیش گزارش ^۶ آزمایش ۵

موعد تحویل: ۱۴۰۱/۰۸/۲۲ (تا قبل از ساعت شروع کلاس)

$\frac{JK}{dt}$ فلیپ فلاپ D و D ، D و D ، D و

- ۱. بوسیله آی سی ۷۴۰۰ مدارهای مربوط به فلیپ فلاپهای RS و D را طراحی کنید.
 - ۲. یک فلیپ فلاپ D حساس به لبه بالارونده طراحی کنید.
 - ۳. بوسیله آی سیهای ۷۴۱۰ و ۷۴۰۰ یک فلیپ فلاپ JK را طراحی کنید.
- ۴. آی سے های ۷۴۷۴ (DM74ALS74AN) ۷۴۷۴ و ...) و 74HC70 ،74HC109 ،74HC109 ،74HC109 ،
 - ، MC54/74F109 و ...) را به طور كامل تشريح كنيد.
 - * حروفهای اول نام آیسیها، نشان دهنده شرکت تولید کننده آیسی است.
 - ** حروفهای میانی نشان دهنده تکنولوژی ساخت آیسی است.

موفق باشيد