

به نام خدا

آزمایشگاه مدار منطقی و معماری کامپیوتر

پیش گزارش ۹

آزمایش هفتم

موعد تحویل: ۱۴۰۱/۰۹/۱۳ (تا قبل از ساعت شروع کلاس)

طراحی شمارنده حلقوی

طراحی شیفت رجیسترهای ۴ بیتی دوجهته با امکان بارشدن موازی

بررسی تراشه 74195

۱. مدار یک شمارنده حلقوی را طراحی کنید.
۲. مدار یک شیفت رجیستر ۴ بیتی دوجهته با امکان بار شدن موازی را طراحی کنید.
۳. آی سی ۷۴۱۹۵ (74LS195A و ...) را به طور کامل تشریح کنید.

موفق باشید