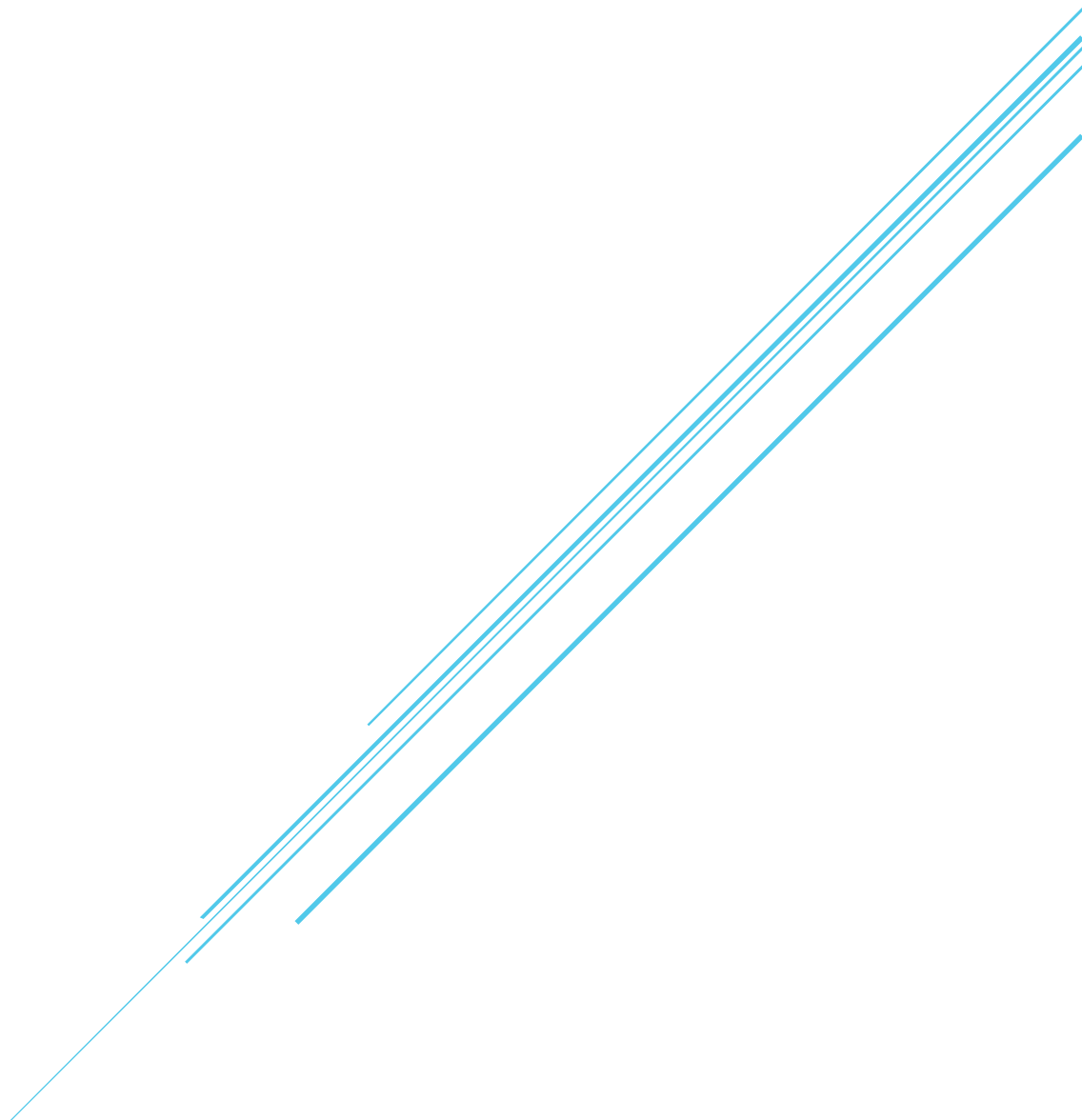


# آزمایشگاه مدار و معماری

گزارش ۹

۱۴۰۱/۹/۱۹



- نام و نام خانوادگی : علی بدیعی
- نام استاد :
- گروه : ۱

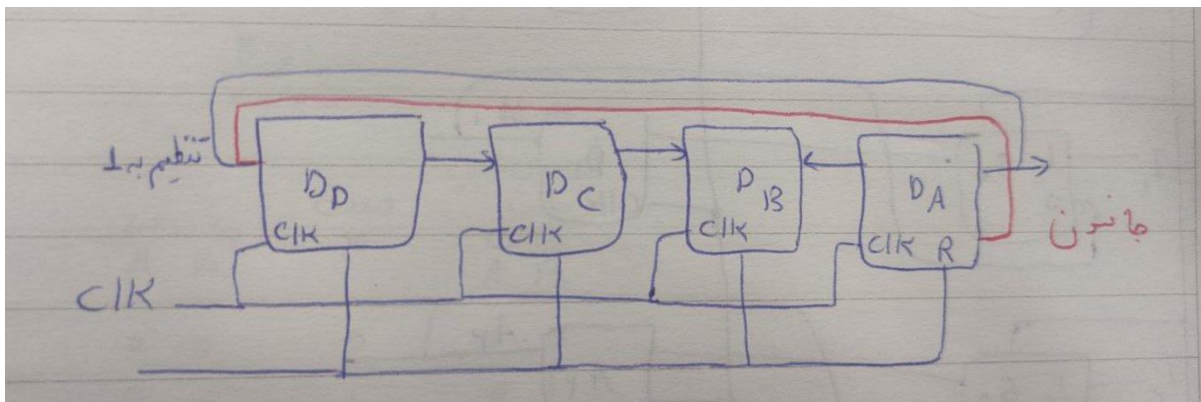
## گزارش ۹

هدف: مدار جانسون با فلیپ فلاپ D

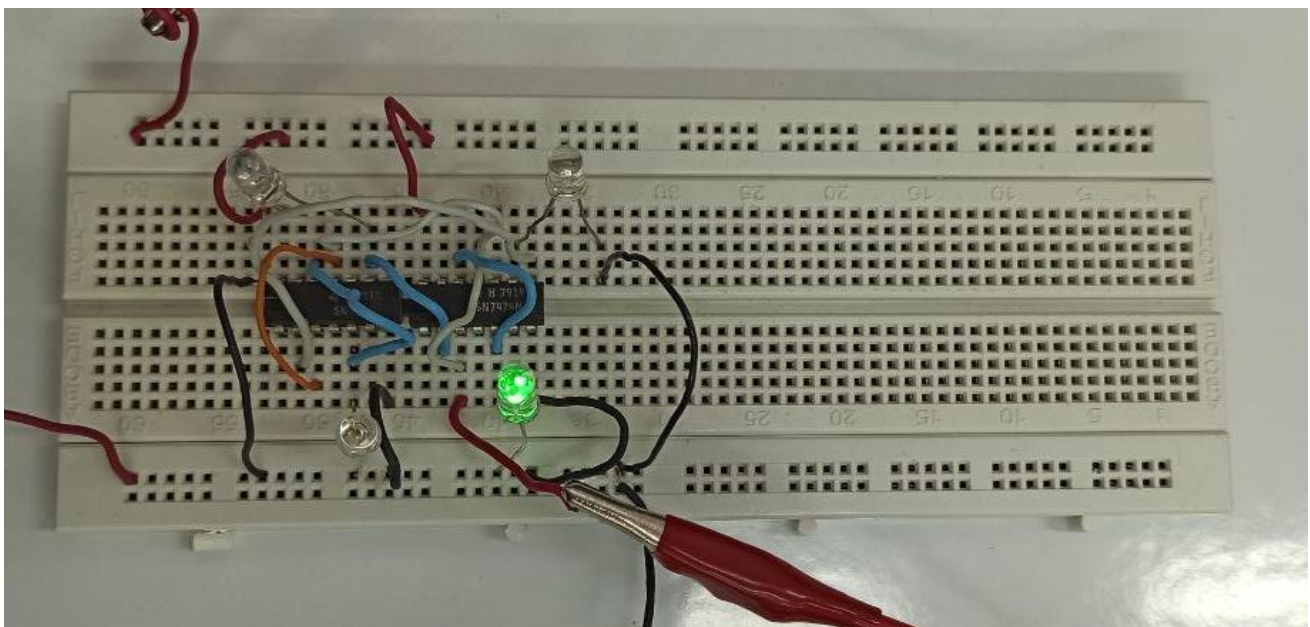
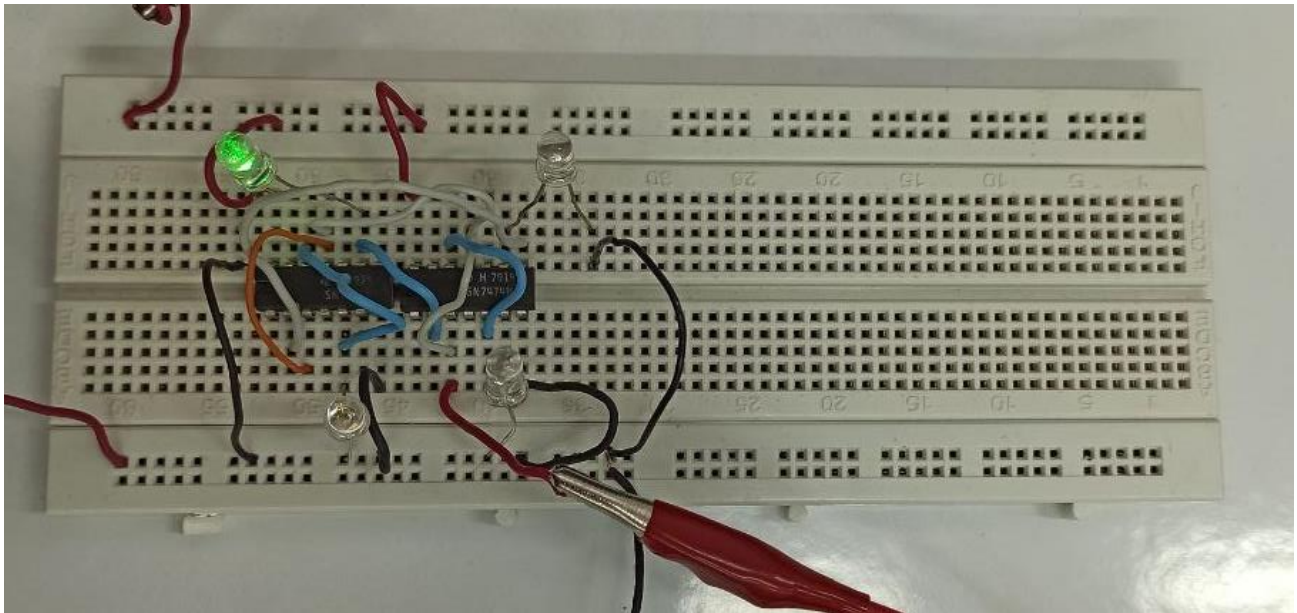
وسایل آزمایش: منبع تغذیه ، LED ، مقاومت ، سیم ، IC ها ، برد برد

روش انجام آزمایش:

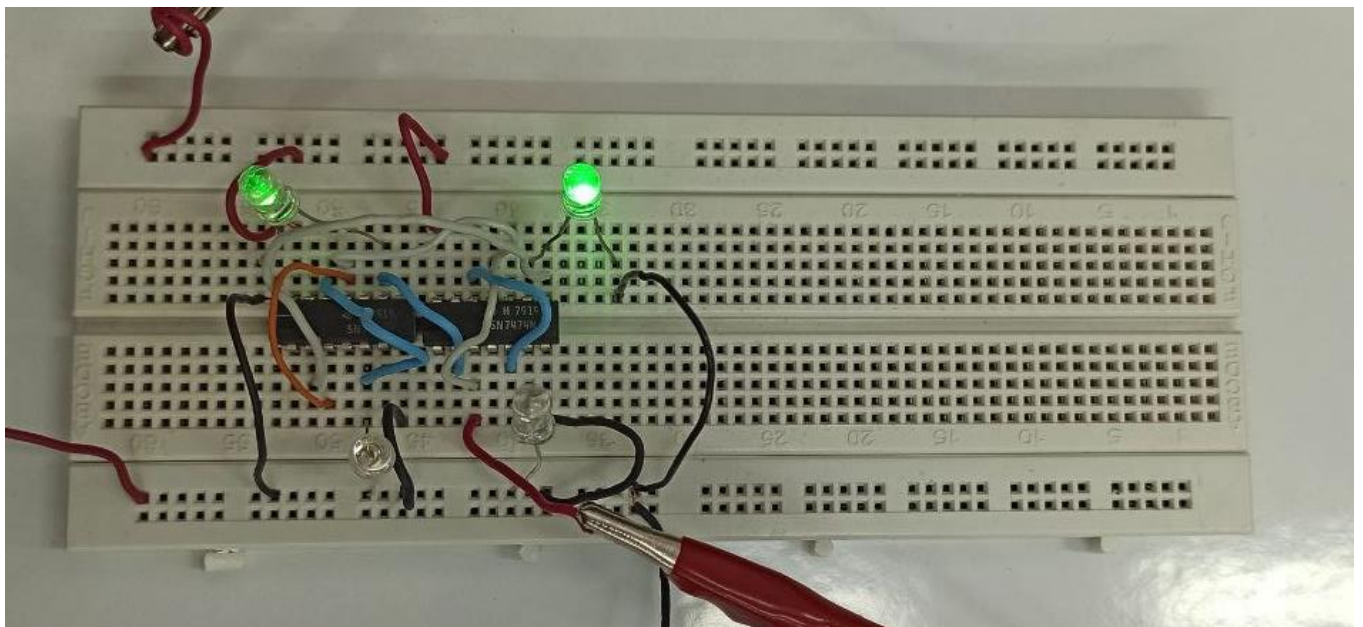
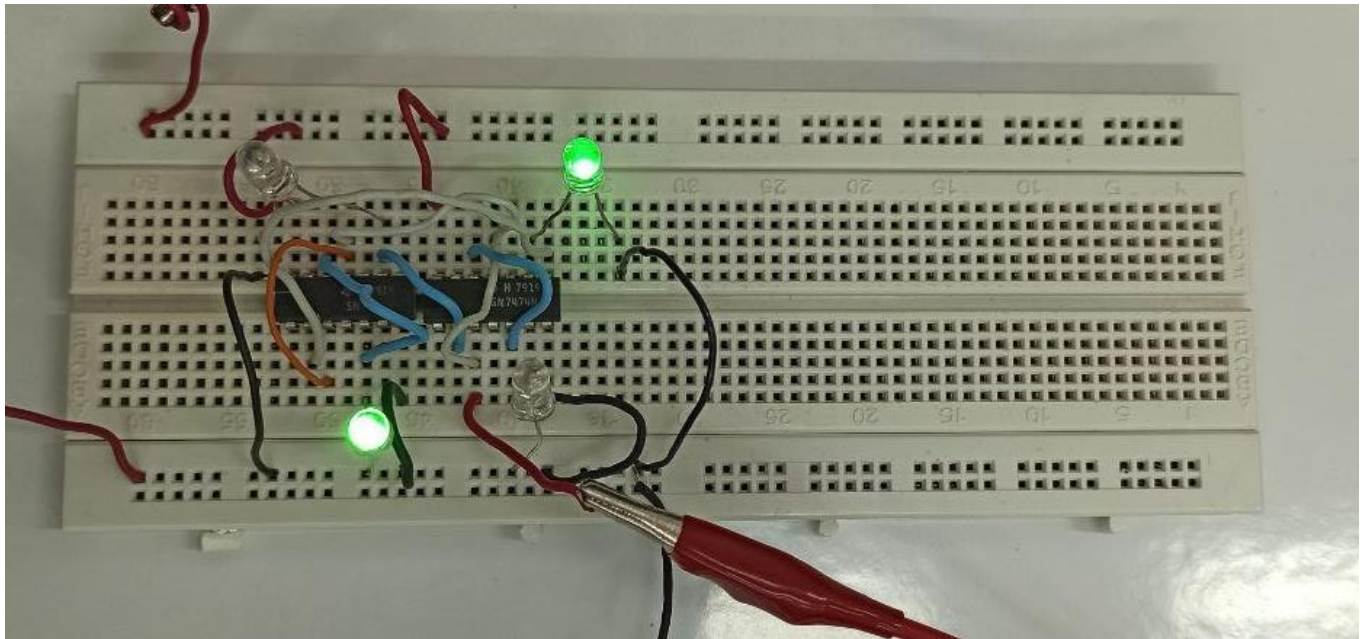
ابتدا منبع تغذیه را روی ۴.۵ تنظیم کرده و سپس دو تا IC ۷۴۷۴ را روی برد قرار میدهم و پایه ۷ به منفی و پایه ۱۴ به مثبت وصل میکنیم. ورودی ۴ و ۱۰ آن را ۱ میدهم (PRE). و مدار را طبق شکل میبندیم و کلاک را وصل میکنیم:



تعدادی از حالت ها:



## آزمایشگاه مدار های منطقی و معماری کامپیوتر





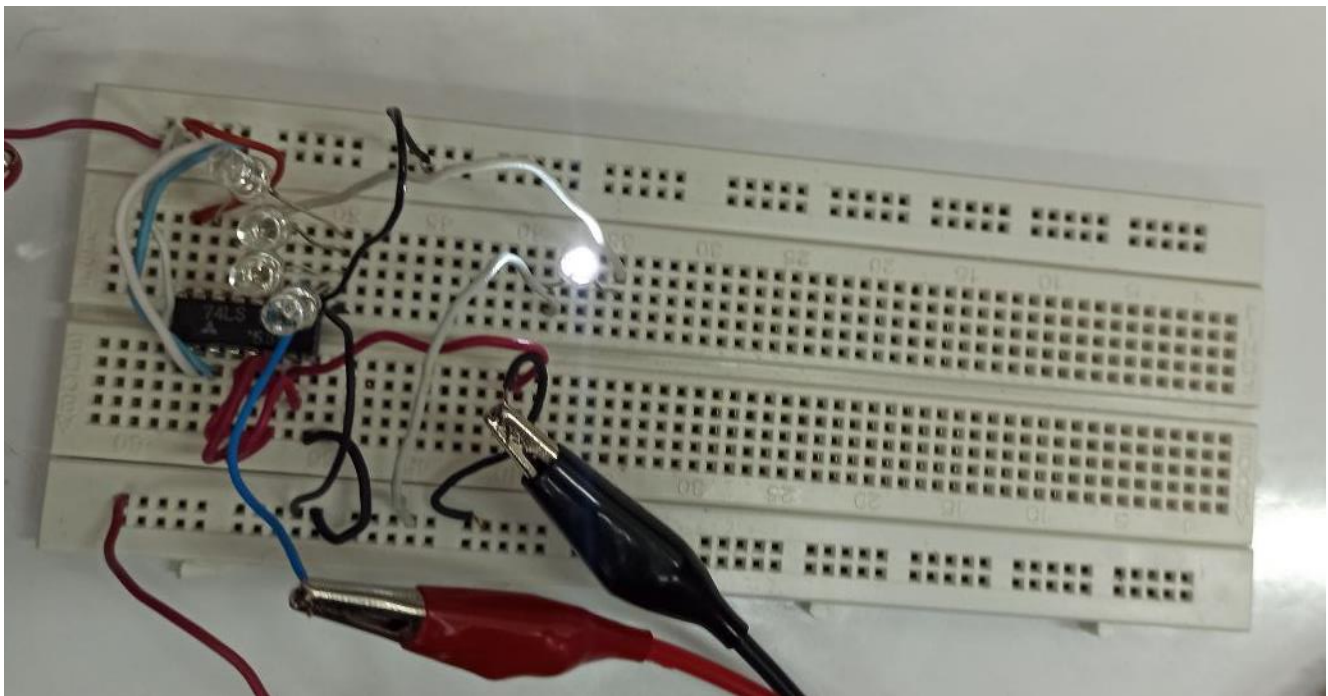
هدف: مدار جانسون با فلیپ فلاپ D

وسایل آزمایش: منبع تغذیه ، LED ، مقاومت ، سیم ، IC ها ، برد برد

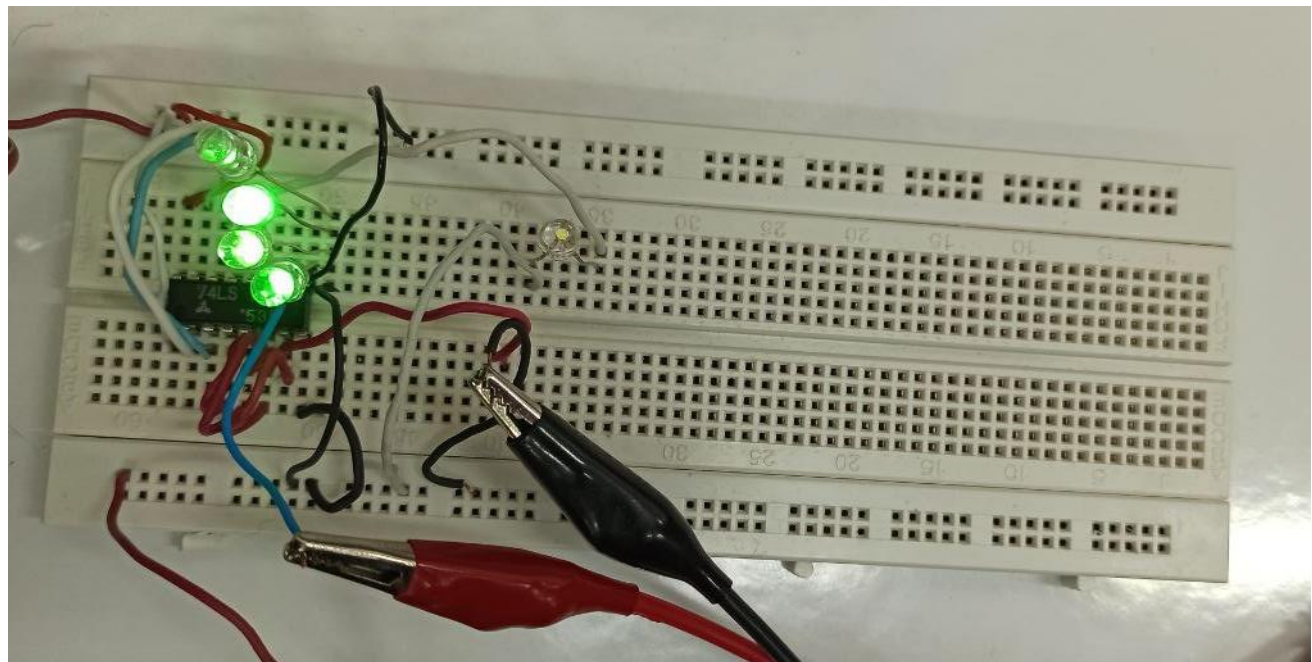
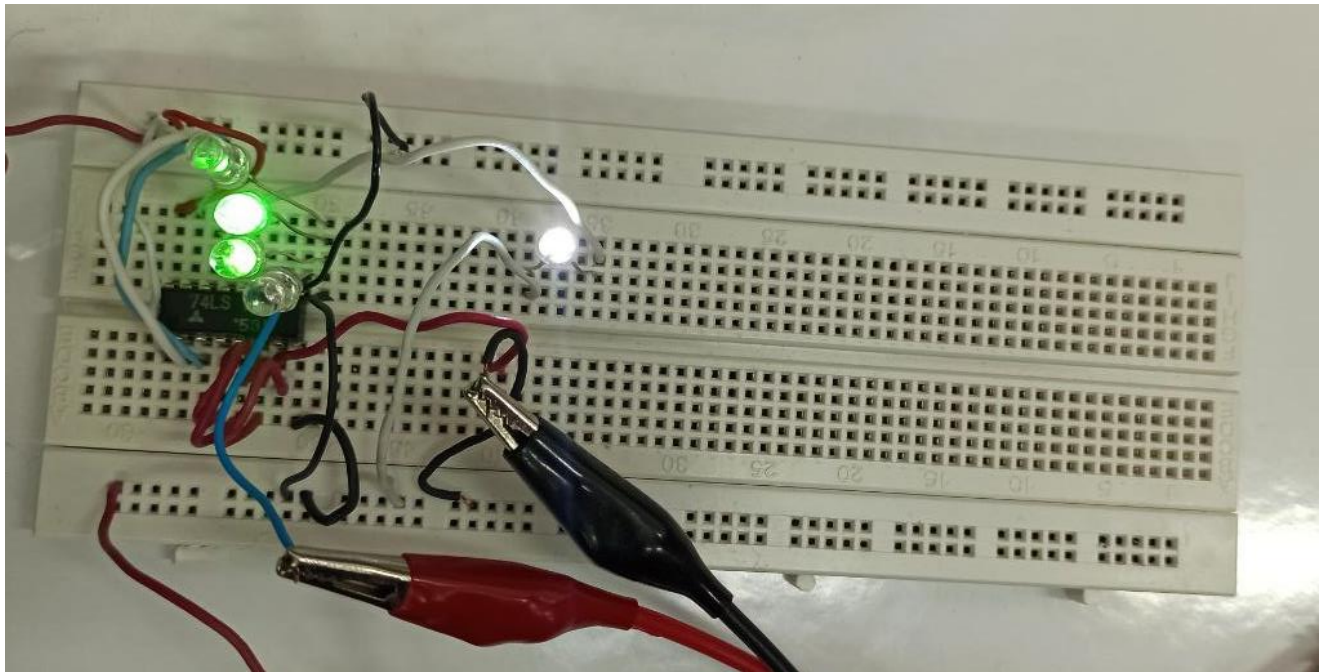
روش انجام آزمایش:

ابتدا منبع تغذیه را روی ۴.۵ تنظیم کرده و سپس دو تا IC ۷۴۱۹۵ را روی برد برد قرار میدهیم و پایه ی ۸ به منفی و پایه ۱۶ به مثبت وصل میکنیم. و مدار را میبندیم و کلاک را وصل میکنیم:

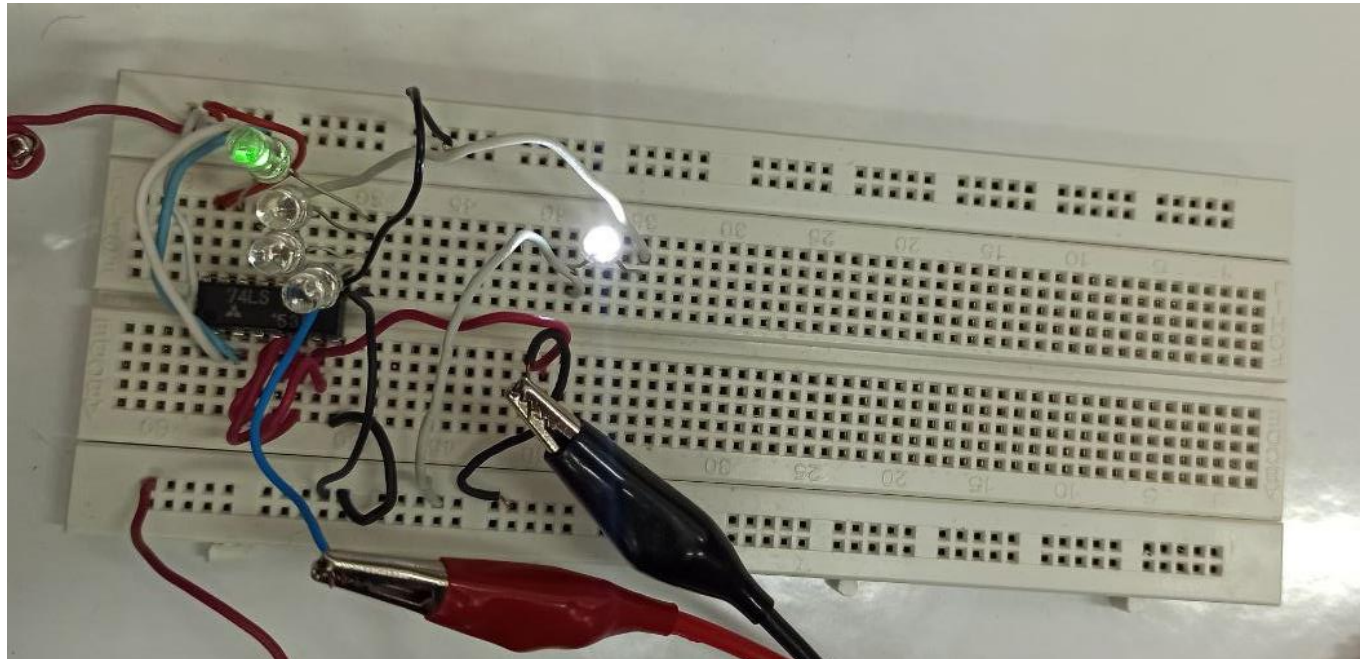
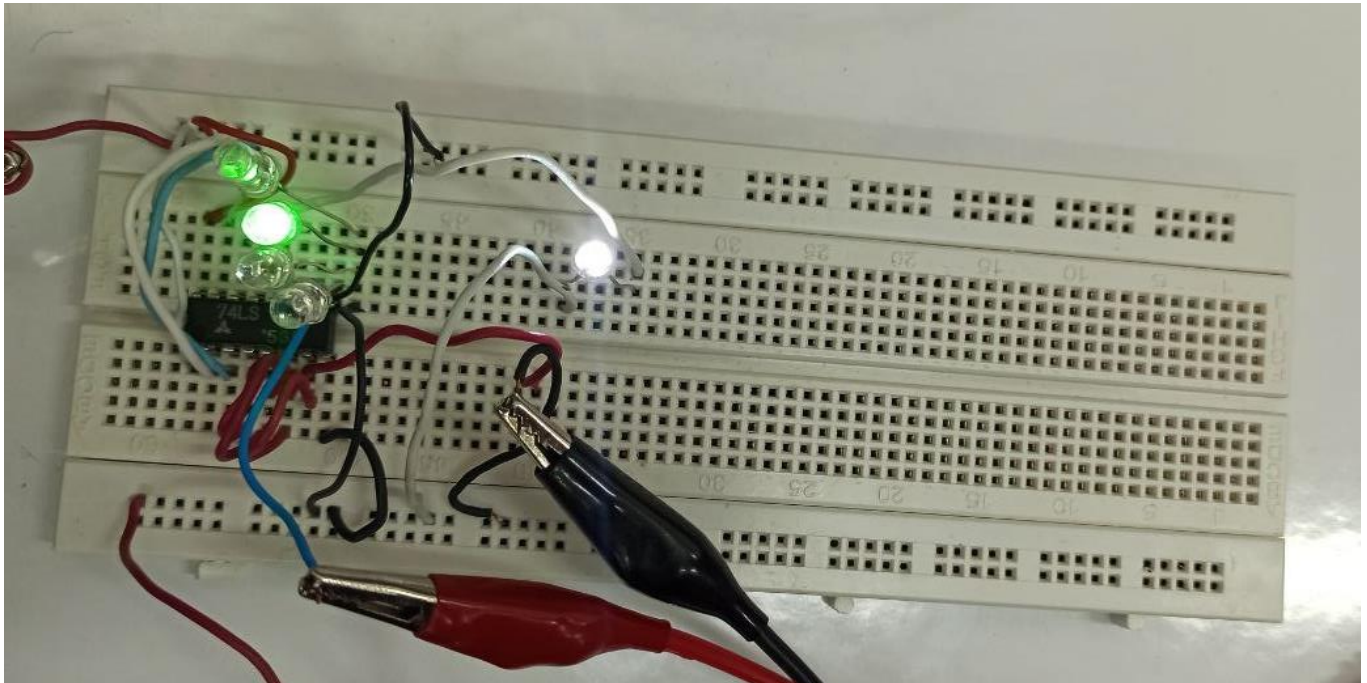
تمامی حالت ها:



## آزمایشگاه مدار های منطقی و معماری کامپیوتر



## آزمایشگاه مدار های منطقی و معماری کامپیوتر





**قسمت دوم** (شبیه سازی ثبات چهار بیتی دو جهته با امکان بار شدن موازی)

فیلم ۱ ضمیمه است.