

به نام خدا

## آزمایشگاه مدار منطقی و معماری کامپیوتر

گزارشکار ۲

بخش اول آزمایش ۲

موعد تحویل: ۱۴۰۱/۰۸/۰۱

شبیه سازی آی سی ۷۴۸۳ و مدار جمع کننده –تفریق گر

✓ آی سی ۷۴۸۳ را تست کنید و خروجی آن را بررسی کنید.

✓ با استفاده از آی سی ۷۴۸۳ و آی سی های دیگر، مدار جمع کننده – تفریق گر را شبیه سازی و

خروجی های آن را بررسی کنید.

فیلم آموزشی این بخش در قسمت منابع درس بارگزاری شده است.

توضیحات تکمیلی برای انجام گزارشکار در فایل "دستورالعمل گزارشکار" بیان شده است.

موفق باشید