آزمایشگاه مدار و معماری

پیش گزارش ۸

18.1/9/7

• نام و نام خانوادگی: علی بدیعی

• نام استاد:

• گروه: ١

آزمایشگاه مدار های منطقی و معماری کامپیوتر

پیش گزارش ۸

 $\frac{1}{100} = \frac{1}{100} \times 100$ مدار ترتیبی با فلیپ فلاپ های D با نام های A,B و یک ورودی X طراحی کنید به نحوی که وقتی X=1 است ، حالت مدار ثابت میماند و وقتی X=1 است ، مدار به ترتیب به حالات ۰۰ و ۱۰ و ۱۰ و ۱۰ و ۲۰ رفته و حالات تکرار میشوند.

پاسخ: جدول درستی:

Present State		Input	Next State	
Α	В	X	Α	В
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	1
1	0	0	1	0
1	0	1	0	0
1	1	0	1	1
1	1	1	1	0

كارنو:

Kmap B							
	B`X`	B`X	ВХ	BX`			
A`	0	1	1	1			
Α	0	0	0	1			

Kmap A						
	B`X`	B`X	ВХ	BX`		
A`	0	0	1	0		
Α	1	0	1	1		

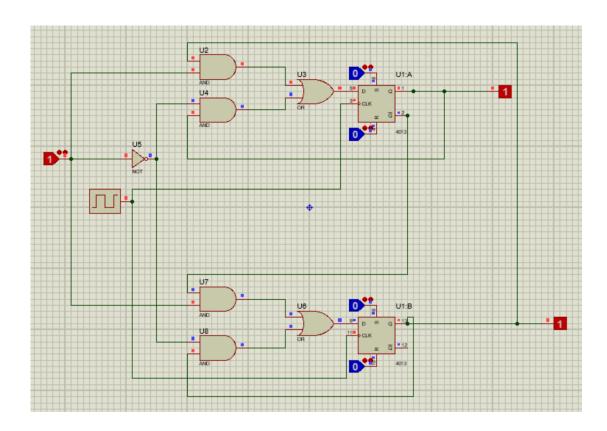
آزمایشگاه مدار های منطقی و معماری کامپیوتر

تابع خروجی:

$$A(New) = BX + AX$$

$$B(New) = A'X + BX'$$

مدار:



آزمایشگاه مدار های منطقی و معماری کامپیوتر

سوال ۲: مدار یک ثبات چهار بیتی با داشتن خط بار موازی را طراحی کنید.

باسخ:

