

به نام خدا

آزمایشگاه مدار منطقی و معماری کامپیوتر

گزارشکار ۵

(آزمایش ۴)

موعد تحویل: ۱۴۰۱/۰۸/۲۲

شبیه سازی مدارات زیر و بررسی نتایج خروجی (ها)

۱. یک دیکدر BCD به ددهی را با استفاده از ترکیبات بی اهمیت شبیه سازی کنید (شبیه سازی سه خروجی اول، کافی است).

۲. مدار یک انکدر اولویت ۴ به ۲ را شبیه سازی کنید.

۳. مداری با استفاده از ۷۴۱۴۸ و گیت‌های اضافی لازم برای برآورده شدن تابع زیر شبیه سازی کنید.

$$F(X, Y, Z) = X'YZ + XY$$

۴. یک مالتی پلکسر ۴ به ۱ دوگانه با ورودی‌های انتخاب (select) و توانا ساز (Enable) شبیه سازی کنید (این سوال اختیاری است).

موفق باشید