Linux/Android开发记录 学习、记录、分享Linux/Android开发技术

■ 目录视图

2333人阅读

2012-04-11 08:45

₩ 摘要视图

评论(2) 收藏 举报





liuhaoyutz



访问: 80630次

积分: **1673**分 排名: 第**7877**名

原创: 83篇 转载: 0篇

译文: 0篇 评论: 59条

博客声明

本博客文章均为原创,欢迎转载 交流。转载请注明出处,禁止用 于商业目的。

博客专栏



Android应用开 发学习笔记

文章: 30篇 阅读: 17067



LDD3源码分析

文章: 17篇 阅读: 29970

文章分类

LDD3源码分析 (18)

ADC驱动 (1)

触摸屏驱动 (1)

LCD驱动 (1)

Linux设备模型 (8) USB驱动 (0)

Android架构分析 (12)

Cocos2d-x (1)

C陷阱与缺陷 (3)

Android应用开发 (30)

Linux设备驱动程序架构分析 (8)

有奖征资源,博文分享有内涵 5月推荐博文汇总 大数据读书汇--获奖名单公布 2014 CSDN博文大赛

LDD3源码分析之与硬件通信&中断处理

struct buffer parallel null file 工作

作者: 刘昊昱

分类: LDD3源码分析

博客: http://blog.csdn.net/liuhaoyutz

编译环境: Ubuntu 10.10

内核版本: 2.6.32-38-generic-pae

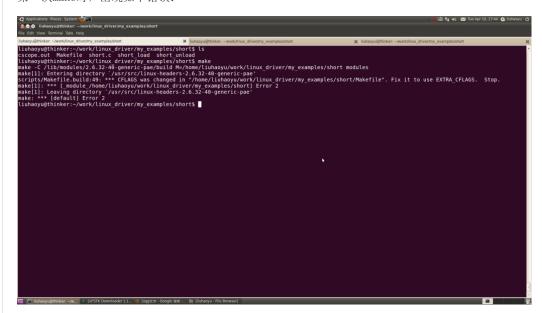
LDD3源码路径: examples/short/

本分析LDD3第9和第10章的示例代码short。short涉及的主要知识点有通过I/0端口或I/0内存操作设备寄存器及设备内存,注册中断处理函数处理中断。本来第9和第10章的代码应该分别进行讨论,但是因为short的代码相互关联比较紧密,所以这里放在同一篇文章中分析。

一、short模块编译

在新的内核下,编译short模块时,会遇到一些问题,这里列出遇到的问题及解决方法。

第一次make时,出现如下错误:



修改Makefile的第12,13,35行,将CFLAGS改为EXTRA_CFLAGS,即可解决这个问题。再次make,会出现如下错误:

最新评论

LDD3源码分析之内存映射 wzw88486969:

@fjlhlonng:unsigned long offset = vma->vm_pgoff <v...

Linux设备驱动程序架构分析之l2 teamos: 看了你的i2c的几篇文章,真是受益匪浅,虽然让自己 写还是ie不出来。非常感谢

LDD3源码分析之块设备驱动程序 elecfan2011: 感谢楼主的精彩讲解,受益匪浅啊!

LDD3源码分析之slab高速缓存 donghuwuwei: 省去了不少修改 的时间,真是太好了

LDD3源码分析之时间与延迟操作donghuwuwei: jit.c代码需要加上一个头文件。

LDD3源码分析之slab高速缓存 捧灰:今天学到这里了,可是为什 么我没有修改源码一遍就通过了 额。。。内核版本是2.6.18-53.el5-X...

LDD3源码分析之字符设备驱动程 捧灰: 参照楼主的博客在自学~谢 谢楼主!

LDD3源码分析之调试技术 fantas yhujian: 分析的很清楚, 赞一个!

LDD3源码分析之字符设备驱动程 fantasyhujian: 有时间再好好读 读,真的分析的不错!

LDD3源码分析之hello.c与Makef fantasyhujian: 写的很详细,对初学者很有帮助!!!

阅读排行

LDD3源码分析之字符设: (3143)

LDD3源码分析之hello.c- (2701)

S3C2410驱动分析之LCI (2527)

Linux设备模型分析之kse (2435)

LDD3源码分析之内存映! (2336)

LDD3源码分析之与硬件i (2333)

Android架构分析之Andro (2093)

LDD3源码分析之时间与 (1987)

LDD3源码分析之poll分析 (1972)

S3C2410驱动分析之AD((1948)

评论排行

LDD3源码分析之内存映! (5)

LDD3源码分析之hello.c (4)

Linux设备模型分析之kob (4)

LDD3源码分析之slab高i (4)

S3C2410驱动分析之LCI (3)

LDD3源码分析之阻塞型I (3)

LDD3源码分析之时间与; (3)

LDD3源码分析之poll分析 (2)

文章存档

2014年06月 (1)

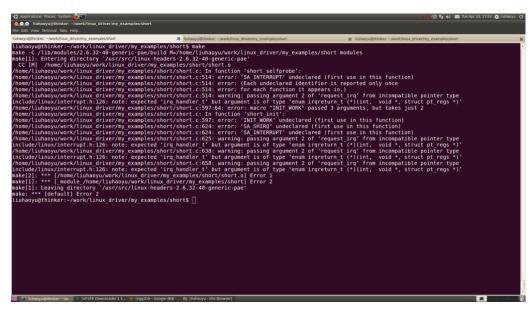
2014年05月 (4)

2014年04月 (1)

② Describing them bytems (DE)

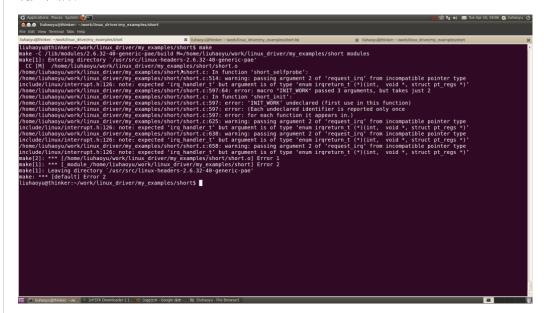
② See This provided in the control of the control

修改short.c, 把第24行#include linux/config.h>屏蔽掉。再次编译出现如下问题:



这是因为SA_INTERRUPT和SA_SHIRQ标志在新内核中发生了变化,SA_INTERRUPT标志已经不存在了,SA_SHIRQ标志位变为IRQF_SHARED。所以做以下修改:

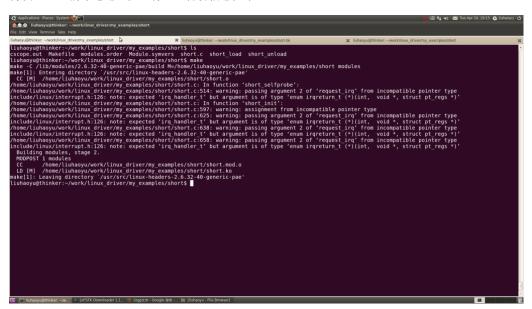
514,638,658行把flag标志设置为0,624行把flag设置为IRQF_SHARED,修改完成后,再次编译,出现如下错误:



修改597行为INIT_WORK(&short_wq, (void (*)(struct work_struct *)) short_do_tasklet);



再次make,编译通过,但还有一些警告信息如下:



这是因为在新的内核版本中中断处理函数的原型只有两个参数,而在2.6.10中有三个参数,这里只要把相应中断处理函数的第三个参数去掉即可,修改后的函数原型如下:

494irqreturn_t short_probing(int irq, void *dev_id)

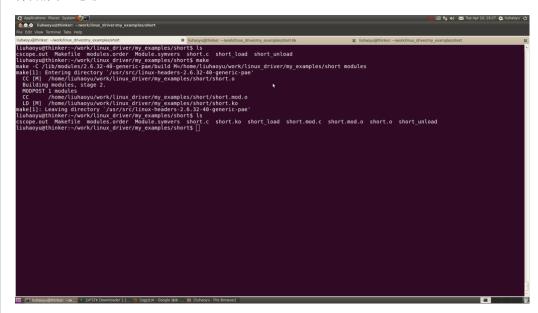
443irqreturn_t short_sh_interrupt(int irq, void *dev_id)

431irqreturn_t short_tl_interrupt(int irq, void *dev_id)

413irqreturn_t short_wq_interrupt(int irq, void *dev_id)

336irqreturn_t short_interrupt(int irq, void *dev_id)

再次编译,通过。



二、short模块初始化

先来看short模块初始化函数:

```
[cpp]

01. 548int short_init(void)

02. 549{
03. 550 int result;

04. 551

05. 552 /*

06. 553 * first, sort out the base/short_base ambiguity: we'd better
```

```
* use short_base in the code, for clarity, but allow setting
08.
      555
               * just "base" at load time. Same for "irq".
09.
      556
10.
      557
              short_base = base;
11.
      558
             short irq = irq;
12.
      559
13.
      560
              /* Get our needed resources. */
14.
      561
              if (!use_mem) {
                  if (! request_region(short_base, SHORT_NR_PORTS, "short")) {
15.
      562
16.
      563
                      printk(KERN_INFO "short: can't get I/O port address 0x%lx\n",
17.
      564
                              short base);
                      return -ENODEV;
18.
      565
19.
      566
                  }
20.
      567
21.
      568
             } else {
                  if (! request_mem_region(short_base, SHORT_NR_PORTS, "short")) {
22.
                      printk(KERN_INFO "short: can't get I/O mem address 0x%lx\n",
23.
      570
24.
      571
                              short_base);
25.
      572
                      return - ENODEV:
26.
27.
      574
28.
      575
                  /* also, ioremap it */
29.
      576
                  short_base = (unsigned long) ioremap(short_base, SHORT_NR_PORTS);
30.
      577
                  /* Hmm... we should check the return value */
31.
      578
      579
             /* Here we register our device - should not fail thereafter */
result = register_chrdev(major, "short", &short_fops);
32.
33.
      580
34.
             if (result < 0) {</pre>
      581
35.
      582
                  printk(KERN_INFO "short: can't get major number\n");
36.
      583
                  release_region(short_base,SHORT_NR_PORTS); /* FIXME - use-mem case? */
37.
      584
                  return result;
38.
      585
              if (major == 0) major = result; /* dynamic */
39.
      586
40.
      587
41.
      588
              short_buffer = __get_free_pages(GFP_KERNEL,0); /* never fails */ /* FIXME */
             short_head = short_tail = short_buffer;
42.
      589
43.
      590
44.
      591
45.
      592
              * Fill the workqueue structure, used for the bottom half handler.
              \ ^{*} The cast is there to prevent warnings about the type of the
46.
      593
47.
      594
              * (unused) argument.
48.
      595
      596
              /* this line is in short init() */
49.
50.
      597
              INIT_WORK(&short_wq, (void (*)(void *)) short_do_tasklet, NULL);
51.
      598
52.
      599
              * Now we deal with the interrupt: either kernel-based
53.
      600
54.
      601
              * autodetection, DIY detection or default number
55.
      602
      603
56.
      604
             if (short_irq < 0 && probe == 1)</pre>
57.
58.
      605
                  short_kernelprobe();
59.
      606
60.
      607
              if (short_irq < 0 && probe == 2)</pre>
61.
      608
                  short_selfprobe();
62.
      609
             if (short_irq < 0) /* not yet specified: force the default on */</pre>
63.
      610
64.
      611
                  switch(short base) {
65.
      612
                      case 0x378: short_irq = 7; break;
66.
      613
                      case 0x278: short_irq = 2; break;
67.
      614
                      case 0x3bc: short_irq = 5; break;
68.
      615
69.
      616
70.
      617
71.
              * If shared has been specified, installed the shared handler
      618
               * instead of the normal one. Do it first, before a -EBUSY will
72.
      619
73.
      620
              * force short_irq to -1.
74.
      621
75.
      622
             if (short_irq >= 0 && share > 0) {
76.
      623
                  result = request_irq(short_irq, short_sh_interrupt,
                          SA_SHIRQ | SA_INTERRUPT, "short",
77.
      624
78.
      625
                          short_sh_interrupt);
79.
      626
                  if (result) {
                      printk(KERN_INFO "short: can't get assigned irq %i\n", short_irq);
80.
      627
81.
      628
                      short irg = -1;
82.
      629
83.
      630
                  else { /* actually enable it -- assume this *is* a parallel port */
84.
      631
                      outb(0x10, short_base+2);
      632
```

```
return 0; /* the rest of the function only installs handlers */
87.
       634
88.
       635
89.
       636
             if (short_irq >= 0) {
90.
       637
                  result = request irg(short irg, short interrupt,
91.
       638
                          SA INTERRUPT, "short", NULL);
92.
       639
                  if (result) {
93.
       640
                     printk(KERN_INFO "short: can't get assigned irq %i\n",
94.
       641
                              short irq);
95.
       642
                      short_irq = -1;
96.
       643
97.
                  else { /* actually enable it -- assume this *is* a parallel port */
       644
98.
       645
                      outb(0x10, short base+2);
99.
       646
100.
       647
              }
101.
       648
102.
       649
103.
       650
              * Ok, now change the interrupt handler if using top/bottom halves
              * has been requested
104.
       651
105.
       652
106.
       653
             if (short_irq >= 0 && (wq + tasklet) > 0) {
107.
       654
                  free irg(short irg,NULL);
108.
       655
                  result = request_irq(short_irq,
109.
       656
                          tasklet ? short tl interrupt :
110.
       657
                          short_wq_interrupt,
111.
       658
                          SA_INTERRUPT, "short-bh", NULL);
112.
       659
                  if (result) {
                     printk(KERN_INFO "short-bh: can't get assigned irq %i\n",
113.
       660
114.
       661
                              short irq);
115.
       662
                      short irq = -1;
116.
       663
                  }
              }
117.
       664
118.
       665
       666
119.
              return 0:
120. 667}
```

561 - 567行,如果指定使用I/0端口,则调用request_region函数分配I/0端口,这里代码指定要分配从short_base 开始的SHORT NR PORTS个即8个端口。

568 - 578行,如果指定使用I/0内存,则调用request_mem_region函数分配从short_base开始的 SHORT_NR_PORTS个即8个字节的I/0内存。分配I/0内存并不是在使用这些内存之前需要完成的唯一步骤,我们必须首先通过ioremap函数建立映射。ioremap返回用来访问指定物理内存的虚拟地址。

580 - 586行, 注册字符设备short", 其文件操作函数集是short_fops。

588行,调用__get_free_pages(GFP_KERNEL, 0)分配一个页面保存在 short_buffer中。

597行,调用INIT_WORK初始化一个工作,将来用作中断处理函数的下半部。

604 - 605行,如果short_irq<0并且probe等于1,则调用short_kernelprobe函数由内核探测中断号。该函数的实现我们后面分析。

607 - 608行,如果short_irq<0并且probe等于2,则调用short_selfprobe函数自己手动探测中断号,该函数的实现我们后面分析。

610 - 615行,如果探测没有成功,根据端口地址,强制指定中断号。

622 - 634行,以共享中断的方式注册中断处理函数。需要注意的是631行调用outb(0x10, short_base+2),将并口2号寄存器的第4位置为1,表示启动并口中断报告。

636 - 647行,以非共享中断的方式注册中断处理函数。

653 - 664行,以上半部/下半部的方式注册中断处理函数。

下面我们来看short kernelprobe函数如何实现由内核自动探测中断号的:

```
[cpp]

01. 466void short_kernelprobe(void)

02. 467{

03. 468 int count = 0;

04. 469 do {
```

```
470
                  unsigned long mask;
06.
      471
07.
      472
                  mask = probe_irq_on();
08.
      473
                  outb_p(0x10,short_base+2); /* enable reporting */
                  outb_p(0x00,short_base); /* clear the bit */
outb_p(0xFF,short_base); /* set the bit: interrupt! */
09.
      474
10.
      475
                  outb_p(0x00,short_base+2); /* disable reporting */
11.
      476
12.
      477
                  udelay(5); /* give it some time */
13.
      478
                  short_irq = probe_irq_off(mask);
14.
      479
      480
15.
                  if (short_irq == 0) { /* none of them? */
      481
                     printk(KERN_INFO "short: no irq reported by probe\n");
16.
17.
      482
                      short irg = -1;
18.
      483
                  }
19.
      484
                   * if more than one line has been activated, the result is
20.
      486
                   * negative. We should service the interrupt (no need for lpt port)
21.
22.
      487
                   st and loop over again. Loop at most five times, then give up
23.
      488
24.
             } while (short_irq < 0 && count++ < 5);</pre>
     490
25.
             if (short_irq < 0)</pre>
      491
                  printk("short: probe failed %i times, giving up\n", count);
26.
27.
      492}
```

Linux内核提供了探测可用中断号的接口,但这种接口只能在非共享中断模式下使用。内核提供的接口由两个函数组成:

unsigned long probe_irq_on(void);

这个函数返回一个未分配中断的位掩码,驱动程序必须保存返回的位掩码,并将它传递给probe_irq_off函数。调用probe_irq_on函数之后,驱动程序要安排设备产生至少一次中断。

int probe_irq_off(unsigned long);

在请求设备产生中断之后,驱动程序要调用这个函数,并将前面probe_irq_on返回的位掩码作为参数传递给它。probe_irq_off返回probe_irq_on之后发生的中断编号。如果没有中断发生,就返回0。如果产生了多次中断,出现了二义性,就返回负数。

使用内核提供的接口探测中断号时,需要注意在调用probe_irq_on之后启用设备中断,在调用probe_irq_off之前禁用中断。另外,在probe_irq_off之后,需要处理设备上待处理的中断。

472行,调用probe_irq_on函数。

473行, 将2号端口的第4位(0x10)设置为1, 启用中断。

474行,将0号端口清0。

475行,将0号端口置1,触发中断。

476行,将2号端口的第4位(0x10)设置为0,禁用中断。

477行,延时一会,以保证中断的传递时间。

478行,调用probe_irq_off函数,并把472行probe_irq_on函数返回的位掩码传递给它。

480行, probe_irq_off函数返回0, 说明没有中断发生。

489行,probe_irq_off函数返回负值,说明发生了不止一个中断,需要重新探测,这里限定最多探测 5次。

下面我们看short selfprobe函数如何实现DIY探测中断号:

```
[cpp]
      501void short_selfprobe(void)
01.
02.
      502{
03.
      503
             int trials[] = {3, 5, 7, 9, 0};
04.
      504
             int tried[] = {0, 0, 0, 0, 0};
05.
      505
            int i, count = 0;
06.
      506
      507
```

```
* install the probing handler for all possible lines. Remember
09.
      509
              ^{st} the result (0 for success, or -EBUSY) in order to only free
10.
      510
              * what has been acquired
11.
      511
12.
      512
             for (i = 0; trials[i]; i++)
13.
      513
                 tried[i] = request_irq(trials[i], short_probing,
14.
      514
                         SA_INTERRUPT, "short probe", NULL);
15.
      515
16.
      516
            do {
17.
      517
                 short_irq = 0; /* none got, yet */
                 outb_p(0x10,short_base+2); /* enable */
18.
      518
                 outb_p(0x00,short_base);
19.
      519
20.
      520
                 outb_p(0xFF,short_base); /* toggle the bit */
21.
      521
                 outb_p(0x00,short_base+2); /* disable */
      522
                 udelay(5); /* give it some time */
22.
23.
      523
24.
                 /st the value has been set by the handler st/
      524
25.
      525
                 if (short_irq == 0) { /* none of them? */
                     printk(KERN_INFO "short: no irq reported by probe\n");
26.
     526
27.
28.
      528
                  \ensuremath{^{*}} If more than one line has been activated, the result is
29.
      529
                  \ensuremath{^{*}} negative. We should service the interrupt (but the lpt port
30.
      530
31.
      531
                  * doesn't need it) and loop over again. Do it at most 5 times
32.
      532
      533
33.
            } while (short irg <=0 && count++ < 5);</pre>
      534
34.
            /* end of loop, uninstall the handler */
35.
     535
      536
             for (i = 0; trials[i]; i++)
36.
37.
      537
                 if (tried[i] == 0)
38.
      538
                     free_irq(trials[i], NULL);
39.
      539
      540
40.
             if (short irg < 0)</pre>
                 printk("short: probe failed %i times, giving up\n", count);
      541
41.
42.
      542}
     494irqreturn_t short_probing(int irq, void *dev_id, struct pt_regs *regs)
43.
44.
45.
     496
             if (short_irq == 0) short_irq = irq;
                                                    /* found */
46.
      497
             if (short_irq != irq) short_irq = -irq; /* ambiguous */
47.
     498
             return IRQ HANDLED;
48. 499}
```

DIY探测与内核自动探测的原理是一样的: 先启动所有未被占用的中断, 然后观察会发生什么。但是, 我们要充分发挥对具体设备的了解。通常, 设备能使用3或4个IRQ号中的一个来进行配置, 探测这些IRQ号, 使我们能不必测试所有可能的IRQ就能检测到正确的IRQ号。

并口允许用户选择的IRQ号有3,5,7,9,所以在short中,我们探测这几个中断号。

503行, trials数组列出了以0作为结束标志的需要测试的IRQ。

504行,tried数组用来记录哪个中断号被short驱动程序注册了。

512 - 514行,循环trials数组,为每个要探测的中断号注册中断处理函数short_probing。注意,request irq函数如果注册成功,返回0保存在tried[i]中。

517 - 522行,触发中断,引起short_probing函数的执行。在short_probing函数中,将发生中断的中断号保存在short_irq中,如果发生多次中断,将设置short_irq值为负数。

525 - 527行,如果short_irq的值为0,说明没有发生中断。

533行,如果short_irq的值小于或等于0,则重新探测,最多探测5次。

536 - 538行,释放IRQ。

完成自动探测或DIY探测后,我们回到short_init函数:

610 - 615行, short_irq小于0, 说明没有探测到中断号, short根据端口地址, 强制指定默认中断号。

622 - 634行,如果(short_irq >= 0 && share > 0),则以共享中断方式注册中断处理函数 short sh interrupt。其中,631行使用outb(0x10, short_base + 2)启动中断报告。

636 - 647行,如果没有指定共享中断,则以非共享中断方式注册中断处理函数short_interrupt。其中645行outb(0x10, short base+2)启动中断报告。

653 - 663行,注册以项半部/底半部的方式执行中断处理。如果使用tasklet,对应的中断处理函数 是short tl interrupt,如果使用工作队列,对应的中断处理函数是short wq interrupt。

按照在short_init中出现的顺序,下面我们要看short_sh_interrupt函数了:

```
01.
      443irqreturn_t short_sh_interrupt(int irq, void *dev_id, struct pt_regs *regs)
02.
      444{
03.
      445
            int value, written;
04.
     446
            struct timeval tv;
05.
     447
06.
     448
            /* If it wasn't short, return immediately */
07.
      449
            value = inb(short_base);
           if (!(value & 0x80))
08.
     450
09.
     451
                return IRQ_NONE;
10.
     452
11.
      453
            /* clear the interrupting bit */
            outb(value & 0x7F, short_base);
12.
     454
13.
     455
14.
     456 /* the rest is unchanged */
15.
      457
16.
     458
           do_gettimeofday(&tv);
17.
     459 written = sprintf((char *)short head,"%08u.%06u\n",
                    (int)(tv.tv_sec % 100000000), (int)(tv.tv_usec));
18.
     460
     461
19.
           short incr bp(&short head, written);
20.
     462
            wake_up_interruptible(&short_queue); /* awake any reading process */
21.
     463
            return IRQ HANDLED;
    464}
22.
23.
      93/*
24.
      94 * Atomicly increment an index into short_buffer
      95 */
25.
26.
      96static inline void short_incr_bp(volatile unsigned long *index, int delta)
27.
      97{
28.
      98
            unsigned long new = *index + delta;
            barrier(); /* Don't optimize these two together */
29.
      99
30. 100
            *index = (new >= (short_buffer + PAGE_SIZE)) ? short_buffer : new;
31. 101}
```

注册共享的中断处理程序时,request_irq函数的flag参数必须指定 SA_SHIRQ 标志,同时dev_id参数必须是唯一的,任何指向模块地址空间的指针都可以使用,但是dev_id不能设置为NULL。

注销共享中断处理程序同样使用free_irq,传递dev_id参数用来从该中断的共享处理程序列表中选择指定的处理程序。这也是dev_id必须唯一的原因。

内核为每个中断维护了一个共享处理程序列表,这些处理程序的dev_id各不相同,就像是设备的签名。

当请求一个共享中断时,如果满足下面条件之一,request_irq就能成功:

- 1. 中断号空闲。
- 2. 任何已经注册了该中断号的处理例程也标识了中断号是共享的。

当共享的中断发生时,内核会调用每一个已经注册的中断处理函数,因此,一个共享中断的中断处理 函数必须能识别属于自己的中断,如果不是自己的设备被中断,应该迅速退出。

449 - 451行,读取端口short_base,如果ACK位为1,则报告的中断就是发送给short的。如果为0,则是发给其它中断处理函数的,此时short sh interrupt应该立即退出。

454行,清除ACK位。

458行, 获取当前时间。

459 - 460行,将时间信息保存在short_head中,在模块初始化函数short_init中,有如下语句:

588 short_buffer = __get_free_pages(GFP_KERNEL, 0); /* never fails */ /* FIXME */

```
short_head = short_tail = short_buffer;
```

所以short_head指向缓冲区short_buffer的空闲起始位置。

461行,调用short_incr_bp函数更新空闲缓冲区头指针short_head位置。

462行,唤醒等待队列short_queue上的进程。

如果不是使用共享中断方式,在short_init函数中注册的中断处理函数是short_interrupt,该函数内容如下:

```
[cpp]
      336irqreturn_t short_interrupt(int irq, void *dev_id, struct pt_regs *regs)
01.
02.
03.
      338
             struct timeval tv:
04.
      339
             int written;
95.
      340
06.
      341
            do_gettimeofday(&tv);
07.
      342
08.
      343
                 /* Write a 16 byte record. Assume PAGE_SIZE is a multiple of 16 */
            written = sprintf((char *)short_head,"%08u.%06u\n",
09.
      344
10.
     345
                     (int)(tv.tv_sec % 100000000), (int)(tv.tv_usec));
11.
      346
            BUG_ON(written != 16);
12.
      347
            short incr bp(&short head, written);
13.
      348
            wake_up_interruptible(&short_queue); /* awake any reading process */
14.
      349
             return IRQ HANDLED;
15. 350}
```

short_interrupt函数的内容和共享中断处理函数short_sh_interrupt的后半部分完全一样,这里不多解释,请参考对short sh interrupt函数的分析。

如果指定以顶半部/底半部的方式执行中断处理,在short_init函数中重新注册了中断处理函数,如果采用tasklet,则顶半部是short_tl_interrupt,如果采用工作队列,则顶半部是short_wq_interrupt。这两个函数列出如下:

```
[cpp]
01.
      413irqreturn t short wq interrupt(int irq, void *dev id, struct pt regs *regs)
02.
      414{
03.
      415
             /* Grab the current time information. */
04.
      416
            do_gettimeofday((struct timeval *) tv_head);
05.
      417
            short_incr_tv(&tv_head);
06.
      418
07.
      419
             /* Queue the bh. Don't worry about multiple enqueueing */
08.
      420
             schedule_work(&short_wq);
09.
      421
      422
            short_wq_count++; /* record that an interrupt arrived */
10.
11.
      423
            return IRQ_HANDLED;
12.
      424}
13.
     425
14.
     426
15.
     427/*
      428 * Tasklet top half
16.
     429 */
17.
18.
19.
      431irqreturn_t short_tl_interrupt(int irq, void *dev_id, struct pt_regs *regs)
20.
      432{
21.
      433
             do_gettimeofday((struct timeval *) tv_head); /* cast to stop 'volatile' warning */
22.
      434
            short incr tv(&tv head):
23.
      435
            tasklet_schedule(&short_tasklet);
24.
      436
            short_wq_count++; /* record that an interrupt arrived */
25.
      437
             return IRQ_HANDLED;
26. 438}
```

在项半部中,取得当前时间后,调用short_incr_tv函数将时间保存在tv_data数组中,然后调度tasklet或工作稍后执行:

```
[cpp]
01. 372static inline void short_incr_tv(volatile struct timeval **tvp)
02. 373{
```

short_incr_tv函数用到的几个变量定义如下:

```
[cpp]

01.    357#define NR_TIMEVAL 512 /* length of the array of time values */
02.    358

03.    359struct timeval tv_data[NR_TIMEVAL]; /* too lazy to allocate it */
04.    360volatile struct timeval *tv_head=tv_data;
05.    361volatile struct timeval *tv_tail=tv_data;
```

工作short_wq的初始化在short_init函数中:

```
[cpp]
01. 597 INIT_WORK(&short_wq, (void (*)(void *)) short_do_tasklet, NULL);
```

tasklet short tasklet定义在第91行,如下:

```
[cpp]
01. 91DECLARE_TASKLET(short_tasklet, short_do_tasklet, 0);
```

由此可见,工作队列和tasklet的处理函数都是short do tasklet,它就是所谓的底半部函数:

```
[cpp]
01.
      382void short_do_tasklet (unsigned long unused)
02.
      383{
03.
      384
             int savecount = short_wq_count, written;
04.
      385
             short_wq_count = 0; /* we have already been removed from the queue */
05.
      386
06.
      387
              * The bottom half reads the tv array, filled by the top half,
              * and prints it to the circular text buffer, which is then consumed
07.
      388
08.
      389
              * by reading processes
09.
      390
              */
10.
      391
      392
             /st First write the number of interrupts that occurred before this bh st/
11.
12.
      393
             written = sprintf((char *)short_head,"bh after %6i\n",savecount);
             short_incr_bp(&short_head, written);
13.
      394
14.
      395
15.
      396
              * Then, write the time values. Write exactly 16 bytes at a time,
16.
      397
              * so it aligns with PAGE_SIZE
17.
      398
18.
      399
              */
19.
      400
20.
      401
             do {
21.
      402
                 written = sprintf((char *)short_head,"%08u.%06u\n",
                         (int)(tv_tail->tv_sec % 100000000),
22.
      403
23.
      404
                         (int)(tv_tail->tv_usec));
24.
      405
                 short_incr_bp(&short_head, written);
25.
      406
                 short_incr_tv(&tv_tail);
26.
      407
             } while (tv_tail != tv_head);
27.
      408
      409
             wake_up_interruptible(&short_queue); /* awake any reading process */
28.
      410}
```

在底半部函数中,把时间信息从tv_data数组中取出来,写到short_buffer缓冲区中,然后唤醒等待队列 short queue上的进程。这些进程将从short buffer中读取时间信息。

三、文件操作函数

分析完了模块初始化函数, 我们可以看设备文件操作函数了, 文件操作函数集是short_fops:

```
[cpp]
01.
     270struct file_operations short_fops = {
           .owner = THIS_MODULE,
02.
     271
03.
            .read
     272
                    = short_read,
            .write = short_write,
     273
04.
           .poll = short_poll,
     275
06.
           .open = short_open,
     276
            .release = short_release,
08. 277};
```

先看short_open函数:

```
[cpp]
01.
      114int short_open (struct inode *inode, struct file *filp)
02.
     115{
03.
             extern struct file_operations short_i_fops;
94.
     117
05.
     118
            if (iminor (inode) & 0x80)
     119
06.
                filp->f_op = &short_i_fops; /* the interrupt-driven node */
07.
     120
             return 0;
08. 121}
```

118 - 119行,如果次设备号的第8位为1,重新设置文件操作函数集为short_i_fops。理解这样的设置可以看一下 1dd3自带的short_load脚本,该脚本创建的设备节点/dev/shortint和/dev/shortprint的次设备号分别为128和 129,如果对这两个节点进行操作,采用short_i_fops,即使用中断。对其它节点的操作,使用非中断操作。

```
[cpp]
     328struct file_operations short_i_fops = {
     329 .owner = THIS_MODULE,
02.
03.
     330
            .read
                    = short_i_read,
            .write = short_i_write,
94
     331
           .open = short_open,
    332
06. 333
            .release = short_release,
07. 334};
```

下面看short read的实现:

```
190ssize_t short_read(struct file *filp, char __user *buf, size_t count, loff_t *f_pos)
01.
02.
     191{
     192
03.
             return do_short_read(filp->f_dentry->d_inode, filp, buf, count, f_pos);
04.
      193}
05.
     134ssize_t do_short_read (struct inode *inode, struct file *filp, char __user *buf,
07.
     135
                size_t count, loff_t *f_pos)
08.
     136{
            int retval = count, minor = iminor (inode);
09.
     137
10.
     138
            unsigned long port = short base + (minor&0x0f);
11.
     139
            void *address = (void *) short_base + (minor&0x0f);
12.
      140
            int mode = (minor&0x70) >> 4;
13.
      141
            unsigned char *kbuf = kmalloc(count, GFP_KERNEL), *ptr;
14.
     142
15.
      143
            if (!kbuf)
                return -ENOMEM;
     144
16.
17.
      145
            ptr = kbuf;
18.
     146
19.
      147
            if (use_mem)
     148
                mode = SHORT MEMORY;
20.
21.
      149
     150
22.
            switch(mode) {
23.
     151
               case SHORT_STRING:
24.
     152
                insb(port, ptr, count);
25.
     153
                rmb();
26.
     154
                break;
27.
     155
28.
     156
                case SHORT_DEFAULT:
    157
                while (count--) {
```

```
*(ptr++) = inb(port);
31.
      159
                     rmb();
32.
      160
                 }
33.
      161
                 break;
34.
      162
35.
      163
                 case SHORT_MEMORY:
36.
     164
                 while (count--) {
37.
      165
                     *ptr++ = ioread8(address);
38.
      166
                     rmb();
39.
      167
40.
     168
                 break;
41.
                 case SHORT_PAUSE:
      169
42.
      170
                 while (count--) {
43.
      171
                     *(ptr++) = inb_p(port);
44.
     172
                     rmb();
45.
     173
46.
     174
                 break;
47.
      175
                 default: /* no more modes defined by now */
48.
     176
49.
     177
                 retval = -EINVAL;
50.
     178
                 break;
      179
51.
52.
      180
             if ((retval > 0) && copy_to_user(buf, kbuf, retval))
53.
     181
                retval = -EFAULT;
54.
     182
             kfree(kbuf);
     183
             return retval;
55.
56.
     184}
```

138行,确定要访问的端口。

139行,确定要访问的内存地址。

注意,对一个设备节点来说,要么是采用I/0端口,要么是采用I/0内存,不可能两个同时用,所以 137和138行只有一个起作用,这里只是为减少程序代码而写在一起。理解这两句话,需要联系模块初始化函数short_init中的如下代码:

```
[cpp]
             /* Get our needed resources. */
01.
      560
02.
      561
             if (!use_mem) {
03.
      562
                 if (! request_region(short_base, SHORT_NR_PORTS, "short")) {
                     printk(KERN_INFO "short: can't get I/O port address 0x%lx\n",
94.
      563
05.
      564
                             short_base);
06.
      565
                     return - ENODEV;
07.
      566
                 }
08.
      567
09.
      568
             } else {
10.
      569
                 if (! request_mem_region(short_base, SHORT_NR_PORTS, "short")) {
11.
      570
                    printk(KERN_INFO "short: can't get I/O mem address 0x%lx\n",
12.
      571
                             short_base);
      572
                     return - ENODEV:
13.
14.
      573
15.
      574
16.
      575
                 /* also, ioremap it */
17.
      576
                 short_base = (unsigned long) ioremap(short_base, SHORT_NR_PORTS);
18.
      577
                 /* Hmm... we should check the return value */
19. 578
             }
```

回到do_short_read函数:

140行,确定mode值,要理解这句,也要参考LDD3自带的short_load脚本对设备节点次设备号的设置。/dev/short0 - /dev/short7次设备号是0 - 7,对应的mode是0,/dev/short0p - /dev/short7p次设备号是16 - 23,对应的mode是1,/dev/short0s - /dev/short7s次设备号是32 - 39,对应的mode是2。

151 - 153行,使用insb(port, ptr, count),从port端口一次读count个字节的数据到ptr指向的内存中;

157 - 160行,使用inb(port)一次从port端口读一个位数据,循环count次。

164 - 167行,使用ioread8(address),从I/0内存address处读一个字节,循环count次。

169 - 173行,使用暂停式I/0函数inb_p(port),一次从port端口读一个位数据,重复count次。

180行,将读到的数据拷贝到用户空间。

short_write函数的实现与short_read函数类似,只是方向相反而已,这里不再详细分析了。

下面我们来看使用中断的读函数short_i_read:

```
[cpp]
01.
      281ssize_t short_i_read (struct file *filp, char __user *buf, size_t count, loff_t *f_pos)
02.
      282{
03.
     283
             int count0;
     284
            DEFINE_WAIT(wait);
04.
05.
      285
06.
     286
            while (short head == short tail) {
07.
     287
                 prepare_to_wait(&short_queue, &wait, TASK_INTERRUPTIBLE);
08.
     288
                 if (short_head == short_tail)
09.
      289
                     schedule():
10.
     290
                 finish_wait(&short_queue, &wait);
11.
     291
                 if (signal pending (current)) /* a signal arrived */
12.
     292
                     return -ERESTARTSYS; /* tell the fs layer to handle it */
     293
13.
14.
      294
            /* count0 is the number of readable data bytes */
            count0 = short_head - short_tail;
15.
     295
            if (count0 < 0) /* wrapped */
16.
     296
17.
     297
                 count0 = short_buffer + PAGE_SIZE - short_tail;
18.
      298
            if (count0 < count) count = count0;</pre>
19.
     299
20.
      300
           if (copy_to_user(buf, (char *)short_tail, count))
21.
      301
                return -EFAULT;
22.
      302
            short_incr_bp (&short_tail, count);
23.
      303
            return count;
24. 304}
```

284行, 创建等待队列入口wait。

286行,如果short_head等于short_tail,说明short_buffer缓冲区中没有数据可读,需要休眠等待。前面在分析中断处理函数时,我们已经看到在short设备的中断处理函数中,会将数据写入short buffer缓冲区并唤醒等待队列中的进程。

287 - 289, 讲入休眠。

290 - 293, 被唤醒后执行清理工作。

300行, 拷贝short_tail开始的count个数据到用户空间。

302行,更新short_tail位置。

下面我们来看使用中断的写函数short i write:

```
[cpp]
01.
      306ssize_t short_i_write (struct file *filp, const char __user *buf, size_t count,
02.
                 loff_t *f_pos)
03.
      308{
04.
      309
             int written = 0, odd = *f_pos & 1;
05.
      310
             unsigned long port = short_base; /* output to the parallel data latch */
06.
      311
             void *address = (void *) short base;
07.
      312
08.
      313
            if (use mem) {
09.
      314
                 while (written < count)</pre>
10.
      315
                    iowrite8(0xff * ((++written + odd) & 1), address);
11.
      316
            } else {
      317
12.
                 while (written < count)</pre>
13.
                     outb(0xff * ((++written + odd) & 1), port);
      318
14.
      319
15.
      320
16.
      321
             *f_pos += count;
17.
      322
             return written;
18. 323}
```

313 - 315, 使用I/0内存, 调用iowrite8写数据。

316 - 318, 使用I/0端口, 调用outb写数据。

更多 0

上一篇 LDD3源码分析之vmalloc 下一篇 LDD3源码分析之内存映射

主题推荐 源码 通信 硬件 linux内核 structure

猜你在找

Linux系统调用--fcnt1函数详解

如何在windows下面编译u-boot (原发于: 2012-07-24

国嵌视频学习——Linux内核驱动 STM32 对内部FLASH读写接口函数

开发板如何开启telnet服务

android 手机内存SWAP经验 扩展开放,修改关闭 u-boot编译笔记

find 与 grep

1. Android 2.3用ffmpeg替代stagefright自带的

免费学习IT4个月,月薪12000

中国[官方授权]IT培训与就业示范基地, 学成后名企直接招聘,月薪12000起!



查看评论

2楼 liuhaoyutz 2012-08-20 21:03发表



你说的对,insb函数是从port读count个字节到ptr指向的内存中。谢谢指正!

1楼 AzRael_AreS 2012-08-18 16:00发表



使用insb(port, ptr, count),应该是从port端口一次读count个字节数据到ptr指向的内存中,不是count位吧?

您还没有登录,请[登录]或[注册]

以上用户言论只代表其个人观点,不代表CSDN网站的观点或立场

核心技术类目

全部主题 Java VPN Android iOS ERP IE10 Eclipse CRM JavaScript Ubuntu NFC WAP jQuery 数据库 BI HTML5 Spring Apache Hadoop .NET API HTML SDK IIS Fedora XML LBS Unity Splashtop UML components Windows Mobile Rails QEMU coremail OPhone CouchBase 云计算 iOS6 Cassandra CloudStack FTC Rackspace Web App SpringSide Maemo Compuware 大数据 aptech Perl Tornado Ruby Hibernate ThinkPHP Spark HBase Pure Solr Angular Cloud Foundry Redis Scala Bootstrap

公司简介 | 招贤纳士 | 广告服务 | 银行汇款帐号 | 联系方式 | 版权声明 | 法律顾问 | 问题报告 | 合作伙伴 | 论坛反馈

网站客服 杂志客服 微博客服 webmaster@csdn.net 400-600-2320

京 ICP 证 070598 号

北京创新乐知信息技术有限公司 版权所有 江苏乐知网络技术有限公司 提供商务支持

Copyright © 1999-2014, CSDN.NET, All Rights Reserved

