概要设计检查表

|  |  |
| --- | --- |
| Y: 是 TBD: 不确定 N: 不是 NA:不适用 |  |
| 检查项 | Y/TBD/N/NA |
| **清晰性** |  |
| 是否所设计的架构，包括数据流，控制流和接口，被清楚地表达了？ |  |
| 是否所有的假设、约束、策略及依赖都被记录在本文档了？ |  |
| 是否定义了总体设计目标？ |  |
| **完整性** |  |
| 是否仍存在可能不可行的设计部分？ |  |
| 是否已记录设计时的权衡考虑？ 该文件是否包括了权衡选择的标准和不选择其它方案的原因？ |  |
| **依从性** |  |
| 是否遵守了项目的文档编写标准？ |  |
| **一致性** |  |
| 数据元素、流程和对象的命名和使用在整套系统和外部接口之间是否一致？ |  |
| 该设计是否反映了实际操作环境（硬件、软件、支持软件）？ |  |
| **可行性** |  |
| 是否存在错误的、缺少的或不完整的逻辑？ |  |
| **数据使用** |  |
| 所有复合数据元素、参数以及对象的概念是否都已文档化？ |  |
| 是否还有任何需要的但还没有定义的数据结构，反之亦然？ |  |
| 是否已描述最低级别数据元素？是否已详细说明取值范围？ |  |
| **功能性** |  |
| 是否对每一下级模块进行了概要算法说明？ |  |
| 所选择的设计和算法能否满足所有的需求？ |  |
| **可维护性** |  |
| 该设计是否是模块化的？ |  |
| 这些模块具有高内聚度和低耦合度？ |  |
| 是否已经对继承设计、代码或先前选择工具的使用进行了详细说明？ |  |
| **性能** |  |
| 主要性能参数是否已被详细说明（例如：实时、速度要求、磁盘输入/输出接口等）？ |  |
| **可靠性** |  |
| 该设计能够提供错误检测和恢复（例如：输入输出检查）？ |  |
| 是否已考虑非正常情况？ |  |
| 是否所有的错误情况都被完整和准确地说明？ |  |
| **易测性** |  |
| 是否能够对该套系统进行测试、演示、分析或检查来说明它是满足需求的？ |  |
| **可追溯性** |  |
| 是否各部分的设计都能追溯到需求说明书的需求？ |  |