## Estrutura do código do nosso processador

```
.module nome_modulo ;inicia codigo
    .dseg ;segmento de dados

    nome_var: ;var unica
        .word 10

    nome_array: ;vetor
        .word 2
        .word 3

.pseg ;segmento de instrucoes

    nome_instrucao $reg, $reg, $reg

    nome_label: ;declaracao de label
        nome_instrucao $reg, $reg, const_ou_label
.end ;fim codigo
```