												25A														
Proceso	Llegada	CPU		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	TR	TE
P1	0	4	CPU0	>1	-	3	4<	-	3	0	- 1	0	9	10	- ' '	12	13	14	13	10	17	10	19	20	4	0
P2	2	6	CPU0	-1		>	4	1	2	3	4	5	6<												8	2
P3	3	4	CPU1				>1	2	3	4<	7	J	01												4	0
P4	6	5	CPU1				~ 1		3	>	1	2	3	4	5<										6	1
P5	8	2	CPU0								•	>		1	2<										4	2
		_	0.00											•	_										PROM	
			Queue CPU0	1	2	5																			5.2	1
			Queue CPU1	3	4																				0.2	
					· ·																					
												25B														
Proceso	Llegada	CPU		0	, ,	1 2	2 3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	TR	TE
P1	0		4 CPU0	>1			3 4<																			
P2	2		6 CPU0			>1	2	3	4	5	6<															
P3	3		4 CPU1				>	1			4<															
P4	6		CPU1							>		1	2	3	4	5<										
P5	8		CPU0									>														
			Queue CPU0	1	2	2 3	3																			