

2.3.4. Conditional Sum Adder

- bazat tot pe același principiu al sumei conditionate prin transport
- Este o generalizare a CSeA
- arhitectură multi-nivel
- Structurat în mai multe etaje

- primul etaj calculează
 - (z_i^0, c_{i+1}^0) , dacă $c_i = 0$
 - (z_i^1, c_{i+1}^1) , dacă $c_i = 1$
- etajele următoare utilizează biții transport intermediari pentru a selecta ranguri ale sumei

Se consideră operațiunile pe 4 biți : $X \oplus Y \quad \text{și } c_0 = 0$

$$\begin{aligned}
 c_{i+1} &= x_i y_i + x_i c_i + y_i c_i = \\
 &= x_i y_i (\bar{c}_i + \bar{c}_i) + x_i c_i + y_i c_i = \quad a + \bar{a} = 1 \\
 &= x_i y_i c_i + x_i y_i \bar{c}_i + x_i c_i + y_i c_i = \\
 &= x_i y_i \bar{c}_i + x_i c_i (y_i + 1) + y_i c_i = \quad a + 1 = 1 \\
 &= x_i y_i \bar{c}_i + x_i c_i + y_i c_i = \\
 &= \frac{x_i y_i \bar{c}_i}{g_i} + \frac{x_i c_i}{\rho_i} + \frac{y_i c_i}{\rho_i} \\
 \Rightarrow c_{i+1} &= g_i \cdot \bar{c}_i + \rho_i \cdot c_i
 \end{aligned}$$

în forma complementată:

$$\begin{aligned}
 \bar{c}_{i+1} &= \overline{g_i \cdot \bar{c}_i + \rho_i c_i} = \\
 &= \overline{g_i \cdot \bar{c}_i} \cdot \overline{\rho_i c_i} = \quad \overline{a+b} = \bar{a} \cdot \bar{b}
 \end{aligned}$$

$$= (\overline{g_i} + c_i) \cdot (\overline{p_i} + \overline{c_i}) = \overline{a \cdot b} = \overline{a} + \overline{b}$$

$$= \overline{g_i} \cdot \overline{p_i} + \overline{g_i} \cdot \overline{c_i} + c_i \cdot \overline{p_i} + c_i \cdot \overline{c_i} \quad a \cdot \overline{a} = 0$$

$$= \overline{g_i} \cdot \overline{p_i} (\overline{c_i} + c_i) + \overline{g_i} \cdot \overline{c_i} + c_i \cdot \overline{p_i} =$$

$$= \overline{g_i} \cdot \overline{p_i} \cdot \overline{c_i} + \overline{g_i} \cdot \overline{p_i} \cdot c_i + \overline{g_i} \cdot \overline{c_i} + c_i \cdot \overline{p_i} =$$

$$= \overline{g_i} \overline{c_i} (\overline{p_i} + 1) + \overline{p_i} c_i (\overline{g_i} + 1) = a + 1 = 1$$

$$= \overline{g_i} \overline{c_i} + \overline{p_i} \cdot c_i$$

$$\Rightarrow \overline{c_{i+1}} = \overline{g_i} \cdot \overline{c_i} + \overline{p_i} \cdot c_i$$

$$c_{i+1} = g_i \overline{c_i} + p_i \cdot c_i$$

Bită de sumă $c_0 = 0$ $a \oplus b = \bar{a}b + a\bar{b}$

$$z_0 = x_0 \oplus y_0 \oplus c_0 = x_0 \oplus z_0$$

$$z_1 = x_1 \oplus y_1 \oplus c_1 = \overline{x_1 \oplus y_1} \cdot c_1 + x_1 \oplus y_1 \cdot \overline{c_1}$$

$$c_1 = g_0 \cdot \overline{\overbrace{c_0}^1} + \overbrace{p_0 \cdot c_0}^0 = g_0$$

$$z_2 = x_2 \oplus y_2 \oplus c_2 = \overline{x_2 \oplus y_2} \cdot c_2 + x_2 \oplus y_2 \cdot \overline{c_2}$$

$$c_2 = g_1 \cdot \overline{c_1} + p_1 \cdot c_1$$

$$c_3 = g_2 \overline{c_2} + p_2 c_2$$

$$\overline{c_3} = \overline{g_2} \overline{c_2} + \overline{p_2} \cdot c_2$$

$$z_3 = x_3 \oplus y_3 \oplus c_3 = \overline{x_3 \oplus y_3} \cdot c_3 + x_3 \oplus y_3 \cdot \overline{c_3} =$$

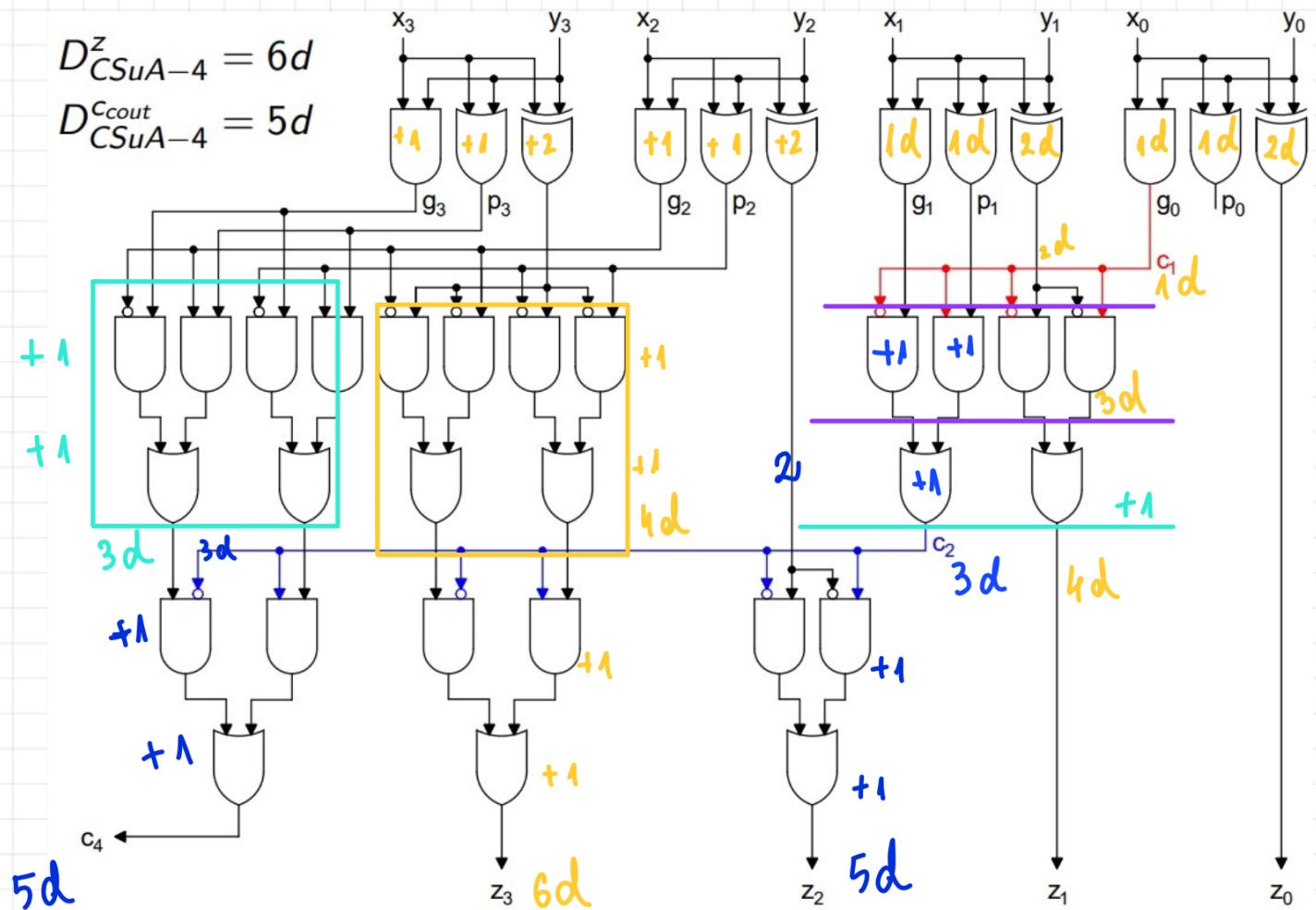
$$= \overline{x_3 \oplus y_3} (g_2 \overline{c_2} + p_2 c_2) + x_3 \oplus y_3 (\overline{g_2} \overline{c_2} + \overline{p_2} \cdot c_2)$$

$$= [\overline{x_3 \oplus y_3} \cdot g_2 + (x_3 \oplus y_3) \cdot \overline{g_2}] \cdot \overline{c_2} +$$

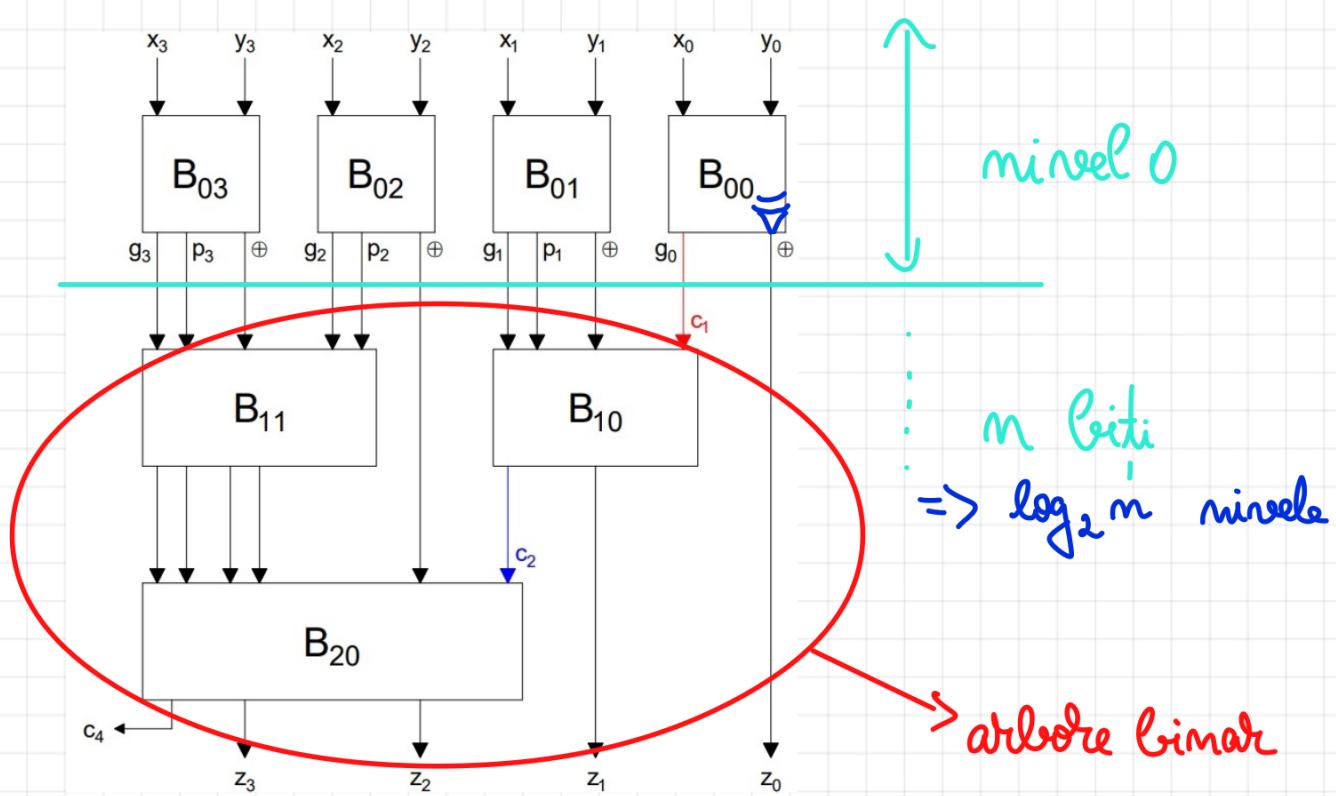
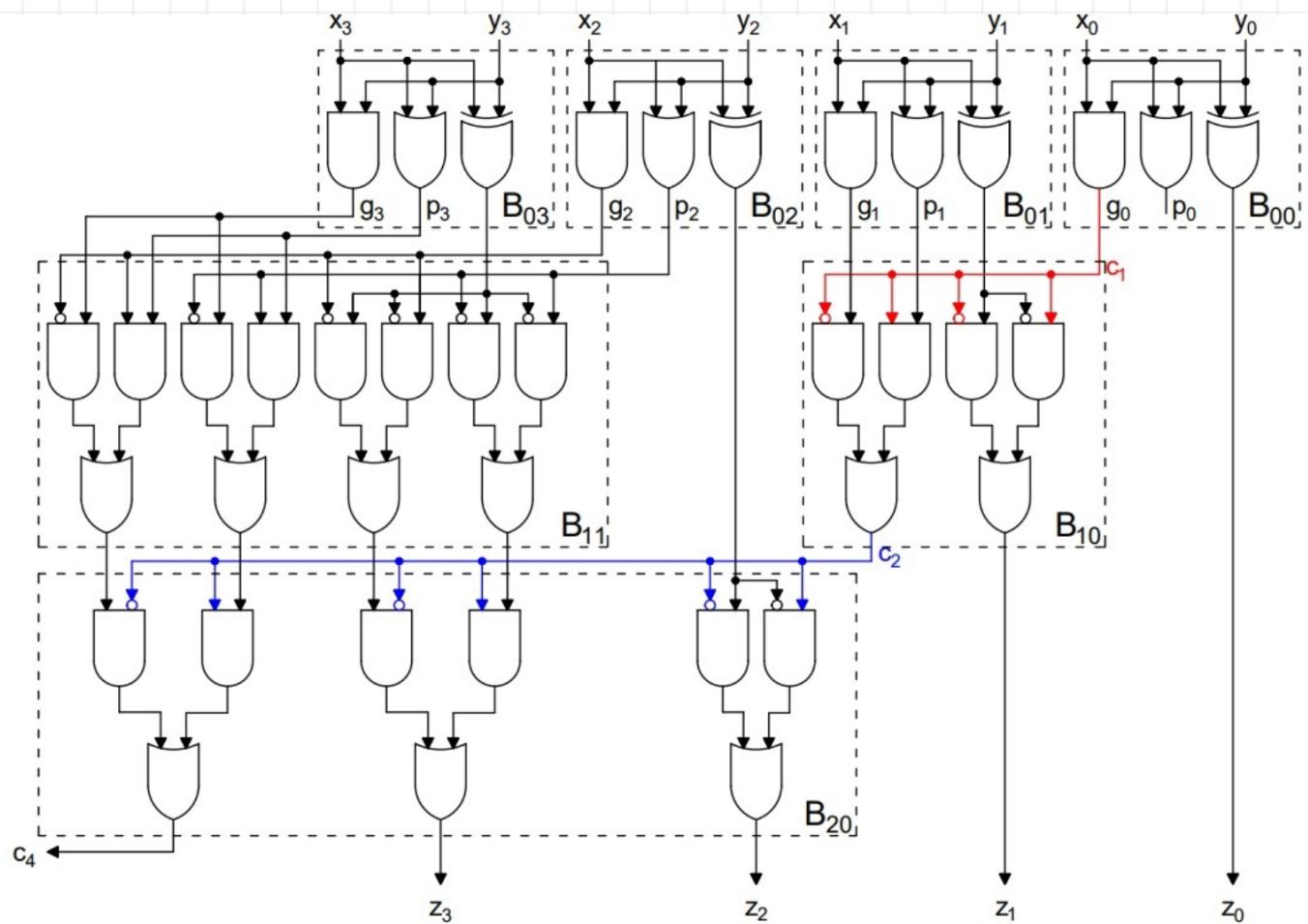
$$+ \left[\overline{x_3 \oplus y_3} \cdot p_2 + (x_3 \oplus y_3) \cdot \overline{p_2} \right] c_2$$

$$\begin{aligned} c_4 &= g_3 \cdot \overline{c_3} + p_3 \cdot c_3 = g_3 \left(\overline{g_2} \overline{c_2} + \overline{p_2} c_2 \right) + p_3 \left(g_2 \overline{c_2} + p_2 \cdot c_2 \right) = \\ &= [g_3 \overline{g_2} + p_3 g_2] \overline{c_2} + [g_3 \overline{p_2} + p_3 p_2] c_2 \end{aligned}$$

Arquitectura Conditional Sum Adder (CSuA)



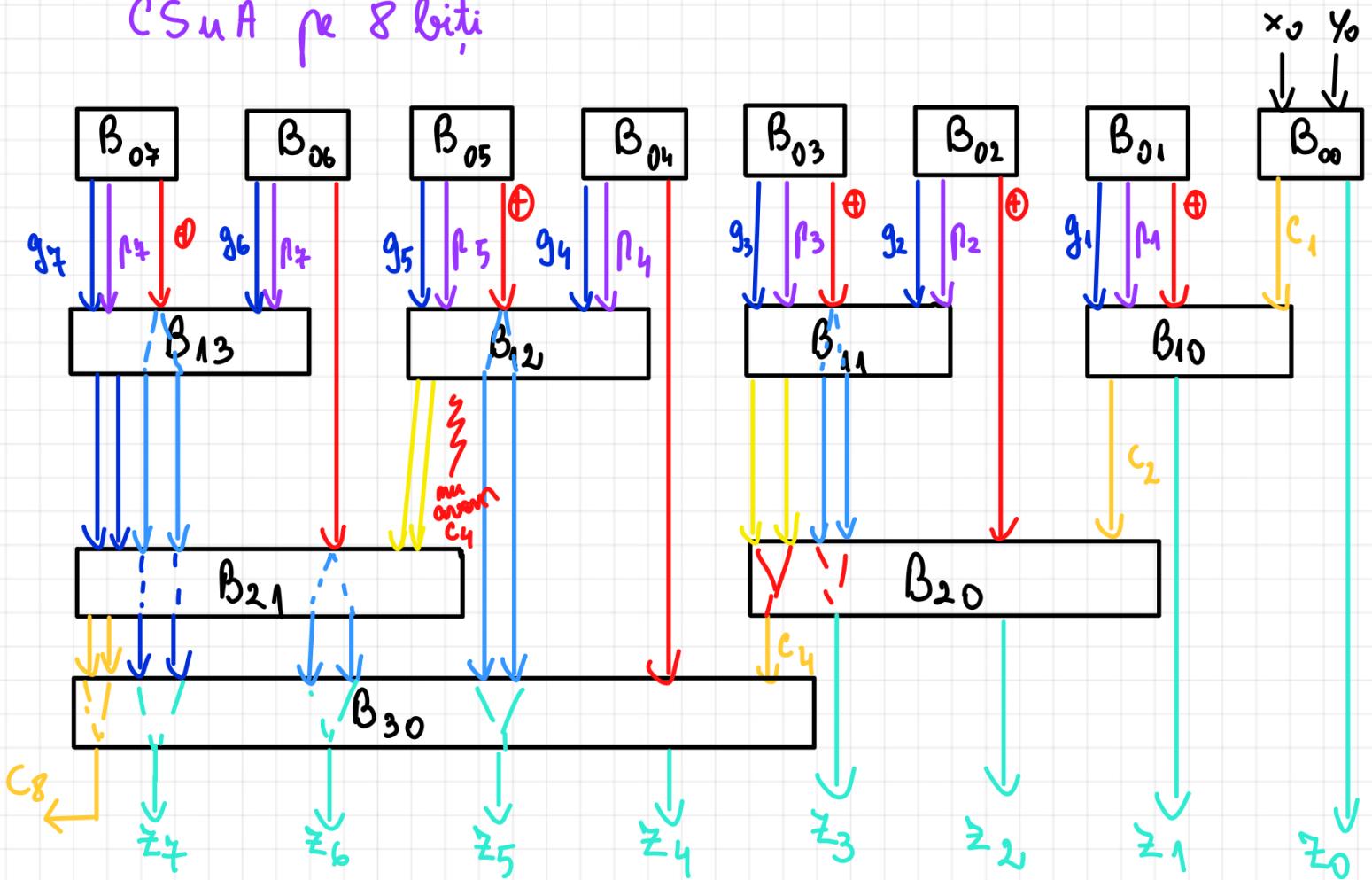
Con celine



4 biți \rightarrow 3 minivele

Pentru evaluarea latenței CSuA în cazul general, se consideră operanzi pe n biți.

CSuA pe 8 biti



$\widehat{\text{In cartea lui Vladutiu}}$

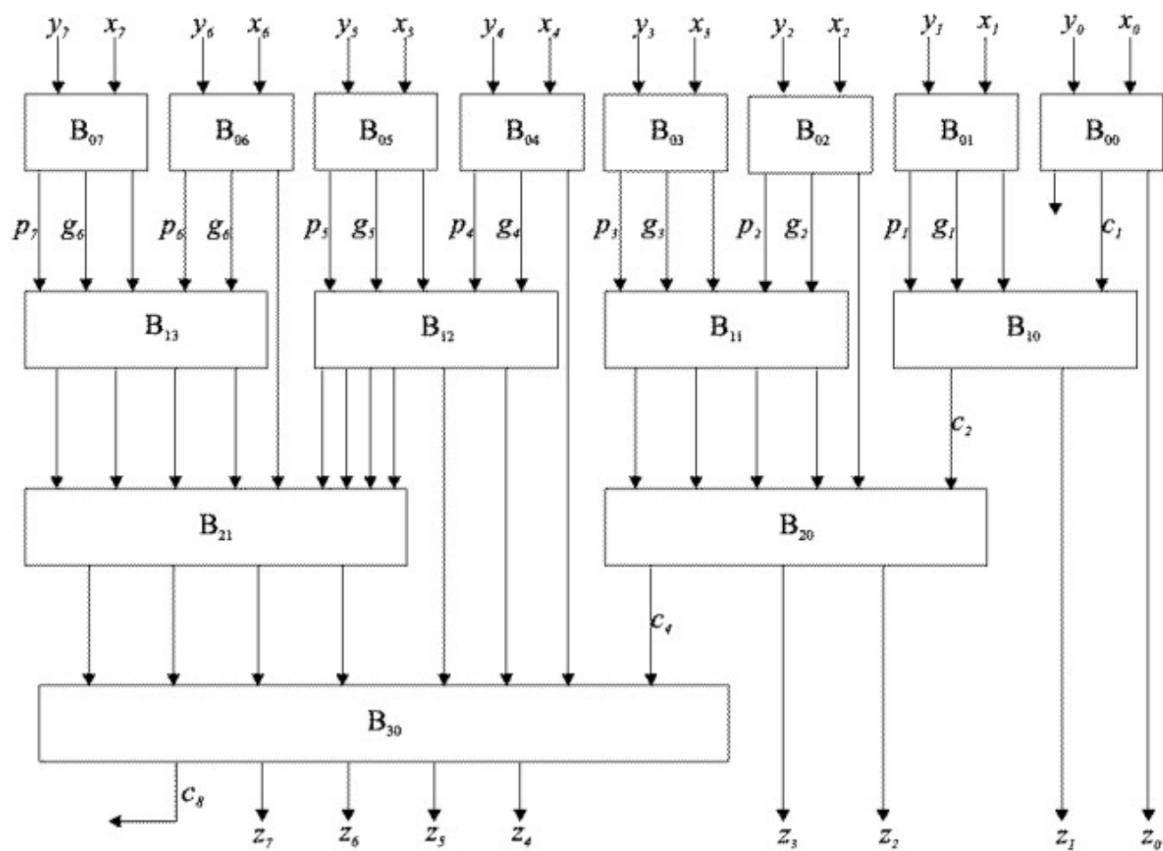
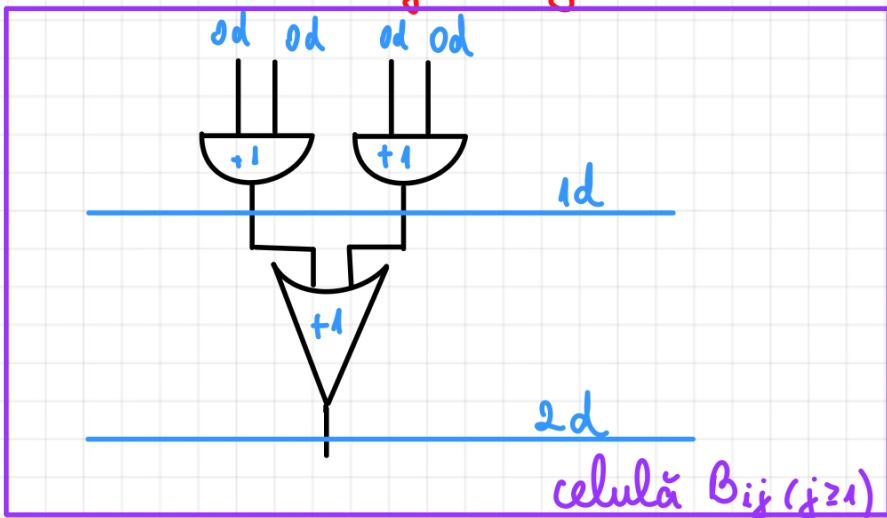


Fig. 2.29 Block diagram of an 8-bit CSuA

? Exceptând primul nivel, există $\lceil \log_2 m \rceil$ alte nivale în arhitectura CSuA. Aceste nivale corespund celulelor B_{ij} , cu $j \geq 1$, și sunt similară celulelor $B+C$ din structura CLA multi-nivel.

→ fiecare nivel B_{ij} (cu $j \geq 1$) întârzie semnalele cu $2d$:



$$b_{CSuA-m}^z = \frac{2d}{\text{poartă XOR}} + \frac{2 \cdot \lceil \log_2 m \rceil d}{\text{întârziere}} = \frac{2(\lceil \log_2 m \rceil + 1)d}{\text{nr nivale}} \quad (\text{fără nivel } 0)$$

Cout porneste de la 0 întârziere de $1d$

$$\Rightarrow b_{CSuA-m}^{cout} = \frac{1d}{g_i, p_i} + 2 \cdot \lceil \log_2 m \rceil d = (2\lceil \log_2 m \rceil + 1)d$$

Scurtă comparație a latențelor pe $m = 64$ de biti:

| CSuA | CSeA | ML-CLA | RCA |
|----------------------|---|--|------------------------|
| $b^z = 2(6+1) = 14d$ | $b^z = 2\left(\frac{m}{2}+1\right) = 66d$ | $b^z = 4\lceil \log_2 m \rceil + 1 = 25d$ | $b^z = 2m = 128d$ |
| $b^{cout} = 13d$ | $b^{cout} = 66d$ fără seg. variabile | $b^{cout} = 2\lceil \log_2 m \rceil + 3 = 15d$ | $b^{cout} = 2m = 128d$ |

Ex: Însumarea operandelor pe 8 biți x și y după metoda CSuA.

$$x = 10001101 \quad (=128+13=141)$$

$$y = 01110101 \quad (=64+32+16+5=117)$$

Prințul nivel : calcularea perechilor (z_i^0, c_{i+1}^0) și (z_i^1, c_{i+1}^1) pt. fiecare rang

| Rank Operand | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
|-----------------|-------------|---|---|---|---|---|---|---|
| X | 1 | 0 | 0 | 0 | 1 | 1 | 0 | 1 |
| Y | 0 | 1 | 1 | 1 | 0 | 1 | 0 | 1 |
| Block level | Carry in | C | S | C | S | C | S | C |
| $i=0$ | $c_{in}=0$ | 0 | 1 | 0 | 1 | 0 | 1 | 0 |
| | $c_{in}=1$ | 1 | 0 | 1 | 0 | 1 | 0 | 1 |
| $i=1$ | $c_{in}=0$ | | | | | | | |
| | $c_{in}=1$ | | | | | | | |
| $i=2$ | $c_{in}=0$ | | | | | | | |
| | $c_{in}=1$ | | | | | | | |
| $i=3$ | $c_{in}=0$ | | | | | | | |
| | $c_{in}=1$ | | | | | | | |

→ buffer overflow

1. $i=0, c_{in}=0$ rang 0 $x=1$ $y=1 \Rightarrow S=0$ $c_{carry\ out}=1$

$c_{in}=1$ nu se poate
→ se continuă sumele

Nivelul al doilea: determinarea variantelor de sume corecte pentru blocuri de câte 2 hanguri binare.

! val. în circuită (carry hang current) me indică ce transport va fi trimis către rangul următor.

$i=1$, fiind $\lambda \Rightarrow$ vom avea $(0, 1) \in C_1 = 1$ pe aceeași linie

Nivelul al treilea: determinarea variantelor de sume corecte pentru blocuri de câte 4 trunchiuri binare

Nivelul al patrulea: determinarea sumei corecte pentru întreg setul de ranguri al celor 2 operații.

| Rank Operand | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
|-----------------|------------|---|----|----|----|----|----|---|
| X | 1 | 0 | 0 | 0 | 1 | 1 | 0 | 1 |
| Y | 0 | 1 | 1 | 1 | 0 | 1 | 0 | 1 |
| Block level | Carry in | C | SC | SC | SC | SC | SC | S |
| i=0 | $c_{in}=0$ | 0 | 1 | 0 | 1 | 0 | 1 | 0 |
| | $c_{in}=1$ | 1 | 0 | 1 | 0 | 1 | 0 | 1 |
| i=1 | $c_{in}=0$ | 0 | 1 | 1 | 0 | 1 | 1 | 0 |
| | $c_{in}=1$ | 1 | 0 | 0 | 1 | 0 | 1 | 1 |
| i=2 | $c_{in}=0$ | 0 | 1 | 1 | 1 | 0 | 0 | 1 |
| | $c_{in}=1$ | 1 | 0 | 0 | 0 | 0 | 1 | 0 |
| i=3 | $c_{in}=0$ | 1 | 0 | 0 | 0 | 0 | 0 | 1 |
| | $c_{in}=1$ | | | | | | | |

rezultat

ex curs:

| Rank Operand | 9 | 8 | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
|---------------------|---|---|---|---|---|---|---|---|---|---|
| X | 0 | 1 | 1 | 0 | 0 | 1 | 0 | 0 | 1 | 1 |
| Y | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 1 | 1 | 0 |
| BL. C _{in} | C | S | C | S | C | S | C | S | C | S |
| i=0 | 0 | 0 | 1 | 0 | 0 | 1 | 0 | 1 | 0 | 1 |
| | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 0 | 1 | 1 |
| i=1 | 0 | 1 | 0 | 0 | 1 | 1 | 0 | 1 | 1 | 0 |
| | 1 | 1 | 0 | 1 | 1 | 0 | 0 | 1 | 0 | 1 |
| i=2 | 0 | 1 | 0 | 0 | 1 | 1 | 1 | 1 | 0 | 1 |
| | 1 | 1 | 0 | 1 | 1 | 0 | 0 | 0 | 0 | 1 |
| i=3 | 0 | 1 | 0 | 0 | 1 | 0 | 0 | 0 | 0 | 1 |
| | 1 | 1 | 0 | 1 | 1 | 0 | 0 | 0 | 0 | 1 |
| i=4 | 0 | 1 | 0 | 1 | 0 | 0 | 0 | 0 | 0 | 1 |
| | 1 | 1 | 0 | 1 | 1 | 0 | 0 | 0 | 0 | 1 |

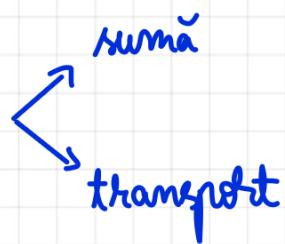
Dacă nu e multiplu de 4, copiem

Ex Vladutiu

| Range | 15 | 14 | 13 | 12 | 11 | 10 | 9 | 8 | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
|-------------|--------------|----|----|----|----|----|----|----|----|----|----|----|----|----|----|---|
| X | 1 | 0 | 1 | 0 | 1 | 1 | 0 | 1 | 0 | 0 | 0 | 1 | 0 | 1 | 0 | 1 |
| Y | 0 | 0 | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 0 | 1 | 0 | 1 | 1 | 0 | 1 |
| Block level | Carry in | C | SC | S |
| $i=0$ | $c_{in} = 0$ | 0 | 1 | 0 | 0 | 1 | 0 | 1 | 1 | 0 | 1 | 0 | 1 | 0 | 1 | 0 |
| | $c_{in} = 1$ | 1 | 0 | 0 | 1 | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 0 | 1 | 0 | 1 |
| $i=1$ | $c_{in} = 0$ | 0 | 1 | 0 | 1 | 0 | 1 | 1 | 0 | 0 | 1 | 1 | 0 | 0 | 0 | 1 |
| | $c_{in} = 1$ | 0 | 1 | 1 | 1 | 1 | 0 | 1 | 0 | 1 | 1 | 0 | 1 | 0 | 1 | 1 |
| $i=2$ | $c_{in} = 0$ | 0 | 1 | 1 | 0 | 1 | 1 | 0 | 0 | 1 | 1 | 0 | 1 | 1 | 0 | 0 |
| | $c_{in} = 1$ | 0 | 1 | 1 | 1 | 0 | 1 | 0 | 1 | 0 | 0 | 1 | 0 | 0 | 0 | 0 |
| $i=3$ | $c_{in} = 0$ | 0 | 1 | 1 | 1 | 0 | 0 | 0 | 1 | 1 | 0 | 1 | 0 | 0 | 0 | 1 |
| | $c_{in} = 1$ | 0 | 1 | 1 | 1 | 0 | 0 | 1 | 0 | 0 | 1 | 1 | 0 | 0 | 0 | 0 |
| $i=4$ | $c_{in} = 0$ | 0 | 1 | 1 | 1 | 0 | 0 | 0 | 1 | 1 | 1 | 1 | 0 | 0 | 0 | 1 |

2. 3.5. Carry Save adder (CSA)

→ sumă în format redundant



! Dacă nu ar fi impedimentul legat de formatul redundant, acest sumator ar fi cel mai performant, deoarece întârzierea pe un astfel de sumator este constantă.

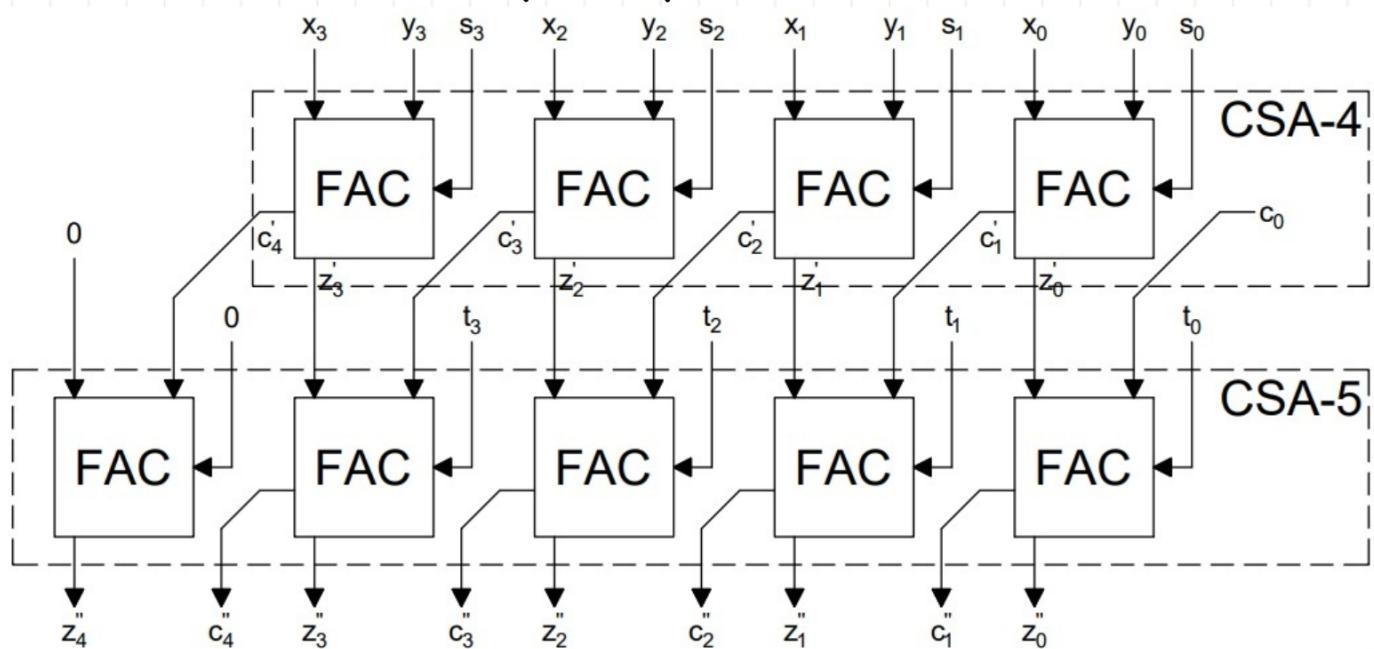
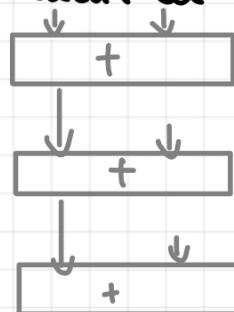
Vectorul transport este cu o poziție mai semnificativă decât cel sumă

! Permite adunarea multi-operand.

→ celelele FAC sunt independente.

$X, Y, S, T - 4$ biti

Suma $Z = X + Y + S + T$ poate fi calculată:



! bitul transport este adunat cu un rang mai semnificativ decât bitul sumă înălțând astfel nivele CSA.

→ facilită realizarea operației de înmulțire (combinational)

Fie X, Y - nr. întă semn pe 6 biti

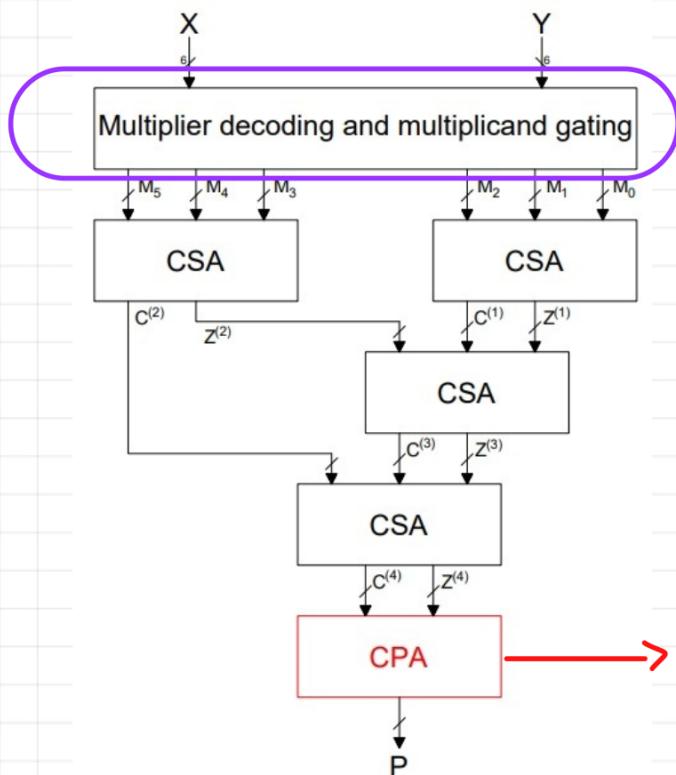
Produsul $P = X \cdot Y$ este obținut prin adunarea produselor de 1 bit

$$M_i = x_i \cdot Y \cdot 2^i$$

și un produs = 0 sumă multiplorandă

$$x = \sum_i x_i \cdot 2^i$$

$$\Rightarrow P = \sum_i x_i \cdot Y \cdot 2^i$$



→ carry propagate adder

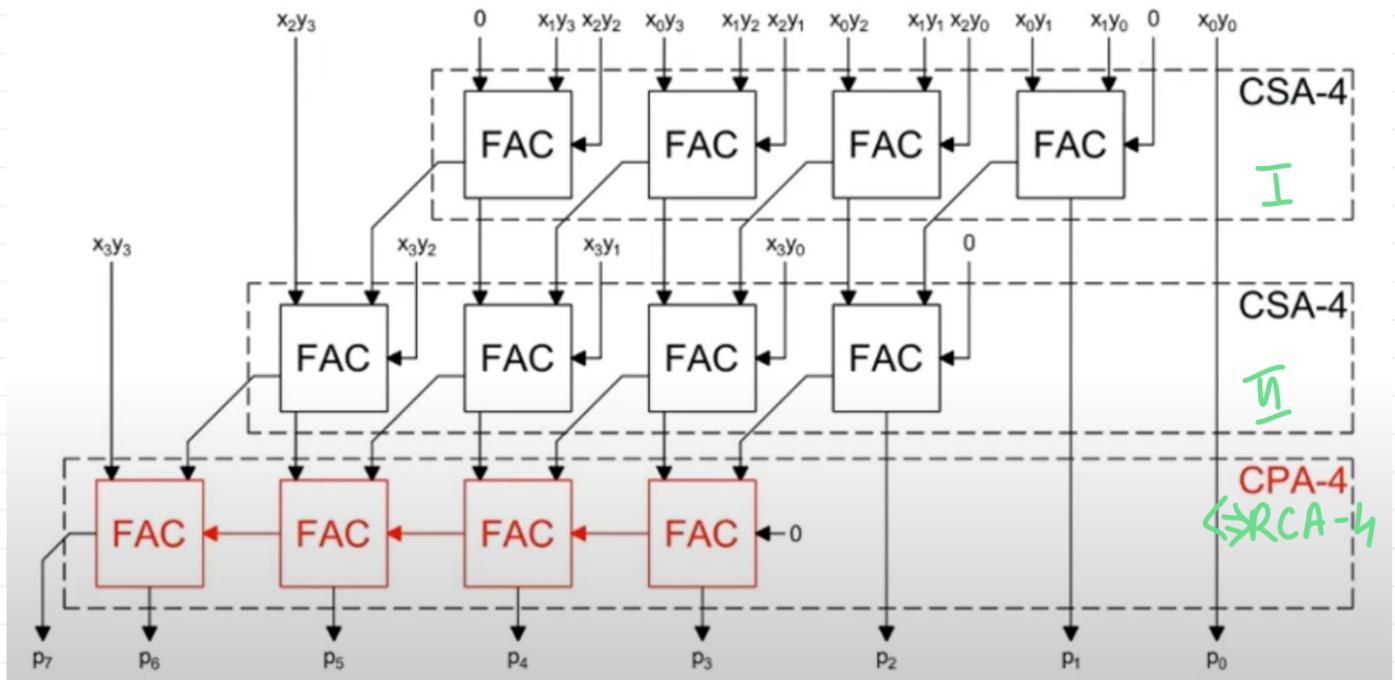
Nivel mow: iau câte un bit din X și M_i să măne la fel (y)
va fi adus la 0, dacă $x_i = 0$

$$M_0 = 6b \quad M_1 = 7b \quad M_2 = 8b \quad M_3 = 9b \quad M_4 = 10b \quad M_5 = 11b$$

CSA → generez parcuri

CPA - sumator binar care propagă de la un rang la altul transportul \Rightarrow produs

Structura de mai jos permite calcularea produsului a două numere fără semn pe 4 biți: $X = x_3x_2x_1x_0$ $Y = y_3y_2y_1y_0 \Rightarrow 4 P$ de 1 bit



$I, II \rightarrow$ îmi permit să adun 4 vectori

Ex. de pe curs

$$X = 15$$

$$\begin{array}{cccc} 1 & 1 & 1 & 1 \end{array}$$

4 biți $\Rightarrow M_i, i \in [0,3]$

$$Y = 13$$

$$\begin{array}{cccc} 1 & 1 & 0 & 1 \end{array}$$

$$M_0 = x_0 \cdot y \cdot 2^0$$

$$\begin{array}{c} 1 \\ 1 \\ 0 \\ 1 \end{array}$$

$$1 \cdot 13 \cdot 1 = 13$$

$$M_1 = x_1 \cdot y \cdot 2^1$$

$$\begin{array}{c} 1 \\ 1 \\ 0 \\ 1 \end{array} 0$$

$$1 \cdot 13 \cdot 2 = 26$$

$$M_2 = x_2 \cdot y \cdot 2^2$$

$$\begin{array}{c} 1 \\ 1 \\ 0 \\ 1 \end{array} 0 \\ 0$$

$$1 \cdot 13 \cdot 4 = 52$$

scu muti la stanga

$$z^{(1)}$$

$$1 0 0 0 1 1$$

$$c^{(1)}$$

$$0 1 1 1 0 0$$

$$\hookrightarrow 2c^{(1)}$$

$$0 1 1 1 0 0 0$$

$c^{(1)}$ cu o poziție mai semnificativă decât $z^{(1)}$

$$M_3 = x_3 y \cdot 2^3$$

$$1 0 0 0 1 1$$

$$+ CSA$$

$$z^{(2)}$$

$$1 1 1 0 0 1 1$$

$$c^{(2)}$$

$$0 1 0 1 0 0 0$$

$2C^{(2)}$ $Z^{(2)}$

$$\begin{array}{r} 1 \\ 01010000 \\ 1110011 \end{array}$$

+ CPA

P

$$11000011 = 195$$

ex de la curs

 $X =$

$$101101 = 45$$

 $Y =$

$$1001 = 9$$

$$M_0 = X_0 Y \cdot 2^0$$

$$1001$$

$$M_1 =$$

$$00000$$

$$M_2 =$$

$$100100$$

+ CSA

 $Z^{(1)}$

$$101101$$

 $C^{(1)}$

$$000000$$

$$M_3 = X_3 Y \cdot 2^3$$

$$1001000$$

$$M_4$$

$$00000000$$

$$M_5$$

$$10010000$$

 $Z^{(2)}$

$$101101000$$

 $C^{(2)}$

$$000000000$$

 $Z^{(1)}$

$$101101$$

 $2 \cdot C^{(1)}$

$$0000000$$

 $Z^{(2)}$

$$101101000$$

 $Z^{(3)}$

$$101000101$$

 $C^{(3)}$

$$000101000$$

 $Z^{(3)}$

$$101000101$$

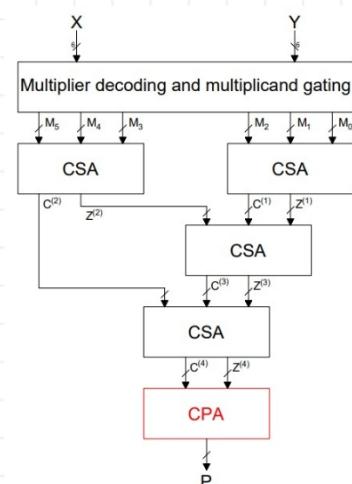
 $2C^{(3)}$

$$000101000$$

 $2C^{(2)}$

$$000000000$$

+ CSA



$\geq^{(4)}$

100010101

 $C^{(4)}$

001000000

 $\geq^{(4)}$

100010101

 $2 \cdot C^{(4)}$

0010000000

P.

0110010101

$$(1 + 4 + 16 + 128 + 256 = 405) \checkmark$$