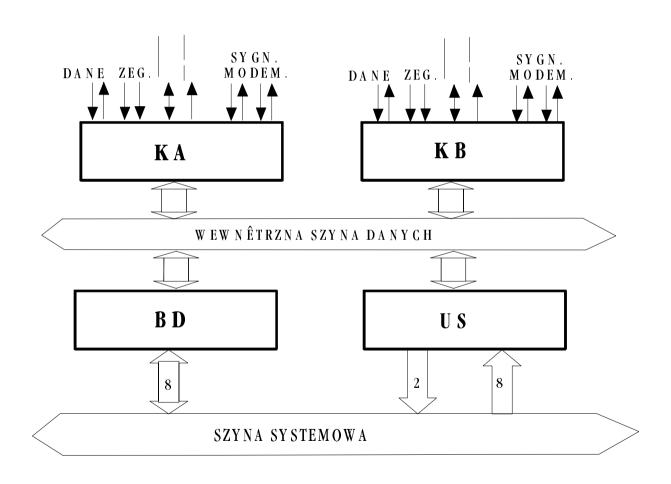
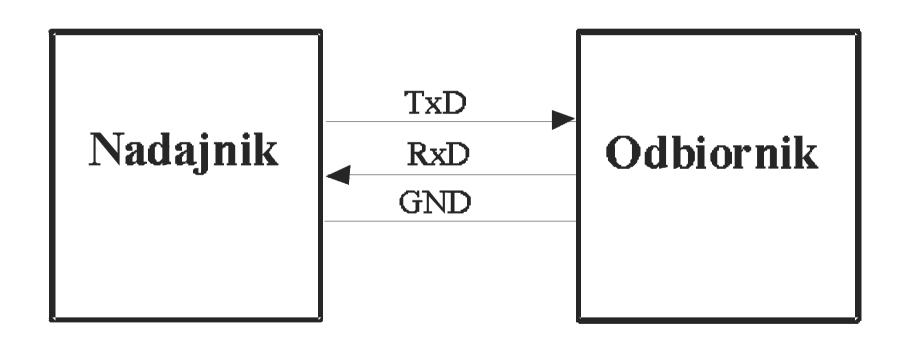
Łącze szyny ze sterownikiem szeregowym



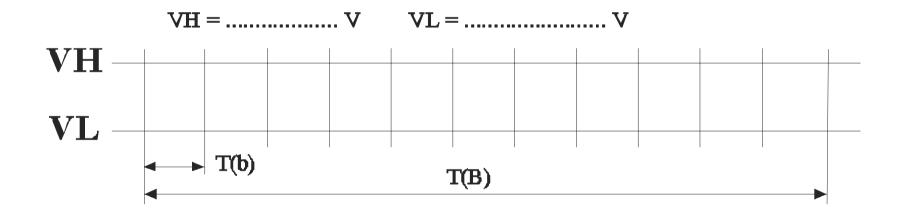
Sygnały łącza modemu

- RTS (ang. Request to send) generuje NAD
- DSR (ang. Data set ready) odbiera ODB
- DTR (ang. Data terminal ready) generuje ODB
- CTS (ang. Clear to send) odbiera NAD

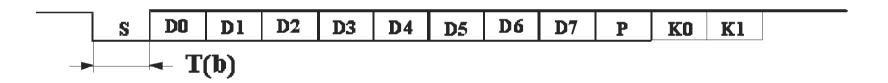
Łącze sterownika z szeregowym UZ



Przedziały czasowe w czasie transmisji szeregowej



Asynchroniczna transmisja szeregowa



Synchroniczna transmisja szeregowa

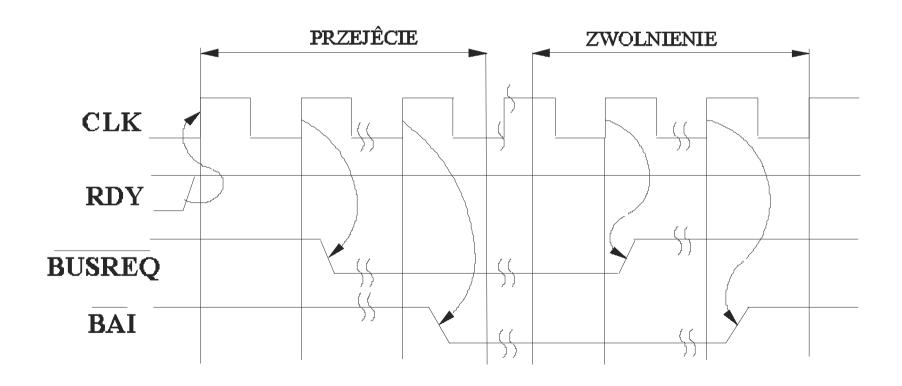
Słowo synchronizacji

Pierwszy bajt transmisji

Drugi bajt transmisji

Koniec transmisji - bajty CRC

Dostęp DMA



Zapisy liczbowe

Stałopozycyjne

Zmiennopozycyjne

Zapisy stałopozycyjne

• Znak-moduł (kod NKB z bitem znaku)

$$17_{10} = 0\ 00010001$$
 $-17_{10} = 1\ 00010001$

• Zapis U1 (uzupełnienie do 1)

$$17_{10} = 0\ 00010001$$
 $-17_{10} = 1\ 111011110$

• Zapis U2 (uzupełnienie do 2)

$$17_{10} = 0\ 00010001$$
 $-17_{10} = 1\ 111011111$

• Zapis polaryzowany (BIAS - polaryzacja 2ⁿ⁻¹)

$$17_{10} = 1\ 00010001$$
 $-17_{10} = 0\ 111011111$

Zapis polaryzowany

$$256 - 17 = +239$$

 $239_{10} = 011101111_{NKB}$

Dodawanie liczb dodatnich

• ZM -

0 0101

0 0101

0 0110

0 1100

0 1011

0.0001(CY=1)

• U1, U2 jak wyżej

• BIAS

1 0101

1 0110

10 1011

Dodawanie liczb z przeciwnymi znakami

• ZM -	1 0101	0 0110
	0 0110	<u>- 1 0101</u>
	0 1011	0001
• U1	1 0101 (-10)	1 0101 (-10)
	0 0110 (+6)	<u>0 1100</u> (+12)
	1 1011	0 0001

Dodawanie liczb z przeciwnym znakiem

Mnożenie w kodzie NKB

0000 0101 0110

Dodaj 6 0110

Przesuń <u>0011 0010</u>

Dodaj 0 0011

Przesuń <u>0001 1001</u>

Dodaj 6 0111

Przesuń <u>0011 1100</u>

Dodaj 0 0011

Przesuń <u>0001 1110</u>

30₁₀

Mnożenie w kodzie ZM

- Pomnożyć moduły liczb w kodzie NKB
- Znaleźć EXOR znaków

Mnożenie w kodzie U1

0000 0101	1001	$(+5) \times (-6)$
-----------	------	--------------------

Dodaj -6 1001

Przesuń <u>1100 1010</u>

Dodaj 0 1100

Przesuń <u>1110 0101</u>

Dodaj -6 (1) 0111

1000

Przesuń <u>1100 0010</u>

Dodaj 0 1100

Przesuń <u>1110 0001</u>

-30₁₀

Mnożenie w kodzie U2

	0000 0101	1010	$(+5) \times (-6)$
Dodaj -6	1010		
Przesuń	<u>1101 0010</u>		
Dodaj 0	1101		
Przesuń	<u>1110 1001</u>		
Dodaj -6	1000		
Przesuń	<u>1100 0100</u>		
Dodaj 0	1100		
Przesuń	<u>1110 0010</u>		- 30 ₁₀

Zapis zmiennopozycyjny

	Z	M	W
	1bit	63bity	15bitów
+12.25	0	1100.01	2^0
12.23	0	0.110001	$\frac{2}{2^4}$
	0	10001000	10100

Mnożenie i dzielenie

$$A = S_A i W_A$$

$$B = S_B i W_B$$

- 1. Mnożenie (dzielenie) mantys \boldsymbol{S}_A i \boldsymbol{S}_B
- 2. Dodawanie (odejmowanie) wykładników $\mathbf{W}_{\mathbf{A}}$ i $\mathbf{W}_{\mathbf{B}}$
- 3. Normalizacja mantysy wynikowej
- 4. Modyfikacja wykładnika wynikowego po normalizacji

Dodawanie i odejmowanie

- 1. Wyrównanie wykładników (mniejszy zwiększać)
- 2. Modyfikacja (zmniejszanie) mantysy zwiększanego wykładnika
- 3. Dodawanie (odejmowanie) mantys
- 4. Normalizacja mantysy wynikowej
- 5. Modyfikacja wykładnika po normalizacji

Mnożenie w zapisie zmiennopozycyjnym

$$Znak = EXOR(0,1) = 1$$
 (wynik ujemny)

Mnożenie mantys

0000 1000

1100

0000

0000 0100

0000

0000 0010

0000

0000 0001

1100

0110 0000

Wynik: 0.01100000

Normalizacja: 0.11000000 x 2⁻¹

Dodawanie wykładników

1001 1010 10011 - 1000 1011 wynik korekcja 1010

Dodawanie liczb zmiennopozycyjnych

Wyrównanie wykładników:

Dodanie mantys:

Normalizacja:

0
$$0.10000 \ 1011 = 0.5 \ x \ 2^3 = 4$$

Odejmowanie liczb zmiennopozycyjnych

0 0000 1001 1 1000 1010

0 0.10000 1001 1 0.11000 1010

Wyrównanie wykładników:

0 0.01000 1010 1 0.11000 1010

Odejmowanie mantys: Wybrać większą mantysę i odjąć mniejszą - przyjąć znak więszej

$$0.11000 - 0.01000 = 0.10000$$

Normalizacja niepotrzebna:

1
$$0.10000 \ 1010 = -0.5 \ x \ 2^2 = -2$$