بسم تعالى





سیستمهای عامل پیشرفته 🐧

تمرين اول

استاد:

دکتر حسین اسدی

نویسنده :

محمدهومان كشوري

شماره دانشجویی :

99105667

تمرینات تئوری

سوال 1.

در سیستم داده شده ۱۰۰۰۰۰۰ چانک مموری به سایز ۱۰۲۴KB تخصیص داده میشود که یعنی عملا ۱۰۳۴B مموری اما به این خاطر که کلا سیستم ما دارای 256GB حافظه است سربار خیلی زیادی به حافظه وارد میشود.

حال زمانی TLB Shootdown داریم که نیاز باشد قسمتی از حافظه را Deallocate کنیم و عملا نیاز به invalid کردن محتویات TLB در هستههای متفاوت باشد.

حال اطلاعات و اندازه page سیستم در TLB Shootdown تاثیر دارد. حال در صورتی که هر پیج را ۱ مگابایت درنظر بگیریم، در هر free نیاز به فلاش ۲ page table entry داریم. حال میدانیم هر Shootdown جداگانه در هر cpu انجام میشود پس یعنی به ازای هر فلاش نیاز به ۲ TLB Shootdown جداگانه داریم.

1000000 * 1000 * 4

البته احتمالا تعدادی ترد در الوکیت کردن به مشکل بخورند و نیاز باشد از قسمتهای الوکیت شده قبل از اینکه free شوند، حافظه را بگیرند چون به صورت protected نیز از آن استفاده نمیکنیم.

این بستگی به موازی بودن و زمان دقیق اجرای ریسهها دارد.

حال به راهکارهای بهبود میرسیم.

۱. یکی از راههای کاهش TLB Shootdown کاهش تعداد allocate , deallocate است چرا که این سیستم کالها نیاز به مدیریت حافظه بالایی دارند و عملا با هر allocate/deallocate محتوای آن قسمت حافظه invalid میشود و نیاز به TLB Shootdown داریم.

۲. استفاده از memory pool یعنی گرفتن یک مقدار حافظه بزرگ به صورت کلی و مدیریت آن به صورت درونبرنامهای نیاز به مدیریت حافظه سیستمعامل را کم میکند پس میتوانیم از همان اول مقدار کلی حافظه را به جای چندین مرتبه تخصیص دهیم.

۳. میتوان با تغییر سیستمعامل در هر چند free یکبار TLB Shootdown انجام داد و سیگنال اینتراپت را فرستاد البته این کار توصیه نمیشود چرا که از نظر امنیتی مشکلاتی ایجاد میکند. با این کار به ازای هر ۱۰۰۰ تا free کلی میتوانیم یک TLB Shootdown داشته باشیم. حال این قسمتها را میتوانیم صرفا علامتگذاری کنیم و درنهایت یکجا به سیستمعامل برگردانیم (مانند عملکرد Garbage Collector در جاوا) .

تمرينات عملي

سوال 1.1 .

برای حل این سوال ابتدا یک بش اسکریپت مینویسیم تا برنامه مورد نظر ما را کامپایل کند و اپشن -pg را به آن اضافه میکنیم که به perf اجازه مانیتور کردن خروجی را میدهد.

```
gcc ./protect.c -o myprogram -pg
sudo perf stat -e
faults,page-faults,dTLB-loads,dTLB-load-misses,iTLB-loads,iTLB-load-misses
,context-switches ./myprogram
```

همانطور که مشاهده میکنید در اسکریپت نوشته شده, تعداد کل page fault ها و ایونتهای مربوط به TLB آورده شده است.

ابتدا برنامه اصلی را بررسی میکنیم و سپس نتایج بدست آمده را تحلیل میکنیم.

در خطوط ابتدایی به واسطه آرگومانهای ورودی مشخص میکنیم هر کدام از ریسههای D , C در حالت خواندن قرار بگیرند یا نوشتن، در صورتی که هیچ آرگومانی به برنامه داده نشود، هر دو در ابتدا در حالت خواندن قرار میگیرند. سپس برنامه ۴ ریسه ساخته، که توابع آنها را توضیح میدهیم.

```
int main(int argc, char** argv) {
         if (argv[1] != NULL)
             if (strcmp(argv[1], "C write"))
                 C read = 0;
             else if (strcmp(argv[1], "D write"))
                 D read = 0;
         if (argv[2] != NULL)
             if (strcmp(argv[2], "C write"))
                 C read = 0;
             else if (strcmp(argv[2], "D write"))
                 D read = 0;
         printf("this is the process : %d", getpid());
         pthread t A;
         pthread t B;
         pthread t C;
82
         pthread t D;
         pthread create(&A, NULL, thread A, NULL);
         pthread create(&B, NULL, thread B, NULL);
         sleep(1);
         pthread_create(&C, NULL, thread_C, NULL);
         pthread create(&D, NULL, thread D, NULL);
         pthread join(A, NULL);
         pthread join(B, NULL);
         pthread join(C, NULL);
         pthread join(D, NULL);
         free(ptr);
         return 0;
```

در قطعه کد زیر تابع ریسه A آورده شده که با استفاده از تابع posix_memalign یک فضا به اندازه PAGE_SIZE میگیرد. این تابع همانند تابع Page_size عمل میکند با این

تفاوت که مطمئن میشود اندازه داده شده با اندازه صفحه در سیستم align میشود پس مشکلات ناتوانی در رزرو حافظه را نخواهیم داشت.

```
void* thread_A() {
    int ret = posix_memalign(&ptr, PAGE_SIZE, PAGE_SIZE);
    if (ret != 0 || ptr == NULL) {
        printf("Error: failed to allocate memory\n");
        exit(1);
    }
}
```

در قطعه کد زیر که مطعلق به ترد B است، ابتدا قسمت مورد نظر از نوشتن و خواندن محافظت شده و محافظت از نوشتن برداشته میشود (دیگر نمیتوان در این قسمت از حافظه نوشت).

```
void* thread_B() {
    if (mprotect(ptr, PAGE_SIZE, PROT_READ | PROT_WRITE) != 0) {
        printf("Error: failed to set memory protection\n");
        exit(1);
}

// use the memory here
int_ptr = (int*)ptr;
*int_ptr = 12345;

// set the protection of the memory to read only
if (mprotect(ptr, PAGE_SIZE, PROT_READ) != 0) {
        printf("Error: failed to set memory protection\n");
        exit(1);
}
```

در قسمت های زیر نیز کدهای ریسههای C, D را بررسی میکنیم. اگر هر کدام از ورودیهای C, D برابر ۱ باشند، در مود خواندن قرار میگیرد و مقدار آن ۱۰۰ بار چاپ میشود.

```
void* thread_C() {
    if (C_read)
        for (int i;i < 100;i++) {
            printf("C : %d", *int_ptr);
        }
    else {
        for (int i;i < 100;i++) {
            *int_ptr = i;
        }
    }
}

void* thread_D() {
    if (D_read)
        for (int i;i < 100;i++) {
            printf("D : %d", *int_ptr);
        }
    else {
        for (int i;i < 100;i++) {
            printf("D : %d", *int_ptr);
        }

else {
        for (int i;i < 100;i++) {
            *int_ptr = i;
        }
}

You, 6 days ago * all files
}</pre>
```

در نهایت کد اسکرییت اصلی:

```
gcc ./protect.c -o myprogram -pg
sudo perf stat -e faults,page-faults,dTLB-loads,dTLB-load-misses,iTLB-loads,iTLB-load-misses,context-switches ./myprogram
sleep 1
sudo perf stat -e faults,page-faults,dTLB-loads,dTLB-load-misses,iTLB-loads,iTLB-load-misses,context-switches ./myprogram D_write
sleep 1
sudo perf stat -e faults,page-faults,dTLB-loads,dTLB-load-misses,iTLB-loads,iTLB-load-misses,context-switches ./myprogram C_write D_write
```

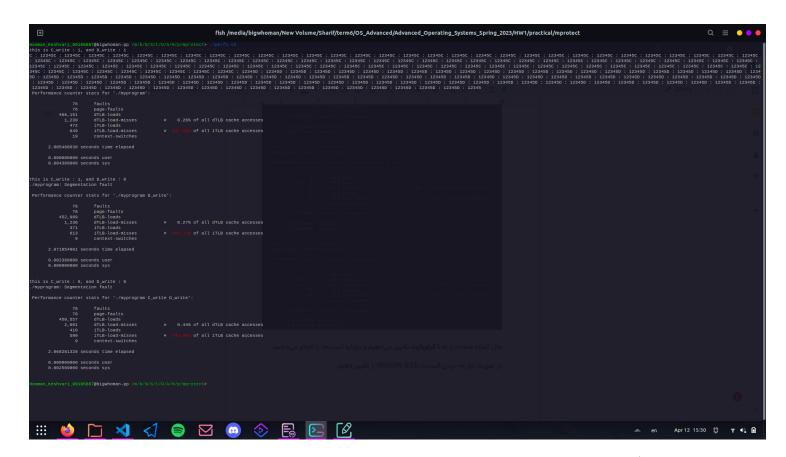
بعد از اجرا :

در شکل صفحه بعد هر سه برنامه با پارامترهای خواسته شده اجرا شدهاند.

همانطور که مشاهده میشود بیشترین تعداد TLB miss در هنگام نوشتن است و نیز کمترین درصد TLB miss نیز هنگام خواندن است.

کمترین تعداد page fault نیز هنگام **خواندن** است.

هنگامی که **عملیات نوشتن** نیز داشته باشیم برنامه دچار Segmentation Fault هنگامی که **عملیات نوشتن** نیز داشته باشیم برنامه دچار که از آن قسمت **محافظت شده** و حق نوشتن در آن قسمت را نداریم !!!



عکس بزرگتر در صفحه بعد

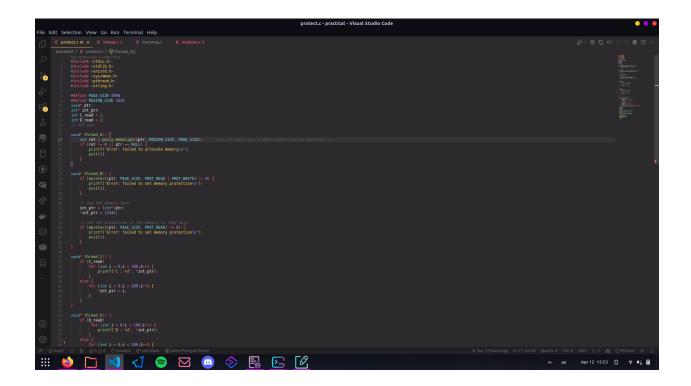
```
Performance counter stats for './myprogram':
                      faults
                     page-faults
          466,151
                      dTLB-loads
            1,230
                      dTLB-load-misses
                                               # 0.26% of all dTLB cache accesses
                      iTLB-loads
              472
                      iTLB-load-misses
                                               # 137.58% of all iTLB cache accesses
              649
                      context-switches
               19
      2.005488630 seconds time elapsed
      0.000000000 seconds user
      0.004309000 seconds sys
this is C_write : 1, and D_write : 0
./myprogram: Segmentation fault
Performance counter stats for './myprogram D_write':
                      faults
                     page-faults
                     dTLB-loads
          452,909
                      dTLB-load-misses
                                              # 0.27% of all dTLB cache accesses
              371
                      iTLB-loads
                                                # 165.23% of all iTLB cache accesses
              613
                      iTLB-load-misses
                      context-switches
      2.071054901 seconds time elapsed
      0.002386000 seconds user
      0.000000000 seconds sys
this is C_write : 0, and D_write : 0
./myprogram: Segmentation fault
Performance counter stats for './myprogram C_write D_write':
                      faults
                      page-faults
          450,557
                      dTLB-loads
                       dTLB-load-misses
                                              # 0.44% of all dTLB cache accesses
            2,001
              410
                       iTLB-loads
                      iTLB-load-misses
              590
                      context-switches
      2.068281328 seconds time elapsed
      0.000000000 seconds user
      0.002509000 seconds sys
```

حال اندازه صفحه را به ۱ کیلوبایت تغییر میدهیم و دوباره تستها را انجام میدهیم. در صورت نیاز به دیدن قسمت REGION SIZE را تغییر دهید.

```
8 #define PAGE_SIZE 4096
9 #define REGION_SIZE 1024
```

حال در صورتی که اندازه سایز محافظت شده ۱ کیلوبایت باشد طبق عکس زیر به دلیل این که حتما mprotect از کل یک صفحه محافظت میکند و نمیتواند فقط از قسمتی از صفحه محافظت کند، هیچ محافظی صورت نمیگیرد، طبق این منبع نیز محافظت فقط از تعدادی صفحه انجام میگیرد نه قسمتی از یک صفحه . (تصویر بزرگتر در صفحه بعد)

با این حال مشاهده میشود که کمترین درصد TLB miss و page fault در هنگام خواندن است.



```
Hooman_Keshvari_99105667@bigwhoman-pp /m/b/N/S/t/0/A/H/p/mprotect> ./perf1.sh
[sudo] password for Hooman_Keshvari_99105667:
this is C_write : 1, and D_write : 1
Error: failed to set memory protection
Performance counter stats for './myprogram':
                      faults
                      page-faults
          361,875
                      dTLB-loads
            1,015
                      dTLB-load-misses
                                             # 0.28% of all dTLB cache accesses
              378
                     iTLB-loads
                                              # 134.39% of all iTLB cache accesses
              508
                     iTLB-load-misses
                      context-switches
      1.003479340 seconds time elapsed
      0.002191000 seconds user
      0.000000000 seconds sys
this is C_write : 1, and D_write : 0
Error: failed to set memory protection
Performance counter stats for './myprogram D_write':
                      faults
                      page-faults
          365,097
                      dTLB-loads
                      dTLB-load-misses
                                          # 0.31% of all dTLB cache accesses
            1,131
                     iTLB-loads
              355
              409
                     iTLB-load-misses
                                              # 115.21% of all iTLB cache accesses
              14
                      context-switches
      1.003655146 seconds time elapsed
      0.000000000 seconds user
      0.002015000 seconds sys
this is C_write : 0, and D_write : 0
Error: failed to set memory protection
Performance counter stats for './myprogram C_write D_write':
                      faults
               73
              73
                      page-faults
          360,236
                      dTLB-loads
                      dTLB-load-misses
                                            # 0.31% of all dTLB cache accesses
            1,127
              356
                      iTLB-loads
              436
                      iTLB-load-misses
                                              # 122,47% of all iTLB cache accesses
                      context-switches
              14
      1.003333057 seconds time elapsed
      0.002030000 seconds user
      0.000000000 seconds sys
```

سوال 2.1 .

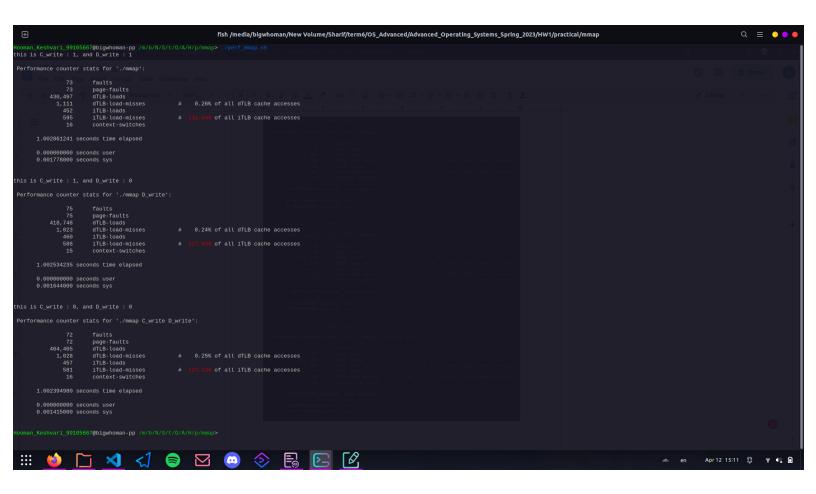
تردهای A , B را بررسی میکنیم، ابتدا از فضای /dev/zero مقداری به exchanged مپ میکنیم به این معنی که انگار داریم یک قسمت حافظه را به آن تخصیص میدهیم(مشابه malloc).

سیس در ترد B این قسمت از حافظه به یک قسمت ناشناخته دیگر مپ میشود.

در شكل صفحه بعد نتايج برنامه مشخص است.

تعداد پیج فالت ها به ترتیب از زیاد به کم : خواندن و نوشتن - نوشتن - خواندن و نوشتن - نوشتن - نوشتن - نوشتن - نوشتن - نوشتن برنامه دوم بهترین عملکرد را داشته

تصویر کل، تصویر بزرگتر در صفحه بعدی آمده است.



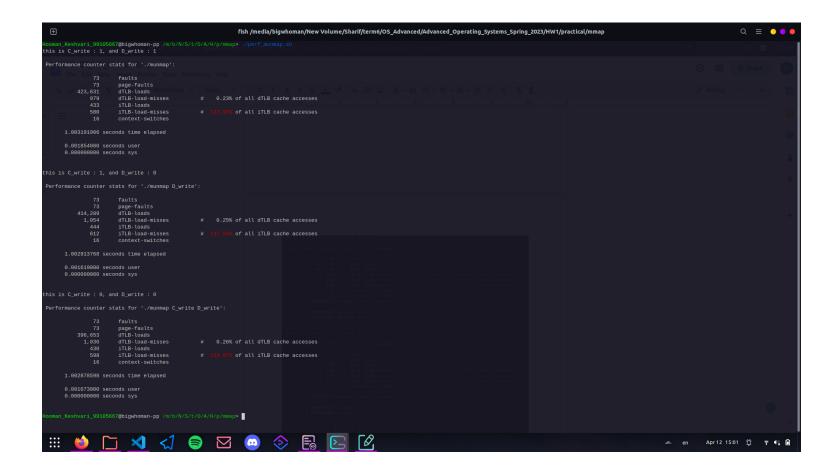
```
Hooman_Keshvari_99105667@bigwhoman-pp_/m/b/N/S/t/0/A/H/p/mmap> ./perf_mmap.sh
this is C_write : 1, and D_write : 1
Performance counter stats for './mmap':
                     faults
                      page-faults
         430,497
                      dTLB-loads
                      dTLB-load-misses
                                             # 0.26% of all dTLB cache accesses
           1,111
                   iTLB-loads
iTLB-load-misses
             452
                                             # 131.64% of all iTLB cache accesses
              595
              16
                      context-switches
      1.002861241 seconds time elapsed
      0.000000000 seconds user
      0.001778000 seconds sys
this is C_write : 1, and D_write : 0
Performance counter stats for './mmap D_write':
                      faults
                     page-faults
                     dTLB-loads
          418,748
           1,023
                      dTLB-load-misses
                                             # 0.24% of all dTLB cache accesses
                      iTLB-loads
             460
                      iTLB-load-misses
                                             # 127.83% of all iTLB cache accesses
              588
                      context-switches
      1.002534235 seconds time elapsed
      0.000000000 seconds user
      0.001644000 seconds sys
this is C_write : 0, and D_write : 0
Performance counter stats for './mmap C_write D_write':
                    faults
                    page-faults
          404,405
                      dTLB-loads
           1,028
                     dTLB-load-misses
                                             # 0.25% of all dTLB cache accesses
                     iTLB-loads
                                             # 127.13% of all iTLB cache accesses
              581
                      iTLB-load-misses
                      context-switches
              16
      1.002394980 seconds time elapsed
      0.000000000 seconds user
      0.001415000 seconds sys
```

حال برنامه را عوض کرده و در قسمت B از munmap استفاده میکنیم تا که قسمت مپ شده آنمپ کند و آن را به دیسک برگرداند.

حال صفحه بعد را بررسی میکنیم.

در برنامه زیر همانطور که مشاهده میشود، در برنامهای که فقط خواندن دارد بیشترین تعداد لود و کمترین میس در dTLB را داریم.زمان طی شده اما از دو برنامه دیگر بیشتر است. به صورت عجیبی پیج فالت در تمامی آنها یکسان است احتمالا به این دلیل که یک قطعه از حافظه را چون کامل مپ میکند و در همان نقطه مینویسد و از همان نقطه میخواند، پیج فالت کمی داریم.

همچنین در هنگام نوشتن و خواندن بیشترین درصد TLB miss را شاهد هستیم.



تصویر بزرگتر در صفحه بعدی.

```
this is C_write : 1, and D_write : 1
Performance counter stats for './munmap':
                    faults
                   page-faults
         423,631
                    dTLB-loads
             979
                    dTLB-load-misses
                                           # 0.23% of all dTLB cache accesses
             433
                    iTLB-loads
                     iTLB-load-misses # 133.95% of all iTLB cache accesses
             580
              16
                     context-switches
      1.003191906 seconds time elapsed
      0.001854000 seconds user
      0.000000000 seconds sys
this is C_write : 1, and D_write : 0
Performance counter stats for './munmap D_write':
                    faults
                    page-faults
                   dTLB-loads
          414,289
           1,054
                                           # 0.25% of all dTLB cache accesses
                    dTLB-load-misses
             444
                    iTLB-loads
             612
                     iTLB-load-misses
                                            # 137.84% of all iTLB cache accesses
              16
                     context-switches
      1.002913768 seconds time elapsed
      0.001619000 seconds user
      0.000000000 seconds sys
this is C_write : 0, and D_write : 0
Performance counter stats for './munmap C_write D_write':
                    faults
                    page-faults
          396,653
                    dTLB-loads
                                          # 0.26% of all dTLB cache accesses
           1,030
                    dTLB-load-misses
             430
                     iTLB-loads
                                            # 139,07% of all iTLB cache accesses
             598
                     iTLB-load-misses
              16
                     context-switches
      1.002878598 seconds time elapsed
      0.001673000 seconds user
      0.000000000 seconds sys
```

سوال 3.1 .

ابتدا قطعه کد نوشته شده را بررسی میکنیم.

```
int main(int argc, char** argv) {
    int number of threads = 1;
    for (int i = 0; i < argc; i++) {
        if (strcmp(argv[i], "--number_of_threads") == 0 && i < argc - 1) {
    // Extract the number of threads from the next argument
    number_of_threads = atoi(argv[i + 1]);</pre>
             printf("number of threads: %d\n", number_of_threads); \ // \ \textit{Output:} \ the \ \textit{number of threads}
             if (number of threads > get nprocs conf()) {
                  printf("You have chosen more threads than what you have \n exiting ...\n");
                  exit(EXIT FAILURE);
    if (pthread barrier init(&barrier, NULL, number of threads) != 0) {
        perror("pthread_barrier_init failed");
        exit(EXIT_FAILURE);
    pthread t threads[number of threads];
    for (int i = 0; i < number of threads; i++) {
         if (pthread_create(&threads[i], NULL, thread function, NULL) != 0) {
             perror("pthread create failed");
             exit(EXIT FAILURE);
    if (pthread join(threads[0], NULL) != 0) {
        perror("pthread_join failed");
        exit(EXIT FAILURE);
    pthread barrier destroy(&barrier);
```

در ابتدای برنامه، ورودی به صورت آرگومان ورودی بررسی میشود و –number of threads آن مشخص کننده تعداد ریسههای برنامه ما است.

سپس مطمئن میشویم تعداد ریسههای گفته شده از تعداد پردازندههای ما بیشتر نباشد(خط ۵۵)

سپس تردها را میسازیم که در قطعه کد زیر آنها را بررسی میکنیم.

```
void* thread function() {
    for (int i = 0; i < NUMBER OF ITTERATIONS; i++) {
        void* ptr;
        size_t size = 2 * PAGE SIZE; // allocate two pages of memory
        int ret;
        ptr = mmap(NULL, size, PROT READ | PROT WRITE, MAP PRIVATE | MAP ANON, -1, 0);
        if (ptr == MAP FAILED) {
           perror("mmap failed");
           exit(EXIT FAILURE);
        ret = madvise(ptr, size, MADV SEQUENTIAL);
        if (ret == -1) {
            perror("madvise failed");
            exit(EXIT FAILURE);
        if (munmap(ptr, size) == -1) {
           perror("munmap failed");
           exit(EXIT FAILURE);
    pthread barrier wait(&barrier);
```

در این قطعه کد، در هر لوپ برنامه، با mmap یک فضا اختصاص داده میشود و سپس از madvise استفاده میشود تا به کرنل درباره استفاده از حافظه اصلی توصیه بدهد. در نهایت این قسمت از حافظه داده شده به حافظه جانبی بازمیگردد.

در خط ۴۴ هم همگی تردها منتظر میمانند تا کارها به اتمام برسد.

حال اسکریپت زیر را برای بررسی برنامه مینویسیم.

```
madvise > 12 madvise_perf.sh

1  gcc ./madvise.c -o madvise -pg

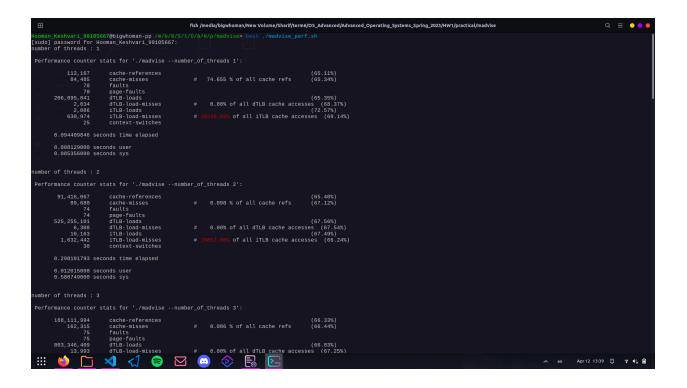
2  for VAR in {\daggai \cdot ...12} }

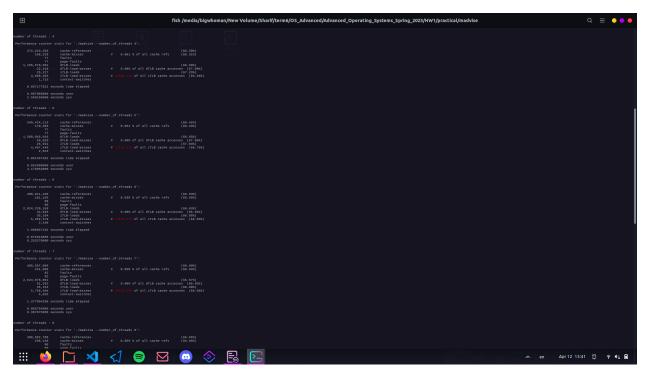
3  do

4  sudo perf stat -e cache-references,cache-misses,faults,page-faults,dTLB-loads,dTLB-load-misses,iTLB-loads,iTLB-load-misses,context-switches ./madvise --number_of_threads $VAR  sleep 1

6  done
```

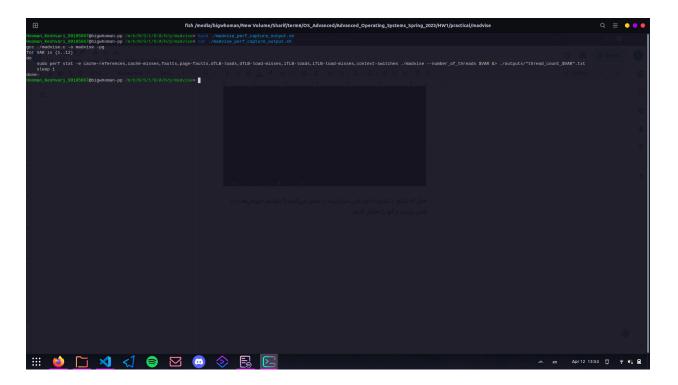
و در نهایت نیز اسکریپت را اجرا میکنیم.







حال که نتایج را نشان دادیم کمی اسکریپت را عوض میکنیم تا بتوانیم خروجیها را در فایل بریزیم و آنها را تحلیل کنیم.



حال تمامی خروجیهای ما در فولدر outputs ذخیره شدند که تحلیلها را بر اساس این فایلها انجام میدهیم.

حال با برنامه نوشته شده پایتون زیر، دادهها در قسمت outputs را ابتدا پارس میکنیم و سیس آنها را تحلیل میکنیم.

این برنامه نتایج و عکسهای تولید شده را در پوشه test_results ذخیره میکند.

نتایج را در صفحه بعد مشاهده میکنیم.

