

**Flash Memory**

# **เสนอ**

**อาจารย์วีรศักดิ์ เจริญรัตน์**

# **จัดทำโดย**

**63102105112 นายอัครพล พิกุลศรี**

# **รายงานนี้เป็นส่วนหนึ่งของรายวิชา****สถาปัตยกรรมคอมพิวเตอร์ (14122501)**

**ภาคเรียนที่ 1 ปีการศึกษา 2564**

**มหาวิทยาลัยราชภัฏสกลนคร**

# **คำนำ**

รายงานเล่มนี้จัดทำขึ้นเพื่อเป็นส่วนหนึ่งของรายวิชา สถาปัตยกรรมคอมพิวเตอร์ (Computer Architecture) รหัสวิชา 14122501 เพื่อให้ได้ศึกษาหาความรู้เกี่ยวกับ Flash Memory

ผู้จัดทำหหวังว่ารายงานเล่มนี้จะเป็นประโยชน์กับผู้อ่าน หรือผู้ที่กำลังหาข้อมูลเรื่องนี้อยู่หากมีข้อแนะนำหรือข้อผิดพลาดประการใด ผู้จัดทำขอน้อมรับไว้และขออภัยมา ณ ที่นี้ด้วย

นายอัครพล พิกุลศรี

# **สารบัญ**

**เรื่อง หน้า**

หน้าปก ก

คำนำ ข

สารบัญ ค

ประวัติความเป็นมา 1

หลักการทำงาน

ข้อจำกัด

การเข้าถึงระดับต่ำ

ความแตกต่างระหว่าง NOR และ NAND Flash

ระบบไฟล์แฟลช

ความจุ

อัตราการโอน

แอปพลิเคชั่น

อุตสาหกรรม

ความสามารถในการปรับขนาดแฟลช

อ้างอิง

# **ประวัติความเป็นมา**

# **หลักการทำงาน**

# **ข้อจำกัด**

# **การเข้าถึงระดับต่ำ**

# **ความแตกต่างระหว่าง NOR และ NAND Flash**

# **ระบบไฟล์แฟลช**

# **ความจุ**

# **อัตราการโอน**

# **แอปพลิเคชั่น**

# **อุตสาหกรรม**

# **ความสามารถในการปรับขนาดแฟลช**

# **อ้างอิง**

https://en.wikipedia.org/wiki/Flash\_memory

https://news.thomasnet.com/fullstory/547012

https://www.slideshare.net/ennael/dwmw2-kr201209

https://hypnocube.com/2014/11/flash-endurance-testing/

https://adreca.net/NAND-Flash-Data-Recovery-Cookbook.pdf

https://openwrt.org/docs/techref/flash.layout#types\_of\_flash\_memory