

display	swin7	swin6	swin5	swin4	clock	Pin 1	Pin 2	Pin 3	Pin 4	Pin 5	display	swin3	swin2	swin1	swin0	clock	Pin 1	Pin 2	Pin 3	Pin 4	Pin 5
x1x	0	0	0	1	t0	1	z	z	z	z	xx0	0	0	0	0	t0	1	0	0	0	z
					t1	z	1	z	z	z						t1	0	1	z	z	z
					t2	z	0	1	z	z						t2	0	z	1	z	0
					t3	z	z	0	1	z						t3	0	z	z	1	z
					t3	z	z	z	z	1						t4	z	z	z	z	1
x2x	0	0	1	0	t0	1	z	z	z	z	xx1	0	0	0	1	t0	1	z	0	z	z
					t1	z	1	0	z	z						t1	0	1	z	z	z
					t2	z	0	1	z	z						t2	z	z	1	z	0
					t3	z	0	z	1	z						t3	z	z	z	1	z
					t3	z	0	z	0	1						t4	z	z	z	z	1
x3x	0	0	1	1	t0	1	z	z	z	z	xx2	0	0	1	0	t0	1	0	z	0	z
					t1	z	1	0	z	z						t1	0	1	z	z	z
					t2	z	0	1	z	z						t2	0	z	1	z	0
					t3	z	0	0	1	z						t3	z	z	z	1	z
					t3	z	z	z	0	1						t4	0	z	z	z	1
x4x	0	1	0	0	t0	1	z	z	z	z	xx3	0	0	1	1	t0	1	0	0	z	z
					t1	z	1	z	z	z						t1	0	1	z	z	z
					t2	z	0	1	z	z						t2	0	z	1	z	0
					t3	z	z	0	1	z						t3	z	z	z	1	z
					t3	z	z	0	0	1						t4	0	z	z	z	1
x5x	0	1	0	1	t0	1	z	z	z	z	xx4	0	1	0	0	t0	1	z	0	z	z
					t1	z	1	0	z	z						t1	0	1	z	z	z
					t2	z	z	1	z	z						t2	z	z	1	z	z
					t3	z	0	0	1	z						t3	0	z	z	1	z
					t3	z	z	0	0	1						t4	0	z	z	z	1
x6x	0	1	1	0	t0	1	z	z	z	z	xx5	0	1	0	1	t0	1	0	0	z	z
					t1	z	1	0	z	z						t1	z	1	z	z	z
					t2	z	0	0	1	z						t2	0	z	1	z	0
					t3	z	0	0	0	1						t3	0	z	z	1	z
					t3	z	0	0	0	1						t4	0	z	z	z	1
x7x	0	1	1	1	t0	1	z	z	z	z	xx6	0	1	1	0	t0	1	0	0	0	z
					t1	z	1	0	z	z						t1	z	1	z	z	z
					t2	z	0	1	z	z						t2	0	z	1	z	0
					t3	z	z	0	1	z						t3	0	z	z	1	z
					t3	z	z	z	z	1						t4	0	z	z	z	1
x8x	1	0	0	0	t0	1	z	z	z	z	xx7	0	1	1	1	t0	1	0	0	z	z
					t1	z	1	0	z	z						t1	0	1	z	z	z
					t2	z	0	1	z	z						t2	z	z	1	z	0
					t3	z	0	0	1	z						t3	z	z	z	1	z
					t3	z	0	0	0	1						t4	z	z	z	z	1
x9x	1	0	0	1	t0	1	z	z	z	z	xx8	1	0	0	0	t0	1	0	0	0	z
					t1	z	1	0	z	z						t1	0	1	z	z	z
					t2	z	0	1	z	z						t2	0	z	1	z	0
					t3	z	z	0	1	z						t3	0	z	z	1	z
					t3	z	z	0	0	1						t4	0	z	z	z	1
10x	1	0	1	0	t0	1	z	z	z	z	xx9	1	0	0	1	t0	1	0	0	z	z
					t1	z	1	0	0	z						t1	0	1	z	z	z
					t2	z	0	1	0	z						t2	z	z	1	z	0
					t3	z	0	0	1	z						t3	0	z	z	1	z
					t3	z	0	0	z	1						t4	0	z	z	z	1