

Actividad 2 - AND OR NOT



Índice

AND gate (74LS08)	2
OR gate (74LS32)	3
NOT gate (74LS04)	4
IMPLEMENTACIÓN FÍSICA	4
Comprobación AND:	4
Comprobación OR:	6
Comprobación NOT:	8

AND gate (74LS08)

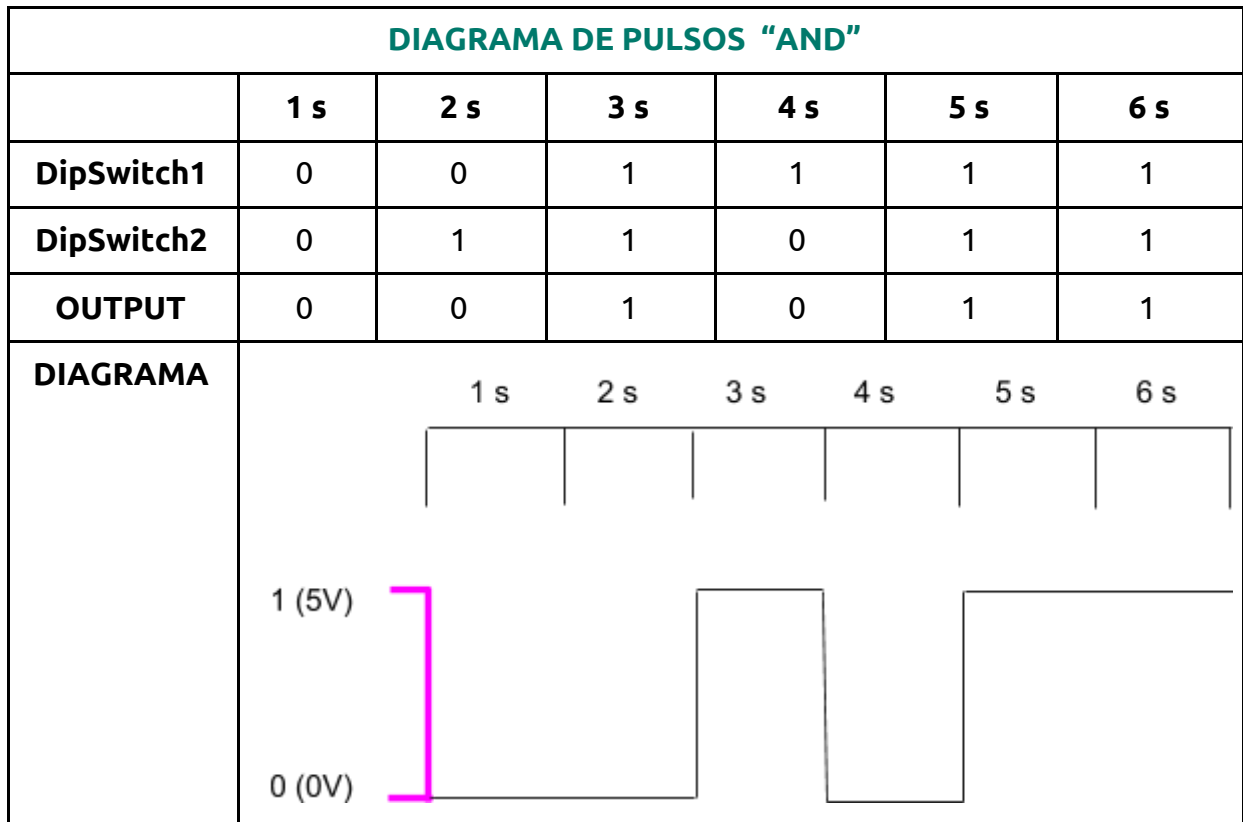


Tabla de verdad:

TABLA DE VERDAD "AND"		
DipSwitch1	DipSwitch2	OUTPUT
0	0	0
1	0	0
0	1	0
1	1	1

OR gate (74LS32)

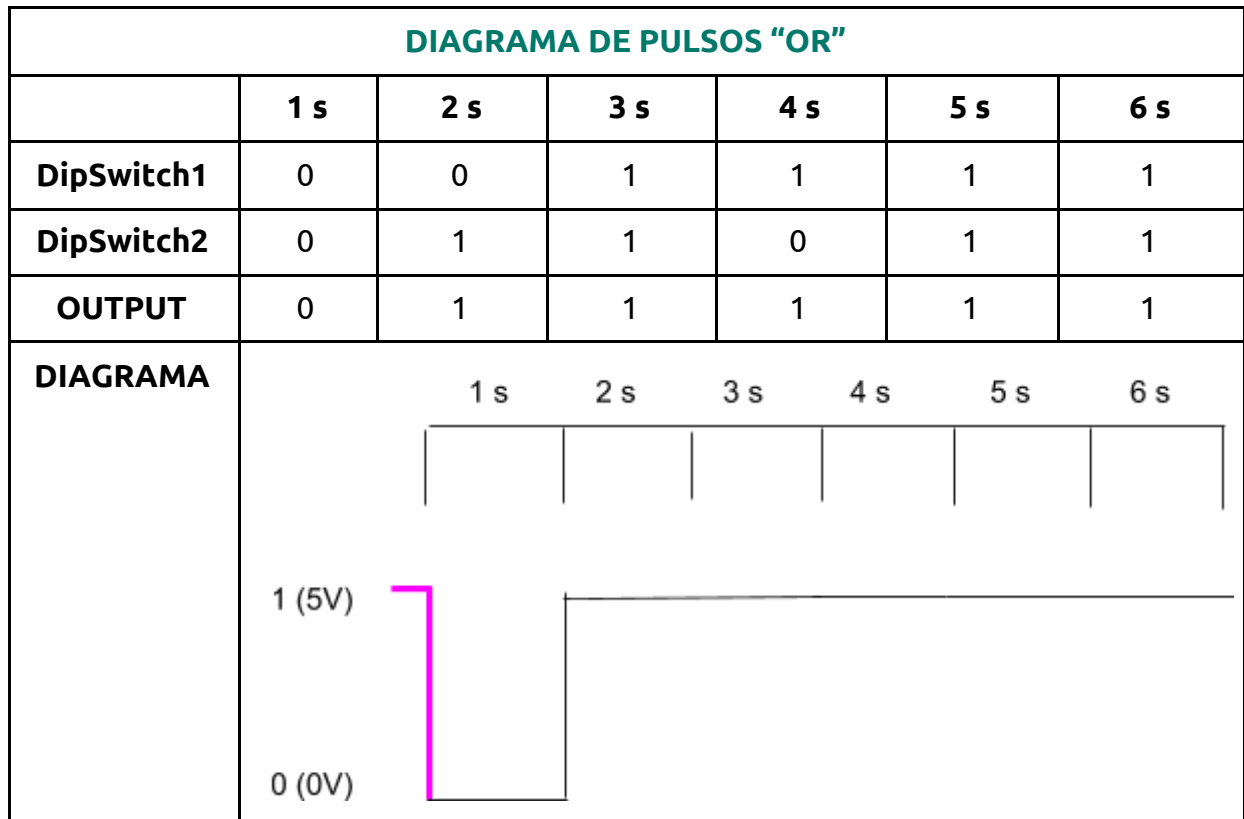


Tabla de verdad:

TABLA DE VERDAD "OR"		
DipSwitch1	DipSwitch2	OUTPUT
0	0	0
1	0	1
0	1	1
1	1	1

NOT gate (74LS04)

DIAGRAMA DE PULSOS "NOT"						
	1 s	2 s				
DipSwitch2	0	1				
OUTPUT	1	0				

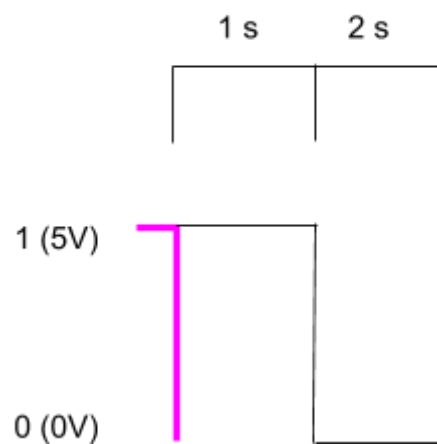
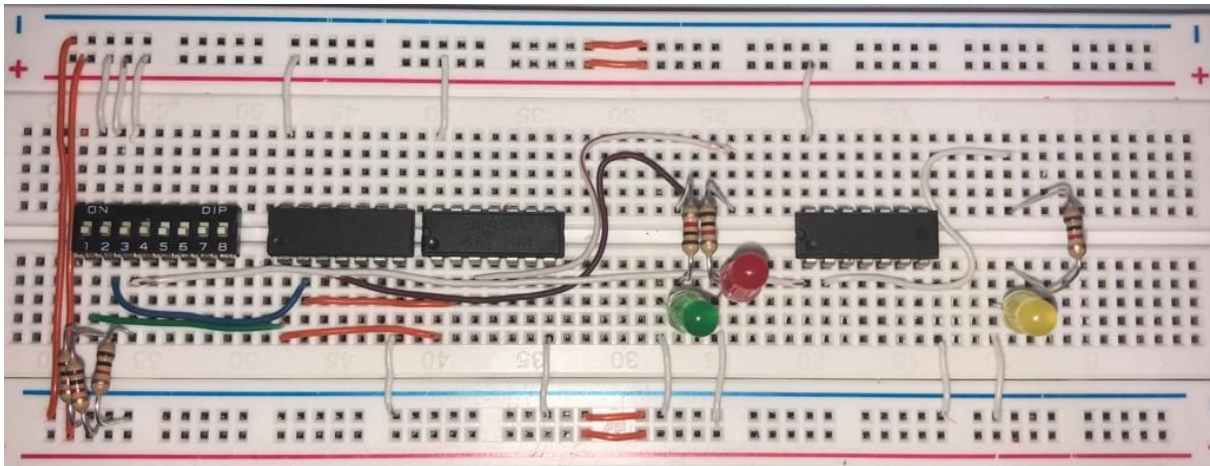


Tabla de verdad :

TABLA DE VERDAD "NOT"	
DipSwitch2	OUTPUT
0	1
1	0

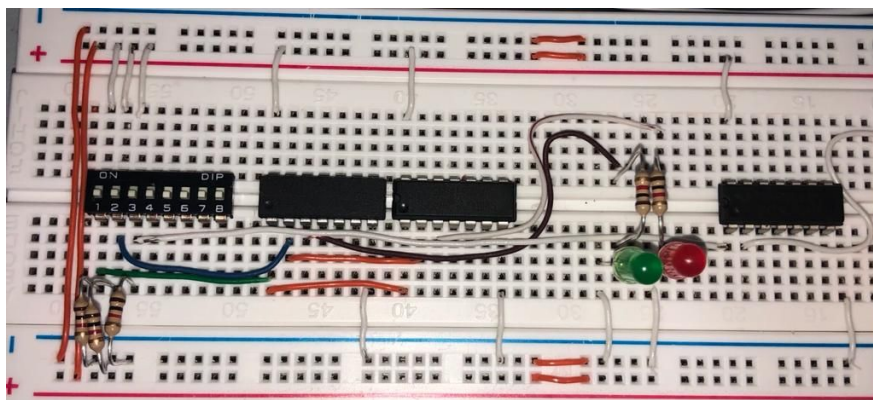
IMPLEMENTACIÓN FÍSICA



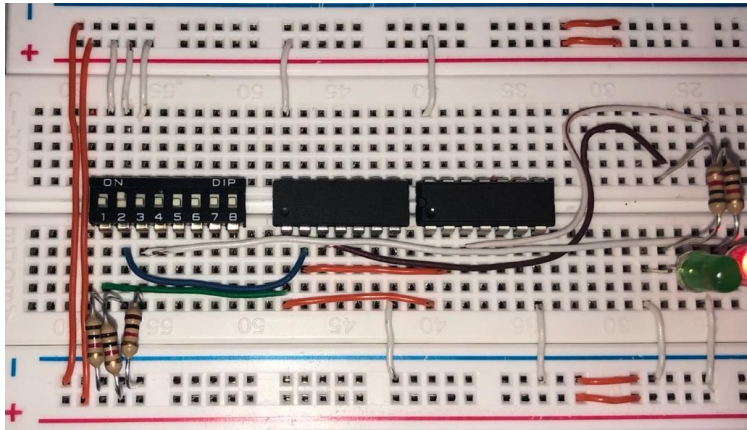
*Se realizó una pequeña modificación al circuito visto en clase para que los valores obtenidos del dip switch fueran acorde a la nomenclatura de ON/OFF. Observando el circuito de izquierda a derecha encontramos las compuertas lógicas AND, OR y NOT, cada una de ellas tiene un led que nos representará las salidas planteadas por la tablas de verdad; la salida de la compuerta **AND** se verá en el led **verde**, la de la compuerta **OR** en el **rojo**, y la del **NOT** en el **amarillo**.

Comprobación AND:

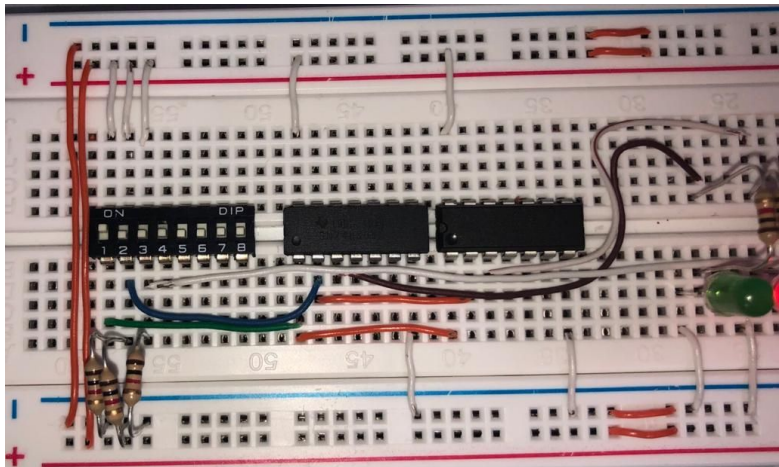
DipSwitch1	DipSwitch2	OUTPUT
0	0	0



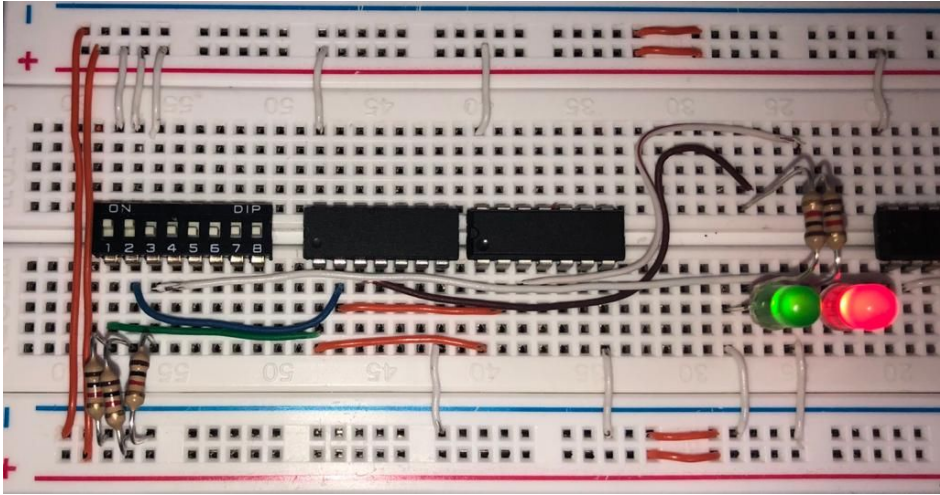
DipSwitch1	DipSwitch2	OUTPUT
0	1	0



DipSwitch1	DipSwitch2	OUTPUT
1	0	0

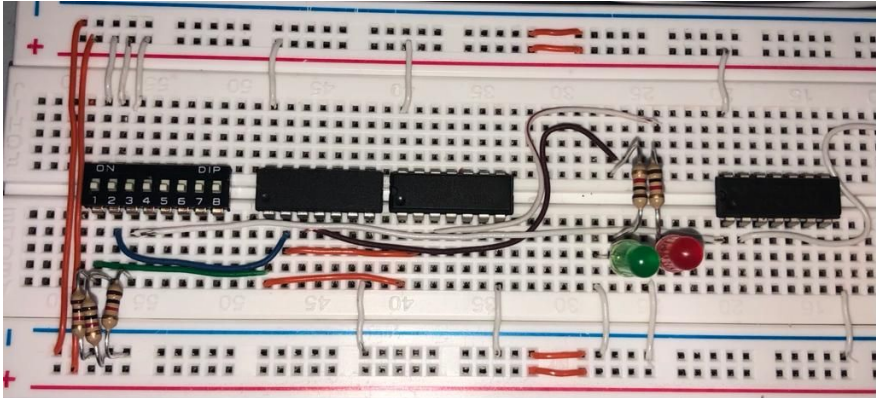


DipSwitch1	DipSwitch2	OUTPUT
1	1	1

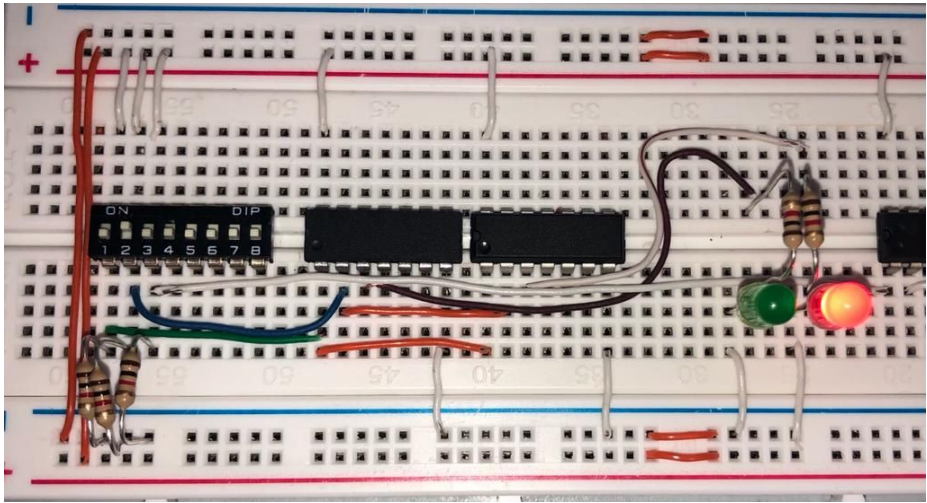


Comprobación OR:

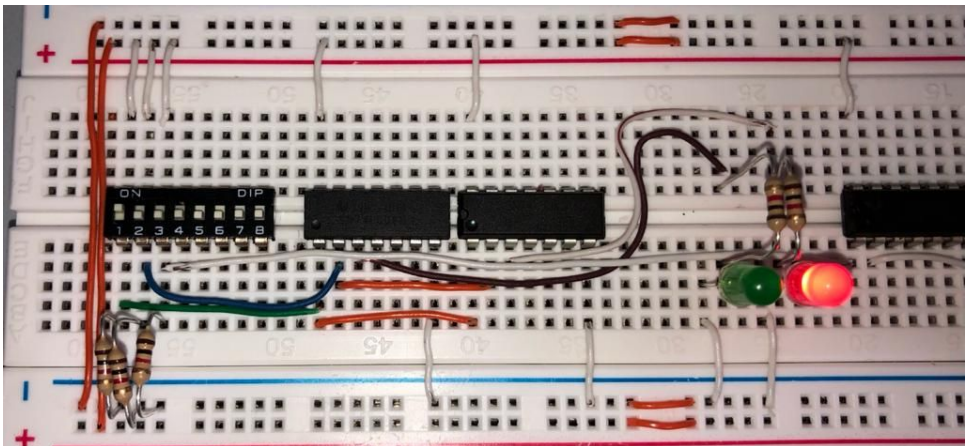
DipSwitch1	DipSwitch2	OUTPUT
0	0	0



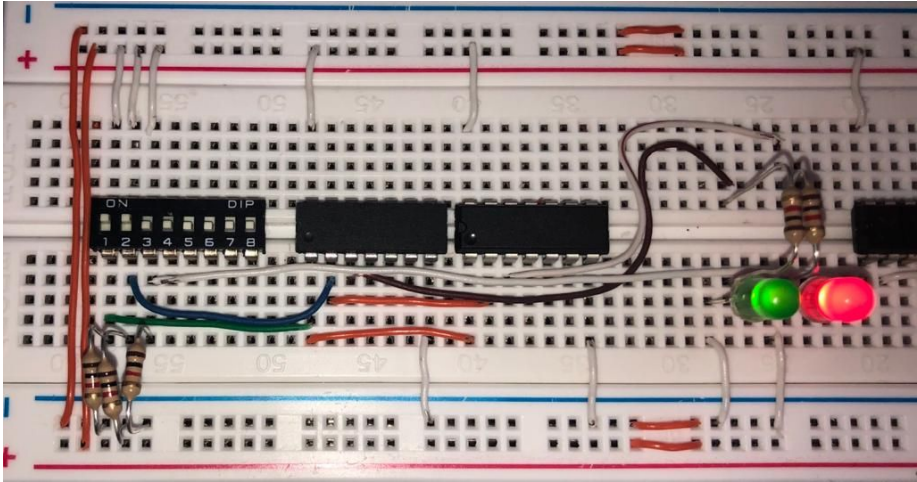
DipSwitch1	DipSwitch2	OUTPUT
0	1	1



DipSwitch1	DipSwitch2	OUTPUT
1	0	1

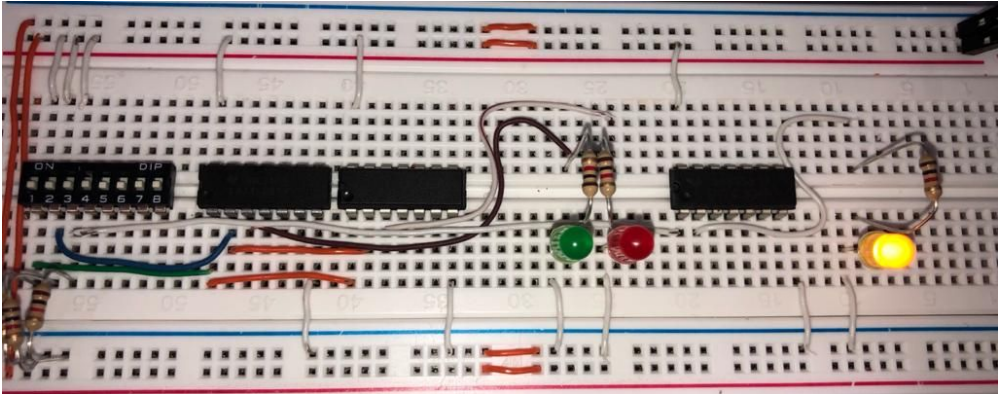


DipSwitch1	DipSwitch2	OUTPUT
1	1	1

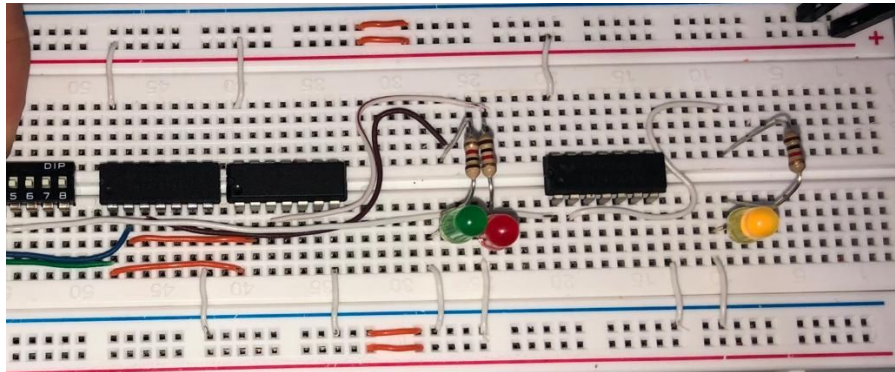


Comprobación NOT:

DipSwitch2	OUTPUT
0	1



DipSwitch2	OUTPUT
1	0





Miguel Ángel Santamaría Vilchis A01366795
Grecia Pacheco Castaños A01366730
Alberto Navarrete A01422954
Jorge Flores A01769059
Rubén Ruiz A01366792