

Time		100 ns	200 ns	300 ns	400 ns	500 ns
ALUOp[1:0]=00	00	X10	X00	X10	X01 X00 X11 X01 X00 X01 X10 X01 X10	X01 X10
ALUSrc[0]=1						
ALU_a[31:0]=00000000	00000000		X00+X00+X000000+	X00+X00+X00+X00+X00+X00+X00+X00+	X00000000	
ALU_b[31:0]=00000020	+X00000027	X00+X00+X000000+	FF+X00+X00+X00+X00+X00+X00+X00+	X00000000	X00+X00000000	
ALU_control_out[3:0]=2	2	X0	X1	X2	X6	X2 X0 X6 X2 X6 X7 X6 X2 X7 X6
ALU_out[31:0]=00000020	+X00+X00+X00+X00+X00+X00+FF+X00+X00+X00+X00+X00+X00+X000000+	X00+X00000000				
Branch[0]=0						
D_MEM_read_data[31:0]=xxxxxxx	xxxxxxx		X00+XXXXXX+	X00+XXXXXXX		
Instructions[31:0]=20080020	+X20+X01+X01+XAC+XAC+X01+X01+X12+X8C+X32+X12+X8C+X12+X02+X12+X02+X08+X02+X12+X00000000					
Jump[0]=0						
MemRead[0]=0						
MemWrite[0]=0						
MementoReg[0]=0						
PC_in[31:0]=00000004	+X00+X+					
PC_out[31:0]=00000000	+X00+X+					
PC_plus_four[31:0]=00000004	+X00+X+					
RegDst[0]=0						
RegWrite[0]=1						
branch_mux[0]=0						
branch_out[31:0]=00000084	+X00+XFF+XFF+X00+X00+XFF+XFF+X00+X00+X00+X000000+	X00+XFF+X00+XFF+X00+XFF+X00+X00+X00+X00+X00+X00+X00+X00+X00+X00+X00+X00+X00+X00+X00+X00+X+				
branch_result[31:0]=00000004	+X00+X+					
clk[0]=0						
extended_imm[31:0]=00000020	+X00+XFF+XFF+X00+X00+XFF+XFF+X00+X00+X00+X00+X00+XFF+X00+XFF+X00+XFF+X00+X00000000					
jump_addr[31:0]=00200080	+X00+X04+X04+X00+X00+X04+X04+X08+X00+X08+X08+X00+X08+X09+X0A+X08+X00+X09+X0A+X00000000					
output_zero[0]=0						
reg_read_data_1[31:0]=00000000	00000000		X00+X00+X000000+	X00+X00+X00+X00+X00+X00+X00+X00+	X00000000	
reg_read_data_2[31:0]=00000000	00+X00000027	X00+X000000+	FF+X00+X+	X00000000	X00+X00000000	X00+X00000000
reset[0]=z						