

Integrovaný obvod 7490

IO 7490 je čtyřbitový asynchronní dekadický čítač. Je složen ze čtyř klopných obvodů JK rozdělených na čítač modulo dvě a pět. Oba čítače mají vlastní hodinový vstup CP neg. a čítají na sestupnou hranu hodinových impulzů. Propojením obou čítačů Q_0 s CP_2 dostaneme čítač modulo deset. Obvod je vybaven vstupy vnějšího nastavení MS a nulování MR. Protože vstup nastavení a vstup nulování je tvořen dvouvstupovým součinným hradlem, nastavení a nulování čítače provedeme přivedením úrovně H na oba vstupy příslušného hradla.

Legenda:

- vstup hodinových impulzů CP_1 neg., CP_2 neg. - 14,1
- vstup nulování MR_1 , MR_2 - 2,3
- vstup nastavení MS_1 , MS_2 - 7,6
- výstupy čítače Q_0 až Q_3 - 12,9,8,11

