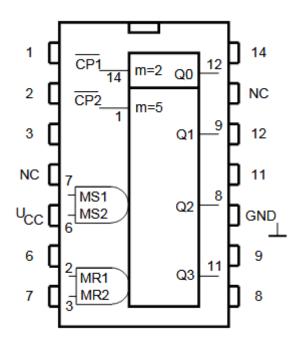
Integrovaný obvod 7490

IO 7490 je čtyřbitový asynchronní dekadický čítač. Je složen ze čtyř klopných obvodů JK rozdělených na čítač modulo dvě a pět. Oba čítače mají vlastní hodinový vstup CP neg. a čítají na sestupnou hranu hodinových impulzů. Propojením obou čítačů Q₀ s CP₂ dostaneme čítač modulo deset. Obvod je vybaven vstupy vnějšího nastavení MS a nulování MR. Protože vstup nastavení a vstup nulování je tvořen součinovým dvouvstupovým hradlem, nastavení a nulování čítače provedeme přivedením úrovně H na oba vstupy příslušného hradla.



Legenda:

- vstup hodinových impulzů CP_{1 neg.}, CP_{2 neg.} 14,1
- vstup nulování MR₁, MR₂ 2,3
- vstup nastavení MS₁, MS₂ 7,6
- výstupy čítače Q₀ až Q₃ 12,9,8,11