**全志**

数字电路：

1. 画出可以检测10010串的状态图 verilog实现
2. 100um的导线延迟1ns ，1000um延迟多少，若每隔100um插一个buffer（延迟2ns），总共延迟多少
3. 用D触发器做个4进制计数
4. 用一个2选一MUXT 和一个Inv实现异或

+Verilog