

TESTER LOGIC UNIVERSAL

poate fi utilizat pentru verificarea oricăror sisteme realizate cu CI digitale de orice tip segmente, stările logice L și H, succesiuni de Impulșuri, sau lipsa acestora. Testerul TTL, CMOS și altele) Testerul logic prezentat mai jos, indică prin intermediul unui afișor cu șapte

lnima" montajului a cărui schemă este prezentată în figura 174, o constituie CII

lor, formând un semn asocial stării în care semnalul de intrare lipșește. Pentru aceste stări, la ieșirile Q0 și Q1 din CI1 4028, corespund nivele logice L, respectiv H. Segmentele a_i f si g din afișor sunt conectate la masă, ceea ce determină aprinderea rezistențele R1, R2 și diodele D1, D2, mențin tranzistorul T1 blocat și T2 salurat. de tip CMOS 4028. Modul de funcționare a testerului este prezentat în cele ce urrnează. Dacă testerul este alimentat dar la intrare nu se aplică semnal, divizorul format din

această situație, se aprind seg-Q1, nivele logice H și respectiv, L. în mentele b și c, indicand cifra 1. H, tranzistoarele T1 și T2 se saturează, determinând la leșirile Q0 și Dacă la intrare se aplică nivel logic

segmentele a, b, I și g, afișorul va inși Q1). Decarece sunt puse la masă dica cifra 0 nivelului logic'L pe ambele ieşiri (Q0 blochează, determinând apariția logic L, cele două tranzistoare se Dacă la intrare se aplică semnal

R7 300Ω

g

DЗ

frecvenței impulsurilor. se stinge și se aprinde în ritmul vențe joase, sub 25 Hz, clfra afișată Dacă frecvenţa impulsurilor este persistenței retiniene). Pentru frecridicată, îndicația este inerță (datorită cesiuni de impulsuri, se afișeaază cifra Când la intrare se aplică suc-

16

Cl.1 4028

8

Q٥

Q,

10

12

C D 11

Figura 174.

T1 BC108

greșite). Se recomandă ca dioda Da să lie cu germaniu. verificat, existând riscul conectării testerul se alimentează de la sistemul la precauție este necesară deoarece se aplică cu polaritate inversă (aceascazul în care tensiunea de alimentare componentelor acestui montaj, în Dioda D3 preîntâmpină distrugerea

'R5

1k

R3

2K2

R4

R1 100K

R2

20K

R6

1k

D1 D2

2x1N4148

T2 BC108

ELEKTRONIKA 10/1988) (RADIO, TELEVIZIA,



CONTROLUL TEMPERATURII MOTORULU

suficienta. In acest scop, temperatura motorului se controlează prin intermediul unui să supravegheze viteza de rotație a motorului, până când acesta alinge o temperatură materializat prin aprinderea unuia dintre cele trei LED-uri: care se compara cu un alt potențial de referință, pentru a obține trei domenii, fiecare termistor plasat pe chiuloasă. Rezistența ohmică a termistorului modifică un potențial motorului este departe de a fi cea normală. Montajul propus mai jos ajută automobilistu care risca sa reduca serios viala autolurismului, deoarece, la temperatura joasa, ungerea Un motor auto încă rece, supus unui regim de turație ridicată constituie o greșeala

- :- - LED-ul roşu este aprins când motorul este rece;

supravegheat regimul de rotație; - LED-ul galben indică faptul că motorul începe să se încălzească dar trebuie încă

LED-ul verde semnalizează o temperatură suficientă a motorului

cu R1 formează un divizor a cărui ieșire este conecțată la intrările neinversoare ale comparatoare sunt conectate fiecare la cursorul unui semiregiabil prin care stabilesç comparatoarelor incluse în CI1 de tip LM 358. Intrările inversoare ale acestor comparator devine superior celui stabilit prin SR1 și aplicat pe intrarea inversoare; potentiale superioare celul disponibil pe intrările neinversoare, când termistorul se altă iesirea acestui comparator trece în H. rezistența scade. La un moment dat, potențialul pe intrarea neinversoare a primulu prezintă un nivel L (cca. 1,8 V). Pe măsură ce temperatura captată de termistor crește într-o ambianță termică rece. În această situație, ieștrile celor două comparatoare După cum se poate vedea în schema din figura 175, termistorul CTN împreună

pentru a fi mai prompt şi mai sigur. ridicată, introduc în momentul basculării o reacție pozitivă care accelerează fenomenul dollea comparator, a cărui leșire va trece în H. Rezistențele R2 și R3, de valoare Temperatura continuând să crească, același fenomen se întâmplă cu cel de al

decodorului, adică C și D, sunt conectate în permanență la nivel logic L CMOS 4028, care este un circuit decodor BCD → zecimal. Celetalte două intrări ale leșirile celor două comparatoare sunt conectate la intrările A și B ale Cl2 de tip

prin LED-uri. aprinde în ordine LED-urile roșu, galben, și verde. Rezistența R4 limilează curentul cifrelor 0,1 și 3. În consecință, pe ieșirile 0,1 și 3 apar succesiv nivele H, care vor intrările A și B: 00,01 și 11 (sens de citire B -> A). În notație binară, acestea corespund Celor trei situații menționate anterior, le corespund următoarele nivele logice pe

ு ்::Reglajul se face prin intermediul semireglabilelor SR1 și SR2. Pentru யூ termistor ·CTN cu valoarea de 100 ΚΩ, potențialul se stabilește în jurul valorii de 4,14 v pentru SR1 și 4,78 V pentru SR2,

într-o capsulă riletalică de mici dimensiuni, ermetizată cu rășină epoxidică. Această sondă este fixată de un coller strâns în jurul chiuloasei. Termistorul este de lip CTN (coeficient de temperatură negativ), și se plasează

densatorul C1 asigură filirarea și eliminarea ondulațiilor de tensiune datorate alternatorului. La ieșirea regulatorului 7809 se obține o tensiune continuă și stabilizată de 9 ¼ Alimentarea montajului se face de la bateria de 12 V, în aval de cheia de contact. Con-

echivalentul românesc BM358 sau circultui integrat BM324 (din care se folosesc numai dovi amplificatoare operaționale). N.A. Cl1 de tip LM 358 este un dubiu amplificator operațional. În locul lui se poate rolos 'ELECTRONIQUE PRATIQUE 202/1996