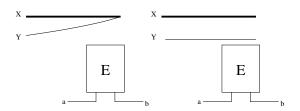
Circuits pour calculer

Architecture des ordinateurs

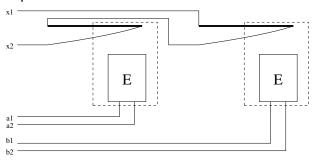
Relais (1/2)

- Construit à base d'électro-aimants
- Utilisés pour construire des calculateurs entre 1920 et 1940
- Élément de base d'un circuit logique : courant entre a et b (V) => pas de courant entre X et Y (F) pas de courant entre a et b (F) => courant entre X et Y (V)



Relais (2/2)

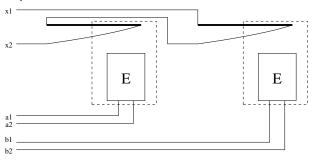
Circuit qui code?



- Années 1940 : utilisation de lampes électroniques (commutent plus rapidement)
- Milieu des années 1950 : découverte du transistor

Relais (2/2)

Circuit qui code ? ¬a ∧ ¬b



- Années 1940 : utilisation de lampes électroniques (commutent plus rapidement)
- Milieu des années 1950 : découverte du transistor

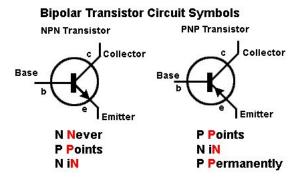
Transistors



- ► tension entre A et B : silicium semi-conducteur dans l'état conducteur, le courant circule entre X et Y
- ▶ PNP : quand la grille est alimentée le courant passe
- NPN : quand la grille est alimentée le courant ne passe plus

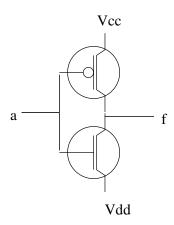
Transistors

- ▶ PNP : quand la grille est alimentée le courant passe
- NPN : quand la grille est alimentée le courant ne passe plus



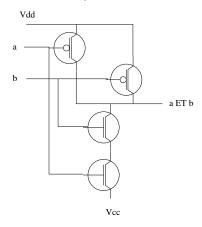
Inverseur CMOS (circuit VLSI)

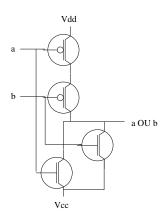
- Vcc : tension haute, Vdd : tension basse
- a : entrée
- ► f : sortie (fonction NON)
- Deux transistors N et P pour éviter les courts circuits



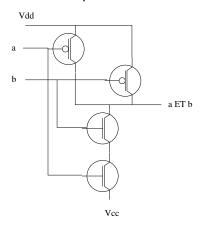
- Circuit qui réalise un ET?
- Circuit qui réalise un OU?

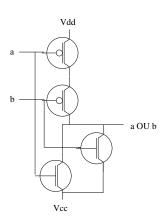
- Circuit qui réalise un ET?
- Circuit qui réalise un OU?





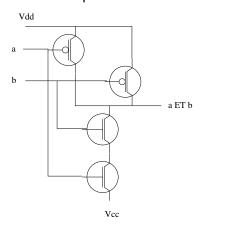
- Circuit qui réalise un ET?
- Circuit qui réalise un OU?

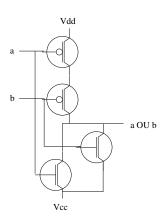




- Circuit qui réalise un NON-ET?
- Circuit qui réalise un NON-OU?

- Circuit qui réalise un ET?
- Circuit qui réalise un OU?



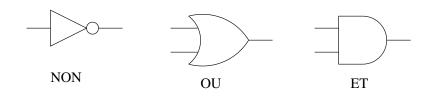


- Circuit qui réalise un NON-ET?
- Circuit qui réalise un NON-OU? on inverse Vcc et Vdd

Exercice

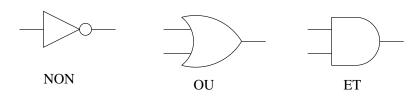
▶ Dessiner un circuit CMOS qui réalise un OU exclusif

Portes logiques ET, OU, NON

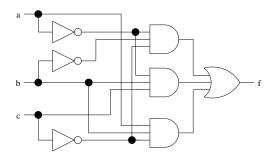


Circuit équivalent à $f(a,b,c) = \overline{a}.\overline{b}.\overline{c} + \overline{a}.b.c + a.b.\overline{c}$?

Portes logiques ET, OU, NON



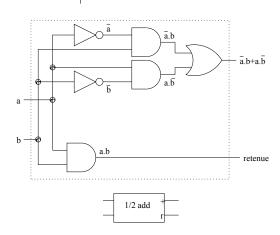
Circuit équivalent à $f(a,b,c) = \overline{a}.\overline{b}.\overline{c} + \overline{a}.b.c + a.b.\overline{c}$?



Demi-additionneur

				-C	
а	b	somme $a + b$	r	s	
0	0	0	0	0	
0	1	1	0	1	
1	0	1	0	1	
1	1	10	1	0	

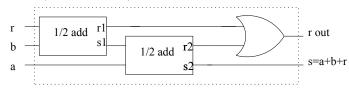
$$r = a.b$$
 et $s = a.\overline{b} + \overline{a}.b$

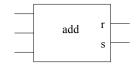


Additionneur 1 bit

			7 (0 0 1 1 0 0 1 1 1 0				
а	b	r	r ₁ s ₁	<i>r</i> ₂ <i>s</i> ₂	a+b+r	r out	s
0	0	0	0	0	0	0	0
0	1	0	1	1	1	0	1
1	0	0	0	1	1	0	1
1	1	0	1	1 0	10	1	0
0	0	1	1	1	1	0	1
0	1	1	10	0	10	1	0
1	0	1	1	1 0	10	1	0
1	1	1	1 0	1	11	1	1

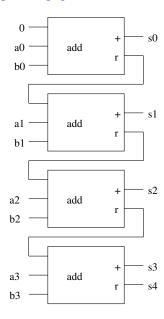
$$s = s_2$$
 et $r_3 = r_1 \lor r_2$





Additionneur 4 bit

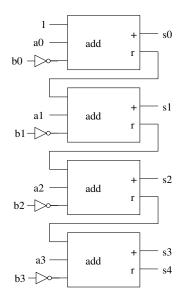
- ► addition de $a_0a_1a_2a_3$ avec $b_0b_1b_2b_3$
- ▶ retenue initiale à 0



Soustracteur 4 bit

- c₁(x) complément à 1 d'un nombre x
- complément à 2 : $c_1(x) + 1$
- $a b = a + c_1(b) + 1$

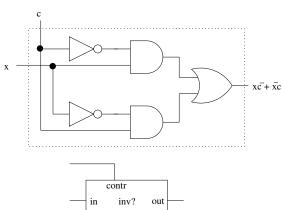
- ▶ inversion de b
- retenue initiale à 1



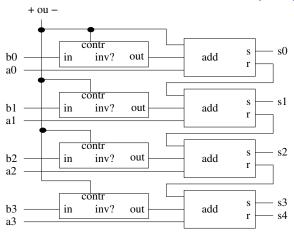
Inverseur

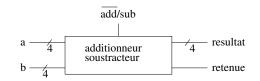
- Faire un seul circuit qui additionne ou soustrait
- Besoin d'un bout de circuit pour basculer b en fonction d'un signal de contrôle
- On a déjà ce circuit : c'est un morceau du demi-additionneur!

С	Χ	f
0	0	0
0	1	1
1	0	1
1	1	0



Additionneur/Soustracteur (2/2)





Exercice

- Installer le logiciel logisim
 (http://www.cburch.com/logisim/) (ou smartsim si
 logisim ne marche pas sur votre machine
 (http://smartsim.org.uk/)).
 Ces logiciels sont disponibles au bocal.
- Lisez la documentation pour prendre le logiciel en main
- Créer les circuits (composants) 1/2add, add 1bit, inverseur, add/sub 4bit