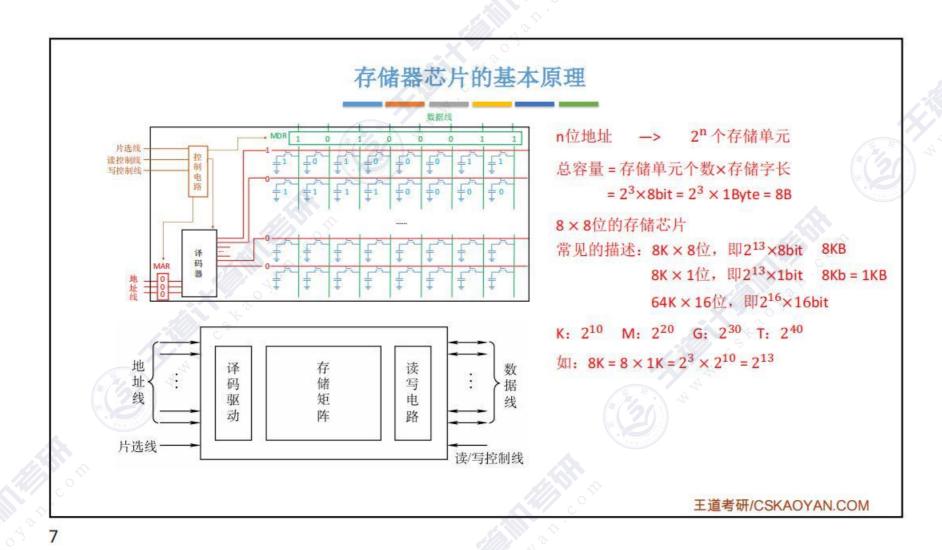
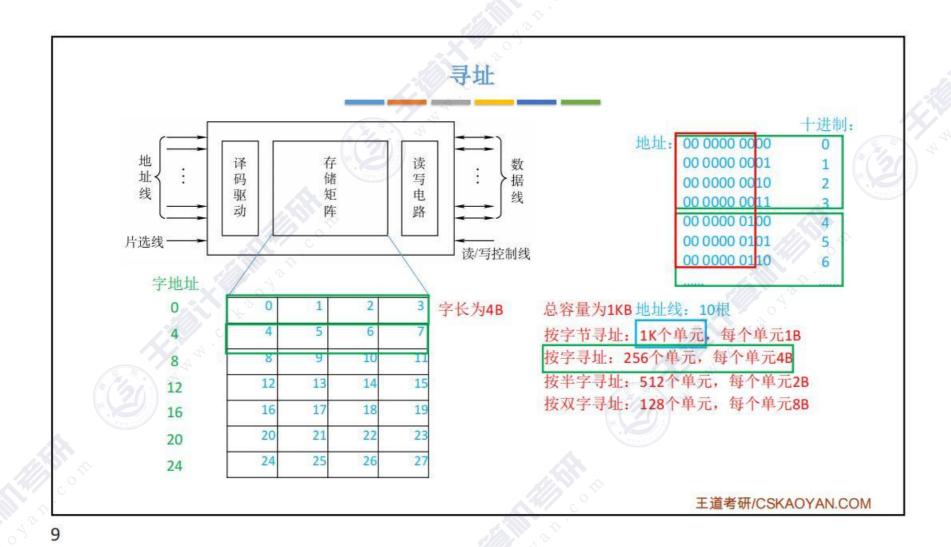
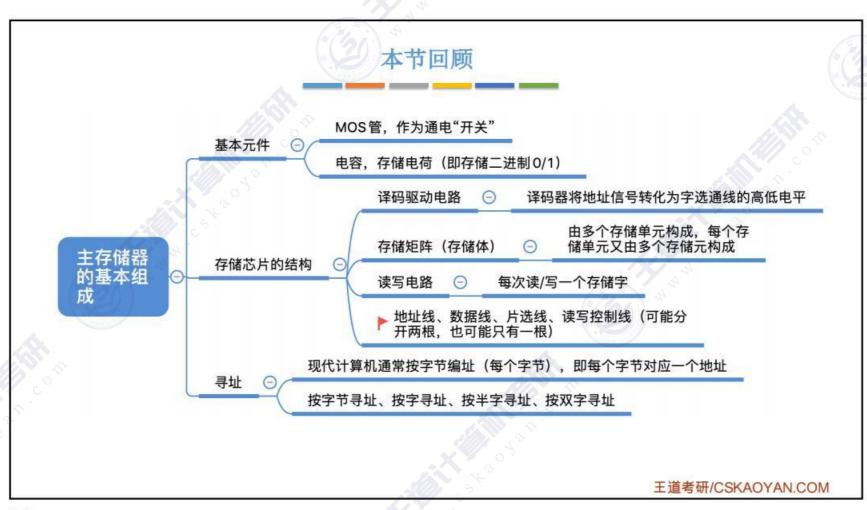


存储器芯片的基本原理 个内存条可能包含 多块存储芯片 地 存储 读写 数据 结合上图再思考"片选线"的作用 译 址 码 左图的每根线都会对应一个金属引脚 驱 矩 电 (另外,还有供电引脚、接地引脚) 动 阵 路 片选线 读/写控制线 王道考研/CSKAOYAN.COM



寻址 十进制: 地址: 00 0000 0000 0 存储矩 00 0000 0001 译 读 址。 写 码 据 00 0000 0010 驱 电 线 00 0000 0011 路 00 0000 0100 00 0000 0101 片选线 读/写控制线 00 0000 0110 总容量为1KB地址线: 10根 字长为4B 按字节寻址: 1K个单元, 每个单元1B 按字寻址: 256个单元, 每个单元4B 按半字寻址: 512个单元, 每个单元2B 按双字寻址: 128个单元,每个单元8B 王道考研/CSKAOYAN.COM





你还可以在这里找到我们

快速获取第一手计算机考研信息&资料



购买2024考研全程班/领学班/定向班 可扫码加微信咨询

- **6** 微博: @王道计算机考研教育
- B站: @王道计算机教育
- ₩ 小红书: @王道计算机考研
- 知 知乎: @王道计算机考研
- **才** 抖音: @王道计算机考研
- 淘 淘宝: @王道论坛书店