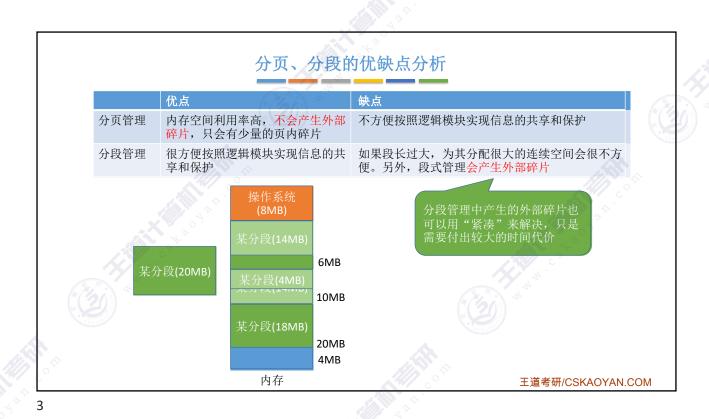


知识总览
分页、分段管理方式中最大的优缺点
分段+分页的结合——段页式管理方式
段表、页表
如何实现地址变换

2



分段+分页=段页式管理 0号块 0号页 (4KB) 段名: MAIN main 函数 1号块 1号页 (4KB) 2号块 (4KB) 段名: X 0号页 某个子函数 进程A 4KB 0号页 2号段 段名: D 保存全局变量 (6KB) n号块 2KB 1号页 将进程按逻辑模块分段,再将各段分页(如每个页面4KB) 内存 再将内存空间分为大小相同的内存块/页框/页帧/物理块 进程前将各页面分别装入各内存块中 王道考研/CSKAOYAN.COM

## 段页式管理的逻辑地址结构

分段系统的逻辑地址结构由段号和段内地址(段内偏移量)组成。如:

31	 16	15	 0
段号		段内地址	

段页式系统的逻辑地址结构由段号、页号、页内地址(页内偏移量)组成。如:

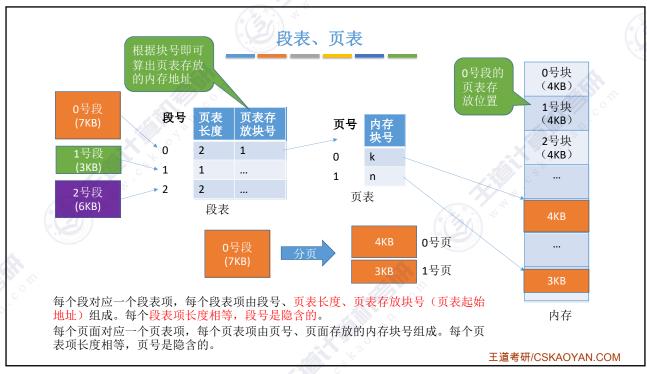
31	16	15	12	11		0
段号		页号	클	页内偏移量	<u>L</u>	

段号的位数决定了每个进程最多可以分几个段 页号位数决定了每个段最大有多少页 页内偏移量决定了页面大小、内存块大小是多少

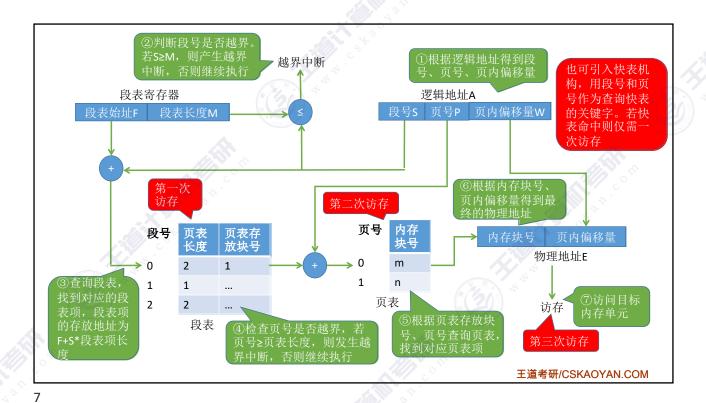
在上述例子中,若系统是按字节寻址的,则 段号占16位,因此在该系统中,每个进程最多有 2<sup>16</sup> = 64K 个段 页号占4位,因此每个段最多有24=16页 页内偏移量占12位,因此每个页面\每个内存块大小为 212 = 4096 = 4KB

对权 对用户是可见的,程序员编程时需要显式地给出段号、段内地址。而将各段"分页"对用户是不可见的。系统会根据段内地址自动划分页号和页内偏移量。 因此段页式管理的地址结构是二维的。

王道考研/CSKAOYAN.COM



6





## 你还可以在这里找到我们

快速获取第一手计算机考研信息&资料



- 微博: @王道计算机考研教育
- B站: @王道计算机教育
- 小红书: @王道计算机考研
- 知 知乎: @王道计算机考研
- 抖音: @王道计算机考研
- 淘宝:@王道论坛书店

9