本节内容

带符号整数

表示和运算

(原/反/补)

王道考研/CSKAOYAN.COM

1

带符号整数在计算机中的应用

带符号整数,即"整数",-2、-1、0、1、2、3、4...

C 语言中的带符号整数:

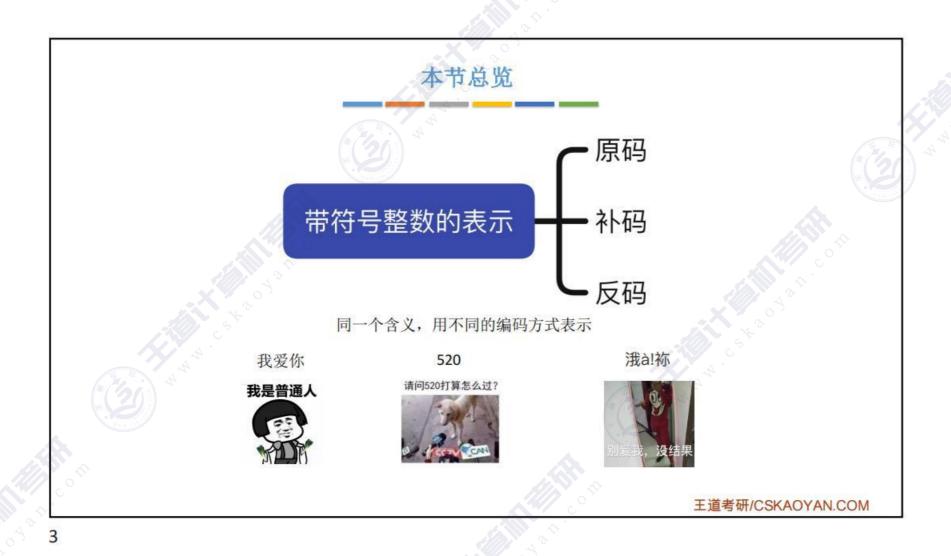
short a=1; //带符号整数 (短整型, 2B) int b=-2; //带符号整数 (整型, 4B)

位数不同,可表 示数值范围不同



- 带符号整数, 在计算机硬件内, 如何表示?
- 带符号整数的加法、减法运算是怎么用硬件实现的?

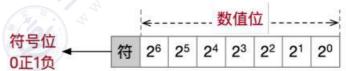
王道考研/CSKAOYAN.COM



#符号整数的表示

Itips: 现在的个人计算机机器字长通常是64位,或至少32位

原码表示



真值: +19 → 二进制: +10011 0 0 1 0 0 1 1 8bit寄存器

真值: -19 → 二进制: -10011 1 0 0 1 1 8bit寄存器

常见书面写法: x=-19 [x]_原 =**1**,0010011 若未指明机器字长,也可写为: [x]_原 =**1**,10011

原码: ① 符号位"0/1"对应"正/负",剩余的数值位表示真值的绝对值

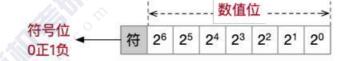
② 若机器字长n+1位,带符号整数的原码表示范围: $-(2^n-1) \le x \le 2^n-1$

③ 真值0有两种形式: +0 和 -0 , [+0]原=0,0000000; [-0]原=1,0000000

王道考研/CSKAOYAN.COM

5

原码的缺点



A: +19 → 二进制: +10011 0 0 1 0 0 1 1 8bit寄存器

B: -19 → 二进制: -10011 1 0 0 1 1 8bit寄存器



我都解决不了

A+B=0



8bit寄存器

原码的缺点: 符号位不能参与运算,需要设计复杂的硬件电路才能处理,费钱! 贵!

用补码表示真值——符号位可以参与运算

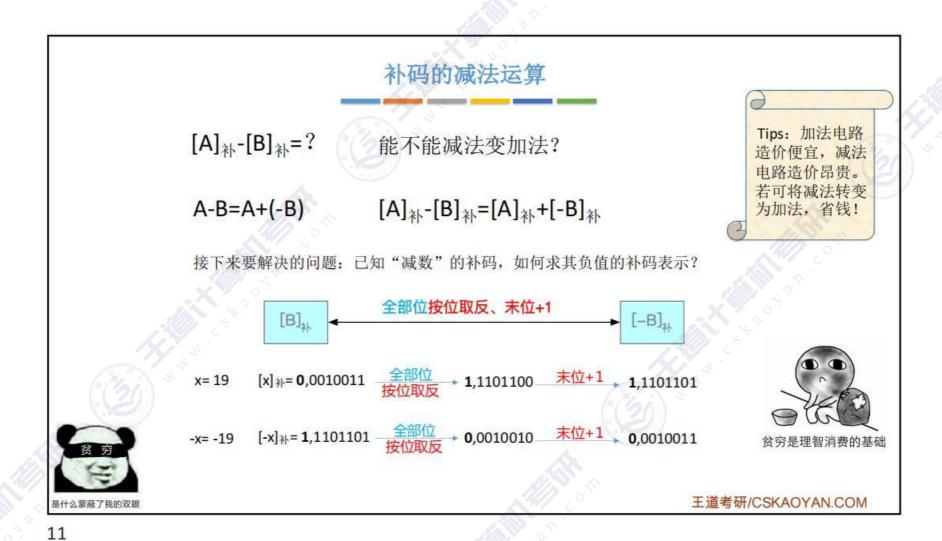
王道考研/CSKAOYAN.COM



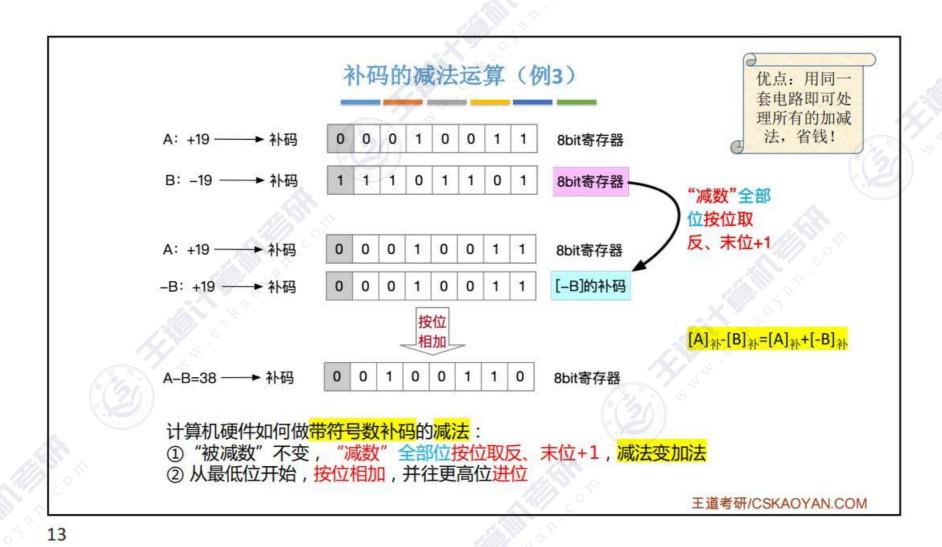


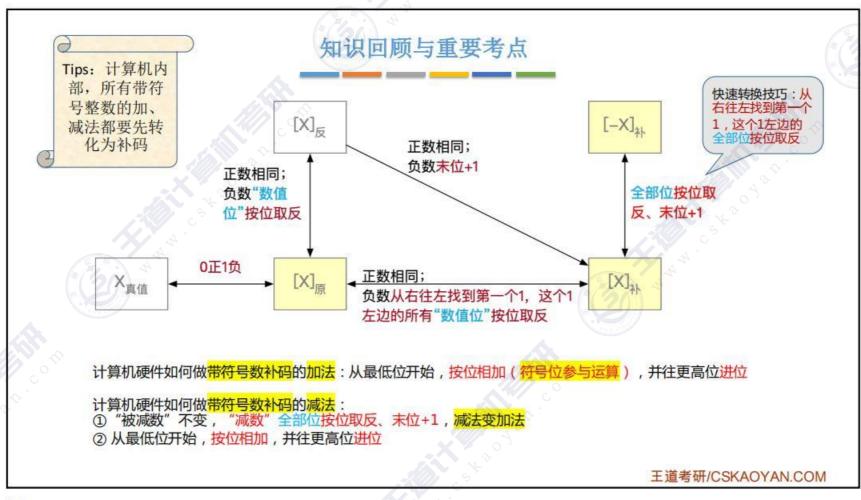


A: -19 → 补码
 B: -19 → 补码
 A+B=-38 → 补码
 A+B=-38 → 补码
 A+B=-38 → 补码
 A+B=-38 → 补码
 A+B]_W = 1,0100110 → 真值 = -38
 计算机硬件如何做补码的加法
 法位相加
 法位相加
 (符号位参与运算),并往更高位进位
 五道考研/CSKAOYAN.COM



对比: 无符号整数的减法运算 A: 99 → 二进制: 1100011 1 1 0 0 0 8bit寄存器 B:9 — 二进制: 1001 0 0 0 0 0 1 8bit寄存器 A: 99 → 二进制: 1100011 1 1 0 0 0 8bit寄存器 "减数"B的变形 1 1 1 1 0 1 减法变加法 A-B=90 → 二进制: 1011010 8bit寄存器 计算机硬件如何做无符号整数 这熟悉的光,是我的青 ① "被减数"不变, "减数"全部位按位取反、末位+1, 减法变加法 ② 从最低位开始,按位相加,并往更高位进位 王道考研/CSKAOYAN.COM





你还可以在这里找到我们

快速获取第一手计算机考研信息&资料



购买2024考研全程班/领学班/定向班 可扫码加微信咨询

- **6** 微博: @王道计算机考研教育
- B站: @王道计算机教育
- ₩ 小红书: @王道计算机考研
- 知 知乎: @王道计算机考研
- 抖音: @王道计算机考研
- 淘宝: @王道论坛书店