

中断请求标记

如何判断是哪个设备 发来的中断信号?

每个中断源向CPU发出中断请求的时间是随机的。

为了记录中断事件并区分不同的中断源,中断系统需对每个中断源设置**中断请求标记触发器INTR**,当其状态为"1"时,表示中断源有请求。

这些触发器可组成中断请求标记寄存器,该寄存器可集中在CPU中,也可分散在各个中断源中。

中断请求标 记寄存器

K	INTR ₁	INTR ₂	INTR3 INTR4		ı I	INTRn-1 INTRn		
	0	0	0	1		0	1	
Α.	掉	过	鼠	键		扫	打	
	电	热	标	盘		描	ED	
						仪	机	

对于**外中断**, CPU是在统一的时刻即**每条指令执行阶段结束前**向接口**发出中断查询信号**, 以获取I/O的中断请求,也就是说,CPU**响应中断的时间**是在每条**指令执行阶段的结束时刻**。

CPU响应中断必须满足以下3个条件:

- ① 中断源有中断请求。
- ② CPU允许中断即开中断。
- ③ 一条指令执行完毕,且没有更紧迫的任务。

王道考研/CSKAOYAN.COM

5

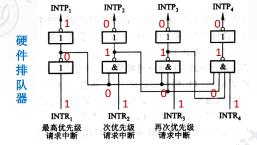
中断判优-实现-

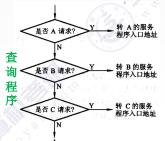
有多个中断信号同时 到来,先处理哪个?

中断判优既可以用硬件实现,也可用软件实现:

硬件实现是通过**硬件排队器**实现的,它既可以设置在CPU中,也可以分散在各个中断源中; 软件实现是通过**查询程序**实现的。







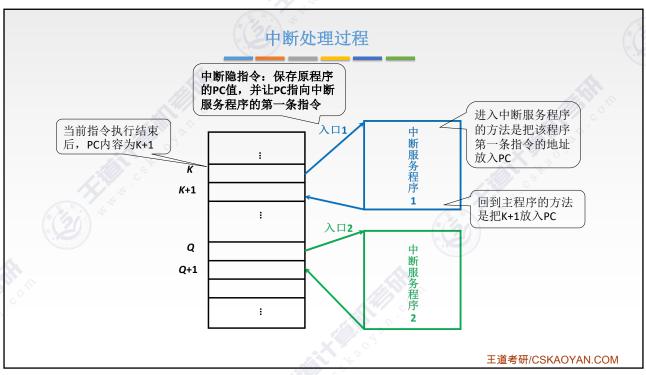
王道考研/CSKAOYAN.COM

中断判优-优先级设置

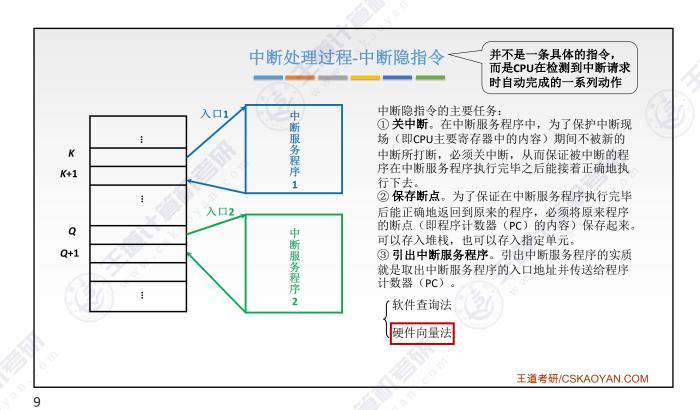
- 1. 硬件故障中断属于最高级,其次是软件中断;
- 2. 非屏蔽中断优于可屏蔽中断;
- 3. DMA请求优于I/O设备传送的中断请求
- 4. 高速设备优于低速设备;
- 5. 输入设备优于输出设备;
- 6. 实时设备优于普通设备。

王道考研/CSKAOYAN.COM

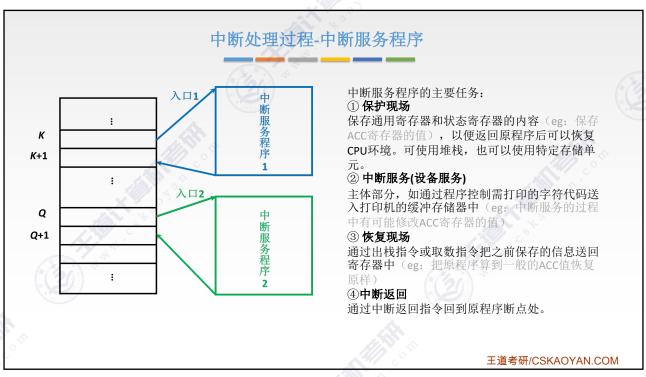
7

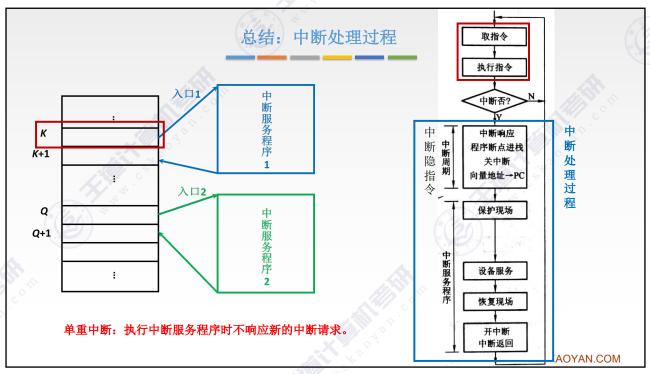












你还可以在这里找到我们

快速获取第一手计算机考研信息&资料



购买2024考研全程班/领学班/定向班 可扫码加微信咨询

微博: ◎王道计算机考研教育

B站: @王道计算机教育

小红书:@王道计算机考研

知 知乎: @王道计算机考研

掛音: @王道计算机考研

淘宝: @王道论坛书店