

POLITECHNIKA WARSZAWSKA

Instytut Elektroenergetyki
Politechniki Warszawskiej

**Projekt sieci komputerowej
oraz instalacji elektrycznej budynku.**

Autor:
Piotr Błądek
Piotr Gołaszewski

Projekt
wykonany pod kierownictwem
dr hab inż. Pawła Piotrowskiego

Warszawa 2015

Spis treści

Spis rysunków	2
1. Przykładowa lista	3
2. Przykładowa tabela	3
3. Przykładowy rysunek	3

Spis rysunków

3.1. Przykładowy rysunek.	3
-----------------------------------	---

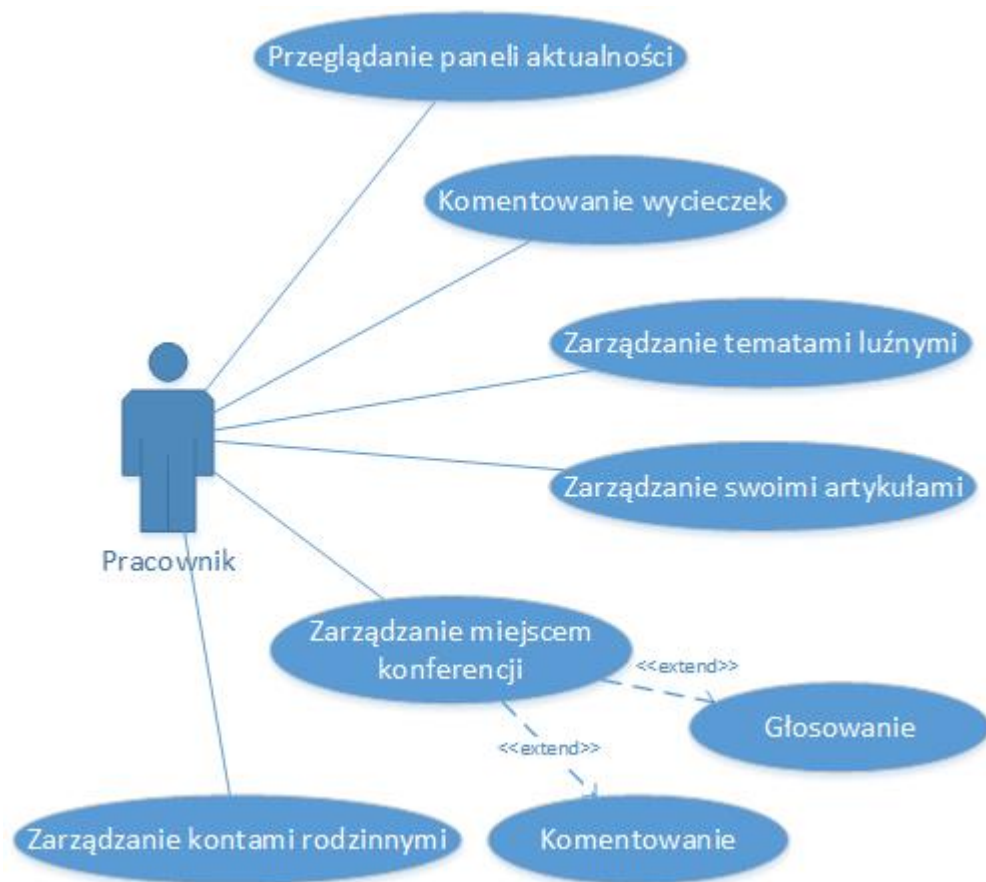
1. Przykładowa lista

- *yyy* - ola ma psa
- *zzz* - ela ma misia
- *xxx* - ala ma kota

2. Przykładowa tabela

A	B	Ce
xxx	xxx	xxx
yyy	yyy	yyy

3. Przykładowy rysunek



Rys. 3.1. Przykładowy rysunek.