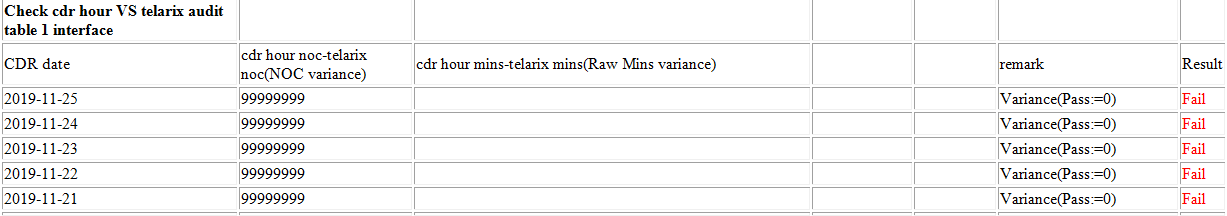
# 問題1 仍然在检查Telarix的cdr数据，需要移除(待處理)



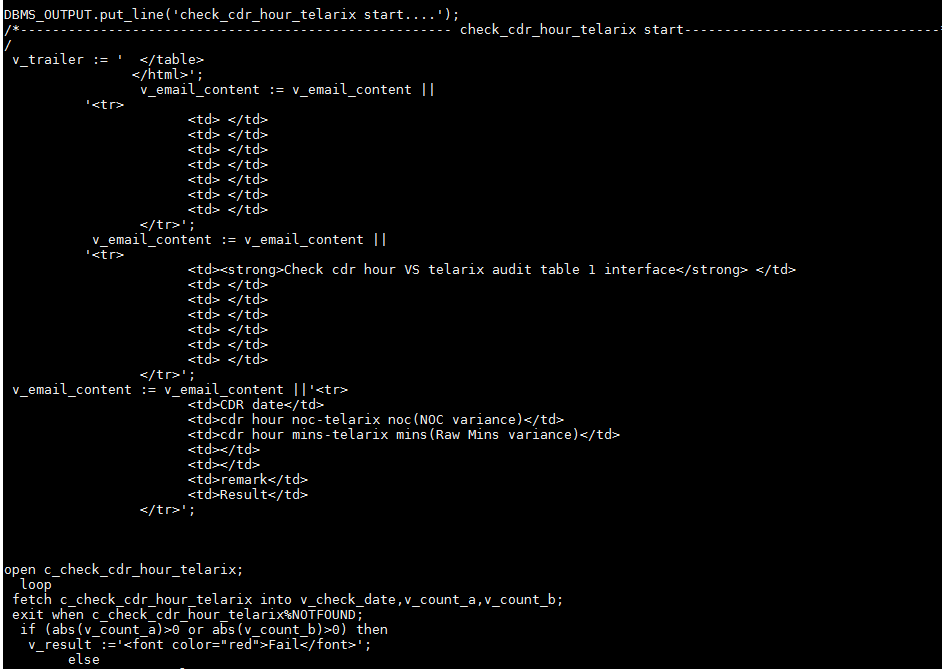
***Root Cause:***

不需要在檢查Telarix的cdr數據

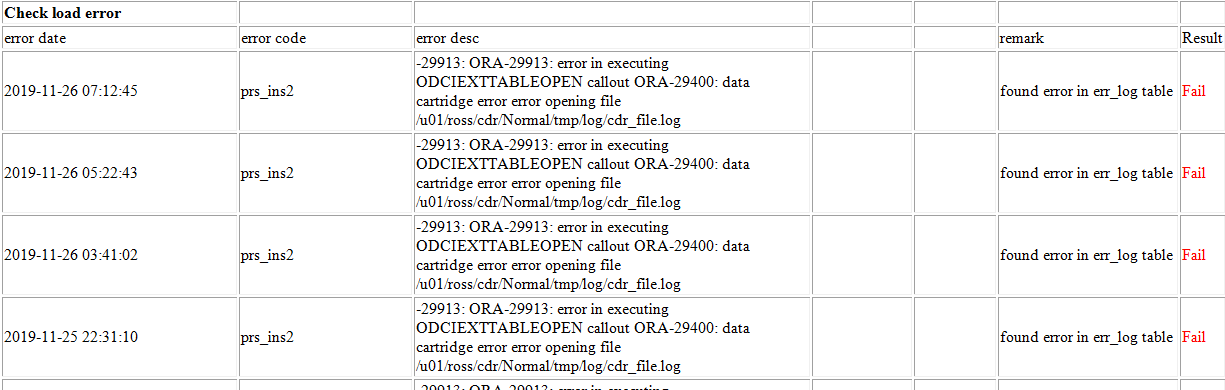
***Solution:***

移除 Daily Integrity Check的程序中關于Telarix的cdr數據的檢查部分。

192.168.100.153:/app01/bin/idd/check/idd\_daily\_check\_report.sh



# 問題2 check\_loader\_error执行报错(已處理部分)



***Root Cause:***

缺少一些目錄U01/U17

***Solution:***

創建相應的目錄。(Leo已處理部分問題)

# 問題3 有个cdr的误报，需要修改检查条件（待處理）

***Root Cause:***

*raw\_ip\_cdr表裏存在term\_clli=0但是call\_dur>0的記錄，這些是無效的call，不應該用來計費*

***Logic:***

CDR\_SUMMARY .get\_cdr\_report -> idd\_daily\_check\_report.sh(cdrdev.cdr\_report)

***Solution:***

CDR\_SUMMARY .get\_cdr\_report 需做修該 ,如下：

WITH p\_summary\_data AS

(SELECT */\*+ ORDERED FULL(r) PARALLEL(R,4) USE\_HASH(R,T) USE\_HASH(R,T2) \*/*

t.internal\_flag flag,

t.to\_owner\_id,

COUNT(r.total) tot\_cnt,

SUM(r.succ) suc\_cnt,

SUM(r.tot\_dur) / 60 tot\_min

FROM cdrdev.trunk\_ownership t,

raw\_cdr\_summary\_detail r,

cdrdev.trunk\_ownership t2

WHERE r.orig\_datetime >= date '2019-11-19'

AND r.orig\_datetime < date '2019-11-19' + 1

AND r.orig\_clli = t.clli

AND r.switch\_id = t.sw\_id

AND r.orig\_datetime >= t.to\_eff\_date

AND r.orig\_datetime < t.to\_exp\_date + 1

AND t.internal\_flag IS NOT NULL

AND bitand(128, t.tp\_id) <> 128

AND r.term\_clli = t2.clli

AND r.switch\_id = t2.sw\_id

AND r.orig\_datetime >= t2.to\_eff\_date

AND r.orig\_datetime < t2.to\_exp\_date + 1

AND bitand(128, t2.tp\_id) <> 128

AND r.term\_clli !=0 *-- added by vincentzou*

GROUP BY t.internal\_flag, t.to\_owner\_id)

SELECT flag,

SUM(tot\_cnt) tot\_cnt,

SUM(suc\_cnt) suc\_cnt, *-- v\_cust\_suc\_cnt*

SUM(tot\_min) tot\_min

FROM p\_summary\_data

GROUP BY flag

ORDER BY flag;

SELECT */\*+ full(c) parallel(c,8) \*/*

COUNT(\*) v\_merged\_tot\_cnt, SUM(decode(call\_dur, 0, 0, 1)) v\_merged\_suc\_cnt, SUM(call\_dur) / 60 v\_merged\_tot\_min

FROM cdrdev.new\_cdr c

WHERE orig\_datetime >= date '2019-11-19'

AND orig\_datetime < date '2019-11-19' + 1

AND term\_clli !=0 *-- added by vincentzou*

# 問題4 sequence检查设计问题，长度不够（待處理）

***ROOT Cause:*** *原邏輯想分組 但邏輯處中卻沒有分組。*

*同時也存在邏輯BUG，但出現的可能性很低，暫不處理：*

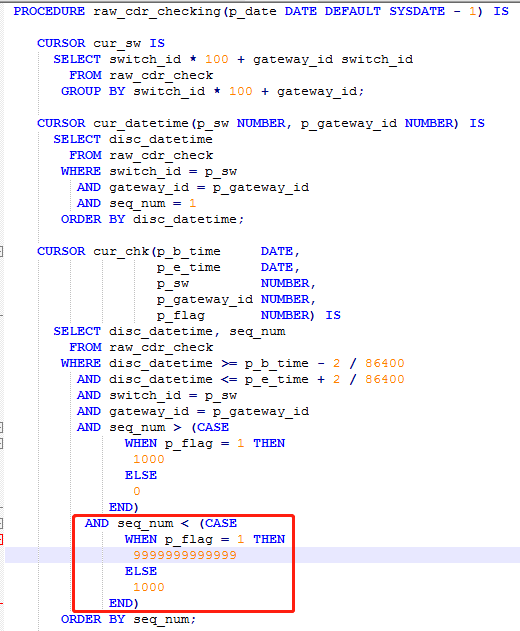
1. *會出現缺失seq=0的檢查*
2. *如果數據量很多（幾倍于10000000），可能會出現同個gateway下的同個switch會有多個1和多個9，會出現如下數據*



*/app01/bin/idd/updatedb.pl ->*

***Solution：***

2.CDR\_SUMMARY . raw\_cdr\_checking需做修該



AND seq\_num < (CASE

WHEN p\_flag = 1 THEN

9999999999999

ELSE

1000

END)