

ZERTIFIKAT

Herrn
Bitan Mallik

hat vom 22.07.2020 – 23.07.2020 am Seminar

Introduction to Verification and Test of Integrated Circuits

teilgenommen.

Das Seminar vermittelte umfassend Kenntnisse über typische Testaufbauten und Instrumente, grundlegende Mess- und Testkonzepte, DAU-Test, Datenanalyse und Statistik. Außerdem wurden die Gebiete Abtastung und DSP-basiertes Testen, ADU-Test sowie Design-for-Test und typische Testprobleme im Analog-Bereich vorgestellt.

Erlangen, den 23.07.2020



Dr.-Ing. Martin Allinger
Testingenieur