

## Anwesende Personen

Thea Kramer  
Berzan Yildiz  
Florian Müller

## Art und Zweck des Treffens

- Recherche über mögliche Simulations-IDEs für VHDL
- Beginn der Implementierung des VHDL-Konverters
- Test und Fehlersuche des Programms durch GHDL

## Ergebnisse

- Vertrauter Umgang mit GHDL-Umgebung
- Korrekter syntaktischer Aufbau des VHDL-Codes durch Debugging

Nächstes Treffen am 29.06.2017, voraussichtliche Fortsetzung der VHDL-Implementierung und Test an Simulationsprogramm