

## Anwesende Personen

Thea Kramer

Berzan Yildiz

Florian Müller

## Art und Zweck des Treffens

- Verbesserung der Spezifikation
  - Spezifischere Beschreibung der Implementation durch Pseudocode
  - Aufgabenkurzbeschreibung weiter ausgeführt

## Ergebnisse

- Verbesserte Spezifikation für Projekt 1
- Pseudocodevorlage und spezifisches Implementationsvorgehen für die nächste Phase

Nächstes Treffen am 12.06.2017, voraussichtliche Arbeit an der Spezifikation von Projekt 2 (VHDL - Seriell-/Parallelkonverter).