日立ベーシックマスターレベル3用 ディスクインターフェース for MP-1800 / MP-1805

Designed by Sasaji 2023 Rev. 0.2.2

部品表

番号	部品名	数量	値など
C1~C5	セラミックコンデンサ	5	0.1uF
C6	電解コンデンサ	1	100uF, 10V∼
C7, C11	電解コンデンサ	2	10uF, 10V∼
C8, C12	セラミックコンデンサ	2	330pF
C9, C10, C14	セラミックコンデンサ	3	1000pF
C13	セラミックコンデンサ	1	0.01uF
R1, R7, R8, R9, R10	カーボン抵抗	5	1KΩ, 1/4W~
R2, R4, R11	カーボン抵抗	3	10KΩ, 1/4W~
R3	カーボン抵抗	1	330KΩ, 1/4W~
R5, R6	カーボン抵抗	2	4.7KΩ, $1/4$ W \sim
R12	カーボン抵抗	1	240KΩ, 1/4W~
U1	CMOS ロジック IC	1	74HC123, DIP16 ピン
U2, U5	CMOS ロジック IC	2	74HC02, DIP14 ピン
U3	TTL ロジック IC	1	74LS06, DIP14 ピン
U4	CMOS ロジック IC	1	74HC00, DIP14 ピン
D1	LED	1	電源ランプ 3mmΦ~
SW1	電源スイッチ	1	1回路2接点 SS12D10など 4.7~5mm ピッチ
SW2, SW3	切換スイッチ	2	1回路2接点 SS12D00 など 2.54mm ピッチ
J1	BOX ヘッダ	1	25 ピン x2 列 2.54mm ピッチ ストレート
J2	BOX ヘッダ	1	17 ピン x2 列 2.54mm ピッチ ストレート
Ј3	ジャンパ	1	ピンヘッダ 4 ピン x2 列 2.54mm ピッチ ストレート
J5	DC ジャック	1	バレルジャック 2.1mmΦ PJ-102 など
J6	電源コネクタ	1	EI コネクタ オス 4 ピン x1 列 L アングル (3.5 インチFDD 用)

以下の部品はオプション

J7	ケーブル接続	1	4 本ケーブルを接続
*	FDD 接続用コネクタ		EI コネクタ メス 4 ピン x1 列 ストレート
			J7 からケーブルを介して接続

オプション機能について

a) J7について

J7 は FDD エミュレータ(GOTEK)の電源ソケットに接続するための電源出力端子です。基板上の電源スイッチと連動しています。

ピン1:+5V ピン2,3:GND ピン4:未接続 【注意】+12V とは接続していません。

免責事項

この基板によって発生したいかなる損害についても当方は一切責任を負いません。 この基板を使用するにあたってはすべて自己責任で行ってください。

Web ページ

この資料や基板データなどは GitHub(https://github.com/bml3mk5/MP1800Gotek)に置いています。

連絡先:

Sasaji (sasaji@s-sasaji.ddo.jp) http://s-sasaji.ddo.jp/bml3mk5/ (Twitter: https://twitter.com/bml3mk5)

改訂履歴

初版: 新規作成。