



γ tty eta SR4 Truth bin 6 SR4 bin 0005
 γ tty eta SR4 Truth bin 5 SR4 bin 0004
 γ tty eta SR3 Truth bin 7 SR3 bin 0006
 γ tty eta SR3 Truth bin 6 SR3 bin 0005
 γ tty eta SR3 Truth bin 5 SR3 bin 0004
 γ tty eta SR3 Truth bin 4 SR3 bin 0003
 γ tty eta SR3 Truth bin 3 SR3 bin 0002
 γ tty eta SR3 Truth bin 2 SR3 bin 0001
 γ tty eta SR3 Truth bin 1 SR3 bin 0000
 γ tty eta SR1 Truth bin 8 SR1 bin 0007
 γ tty eta SR1 Truth bin 7 SR1 bin 0006
 γ tty eta SR1 Truth bin 6 SR1 bin 0005
 γ tty eta SR1 Truth bin 5 SR1 bin 0004
 γ tty eta SR1 Truth bin 4 SR1 bin 0003
 γ tty eta SR1 Truth bin 3 SR1 bin 0002
 γ tty eta SR1 Truth bin 2 SR1 bin 0001
 γ tty eta SR1 Truth bin 1 SR1 bin 0000
 γ SR4 bin 0007
 γ SR4 bin 0006
 γ SR4 bin 0005
 γ SR4 bin 0004
 γ SR4 bin 0003
 γ SR4 bin 0002
 γ SR4 bin 0001
 γ SR4 bin 0000
 γ SR3 bin 0007
 γ SR3 bin 0006
 γ SR3 bin 0005
 γ SR3 bin 0004
 γ SR3 bin 0003
 γ SR3 bin 0002
 γ SR3 bin 0001
 γ SR3 bin 0000
 γ SR2 bin 0007
 γ SR2 bin 0006
 γ SR2 bin 0005
 γ SR2 bin 0004
 γ SR2 bin 0003
 γ SR2 bin 0002
 γ SR2 bin 0001
 γ SR2 bin 0000
 γ SR1 bin 0007
 γ SR1 bin 0006
 γ SR1 bin 0005
 γ SR1 bin 0004
 γ SR1 bin 0003
 γ SR1 bin 0002
 γ SR1 bin 0001
 γ SR1 bin 0000