



γ tty2l eta all syst SR2 Truth bin 6 SR2 bin 0005
 γ tty2l eta all syst SR2 Truth bin 5 SR2 bin 0004
 γ tty2l eta all syst SR1 Truth bin 8 SR1 bin 0007
 γ tty2l eta all syst SR1 Truth bin 7 SR1 bin 0006
 γ tty2l eta all syst SR1 Truth bin 6 SR1 bin 0005
 γ tty2l eta all syst SR1 Truth bin 5 SR1 bin 0004
 γ SR2 bin 0007
 γ SR2 bin 0006
 γ SR2 bin 0005
 γ SR2 bin 0004
 γ SR2 bin 0003
 γ SR2 bin 0002
 γ SR2 bin 0001
 γ SR2 bin 0000
 γ SR1 bin 0007
 γ SR1 bin 0006
 γ SR1 bin 0005
 γ SR1 bin 0004
 γ SR1 bin 0003
 γ SR1 bin 0002
 γ SR1 bin 0001
 γ SR1 bin 0000