Bắt đầi	u vào lúc	Thứ Bảy, 13 tháng 1 2024, 10:26 AM			
T	rạng thái	Đã xong			
		Thứ Bảy, 13 tháng 1 2024, 10:34 AM			
Thời g	-	8 phút 31 giây			
	hiện	2 2 2 4 2 2 2 4 2 2 2 4 2 2 2 4 2			
	Điệm	9,00 trên 10,00 (90 %)			
Câu hỏi 1					
Đúng					
Đạt điểm 1,00	0 trên 1,00				
Cấu	hình ADC	conchip của ATmega324P:			
Cau	IIIIIII ADC	onemp cua Atmegaszar.			
Select on	ne:				
○ A. 8 bộ ADC 8 bit					
B. 1 bộ ADC 10 bit 8 kênh ngố vào ✓					
O C. 8	C. 8 bộ ADC 10 bit				
O D. 1	1 bộ ADC 8	B bit 10 kênh ngõ vào			
Câu hỏi 2					
Đúng					
Đạt điểm 1,00	0 trên 1,00				
Port	I/O có thêr	em chức năng ngõ vào ADC :			
Select on	ne:				
○ A. F	PortR				
⊚ B. F	PortA ✓				
O C. F	PortD				
O D. F	PortC				

https://lms.hcmut.edu.vn/mod/quiz/review.php?attempt=43163&cmid=70099

Câu hỏi 3	
Đúng	
Đạt điểm 1,	00 trên 1,00
Vùn	g địa chỉ bộ nhớ dữ liệu(data) của ATmega324P từ:
Select o	one:
○ A.	0x0000 - 0x3FFF
B.	0x0000 − 0x08FF ✓
O C.	0x0000 – 0x03FF
O D.	0x0000 – 0x1FFF
Câu hỏi 4 Đúng	
Đạt điểm 1,	00 trên 1,00
Tha Select o	nh ghi I/O trong ATmega324P được sử dụng để làm gì chủ yếu? one:
Select o	one: Lưu trữ dữ liệu người dùng
Select c	one: Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính
Select c A. B. C.	one: Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic
Select c A. B. C.	one: Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính
Select c A. B. C.	one: Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic
Select c A. B. C. D.	Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic Giao tiếp với các thiết bị ngoại vi và chân I/O ✓
Select c A. B. C. D.	one: Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic
Select of A. A. B. C. D. Câu hỏi 5 Đúng Đạt điểm 1,	Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic Giao tiếp với các thiết bị ngoại vi và chân I/O ✓
Select of A. A. B. C. D. Câu hỏi 5 Đúng Đạt điểm 1,	Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic Giao tiếp với các thiết bị ngoại vi và chân I/O ✓
Select of A. A. B. C. D. Câu hỏi 5 Đúng Đạt điểm 1,	Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic Giao tiếp với các thiết bị ngoại vi và chân I/O ✓
Select of A. A. B. C. D. Câu hỏi 5 Đúng Đạt điểm 1,	Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic Giao tiếp với các thiết bị ngoại vi và chân I/O ✓ Où trên 1,00 nega324P có số thanh ghi đa dụng(GPRs) là:
Select of A. A. B. C. D. Câu hỏi 5 Đúng Đạt điểm 1,	Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic Giao tiếp với các thiết bị ngoại vi và chân I/O ✓ The standard of the st
Select of A. A. B. C. D. Câu hỏi 5 Đúng Đạt điểm 1,	Lưu trữ dữ liệu người dùng Lưu trữ chương trình chính Thực hiện các phép toán logic Giao tiếp với các thiết bị ngoại vi và chân I/O ✓ 00 trên 1,00 nega324P có số thanh ghi đa dụng(GPRs) là: one: 32 ✓ 16

Câu hỏi 6	
Đúng	
Đạt điểm 1	,00 trên 1,00
ATr	nega324P có số thanh ghi ngoại vi chuẩn(I/O registers)là:
Select	one:
○ A.	32
О В.	16
O C.	8
D.	64 🗸
Câu hỏi 7	
Đúng	
Đạt điểm 1	,00 trên 1,00
Tha	nh ghi PORTx được sử dụng để làm gì?
Select	one:
○ A.	Đọc trạng thái của chân đầu vào
○ B.	Đọc trạng thái của chân đầu ra
C.	Ghi/đọc mức logic chân đầu ra ✔
O D.	Đặt mức logic của chân đầu ra
Câu hỏi 8	
Đúng	
Đạt điểm 1	,00 trên 1,00
Tha	nh ghi SREG có địa chỉ I/O :
Select	one:
○ A.	0x5F
○ B.	0x2F
	0x3F ✓
■ C.	

Câu hỏi 9	
Sai	
Đạt điểm 0,0	00 trên 1,00
Khi r	mới reset khởi động ATmega324P thanh ghi SPH:SPL được nạp giá trị:
Select o	one:
○ A.	0x0100
О В.	0x085F
C.	0x0000 ×
O D.	0x08FF
Câu hỏi 10	
Đúng	
Đạt điểm 1,0	00 trên 1,00

Sử dụng cổng JTAG, SPI, cấm xóa EEPROM, cài đặt byte cao các bit cầu chì bằng:

Select one:

- C. 0xE1
- D. 0x99