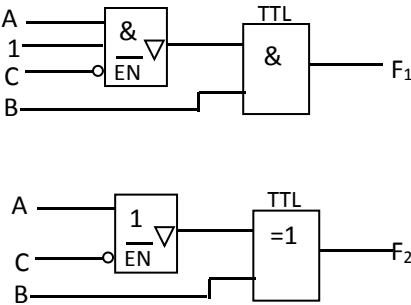
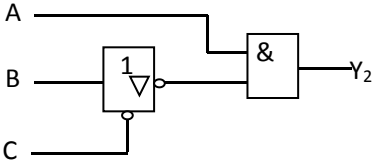


一、门电路组成的电路如附图所示，请写出 F_1 、 F_2 的逻辑表达式。（提示：TTL 输入端接高阻抗时相当于接高电平。）



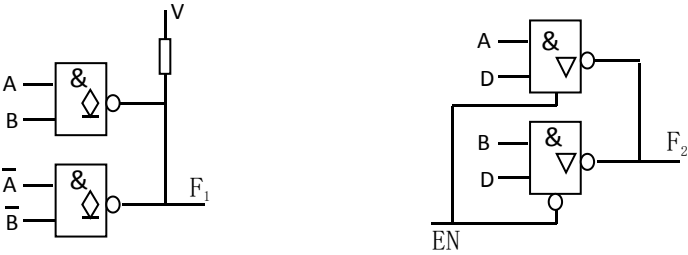
答：

二、写出 Y_2 的逻辑表达式（与门为 TTL 门）。



答：

三、门电路组成的电路如下图所示，请写出 F_1 、 F_2 的逻辑表达式。



答：

五、分析图示电路的逻辑功能，写出各逻辑函数 L_2 表达式。

