

上海电力大学

电子与信息工程学院

《CMOS 集成电路原理与设计》

实验报告



实验名称：实验 4 CMOS 与非门版图设计

姓 名：某同学

学 号：2021xxxx

专 业：集成电路设计与集成系统

教 师：阮颖

一、实验目的

1. 熟悉 virtuoso editing 设计窗口及操作，熟悉 LSW 窗口
2. 理解设计库、技术库
3. 了解 SMIC0.18um 工艺规则
4. 认识 DRC 设计规则检查，排除错误

二、实验环境

1. 硬件：PC 机、服务器
2. 环境：Unix 操作系统、Cadence Virtuoso Editing 版图设计软件

三、实验内容与步骤

1. 实验内容

1. 按照设计规则进行 CMOS 与非门的版图设计。
2. 进行 CMOS 与非门的 DRC、LVS 检查，生成 GDS 文件。

2. 实验步骤

四、实验总结和感悟