上海电力大学

电子与信息工程学院

《CMOS集成电路原理与设计》实验报告



实验名称：

姓名：

学号：

专业：

教师： 阮颖

正文格式要求：文字宋体小四、行距1.25倍

一、实验目的：

1、熟悉 Cadence 启动环境和cds.lib文件

2、理解 library、cell、cellview、schematic、symbol 等概念。

3、掌握运用 Cadence Composer 工具进行原理图、符号图设计的方法。

4、掌握层次化设计方法。

二、实验环境

1、硬件: PC 机、服务器

2、环境：Unix 操作系统、Cadence 集成电路设计软件

1. 实验内容与步骤

（注：按照内容，有截图和说明）

1. 实验总结和感悟